



هدف از این تمرین کامپیوتری پیاده‌سازی Multi-Cycle پردازنده‌ی RISC-V با مجموعه دستورات زیر است:

- R-Type: add, sub, and, or, slt, sltu
- I-Type: lw, addi, xori, ori, slti, sltiu, jalr
- S-Type: sw
- J-Type: jal
- B-Type: beq, bne, blt, bge
- U-Type: lui

برای تست پردازنده‌ی خود، یک برنامه بنویسید که بزرگترین عنصر یک آرایه‌ی ۱۰ عنصری از اعداد صحیح بدون علامت ۳۲ بیتی را پیدا کند.

روش ارزیابی:

- پیاده‌سازی پردازنده ۱۰۰ نمره دارد
 - ۲۵ نمره طراحی مسیر داده و واحد کنترل (به همراه کد وریلاگ باید بارگذاری شود)
 - ۱۵ نمره روش کدینگ (مسیر داده به صورت ساختاری و واحد کنترل به صورت ترتیبی و با استفاده از مدل هافمن)
 - ۴۰ نمره صحت طراحی با برنامه‌ی طراحی شده توسط شما
 - ۲۰ نمره صحت طراحی با برنامه‌ی طراحی شده توسط دستیاران آموزشی