

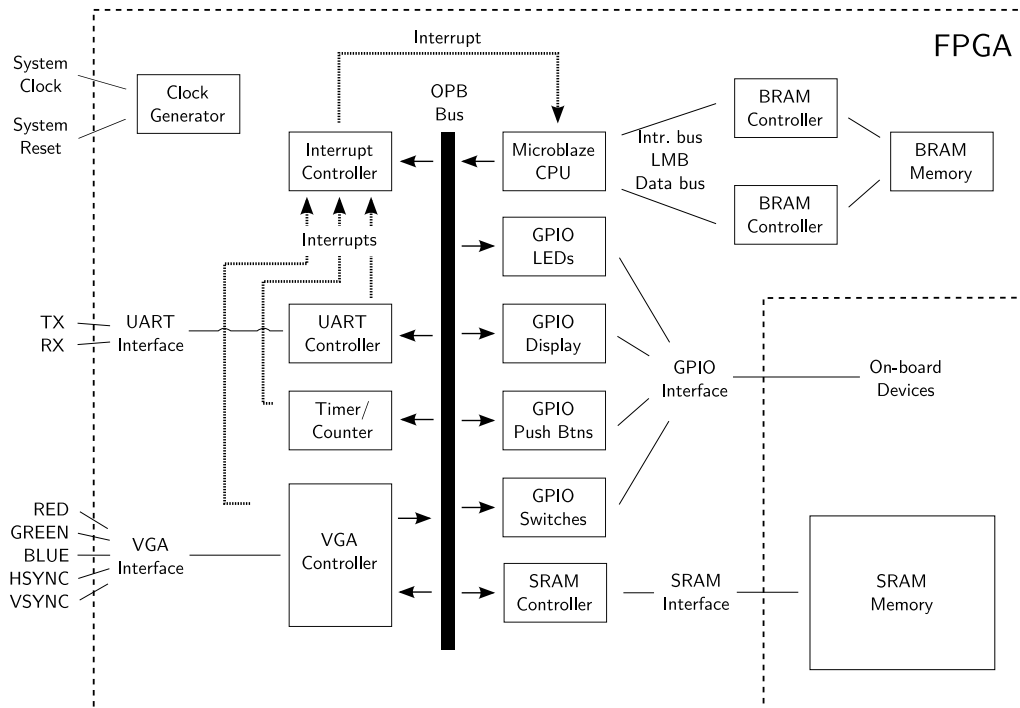
Modélisation TLM en SystemC

TP n°3 : Demo de la plate-forme FPGA

Introduction

Voici la plate-forme que vous allez modéliser en TLM dans ce TP.

La plate-forme est composée d'une carte Spartan-3 de Digilent avec un circuit intégré FPGA Xilinx sur lequel nous avons synthétisé plusieurs composants matériels. On y trouve notamment un processeur généraliste type Microblaze, des mémoires, un timer, un contrôleur écran VGA et des boutons poussoirs.

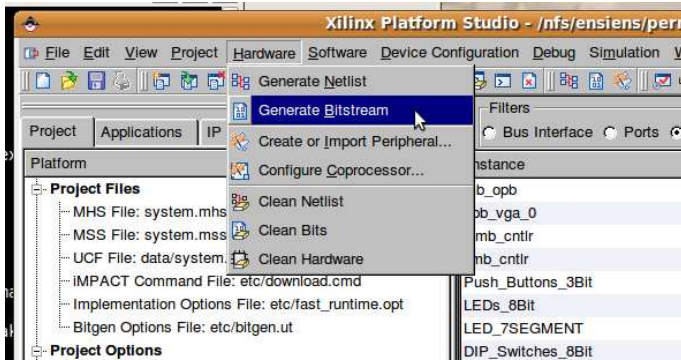


Certains composants de la carte ne seront pas utilisés par le logiciel embarqué, et donc ne seront pas modélisés en TLM.

Synthèse de la plate-forme matérielle

L'étape de synthèse du matériel consiste à générer les composants matériels qui seront dans le FPGA.

- Placez-vous dans le répertoire de la plateforme : `cd cours-tlm/TPs/tp3/`.
- Lancez EDK : `startEDK-8.1i.sh`
- Ouvrez le projet `fpga/system.xmp`.
- Synthétisez le matériel :



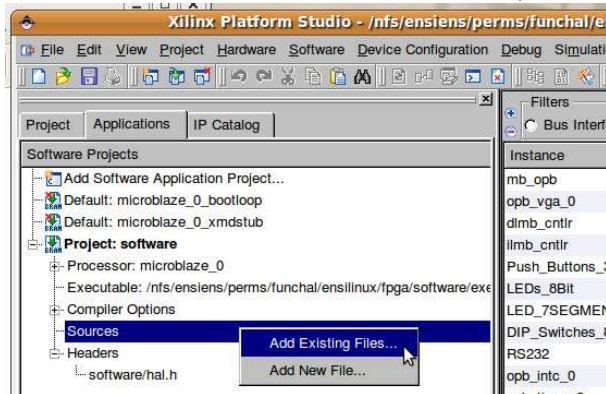
La synthèse prend plusieurs minutes, profitez-en pour lire la suite du sujet, brancher le FPGA, ...

Compilation du logiciel

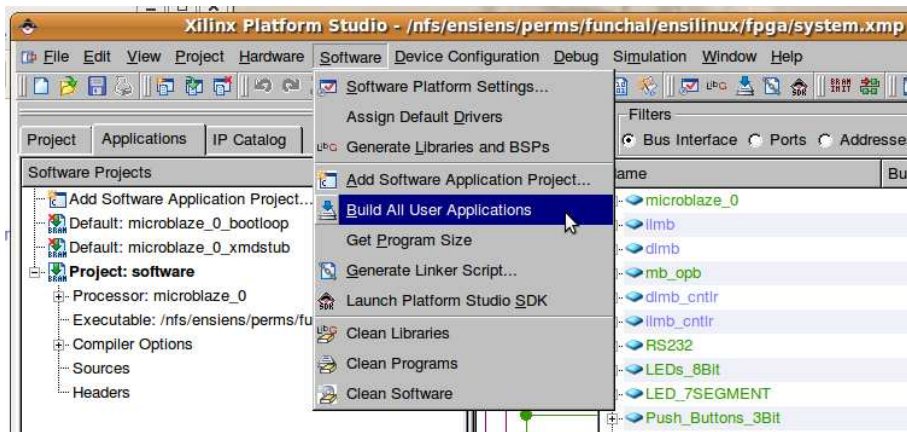
Attention : un problème de compatibilité 32bits/64bits empêche la compilation du logiciel avec la version standard d'EDK. Pour cette étape, il faudra donc quitter EDK et lancer `~moy/startEDK-8.1i.sh`. Après cette étape, il faudra relancer la version normale de `startEDK-8.1i.sh`.

Le logiciel utilisé est le même que vous allez ensuite faire tourner dans la plate-forme TLM.

- Rajoutez au projet le source `main.c` (dans le répertoire `tp3/software/`) :

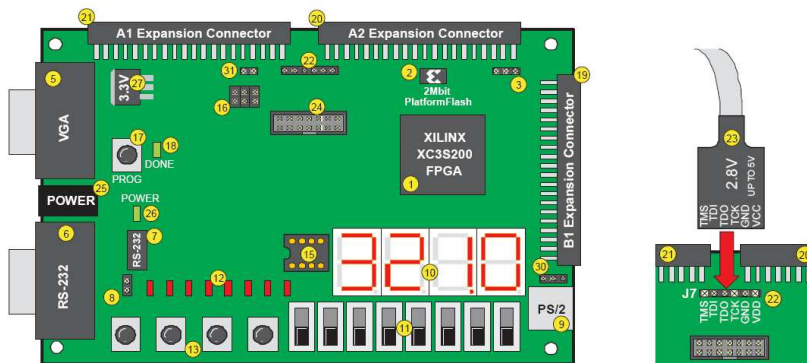


- Compilez le logiciel :



Téléchargement vers le FPGA

- Branchez l'écran, le lien série, le câble de programmation JTAG et l'alimentation.

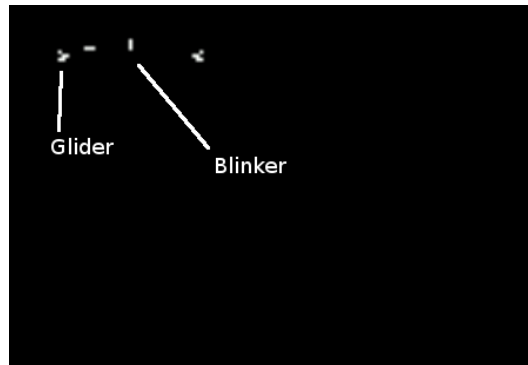


- Dans une autre fenêtre de terminal, lancez le script `fpga/serial` pour monitorer le lien série. Utilisez `~.` (tilde point) pour déconnecter.
- Téléchargez le bitstream vers le FPGA :



Le jeu de la vie

Si vous avez réussi, l'écran doit afficher deux gliders et deux blinkers. Vous pouvez confirmer aussi que le lien série affiche les `printfs` correctement. Si vous appuyez sur la touche BTN0, deux gliders seront rajoutés. Essayez d'appuyer sur BTN3 (soft reset) et PROG (hard reset).



Regardez le code source du logiciel (`software/main.c`), et si le temps le permet, essayez de changer le motif initial au début de la fonction `__start()` et de recompiler (il n'est pas nécessaire de re-synthétiser la plateforme).

Détails techniques sur la plate-forme

Contenu de la carte

La carte Digilent Spartan-3 Starter Board contient :

- une puce FPGA Xilinx XC3S1000-4FT256 ;
- un mémoire SRAM asynchrone 1M octets ;
- un port VGA ;
- un port RS232 (série) ;
- un port PS/2 (non utilisé) ;
- 4 displays 7-segments ;
- 8 interrupteurs ;
- 8 leds ;
- 5 boutons poussoirs (2 utilisés pour softreset/hardreset, 3 libres) ;
- un oscillateur à 50MHz.
- des régulateurs de tension, des ports d'expansion, etc...

Les composants synthétisés sur FPGA

- un processeur Microblaze 32-bit sans pipeline ni cache ;
- un générateur d'horloge ;
- un timer ;
- deux contrôleurs de mémoire interne, un pour les instructions, un pour les données ;
- un bloc de mémoire interne type BRAM de 8K octets ;
- un contrôleur d'interruptions ;
- un contrôleur série (UART) ;
- un contrôleur écran VGA ;
- un contrôleur mémoire externe type SRAM asynchrone ;
- quatre modules entrée/sortie (GPIO) ;

L'espace d'adressage (vue Microblaze)

Composant	Adresse de début	Taille	Dans la plate-forme TLM ?
Mémoire BRAM (interne)	0x00000000	0x00002000	oui
Mémoire SRAM (externe)	0x20100000	0x00100000	oui
GPIO (boutons poussoirs)	0x40000000	0x00010000	oui
GPIO (leds)	0x40020000	0x00010000	non
GPIO (display)	0x40040000	0x00010000	non
GPIO (interrupteurs)	0x40060000	0x00010000	non
Contrôleur série (UART)	0x40600000	0x00010000	non
Contrôleur d'interruptions	0x41200000	0x00010000	partiellement
Timer/Compteur	0x41C00000	0x00010000	oui
Contrôleur VGA	0x73A00000	0x00010000	oui