



# Laborprotokoll SPI Schnittstelle

Systemtechnik Labor 5BHIT 2017/18

Martin Wölfer

Version 0.1
Note: Begonnen am 23.Januar.2018
Betreuer: WEIJ Beendet am 24. Januar 2018

## Inhaltsverzeichnis

1	Auf	gabenstellung	1
2	Auf	oau	2
	2.1	Pinbelegung	2
		2.1.1 $Q_A - Q_H$	2
		2.1.2 GND	2
		2.1.3 $V_{CC}$	2
		2.1.4 SER	3
		2.1.5 OE	3
		2.1.6 RCLK	3
		2.1.7 SRCLK	3
		2.1.8 SRCLR	3
	2.2	Konkreter Aufbau	3
3	$\mathbf{Um}$	setzung	6
	3.1	GPIOC konfigurieren	6
	3.2	GPIOA konfigurieren	6
	3.3	SPI konfigurieren	6
	3.4	main()	7
	3.5	Probleme	7

## 1 Aufgabenstellung

Der Chip SN54HC595N von Texas Instruments realisiert ein Schieberegister. Eingang ist eine serielle SPI-Schnittstelle, der Ausgang besteht aus 8 unabhängigen Pins. Den Chip erhältst du bei der Übung (10 Stück stehen zur Verfügung).

Realisiere damit eine Ampel. Verwende für die Zeitintervalle Timer Interrupts.

Erstelle ein Protokoll. Darin soll zumindest ein Foto, der Code und entsprechende Erklärungen enthalten sein.

## 2 Aufbau

### 2.1 Pinbelegung

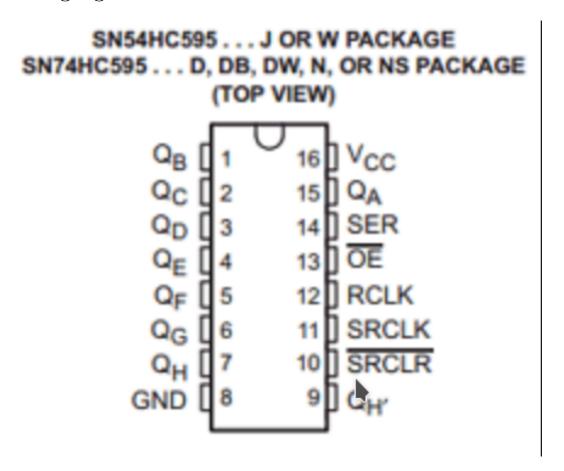


Abbildung 1: Pin-Belegung des SN54HC595N Chips

## **2.1.1** $Q_A - Q_H$

Sind die jeweiligen Ausgänge, welche in dem Beispiel die LEDs mit Spannung versorgen. Wichtig dabei ist auch immer mit GND (sprich GROUND) zu verbinden:

#### 2.1.2 GND

Der GROUND Anschluss des Chips. Muss immer mit dem GROUND Ports des STM-Boards verbunden sein.

#### 2.1.3 $V_{CC}$

Muss mit dem 3Volt Anschluss vom STM-Board verbunden werden, damit der Chip genug, aber nicht zuviel Spannung bekommt.

#### 2.1.4 SER

Dieser Port wird benötigt für die sogenannte "MOSI-Verbindung" (Master Out - Slave In) . Er wird dafür verwendet Board Daten an den Chip zu senden. Er muss mit dem Port PA11 Pin am Board verbunden werden.

#### 2.1.5 OE

Dieser Port muss ebenfalls mit dem GROUND Port des Boards angeschlossen werden, damit der Eingang an den Ausgang geleitet wird

#### 2.1.6 RCLK

Der serielle Takt, normalerweise mit GROUND verbunden, kann aber offen gelassen werden, wird durch den Strich gekennzeichnet.

#### 2.1.7 SRCLK

Die serielle Clock, noramlerweise mit PC11 verbunden

#### 2.1.8 SRCLR

Wie schon erwähnt, wird durch den Strich gekennzeichnet dass dieser Port offen gelassen werden kann, wird aber in dem Beispiel mit  $V_{CC}$  verbunden.

#### 2.2 Konkreter Aufbau

Zum Aufbau wurde eine externe Schaltplatte verwendet, um die Portzuweisung einfacher zu gestalten.

Bilder sind von Filip Scopulovic:

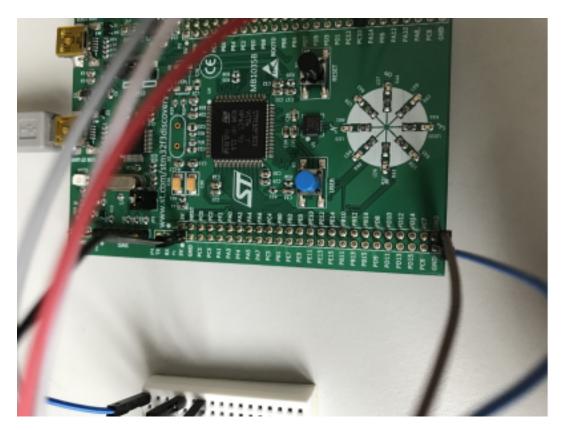


Abbildung 2: Verkabelung am Board 1



Abbildung 3: Verkabelung am Board 2

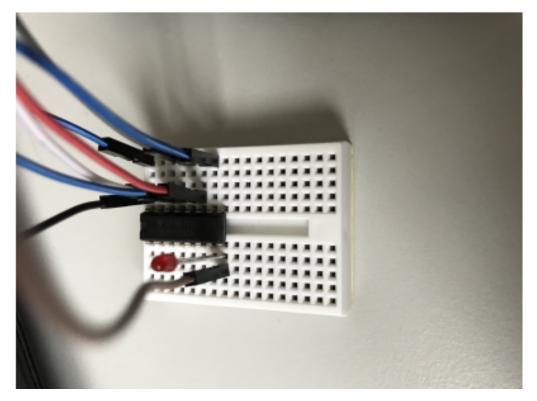


Abbildung 4: Verkabelung auf der Schaltplatte inklusive der Portanschliessung des Chips

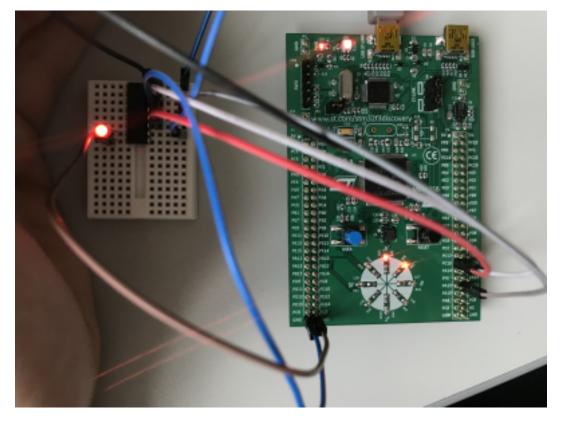


Abbildung 5: Gesamter Aufbau

## 3 Umsetzung

### 3.1 GPIOC konfigurieren

Zuerst müssen der Pins des Ports C konfiguriert werden:

## 3.2 GPIOA konfigurieren

Natürlich müssen auch die Pins des Ports A initialisiert werden:

## 3.3 SPI konfigurieren

Natürlich muss auch SPI initialisiert und konfiguriert werden:

```
void configureSPI ()
            SPI3 CLK ENABLE()
 2
          \overline{\mathrm{SpiHandle}}.\overline{\mathrm{Instance}} = \mathrm{SPI3};
         SpiHandle.Init.BaudRatePrescaler = SPI BAUDRATEPRESCALER 256;
         SpiHandle.Init.Direction = SPI DIRECTION 2LINES;
         SpiHandle.Init.CLKPhase = SPI\_PHASE\_1EDGE
 6
         SpiHandle.Init.CLKPolarity = SPI POLARITY LOW;
         SpiHandle.Init.CRCCalculation = SPI\_CRCCALCULATION\_DISABLED;
 8
         SpiHandle.Init.CRCPolynomial = 7;
         SpiHandle.Init.DataSize = SPI DATASIZE 8BIT;
10
         \label{eq:spiHandle.Init.FirstBit} SpiHandle.Init.FirstBit = SPI\_FIRSTBIT\_\overline{M}SB;
         SpiHandle.Init.NSS = SPI_NSS_SOFT
12
         SpiHandle.Init.TIMode = SPI TIMODE DISABLED;
         SpiHandle . Init .NSSPMode = \overline{\text{SPI}} NSS \overline{\text{PULSE}} DISABLED; SpiHandle . Init .CRCLength = \overline{\text{SPI}} _CRC__IENGTH__8BIT;
14
         SpiHandle.Init.Mode = SPI MODE MASTER;
16
          rc = HAL SPI Init(&SpiHandle);
18
```

## 3.4 main()

Es wurden nun alle Funktionen geschrieben um alle benötigten Ports und Schnittstellen zu initialisieren. Nun muss eine main Methode geschrieben, welche 1. Alle diese Funktion aufruft und 2. den eigentlichen Code ausführt, welcher die LED zum blinken bringt:

```
int main(void) {
       //zusaetlich zu den anderen Funktionen wird noch HAL Init aufgerufen um alle Treiber zu starten fuer
2
            den HAL driver
       HAL Init();
       configureGPIOC ();
       configureGPIOA ();
6
       configureSPI ();
        //Es wird eine int Variable erstellt
       uint8 t data = 0;
8
              Der ~ Operator inversiert alle Bits einer Variable, in dem konkreten Beispiel wird bei jedem
10
                Durchlauf der while-true loop data auf 1 gesetzt wenn es davor 0 war, und auf 0 gesetzt wenn
                 es davor 0 war. Dadurch blinkt die LED alle 5 sekunden auf, weil bei SPI_Transmit ein Delay
                 von 5000ms angegeben wird, zusaetzlich zu den anderen Parameter
           data = ^data;
12
           HAL StatusTypeDef rc1 = HAL SPI Transmit(&SpiHandle , &data , 1 , 5000) ;
14
```

#### 3.5 Probleme

Das Problem ist nun, wenn das Projekt ausgeführt wird, blinkt die LED nicht. Daher keine Zeit mehr übrig bleib in der Schule (zuhause besitze ich keine Kabel zum verbinden, deswegen nur die Fotos des Mitschülers), um die Konfiguration zu überprüfen, muss ich Ihnen das Protokoll leider nur so abgeben. Dadurch dass das Testen des Blinkens nicht funktioniert hat, hat es keinen Sinn gemacht sich an die Implementation der Ampel zu trauen.

## Literatur

[1] A.S. Tanenbaum and M. Van Steen. Verteilte Systeme: Prinzipien und Paradigmen. Pearson Studium. Addison Wesley Verlag, 2007.

## Abbildungsverzeichnis

1	Pin-Belegung des SN54HC595N Chips	2
2	Verkabelung am Board 1	4
3	Verkabelung am Board 2	4
4	Verkabelung auf der Schaltplatte inklusive der Portanschliessung des Chips $\ \ldots \ \ldots$	5
5	Gesamter Aufhau	5