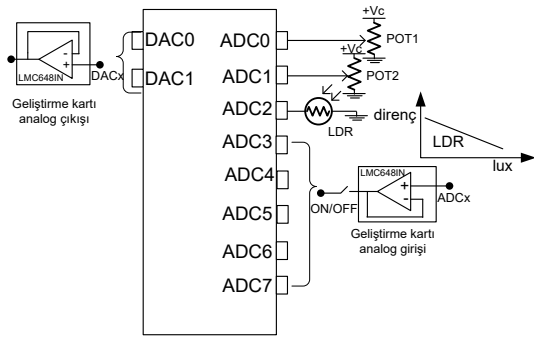
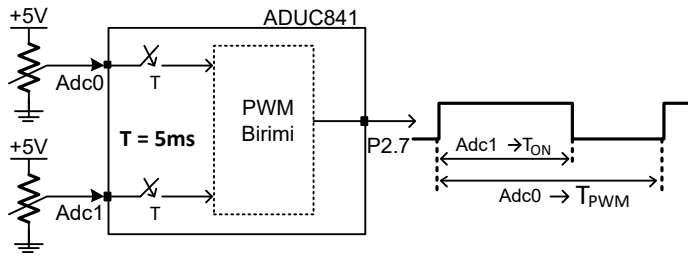


Proje 2.1.



- ADC0 kanalına gelen gerilimin yarısını DAC0 çıkışında elde ediniz ve osiloskopta gözlemleyiniz. (Dahili referansı kullanınız)
- LDR'den gelen gerilim değeri, referans gerilimin yarısından fazla ise P0.0 bağlı ledi yakınız aksi halde söndürünüz.
- Yukarıda verilen iki yapıyı aynı asm dosyasında yazınız.

Proje 2.2.



Adc ayarları: Harici referans, $f_{adc} = f_{osc}/2$, $T/H = 4$ darbe, tek-çevrim modu, yoklamalı

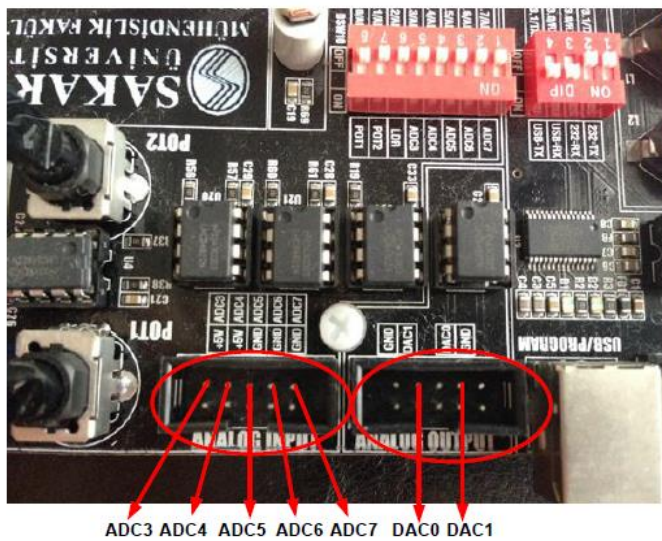
PWM ayarları: Mod-1, Bölücü katsayısı = 4, $CLK_{PWM} = f_{osc}$

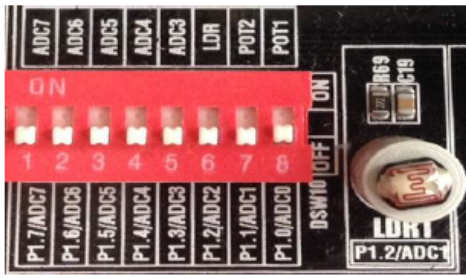
Şekilde verilen sistemde $T=5ms$ periyodu ile sırasıyla Adc0 ve Adc1 girişleri okunarak PWM işaretinin periyodu ($Adc0 \rightarrow TPWM$) ve ($Adc1 \rightarrow TON$) süreleri ile belirlenecektir. $T=5ms$ süresi Timer 2 yoklamalı kullanılarak üretilecektir. Verilen çalışma ayarlarını dikkate alarak istenenleri gerçekleştiren programı yazınız.

ADC (ANALOG) GİRİŞ ve DAC (ANALOG) ÇIKIŞI:

ADC:

ADUC841 mikrodeneleyicisinde 8 adet ADC giriş Geliştirme kartı üzerinde 5 adet ADC giriş kanalı bulunmaktadır, geri kalan ADC girişlerinden 2 tanesi potansiyometrelere bağlanmış, 1 tanesi de LDR'ye (fotodirenç) bağlanmıştır.





ADC girişlerinin veya **POT**ansiyometrelerin (POT1 ve POT2) veya **LDR**'nin aktif hale gelebilmesi için kart üzerinde bulunan ve yanda gösterilen anahtarın **ON** konumuna getirilmesi gerekmektedir. ADUC841 ile çıkış pinleri arasındaki bağlantı şekli aşağıda verilmiştir. POT girişleri POT1-> ADC0 ve POT2-> ADC1 kanalına, LDR ise ADC2 kanalına bağlanmıştır. ADC3-7 kanalları ise aşağıdaki şekilde gösterildiği gibi bağlanmıştır ve analog giriş yapılması amacı ile ayrılmıştır. ADC ve DAC'a ait koruma amaçlı konulan entegrelerin bağlantı şekilleri aşağıda

