

1. 3 kHz frekanslı bir sinüs dalgası üretmek için sine8_buf.c dosyasında gerekli değişiklikleri yapınız. Sonuçlarınızı, DSK üzerindeki LINE OUT çıkışına bağlı bir osiloskop kullanarak ve en son 32 çıkış örneğini zaman ve frekans uzaylarında çizmek amacıyla CCS kullanarak doğrulayınız.
2. 3 nolu DIP anahtarın konumu aşağıya doğruyken 3 nolu LED yanacak ve 5 saniyelğine 500 Hz frekanslı bir kosinüs üretilecek şekilde yoklamaya dayalı bir program yazınız.
3. DSK üzerinde MIC IN girişi kullanılarak AIC23 ADC/DAC'den 16 kHz örnekleme frekansında okunan en son 128 örneği saklayan bir diziyi üreten kesme tabanlı bir program yazınız. Programın çalışmasını durdurunuz ve dizinin içeriğini CCS kullanarak çiziniz.
4. Giriş örneklerini, ADC'nin sol kanalından 16 kHz örnekleme frekansında input_left_sample() fonksiyonunu kullanarak okuduktan sonra DAC'nin sağ kanalına input_right_sample() fonksiyonunu kullanarak yazan bir program yazınız. Bir işaret üreticisi ve osiloskop kullanarak LINE IN girişinin sol kanalının LINE OUT çıkışının sağ kanalına bağlandığını teyit ediniz. Çıkış işaretinin genliği ciddi derecede azalıncaya kadar giriş işaretinin frekansını yavaşça arttırınız. Bu frekans, DSP sisteminin band genişliğine karşılık gelmektedir.