

1 目的

回路シミュレータ SPICE の原理を理解し、シミュレーション結果と測定結果の比較を行うことで回路に対する知識を広げ、SPICE の扱いに慣れる。また、プログラムで回路方程式を解くことと、実際に数値積分公式を利用することで回路方程式に対する数値解法の役割を理解し、回路シミュレータの中身について理解する。

さらに、自分自身で回路シミュレーションを行う過程を通じて、理論と実験の違いや、シミュレーションの限界・有用性についても考察し、今後の回路設計や解析に活かせる実践的な知識と技術を身につける。

2 原理

2.1 SPICE の概要等

SPICE (Simulation Program with Integrated Circuit Emphasis) は、電子回路のアナログ動作をシミュレーションするためのソフトウェアである。1970 年代にカリフォルニア大学バークレー校で開発され、現在では多くの派生版や商用版が存在する。SPICE は、回路図をテキスト形式 (ネットリスト) で記述し、回路素子や解析条件を指定することで、回路の動作を数値的に解析できる。主な解析機能として、直流解析 (DC 解析)、交流解析 (AC 解析)、過渡解析 (Transient 解析) などがあり、トランジスタやダイオードなどの非線形素子も扱うことができる。SPICE は回路設計や検証、教育など幅広い分野で利用されている。(1)

2.2 回路記述方法 (ネットリストの書き方)

SPICE のネットリストは、以下の順序で記述される。

1. タイトル行記述する回路の名前等を入れて、わかるようにしておく。
2. 回路素子の定義

```
V 0 1 5V
```

```
R 1 0 10
```

のように素子名、ノード、値を空白区切りで記述することで回路を与えられる。この場合、ノード 0 と 1 の間に直流電圧源 5V、ノード 1 と 0 の間に抵抗 10 Ωが接続されていることになる。

3. 解析コマンド

回路解析の種類を指定するコマンドである。例えば、直流動作点解析では.OP コマンドを記述する。

4. END

もうこれ以上コマンドがないことを示すもので、必須である。

2.3 メリットとデメリット

メリットは、SPICE（回路シミュレーター）を使うことで、実際に部品を用意して回路を組み立てる手間やコストをかけずに、パソコン上で簡単かつ短時間で回路の動作を確認できる点である。また、開発の初期段階で設計ミスや不具合を早期に発見できるため、製品開発の時間やコストを大幅に削減できることも大きな利点である。

デメリットは、標準の SPICE モデルは実際の部品と動作が異なる場合が多く、精度の高いシミュレーションには高品質なモデルを入手したり自作したりする必要があり、これには手間やコストがかかる点である。さらに、SPICE はあくまで計算ツールなので、正しい回路知識がないと誤った結果を信じてしまう危険がある点も注意が必要である。(2)

2.4 使用されている数値解析方法について（ニュートン法等）

ニュートン法（Newton's Method） 非線形方程式 $f(x) = 0$ の解を数値的に求めるための反復法である。関数の接線を用いて次の近似解を求める方法で、以下のような更新式で表される。

$$x_{n+1} = x_n - \frac{f(x_n)}{f'(x_n)}$$

この方法は収束が速いという利点があるが、導関数 $f'(x)$ の計算が必要であり、また初期値によっては発散してしまい収束しないこともある。

前進オイラー法 (Explicit Euler Method) 常微分方程式の初期値問題

$$\frac{dy}{dt} = f(t, y), \quad y(t_0) = y_0$$

を数値的に解く最も基本的な方法である。以下のように、現在の傾きを使って次の値を計算する。

$$y_{n+1} = y_n + hf(t_n, y_n)$$

計算は簡単で実装も容易であるが、精度は1次であり、刻み幅 h が大きいと不安定になる場合がある。

後退オイラー法 (Implicit Euler Method) 前進オイラー法に対し、次の時刻の傾きを用いて計算する陰的手法である。

$$y_{n+1} = y_n + hf(t_{n+1}, y_{n+1})$$

右辺に y_{n+1} が含まれるため、各ステップで非線形方程式を解く必要がある。その分計算コストはかかるが、剛性を持つ問題に対して非常に安定である。

台形法 (Trapezoidal Method) 前進オイラー法と後退オイラー法の平均を取った方法で、以下のように表される。

$$y_{n+1} = y_n + \frac{h}{2} [f(t_n, y_n) + f(t_{n+1}, y_{n+1})]$$

傾きを線形補間し、積分を台形則で近似するため精度が高く (2次精度)、安定性も高い。ただし陰的手法のため、やはり非線形方程式の解法が必要になる。(3)

3 実験結果

3.1 予備実験回路解析

図 3.1 に示した回路を構築し、付録に記載したネットリストを用いて SPICE でシミュレーションを実行した結果を基に、表 3.1 を作成した。

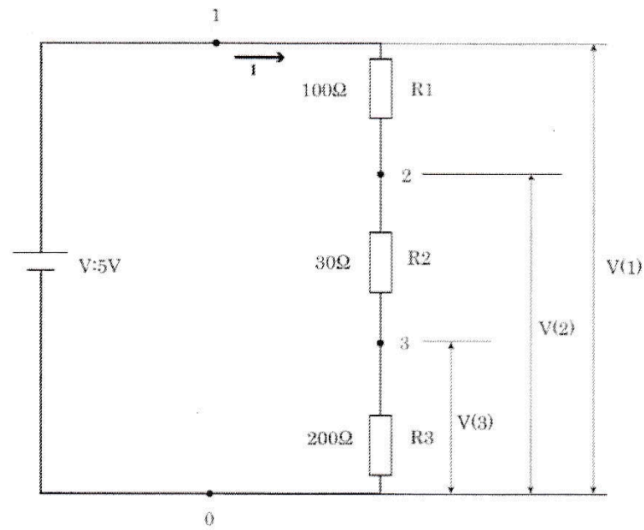


図 3.1: 予備実験回路

表 3.1: 実験結果の比較

確認項目	$V(1)$ [V]	$V(2)$ [V]	$V(3)$ [V]	I [mA]	V_{12}	V_{23}
実測値	5.00	3.48	3.05	14.17	1.52	0.43
シミュレーション結果	5.00	3.48	3.03	15.15	1.52	0.45
理論値 (計算値)	5.00	3.48	3.03	15.15	1.52	0.45
誤差率 (%)	0.00	0.00	0.6	0.0	0.0	4.4

3.2 線形抵抗回路解析

図 3.2 に示した回路を構築し、付録に記載したネットリストを用いて SPICE でシミュレーションを実行した結果を基に、表 3.2 を作成した。

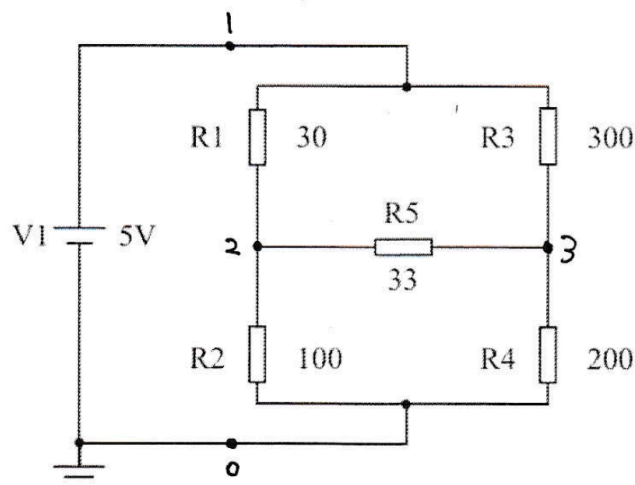


図 3.2: 線形抵抗回路

表 3.2: 実験結果の比較

確認項目	V(1) [V]	V(2) [V]	V(3) [V]	I [mA]
実測値	5.00	3.53	3.23	45.4
シミュレーション結果	5.00	3.60	3.26	52.3
誤差率 (%)	0.0	1.9	0.9	13.2

3.3 非線形抵抗回路解析

図 3.3 に示した回路を構築し、付録に記載したネットリストを用いて SPICE でシミュレーションを実行した結果を基に、表 3.3 を作成した。

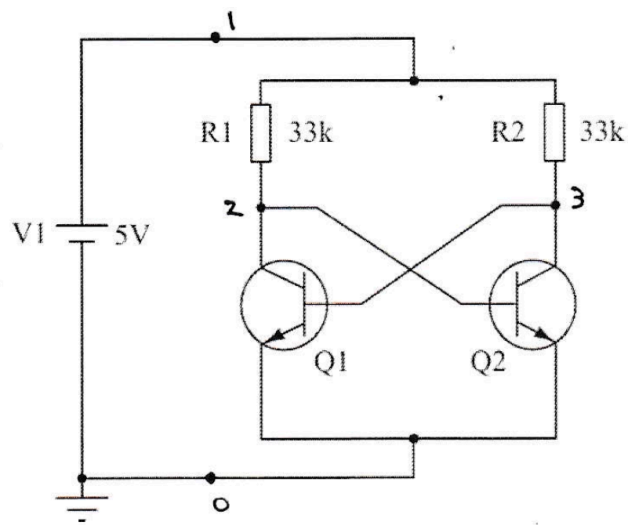


図 3.3: 非線形抵抗回路

表 3.3: 実験結果の比較

確認項目	$V(1)$ [V]	$V(2)$ [V]	$V(3)$ [V]	I [mA]
実測値	5.00	0.645	0.017	0.27
シミュレーション結果	5.00	0.603	0.603	0.267
誤差率 (%)	0.0	6.97	97.2	1.1

3.4 DC 解析

図 3.4 に示した回路を作成し、 V_2 の電圧を 0.1V から 5.0V まで変化させたときの電流 I を測定することで表 3.4 を作成した。また、付録に記載したネットリストを用いて SPICE でシミュレーションを実行し作成したグラフを図 3.5 に示す。

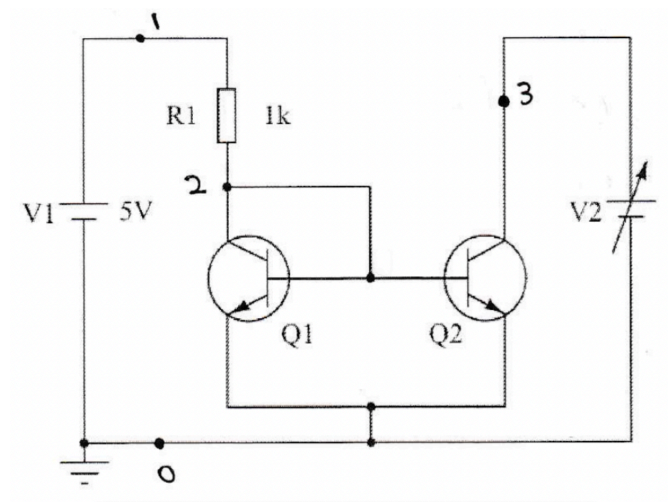


图 3.4: DC 解析回路

表 3.4: 実験結果

V_2 [V]	I [mA]
0.1	4.08
0.2	4.08
0.4	4.08
0.6	4.08
0.8	4.08
1.0	4.08
2.0	4.09
3.0	4.09
4.0	4.10
5.0	4.10

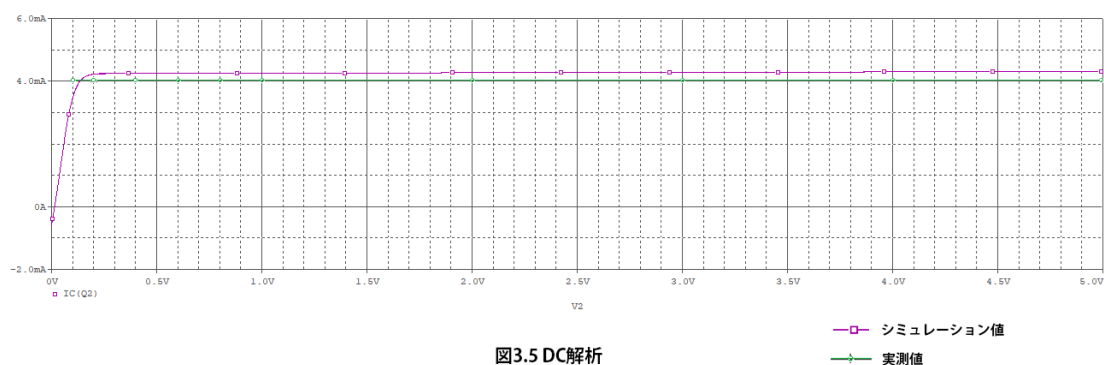


図 3.5: DC 解析

3.5 AC 解析

図 3.6 に示した回路を作成し、V1 の周波数を 20Hz から 100kHz まで変化させたときのノード 4 (Vout) の電圧を測定した結果をもとに表 3.5 を作成した。また、付録に記載したネットリストを用いて SPICE でシミュレーションを実行し、さらに実測値をプロットし作成したグラフを図 3.7 に示す。

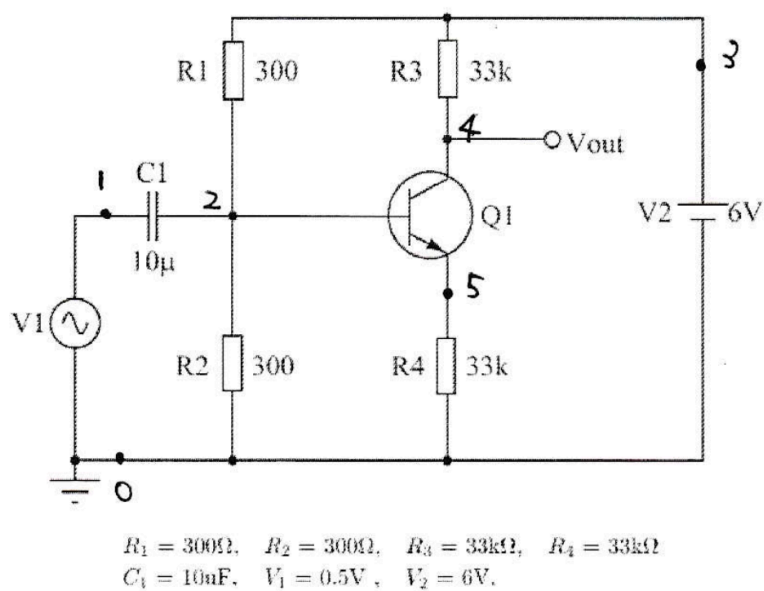


図 3.6: AC 解析回路

表 3.5: AC 解析結果

周波数 [Hz]	電圧 [mV]
20	400
30	400
100	600
300	600
1k	600
3k	1000
10k	1000
30k	1000
100k	1000

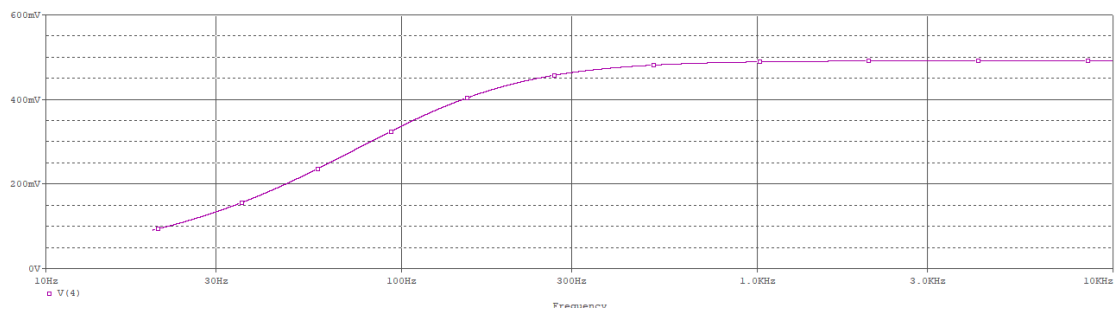


図 3.7: 過渡解析

3.6 過渡解析

図 3.8 に示した回路を作成し、ノード 2 (V) の電圧を測定した結果をもとに表 3.6 を作成した。オシロスコープでの観測波形を図 3.8 に示す。なお、周期のはじまりの電位を 0V 基準かつ時刻 $t=0$ とし、そこからの ΔV の値を記録した。また、付録に記載したネットリストを用いて SPICE でシミュレーションを実行し、さらに実測値をプロットし作成したグラフを図 3.9 に示す。

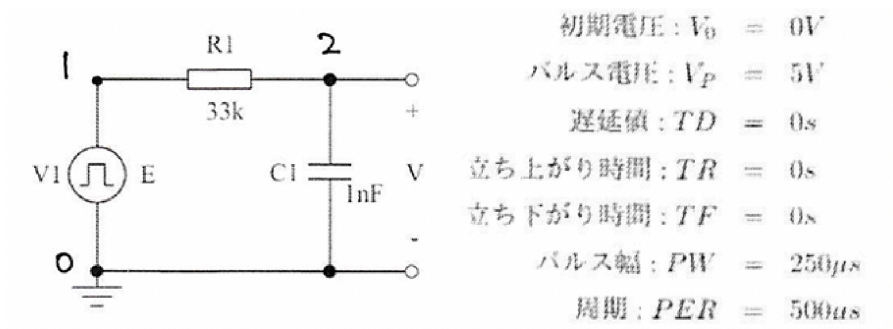


図 3.8: 過渡解析回路

表 3.6: 過渡解析結果

$t [\mu s]$	$V [V]$
0	0
50	3.84
100	4.64
150	4.72
200	5.04
250	5.12
300	1.12
360	0.32
400	0.08

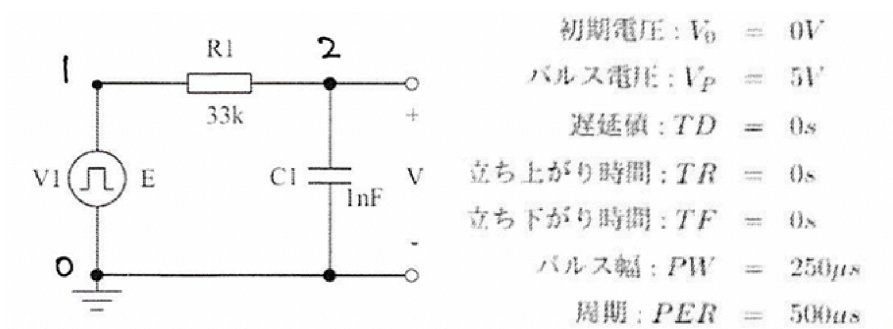


図 3.9: オシロスコープでの観測波形

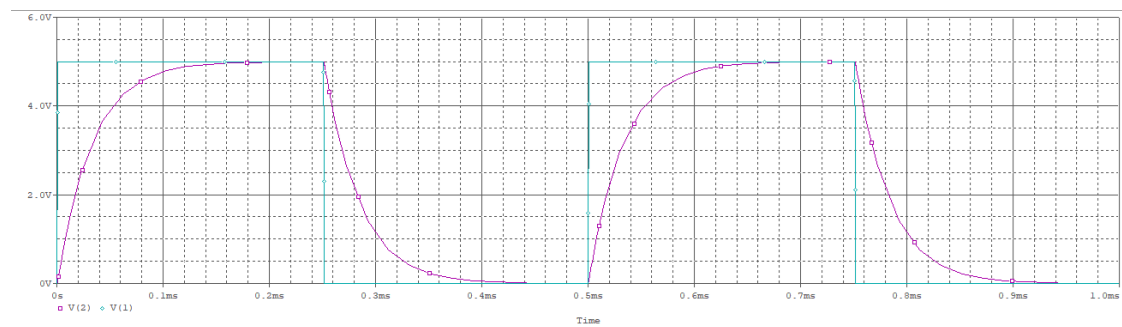


図 3.10: 過渡解析

4 使用機材

5 参考文献

1. SPICE とは, 電子回路シミュレーションの基礎
<https://techweb.rohm.co.jp/product/simulation/7688/>
 閲覧日: 2025 年 5 月 17 日
2. アナログ電子回路シミュレータのメリット・デメリット
<https://spiceman.jp/circuit-simulator-merit-demerit/>
 閲覧日: 2025 年 5 月 17 日
3. 長尾佑紀, 『数値計算の常識を変える! 安定性で選ぶ常微分方程式の数値解法』, 共立出版, 2022 年.

6 付録

本実験のシミュレーションで使用した SPICE のネットリストを以下に示す。

6.1 線形抵抗回路解析

6.2 非線形抵抗回路解析

6.3 DC 解析

6.4 AC 解析

6.5 過渡解析