Lab 0 RISCV Emulation Part 1

Microcode

cycle	X	Y	Z	rwe	im en	im va	au en	-a/s	lu en	lf	su en	st	ld en	st en	r/-w	msel	description	
1	0	х	1	1	1	100	1	0	0	х	0	х	0	0	х	0	R1 = 100	
2	1	Х	1	1	0	х	0	х	0	х	0	х	1	0	1	1	R1 = M[R1]	
3	1	х	1	1	1	2	0	х	0	х	1	1	0	0	х	0	R1 = 4R1	
4	1	2	1	1	0	x	1	0	0	х	0	х	0	0	х	0	R1 = R1 + R2	
5	1	2	1	1	0	x	1	0	0	х	0	х	0	0	х	0	R1 = R1 + R2	
6	1	2	1	1	0	x	1	0	0	х	0	х	0	0	х	0	R1 = R1 + R2	
7							- 50											