

Aspek penting dalam format intruksi adalah Panjang intruksi dan

Aspek penting dalam format instruksi adalah panjang instruksi dan

Answer:

Next

Jawab : Alokasi bit

And, or, dan nor adalah bentuk intruksi

And, or, dan nor adalah bentuk instruksi ...

Answer:

Jawab : Logical

Format intruksi harus meliputi

Format instruksi harus meliputi ..

Select one:

- ☐ a. opcode
- ☐ b. semua benar
- ☐ c. addrssing mode
- ☐ d. operand

Jawab : B semua benar

Register \$zero selalu berisi



Jawab : 0

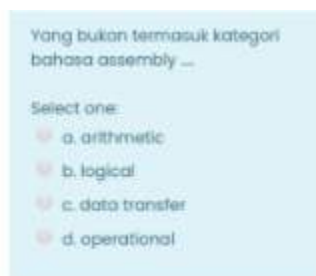
Translate : enol

Data harus disimpan pada register untuk melakukan operasi aritmetic



Jawab : true

Yang bukan termasuk kategori bahasa assembly



Jawab : d. operational

Intruksi aritmetik meliputi subtract, add immediate, dan ...

instruksi aritmetik meliputi subtract, add immediate, dan ...

Answer:

Jawab : Add

MIPS 32 register? T/F?

Jawab : true

Data harus disimpan pada register untuk melakukan operasi arithmetic

Data harus disimpan pada register untuk melakukan operasi arithmetic.

Select one:

☐ True

☐ False

Jawab : true

MIPS menggunakan 32 register

MIPS menggunakan 32 register.

Select one:

☒ True

☐ False

Jawab : True

Intruksi yang mungkin mengakibatkan control hazard adalah

instruksi yang mungkin mengakibatkan control hazard adalah (bisa lebih dari 1)

Select one or more:

- ☐ a. add
- ☐ b. load
- ☐ c. store
- ☐ d. bne
- ☐ e. beq

Jawab ; A,D,E

History tabel akan diakses ketika terjadi prefetch instruksi. Jika alamat instruksi tidak ada di tabel tersebut, maka, yang akan dijemput adalah alamat instruksi selanjutnya

Select one:

True

False

Jawab : true

Jika branch pada intruksi 1 token, kemudian branch pada intruksi 2 dan 3 NOT token, maka pada intruksi 4,

Jika branch pada instruksi 1 token, kemudian branch pada instruksi 2 dan 3 NOT token, maka pada instruksi 4, dengan switch taken not token, branch akan NOT token

Select one:

- ☐ True
- ☐ False

Jawab : true

Question 2

Not yet answered

Marked out of 10.00

Flag question

Berikut ini merupakan komponen CPU, kecuali ...

Select one:

- ☐ a. CU
- ☐ b. ALU
- ☐ c. Register
- ☐ d. System Bus
- ☐ e. Internal Bus

Jawab : system buss

Question 4

Not yet answered

Marked out of

Flag question

Dalam predict not taken, prefetch akan dilakukan ke alamat instruksi selanjutnya, bukan ke alamat branch target

Select one:

- ☐ True
- ☐ False

Jawab : True

Question 9

Not yet answered

Marked out of 10.00

Flag question

Berapa kali processor mengakses memory jika sedang mengeksekusi instruksi dengan direct addressing dengan single operand?  
(jawab angka langsung tanpa kata lain)

Answer:

Jawab : 2

Aspek penting dalam format intruksi adalah Panjang intruksi dan

Aspek penting dalam format instruksi adalah panjang instruksi dan

Answer:

Jawab : Alokasi bit

And, or, dan nor adalah bentuk intruksi

And, or, dan nor adalah bentuk instruksi ...

Answer:

Jawab : Logical

Format intruksi harus meliputi

Format instruksi harus meliputi ..

Select one:

- ☐ a. opcode
- ☐ b. semua benar
- ☐ c. addrssing mode
- ☐ d. operand

Jawab : B semua benar

Register \$zero selalu berisi



Jawab : 0

Translate : enol

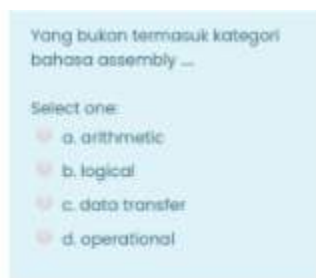
Data harus disimpan pada register untuk melakukan operasi aritmetic



Jawab : true

Yang bukan termasuk kategori bahasa assembly

(gatau)



Jawab : d. operational

Intruksi aritmetik meliputi subtract, add immediate, dan

instruksi aritmetik meliputi subtract, add immediate, dan ...

Answer:

Jawab : Add

MIPS menggunakan 32 register (gatau)

MIPS menggunakan 32 register.

Select one:

☐ True

☐ False

Jawab : True

Intruksi yang mungkin mengakibatkan control hazard adalah (gatau)

instruksi yang mungkin mengakibatkan control hazard adalah (bisa lebih dari 1)

Select one or more:

☐ a. add

☐ b. load

☐ c. store

☐ d. bne

☐ e. beq

Jawab ; D,E



History tabel akan diakses ketika terjadi prefecth instruksi. Jika alamat instruksi tidak ada di tabel tersebut, maka, yang akan dijemput adalah alamat instruksi selanjutnya

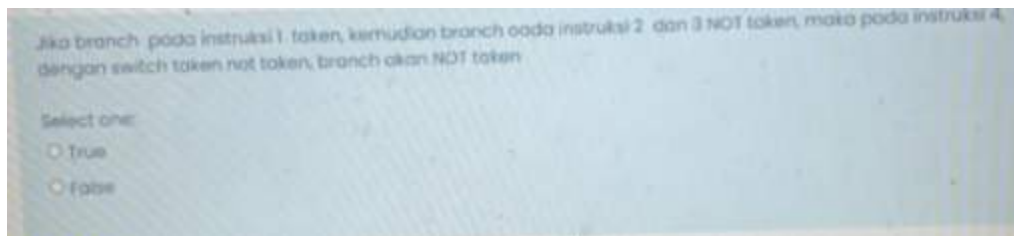
Select one:

True

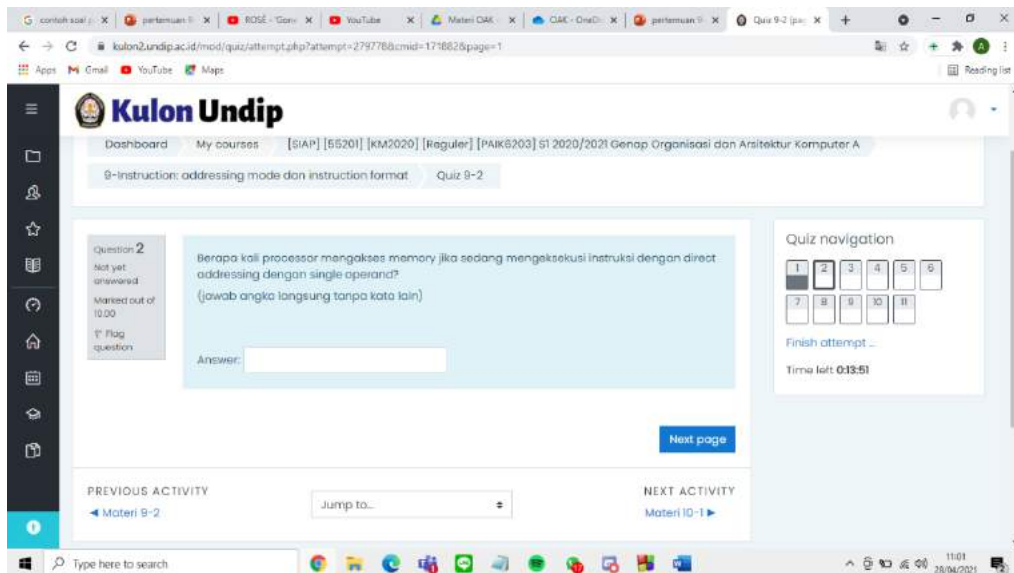
False

Jawab : **true**

Jika branch pada intruksi 1 token, kemudian branch aada intruksi 2 dan 3 NOT



Jawab : **true**



Jawab : **1**

Dalam predict not taken, prefetch akan dilakukan ke alamat instruksi selanjutnya, bukan ke alamat branch target

Jawab : True

ADD A,B  
ADD C,A

instruksi di atas mengandung hazard yaitu jenis

Select one:

- ☐ a. resource
- ☐ b. data: hazard
- ☐ c. branch
- ☐ d. control
- ☐ e. structural

Jawab : data:hazard

www.geeksforge... x www.geeksforge... x Counting Sort Al... x W Counting sort - V... x google translate x radix sorting alg... x Quiz 2 (remidi) x

kulon2undip.ac.id/mod/quiz/attempt.php?attempt=282081&cmid=172612

Apps Gmail YouTube Maps

Reading list

**Kulon Undip**

Dashboard My courses [SIAP] [55201] [KM2020] [Reguler] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

9-Instruction: addressing mode dan instruction format Quiz 2 (remidi)

Question 1  
Not yet answered  
Marked out of 10.00  
Flag question

Instruction length dipengaruhi oleh ... (jawaban bisa lebih dari satu)

Select one or more:

- ☒ a. Ukuran memori
- ☐ b. Addressing mode
- ☒ c. Kecepatan CPU
- ☐ d. Panjang operand
- ☒ e. Struktur Bus

Next page

PREVIOUS ACTIVITY  
Quiz 9-2

Jump to...

NEXT ACTIVITY  
Materi 10-1

Quiz navigation

1	2	3	4	5	6
7	8	9	10		

Finish attempt ...

Time left 0:04:35

Type here to search

21:20 30/04/2021

Question 1

Not yet answered

Marked out of 1.00

Flag question

1 word pada ARM processor berukuran .... bit

Select one:

- ☐ a. 16
- ☐ b. 128
- ☒ c. 32
- ☐ d. 64
- ☐ e. 8

[Clear my choice](#)

1 word pada arm processor berukuran

Jawab : 32 bit

Question 2

Not yet answered

Marked out of 1.00

Flag question

tipe data pada processor x86 mempunyai panjang dari 8 bit sampai 32 bit

Select one:

- ☐ True
- ☒ False

Tipe data pada processor x86 mempunyai Panjang 8 bit sampai 32 bit

Jawab : false

Question 3

Not yet answered

Marked out of 1.00

Flag question

Pembacaan data memori dimana data bit terakhir (LSB) diletakkan pada alamat lebih besar disebut big endian

Select one:

- ☒ True
- ☐ False

Pembacaan data memori dimana data bit terakhir (LSB)

Jawab : true

Question 4

Not yet answered

Marked out of 1.00

Flag question

instruksi untuk melakukan percabangan ke suatu alamat tertentu tanpa syarat apapun adalah (tulis langsung jawaban anda misal LOAD , tanpa diembel2i kata lain)

Answer: jump

Instruksi untuk melakukan percabangan ke suatu alamat tertentu tanpa syarat apapun adalah

Jawab : jump

Question 3

Not yet answered

Marked out of 1.00

Flag question

instruksi untuk melakukan percabangan ke suatu alamat tertentu jika nilai register sama dengan 0

(tulis langsung jawaban anda misal LOAD , tanpa diembel2i kata lain)

Answer: jump conditional

Instruksi untuk melakukan percabangan ke suatu alamat tertentu jika nilai register sama dengan 0

Question 6

Not yet answered

Marked out of 1.00

Flag question

nilai dari packed decimal berikut adalah

0011 0000 1001

(tulis angka langsung tanpa kata lain, misal 123)

Answer: 309

nilai dari packed decimal berikut adalah

Jawab : 309

Question 7

Not yet answered

Marked out of 1.00

Flag question

Representasi character pada kode ASCII sama dengan representasi packed decimal

Select one:

- ☐ True  
☒ False

Representasi character pada kode ASCII sama dengan representasi

Jawab : false

Question 8

Not yet answered

Marked out of 1.00

Flag question

Bilangan terbesar yang dapat direpresentasikan oleh type data Unsigned integer dengan ukuran 1 byte adalah

Answer: 255

bilangan terbesar yang dapat direpresentasikan oleh type data unsigned integer dengan ukuran 1 byte adalah

Jawab : 255

Question 1

Not yet answered

Marked out of 1.00

Flag question

Berikut adalah beberapa hal yang harus diperhatikan (decision design) dalam membuat instruction set, (pilih lebih dari 1)

Select one or more:

- ☒ a. addressing modes  
☒ b. Operation repertoire  
☒ c. data type  
☒ d. Register  
☐ e. accumulator  
☐ f. next instruction address  
☒ g. Instruction format

Berikut adalah beberapa hal yang harus di perhatikan (decision design)

Berikut adalah beberapa hal yang harus di perhatikan (decision design) dalam membuat

Jawab : addressing,operation,data type,register,instruction format

Question 2

Not yet  
answered

Marked out of  
1.00

Flag  
question

Dalam instruksi dengan 1 alamat, alamat register yang secara implisit dipakai dalam operasi disebut ...  
(jawab dalam bentuk kepanjangannya, tanpa ada kata lain, titik atau apapun)

Answer: accumulator

Dalam instruksi dengan 1 alamat, alamat register yang secara implisit dipakai

Jawab : accumulator

Question 3

Not yet  
answered

Marked out of  
1.00

Flag  
question

Jenis operand pada processor yaitu

Select one or more:

- ☒ a. address
- ☐ b. logical
- ☐ c. character
- ☐ d. number
- ☐ e. stack

Jenis operand pada processor yaitu

Jawab : stack

Question 4

Not yet answered

Marked out of 1.00

Flag question

Elemen dari sebuah instruksi kecuali

Select one:

- ☐ a. opcode
- ☐ b. source operand reference
- ☐ c. result operand reference
- ☒ d. register
- ☐ e. next instruction reference

[Clear my choice](#)

elemen dari sebuah intruksi kecuali

jawab : register

Question 5

Not yet answered

Marked out of 1.00

Flag question

Dalam menggunakan operand arithmetic dengan jumlah alamat lebih dari 1, maka salah satu atau kedua source operand harus merupakan register

Select one:

- ☒ True
- ☐ False

Dalam menggunakan operand arithmetic dengan jumlah alamat lebih dari 1, maka salah satu atau kedua source operand merupakan register

Jawab : true

Question 6

Not yet answered

Marked out of 1.00

Flag question

jika ada intruksi dalam 1 operan berikut

LOAD D

MPY E

STOR Y

LOAD A

MPY Y

jika D nilainya 10, E nilainya 2, dan A nilainya 1 maka hasilnya berapa?

Answer: 20

Jika ada intruksi dalam 1 operan berikut

Jawab : 20

Question 7

Not yet answered

Marked out of 1.00

Flag question

Struktur data yang mempunyai prinsip Last In first Out disebut

Select one:

- ☐ a. Point
- ☒ b. Stack
- ☐ c. Array
- ☐ d. Line
- ☐ e. Queue

[Clear my choice](#)

Struktur data yang mempunya prinsip last in first out disebut

Jawab : stack



Question 1

Not yet answered

Marked out of 1.00

Flag question

Operasi yang dilakukan prosesor ditentukan barisan instruksi yang dieksekusi oleh processor. instruksi tersebut disebut

Select one:

- ☐ a. register
- ☐ b. machine instruction
- ☐ c. procedure
- ☒ d. instruction set
- ☐ e. stack

[Clear my choice](#)

Operasi yang dilakukan prosesor ditentukan barisan intruksi yang dieksekusi oleh processor.

Jawab : instruction set

Question 3

Not yet answered

Marked out of 1.00

Flag question

Dalam menggunakan operand arithmetic dengan jumlah alamat lebih dari 1, maka salah satu atau kedua source operand harus merupakan register

Select one:

- ☒ True
- ☐ False

Dalam menggunakan operand arithmetic dengan jumlah alamat lebih dari 1, maka salah

Jawab : true

Question 4

Not yet answered

Marked out of 1.00

Flag question

Jika jumlah alamat yang digunakan dalam sebuah instruksi ada 4, berikut adalah kemungkinan 4 operand tersebut digunakan

Select one:

- ☐ a. 2 source operand, 1 operator, 1 alamat selanjutnya
- ☐ b. 1 source operand, 1 operator, 1 result operand, 1 alamat selanjutnya
- ☐ c. 2 source operand, 1 operator, 1 result operand,
- ☐ d. 1 source operand, 2 result operand, 1 alamat selanjutnya
- ☒ e. 2 source operand, 1 result operand, 1 alamat selanjutnya

[Clear my choice](#)

Jika jumlah alamat yang digunakan

Jawab e.

Question 5

Not yet answered

Marked out of 1.00

Flag question

jika ada intruksi dalam 1 operan berikut

LOAD D

MPY E

jika D nilainya 10 dan E nilainya 2 maka hasilnya berapa?

Answer: 20

Jika ada intruksi dalam 1 operan berikut

Jawab : 20

tempat didapatkan operand adalah berikut, kecuali

Select one:

- ☐ a. register
- ☐ b. immediate
- ☐ c. IO
- ☐ d. main memory
- ☒ e. eksternal hard disk

Tempat didapatkan operand adalah berikut,

Jawab : eksternal hard disk

Question 3

Not yet answered

Marked out of 1.00

Flag question

Jodohkan instruks berikut masuk ke kategori mana

BRZ	transfer control
shift	logical
Move	data transfer
Load	data transfer
Add	arithmethic
Mul	arithmethic

Jodohkan intruks berikut

Question 4

Not yet answered

Marked out of 1.00

Flag question

logical shift berbeda dengan arithmetic shift karena pada arithmetic shift hanya menggeser n-1 bit , yaitu dari MSB-1 sampai LSB

Select one:

- ☒ True  
☐ False

Logical shift berbeda dengan

Jawab : true

1. Alamat dalam stack addressing dinyatakan secara implisit

Alamat dalam stack addressing dinyatakan secara implisit.

Select one:

- ☐ True  
☐ False

Jawab : True

2. Displacement addressing ada berapa bentuk ?

Select one:

a. 8

b. 2

**c. 3**

d. 4

Jawab 3

Yang tidak termasuk addressing mode adalah

Question 5

Not yet answered

Marked out of 10.00

🚩 Flag question

Yang tidak termasuk addressing mode adalah ...

Select one:

- ☐ a. direct
- ☐ b. indirect
- ☐ c. register
- ☐ d. processor

Jawab : D.processor

Alamat Dalam stack addressing dinyatakan secara implisit

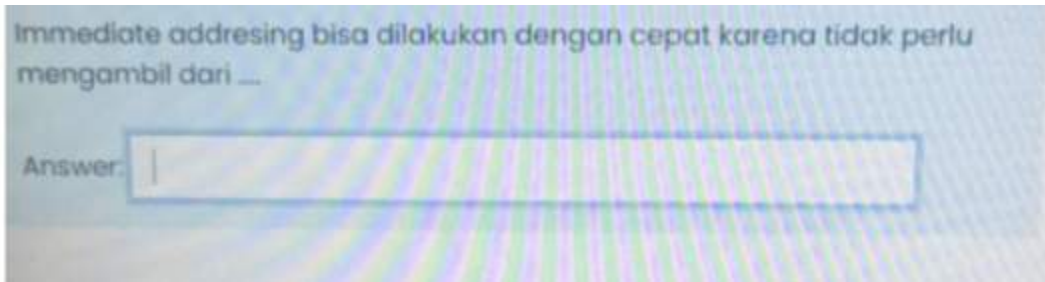
Alamat dalam stack addressing dinyatakan secara implisit.

Select one:

- ☐ True
- ☐ False

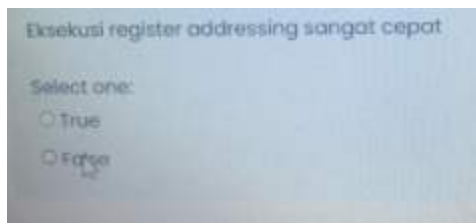
Jawab : True

Immediate addressing bisa dilakukan dengan cepat karena tidak perlu mengambil dari



Jawab : Memory

Eksekusi register addressing sangat cepat



Jawab : true

Displacement addressing membutuhkan ... buah



Jawab : 2

Alamat dalam stack addressing dinyatakan secara implisit.

T/F

Jawab : True

Alamat memory berisi alamat pada memory lainnya merupakan mode addressing ...

Answer:

Jawab : Indirect

Alamat berisi data yang diinginkan merupakan mode addressing ....

Answer:

Jawab : direct

Memory akses dalam register indirect addressing lebih banyak dibandingkan indirect addressing.

Select one:

- ☐ True  
☐ False

Jawab: false

Question 7

Not yet  
answered

Marked out of  
10.00

Flag  
question

Alamat berisi data yang diinginkan merupakan mode  
addressing ....

Answer:

Jawab : direct

Question 4

Not yet  
answered

Marked out of

Flag  
question

Effective addressing yang dipakai dalam register  
addressing adalah ...

Answer:

Jawab : register

1. Alamat dalam stack addressing dinyatakan secara implisit



Alamat dalam stack addressing dinyatakan secara implisit.

Select one:

- ☐ True
- ☐ False

Jawab : True

2. Displacement addressing ada berapa bentuk ?

Select one:

- a. 8
- b. 2
- c. 3
- d. 4

Jawab 3

Yang tidak termasuk addressing mode adalah

Question 5

Not yet answered

Marked out of 10.00

🚩 Flag question

Yang tidak termasuk addressing mode adalah ...

Select one:

- ☐ a. direct
- ☐ b. indirect
- ☐ c. register
- ☐ d. processor

Jawab : D.processor

Alamat Dalam stack addressing dinyatakan secara implisit

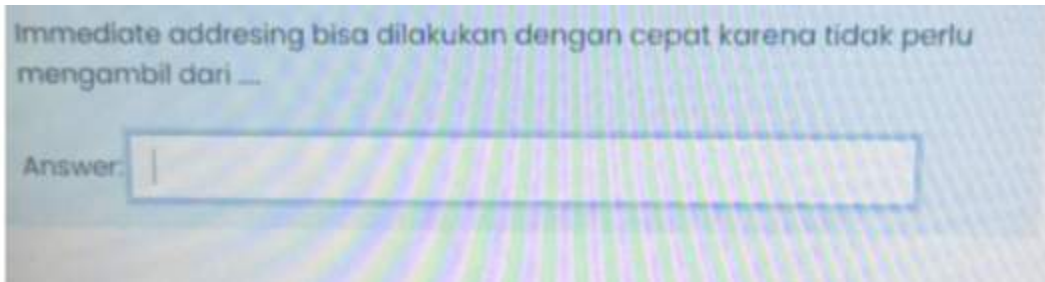
Alamat dalam stack addressing dinyatakan secara implisit.

Select one:

- ☐ True
- ☐ False

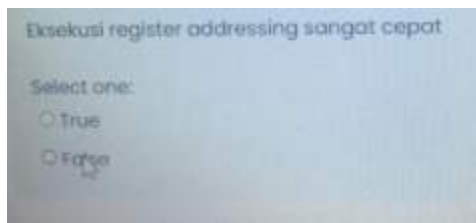
Jawab : True

Immediate addressing bisa dilakukan dengan cepat karena tidak perlu mengambil dari



Jawab : Memory

Eksekusi register addressing sangat cepat



Jawab : true

Displacement addressing membutuhkan ... buah



Jawab : 2

Alamat dalam stack addressing dinyatakan secara implisit.

T/F

Jawab : True

Alamat memory berisi alamat pada memory lainnya merupakan mode addressing ...

Answer:

Jawab : Indirect

Aspek penting dalam format intruksi adalah Panjang intruksi dan

Aspek penting dalam format instruksi adalah panjang instruksi dan

Answer:

Jawab : Alokasi bit

And, or, dan nor adalah bentuk intruksi

And, or, dan nor adalah bentuk instruksi ...

Answer:

Jawab : Logical

Format intruksi harus meliputi

Format instruksi harus meliputi ..

Select one:

- ☐ a. opcode
- ☐ b. semua benar
- ☐ c. addrssing mode
- ☐ d. operand

Jawab : B semua benar

Register \$zero selalu berisi

Register \$zero selalu berisi ...

Answer:

Jawab : 0

Translate : enol

Data harus disimpan pada register untuk melakukan operasi aritmetic

Data harus disimpan pada register untuk melakukan operasi arithmetic.

Select one:

- ☐ True
- ☐ False

Jawab : true

Yang bukan termasuk kategori bahasa assembly

Yang bukan termasuk kategori bahasa assembly ...

Select one:

- ☐ a. arithmetic
- ☐ b. logical
- ☐ c. data transfer
- ☐ d. operational

Jawab : d. operational

Intruksi aritmetik meliputi subtract, add immediate, dan

instruksi aritmetik meliputi subtract, add immediate, dan ...

Answer:

Jawab : Add

Question 3

Not yet answered

Marked out of 1.00

Flag question

Instruksi aritmetik meliputi add, add immediate, dan ....

Answer:

Quiz navigation

1	2	3
4	5	6
7	8	9
10	11	12

[Finish attempt](#)

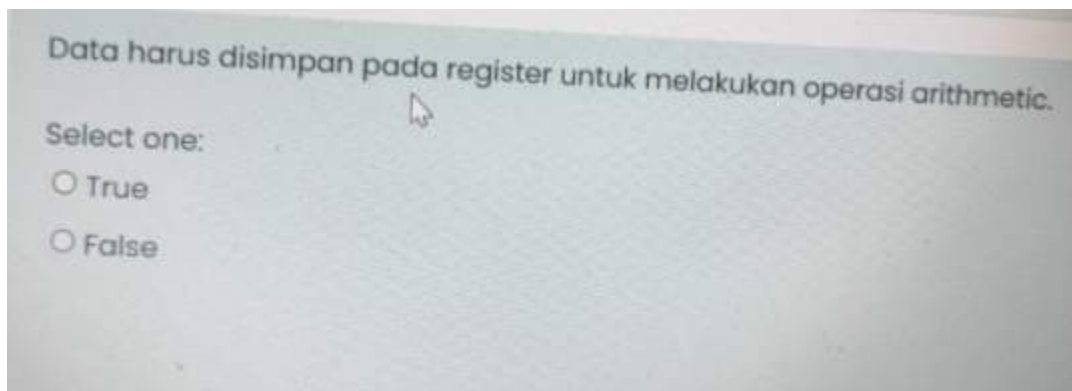
Time left 0:00

Jawab : subtract

MIPS 32 register? T/F?

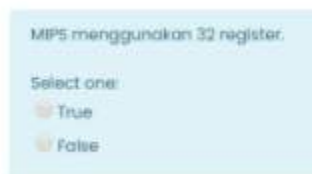
Jawab : true

Data harus disimpan pada register untuk melakukan operasi arithmetic



Jawab : true

MIPS menggunakan 32 register



Jawab : True

Intruksi yang mungkin mengakibatkan control hazard adalah

instruksi yang mungkin mengakibatkan control hazard adalah (bisa lebih dari 1)

Select one or more:

- ☐ a. add
- ☐ b. load
- ☐ c. store
- ☐ d. bne
- ☐ e. beq

Jawab ; A,D,E

History tabel akan diakses ketika terjadi prefecth instruksi. Jika alamat instruksi tidak ada di tabel tersebut, maka, yang akan dijemput adalah alamat instruksi selanjutnya

Select one:

True

False

Jawab : true

Jika branch pada intruksi 1 token, kemudian branch aada intruksi 2 dan 3 NOT

Jika branch pada instruksi 1 token, kemudian branch pada instruksi 2 dan 3 NOT token, maka pada instruksi 4, dengan switch taken not token, branch akan NOT token

Select one:

- ☐ True
- ☐ False

Jawab : true



Question 2

Not yet answered

Marked out of 10.00

Flag question

Berikut ini merupakan komponen CPU, kecuali ...

Select one:

- ☐ a. CU
- ☐ b. ALU
- ☐ c. Register
- ☐ d. System Bus
- ☐ e. Internal Bus

Jawab : system buss

Question 4

Not yet answered

Marked out of

Flag question

Dalam predict not taken, prefetch akan dilakukan ke alamat instruksi selanjutnya, bukan ke alamat branch target

Select one:

- ☐ True
- ☐ False

Jawab : True

Question 9

Not yet answered

Marked out of 10.00

Flag question

Berapa kali processor mengakses memory jika sedang mengeksekusi instruksi dengan direct addressing dengan single operand?  
(jawab angka langsung tanpa kata lain)

Answer:

Jawab : 2

Aspek penting dalam format intruksi adalah Panjang intruksi dan

Aspek penting dalam format instruksi adalah panjang instruksi dan

Answer:

Jawab : Alokasi bit

And, or, dan nor adalah bentuk intruksi

And, or, dan nor adalah bentuk instruksi ...

Answer:

Jawab : Logical

Format intruksi harus meliputi

Format instruksi harus meliputi ..

Select one:

- ☐ a. opcode
- ☐ b. semua benar
- ☐ c. addrssing mode
- ☐ d. operand

Jawab : B semua benar

Register \$zero selalu berisi



Jawab : 0

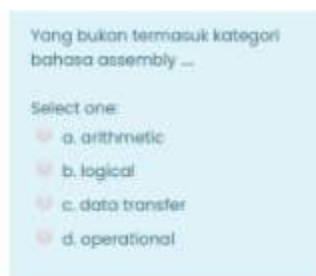
Translate : enol

Data harus disimpan pada register untuk melakukan operasi aritmetic



Jawab : true

Yang bukan termasuk kategori bahasa assembly



Jawab : d. operational

Intruksi aritmetik meliputi subtract, add immediate, dan ...

instruksi aritmetik meliputi subtract, add immediate, dan ...

Answer:

Jawab : Add

MIPS 32 register? T/F?

Jawab : true

Data harus disimpan pada register untuk melakukan operasi arithmetic

Data harus disimpan pada register untuk melakukan operasi arithmetic.

Select one:

☐ True

☐ False

Jawab : true

MIPS menggunakan 32 register

MIPS menggunakan 32 register.

Select one:

☒ True

☐ False

Jawab : True

Intruksi yang mungkin mengakibatkan control hazard adalah

instruksi yang mungkin mengakibatkan control hazard adalah (bisa lebih dari 1)

Select one or more:

- ☐ a. add
- ☐ b. load
- ☐ c. store
- ☐ d. bne
- ☐ e. beq

Jawab ; A,D,E

History tabel akan diakses ketika terjadi prefetch instruksi. Jika alamat instruksi tidak ada di tabel tersebut, maka, yang akan dijemput adalah alamat instruksi selanjutnya

Select one:

True

False

Jawab : true

Jika branch pada intruksi 1 token, kemudian branch pada intruksi 2 dan 3 NOT token, maka pada intruksi 4,

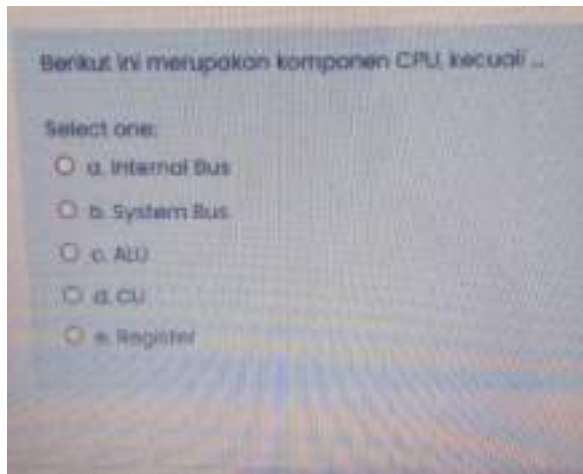
Jika branch pada instruksi 1 token, kemudian branch pada instruksi 2 dan 3 NOT token, maka pada instruksi 4, dengan switch taken not token, branch akan NOT token

Select one:

- ☐ True
- ☐ False

Jawab : true

Berikut ini yang merupakan komponen cpu kecuali



Jawab : b.system bus

Berapa kali processor mengakses memory jika sedang mengeksekusi instruksi dengan direct addressing dengan single operand?

Jawab : 1

Jika branch pada instruksi 1 taken, kemudian branch pada instruksi 2 NOT taken, maka pada instruksi 3, dengan switch taken not taken, branch akan NOT taken

Jawab : true

Alamat memory berisi alamat pada memory lainnya merupakan mode addressing

Alamat memory berisi alamat pada memory lainnya merupakan mode addressing ...

Answer:

Jawaban :Indirect

Effective addressing yang dipakai dalam register addressing adalah

Effective addressing yang dipakai dalam register addressing adalah ...

Answer:

Jawaban : Register

Operand

Question 3  
Not yet answered  
Marked out of 1.00  
Flag question

Urutkan Intruksi PIPELINING berikut

4	Fetch operands	↕
5	Instructions Execute	↕
6	Write Operands	↕
1	Instruction Fetch	↕
	Instruction prefetch	↕
3	Calculate operands	↕
2	Instruction Decode	↕

Urutkan intruksi pipelining berikut

Question 4  
Not yet answered  
Marked out of 1.00  
Flag question

pipelining menjadikan eksekusi instruksi menjadi 2 kali lebih cepat dibandingkan jika tanpa pipelining

Select one:

☐ True

☒ False

Pipelining menjadikan eksekusi intruksi menjadi 2 kali lebih cepat dibandingkan jika tanpa pipelining

Pipelining menjadikan eksekusi intruksi menjadi 2 kali lebih cepatd dibandingkan jika tanpa pipelining

Jawab : false

Mekanisme yang digunakan saat sedang mengerjakan instruksi dan dapat dilakukan untuk mengakses memory terlebih dahulu.

Answer:

Mekanisme yang digunakan saat sedang mengerjakan intruksi dan dapat dilakukan untuk mengakses memory terlebih dahulu

Jawab : prefetch

Bagaimana data flow tanpa indirect

isi program counter akan diisi ke MAR	1
Control Unit meminta Memory Ready	4
Diteruskan ke Memory	3
isinya dipindah ke MBR	6
Diteruskan ke address BUS	2
Dipindah ke Instruction Register	7
Dari Memory mengembalikan isi alamat tersebut	5

Bagaimana data flow tanpa indirect



History tabel berisi 3 field, yaitu alamat instruksi branch, alamat target branch, dan state (taken/not taken)

Select one:

- ☒ True  
☐ False

History table berisi 3 field, yaitu alamat instruksi branch, alamat target branch, dan state (taken/not taken)

Jawab : true

dalam predict not taken, prefetch akan dilakukan ke alamat instruksi selanjutnya, bukan ke alamat branch target

Select one:

- ☒ True  
☐ False

Dalam predict not taken, prefetch akan dilakukan ke alamat instruksi selanjutnya

Jawab : true

Question 3

Not yet answered

Marked out of 1.00

Flag question

Jika branch pada instruksi 1 taken, kemudian branch pada instruksi 2 dan 3 NOT taken, maka pada instruksi 4, dengan switch taken not taken, branch akan NOT taken

Select one:

- ☒ True  
☐ False

Jika branch pada instruksi 1 taken

Jawab : true

Jika branch pada instruksi 1 taken, kemudian branch pada instruksi 2 NOT taken, maka pada instruksi 3, dengan switch taken not taken, branch akan NOT taken

Select one:

- ☐ True
- ☒ False

Jika branch pada instruksi 1 taken, kemudian branch

Jawab : false

ADD A,B

ADD C,A

instruksi di atas mengandung hazard yaitu jenis

Select one:

- ☒ a. data: hazard
- ☐ b. control
- ☐ c. structural
- ☐ d. resource
- ☐ e. branch

ADD A,B

Jawab : data:hazard

hazard yang terjadi karena keterbatasan resource pada processor disebut (bisa pilih lebih dari 1)

Select one or more:

- ☐ a. control hazard
- ☒ b. resource hazard
- ☐ c. branch hazard
- ☒ d. structural hazard
- ☐ e. data hazard

Hazard yang terjadi karena keterbatasan resource pada processor disebut

Jawab : resource dan structural

instruksi yang mungkin mengakibatkan control hazard adalah (bisa lebih dari 1)

Select one or more:

- ☐ a. load
- ☒ b. bne
- ☐ c. store
- ☒ d. beq
- ☐ e. add

Instruksi yang mungkin mengakibatkan control hazard

Jawab : bne dan beq

dalam always predict taken, prefetch akan dilakukan ke alamat dari branch target

Select one:

☒ True

☐ False

Dalam always predict taken, prefetch akan

Jawab : true

History tabel akan diakses ketika terjadi prefetch instruksi. Jika alamat instruksi tidak ada di tabel tersebut, maka, yang akan dijemput adalah alamat instruksi selanjutnya

Select one:

☒ True

☐ False

History table akan diakses ketika terjadi prefetch intruksi. Jika alamat instruksi tidak ada

Jawab : true

LOGIN SSO UNDIIP x 2-1. Processor structure and f... x Nanuto vs Sasuke - Algoritma... x All Submissions - Algoritma... x Mekanisme yang digunakan... x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601

Apps Gmail YouTube Maps Reading list

**Kulon Undip**

[SIAP] Organisasi dan Arsitektur Komputer A

Dashboard My courses [SIAP] [55201] [KM2020] [Reguler] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

10-Processor structure and function 2-1. Processor structure and function

Question 1  
Not yet answered  
Marked out of 1.00  
Flag question

hazard yang terjadi karena keterbatasan resource pada processor disebut (bisa pilih lebih dari 1)

Select one or more:

- ☐ a. data hazard
- ☒ b. resource hazard
- ☒ c. structural hazard
- ☐ d. branch hazard
- ☐ e. control hazard

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 0:13:41

Next page

LOGIN SSO UNDIIP x 2-1. Processor structure and f... x Nanuto vs Sasuke - Algoritma... x All Submissions - Algoritma... x Mekanisme yang digunakan... x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=1

Apps Gmail YouTube Maps Reading list

**Kulon Undip**

[SIAP] Organisasi dan Arsitektur Komputer A

Dashboard My courses [SIAP] [55201] [KM2020] [Reguler] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

10-Processor structure and function 2-1. Processor structure and function

Question 2  
Not yet answered  
Marked out of 1.00  
Flag question

dalam predict not taken, prefetch akan dilakukan ke alamat instruksi selanjutnya, bukan ke alamat branch target

Select one:

- ☒ True
- ☐ False

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 0:12:43

Next page

LOGIN SSO UNDP | 2-1. Processor structure and function | Nanuto vs Sasuke - Algoritma | All Submissions - Algoritma | Mekanisme yang digunakan | +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=2

Apps | Gmail | YouTube | Maps | Reading list

# Kulon Undip

## [SIAP] Organisasi dan Arsitektur Komputer A

Dashboard | My courses | [SIAP] [55201] [KM2020] [Regular] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

10-Processor structure and function | 2-1. Processor structure and function

Question 3

Not yet answered

Marked out of 1.00

Flag question

dalam always predict taken, prefetch akan dilakukan ke alamat dari branch target

Select one:

☒ True

☐ False

Next page

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 0:11:41

11:23 05/05/2021

LOGIN SSO UNDP | 2-1. Processor structure and function | Nanuto vs Sasuke - Algoritma | All Submissions - Algoritma | Mekanisme yang digunakan | +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=4

Apps | Gmail | YouTube | Maps | Reading list

# Kulon Undip

## [SIAP] Organisasi dan Arsitektur Komputer A

Dashboard | My courses | [SIAP] [55201] [KM2020] [Regular] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

10-Processor structure and function | 2-1. Processor structure and function

Question 5

Not yet answered

Marked out of 1.00

Flag question

History tabel akan diakses ketika terjadi prefetch instruksi. Jika alamat instruksi tidak ada di tabel tersebut, maka, yang akan dijemput adalah alamat instruksi selanjutnya

Select one:

☒ True

☐ False

Next page

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 0:06:57

PREVIOUS ACTIVITY | NEXT ACTIVITY

Jump to... | 2-2. Processor structure and function

11:28 05/05/2021

LOGIN SSO UNDIP x 2-1. Processor structure and function x Nanuto vs Sasuke - Algoritma x All Submissions - Algoritma x Mekanisme yang digunakan x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=5

Apps Gmail YouTube Maps Reading list

# Kulon Undip

## [SIAP] Organisasi dan Arsitektur Komputer A

Dashboard My courses [SIAP] [55201] [KM2020] [Reguler] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

10-Processor structure and function 2-1. Processor structure and function

Question 6  
Not yet answered  
Marked out of 1.00  
Flag question

instruksi yang mungkin mengakibatkan control hazard adalah (bisa lebih dari 1)

Select one or more:

- ☐ a. add
- ☒ b. bne
- ☒ c. beq
- ☐ d. store
- ☐ e. load

Next page

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 00:52:29

11:29 05/05/2021

---

LOGIN SSO UNDIP x 2-1. Processor structure and function x Nanuto vs Sasuke - Algoritma x All Submissions - Algoritma x Mekanisme yang digunakan x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=6

Apps Gmail YouTube Maps Reading list

# Kulon Undip

## [SIAP] Organisasi dan Arsitektur Komputer A

Dashboard My courses [SIAP] [55201] [KM2020] [Reguler] [PAIK6203] S1 2020/2021 Genap Organisasi dan Arsitektur Komputer A

10-Processor structure and function 2-1. Processor structure and function

Question 7  
Not yet answered  
Marked out of 1.00  
Flag question

Jika branch pada instruksi 1 taken, kemudian branch pada instruksi 2 dan 3 NOT taken, maka pada instruksi 4, dengan switch taken not taken, branch akan NOT taken

Select one:

- ☒ True
- ☐ False

Next page

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 00:44:43

11:30 05/05/2021



LOGIN SSO UNDIP x 2-1. Processor structure and x Nanuto vs Sasuke - Algoritma x All Submissions - Algoritma x Mekanisme yang digunakan x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=7

Apps Gmail YouTube Maps Reading list

# Kulon Undip

Question 8

Not yet answered

Marked out of 1.00

Flag question

ADD A,B

ADD C,A

Instruksi di atas mengandung hazard yaitu jenis

Select one:

- ☐ a. control
- ☐ b. structural
- ☒ c. data: hazard
- ☐ d. resource
- ☐ e. branch

[Clear my choice](#)

Next page

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 0:03:39

Type here to search

LOGIN SSO UNDIP x 2-1. Processor structure and x Nanuto vs Sasuke - Algoritma x All Submissions - Algoritma x Mekanisme yang digunakan x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=7

Apps Gmail YouTube Maps Reading list

# Kulon Undip

Question 8

Not yet answered

Marked out of 1.00

Flag question

ADD A,B

ADD C,A

Instruksi di atas mengandung hazard yaitu jenis

Select one:

- ☐ a. control
- ☐ b. structural
- ☒ c. data: hazard
- ☐ d. resource
- ☐ e. branch

[Clear my choice](#)

Next page

Quiz navigation

1	2	3	4	5	6
7	8	9			

Finish attempt ...

Time left 0:03:39

Type here to search

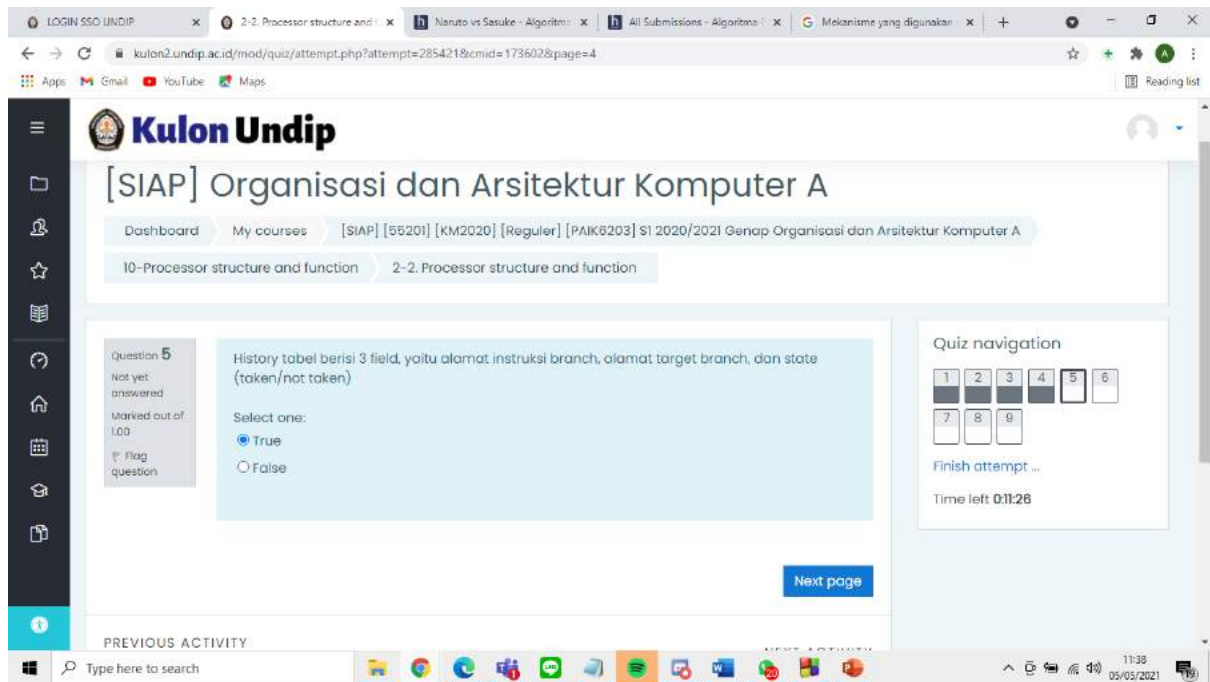
LOGIN SSO UNDIP x 2-1. Processor structure and x Nanuto vs Sasuke - Algoritma x All Submissions - Algoritma x Mekanisme yang digunakan x +

kulon2.undip.ac.id/mod/quiz/attempt.php?attempt=285300&cmid=173601&page=7

Apps Gmail YouTube Maps Reading list

11:31 05/05/2021





Not taken not taken kalo ada 4 nya true

Kalo gaada false

- Register renaming dapat menyebabkan terjadinya kemacetan pada : **pipeline**
- Saat terjadi resource conflict, dapat berdampak pada terjadinya duplikasi resources : **True**
- Pada implemetasi superscalar, banyak instruksi diambil secara serentak : **True**
- Kelebihan procedural dependency adalah dapat menjalankan instruksi setelah branch secara paralel dengan instruksi sebelum branch : **False**
- Pada superscalar, instruksi umum dapat dieksekusi dan dijalankan secara independen : **Betul**
- Resource conflict terjadi bilamana dua instruksi atau lebih membutuhkan akses pada resource yang sama pada ... yang sama : **waktu**
- Machine paralelisme tidak membutuhkan jendela (window) instruksi yang besar : **False**
- Superscalar dapat diimplementasikan pada : **RISC dan CISC**
- Pada procedural dependency, jika panjang instruksi tidak fix maka instruksi harus diterjemahkan untuk mengetahui berapa banyak pengambilan instruksi yang diperlukan : **True**
- Pada instruction Decode Unit, jika instruksi pipe0 tidak dapat keluar, maka pipe1 juga tidak dapat keluar : **True**
- Perbedaan shared disk dan non shared disk pada cluster configuration adalah pada ada atau tidaknya RAID system : **True**
- Pada symmetric multiprocessor, sesama processor saling terhubung menggunakan ... : **bus**
- Proses-proses pada multiprocessing terjadi interleaving, sedangkan pada multi programming terjadi overlapping : **False**
- Dalam proses koherensi cache, apabila suatu data di cache di modifikasi, maka info ini akan di kirimkan ke : **semua node**
- Kekurangan time share bus adalah : menyebabkan terjadinya masalah pada koherensi cache, kinerja terbatas oleh bus cycle time, setiap processor harus memiliki local cache, **semua jawaban benar**
- Arsitektur paralel processor yang tidak pernah diterapkan adalah : **MISD**
- Pada konfigurasi komputer cluster NUMA, memory utama diletakkan pada : **setiap node**
- Paralelizing merupakan aplikasi tunggal yang dijalankan secara paralel pada sejumlah mesin dalam sebuah : **cluster**
- Keuntungan clustering processor adalah : high availability, absolute scalability, incremental scalability, super price/performance, **benar semua**
- Snoopy protocol memungkinkan traffic bus akan semakin meningkat : **True**

- Konfigurasi L1 cache pada organisasi prosesor umumnya : **dedicated**

Multicore processor berkembang salah satunya karena adanya tuntutan peningkatan kecepatan clock frekuensi prosesor : **True**

Kinerja prosesor berbanding lurus dengan peningkatan kompleksitasnya merupakan bunyi dari aturan : **pollack**

Kondisi interrupt ... adalah ketika sudah dieksekusi oleh CPU tetapi belum selesai : **active**

Organisasi multicore prosesor pada umumnya digolongkan berdasarkan jumlah core prosesor, jumlah level cache memory, dan jumlah cache memory yang dishare : **True**

Peningkatan kepadatan chip dan kecepatan prosesor berdampak pada peningkatan ... yang sangat signifikan : **power**

Saat prosesor menjalankan suatu aplikasi, manfaat kinerja bergantung pada efektivitas penggunaan sumber daya resource paralel : **True**

Kondisi interrupt yaitu active, inactive, dan ... : **pending**

Pengembangan prosesor multicore dipicu oleh peningkatan kebutuhan proses paralelisme, terutama dalam hal ... : pipeline, SMT, superscalar, **benar semua**

Model shared L2 cache pada processor membuat komunikasi data akan berlangsung dengan lebih sulit dibandingkan dengan model dedicated : **False**

-----14-----

Yang tidak termasuk jenis micro-operation... : **Transfer data dari processor ke data bus**

Pada fetch sequence, alamat dari instruksi selanjutnya terdapat pada : **Program counter (pc)**

Yang bukan termasuk register adalah : MBR, PR (harusnya IR), PC, MAR, **SEMUA SALAH**

Pada urutan fetch, data dari data bus dicopykan ke MAR : **False**

Dalam pemrosesan urutan prosesnya, data (instruksi) berpindah dari : **MBR ke IR**

Contoh salah satu elemen dasar dari processor adalah ALU, CU, Register, dan internal dan external data paths : **True**

Pada siklus instruksi, setiap fase diuraikan menjadi urutan operasi mikro dasar : **True**

Kode ICC yang tidak benar adalah : **11 : Save**

Register yang terhubung dengan address bus adalah MAR : **True**

Register yang terhubung ke Data Bus adalah IR : **False** (MBR)

Pertimbangan dalam melakukan design microinstruction adalah ukuran microinstruction dan waktu yang diperlukan untuk menghasilkan alamat : **True**

Kelemahan utama dari micro programming adalah : **lambat dalam operasionalnya**

+++ kelebihan : potensi eror lebih sedikit, memiliki sensitivitas listrik yang tinggi, lebih murah

Salah satu penentu panjangnya ukuran word dari micro-program adalah jumlah maksimum micro-operation simultan yang di support : **True**

Tugas utama microprogrammed control unit adalah melakukan sequencing dan eksekusi microinstruction : **True**

Perhatian utama dalam diskursus microinstruction antara lain : kondisi packed atau unpacked, direct atau indirect encoding, hard atau soft microprogramming, isu vertikal dan horizontal, **SEMUA PILIHAN BENAR**

Ukuran memory word dari vertical micro-programming lebih besar daripada horizontal micro-programming : **False** (vertical satu, horizontal many)

Salah satu fungsi CU (Control Unit) adalah adanya ... command yang dikeluarkan oleh sequence logic : **read**

Pada horizontal micro-programming, masing-masing micro instruction menentukan banyak micro operation yang dijalankan secara : **paralel**

Penghasil control signal adalah control buffer register : **True**

Pada vertical micro-programming, terdapat keterbatasan dalam pemrosesan paralelisme : **True**

NOTES : (materi 14)

MAR – terhubung ke address bus, menentukan alamat untuk membaca atau menulis op

MBR – terhubung ke data bus, menyimpan data untuk menulis atau membaca data terakhir

PC – menyimpan alamat instruksi selanjutnya untuk diambil

IR – menyimpan alamat instruksi terakhir

Kode ICC

- 00: Fetch
- 01: Indirect
- 10: Execute
- 11: Interrupt

1. Alamat dalam stack addressing dinyatakan secara implisit

Alamat dalam stack addressing dinyatakan secara implisit.

Select one:

- ☒ True  
☐ False

Jawab : True

2. Displacement addressing ada berapa bentuk ?

Select one:

- a. 8  
b. 2  
c. 3  
d. 4

Jawab 3

Yang tidak termasuk addressing mode adalah

Question 5  
Not yet answered  
Marked out of 10.00  
Flag question

Yang tidak termasuk addressing mode adalah ...

Select one:

- ☐ a. direct
- ☐ b. indirect
- ☐ c. register
- ☐ d. processor

Jawab : D.processor

Immediate addressing bisa dilakukan dengan cepat karena tidak perlu mengambil dari

Immediate addressing bisa dilakukan dengan cepat karena tidak perlu mengambil dari ...

Answer:

Jawab : Memory

Eksekusi register addressing sangat cepat

Eksekusi register addressing sangat cepat

Select one:

☐ True

☐ False

Jawab : true

Displacement addressing membutuhkan ... buah (?????)

Question 3  
Not yet answered  
Marked out of 10.00  
Flag question

Displacement addressing membutuhkan alamat ... buah

Select one:

☐ a. 4

☐ b. 16

☒ c. 8

☐ d. 2

[Clear my choice](#)

[Next page](#)

Jawab : 2

Alamat memory berisi alamat pada memory lainnya merupakan mode addressing ...

Answer:

Jawab : indirect

Effective addressing yang dipakai dalam register addressing adalah...

Jawab : register

Memory akses dalam register indirect addressing lebih banyak dibandingkan indirect addressing

Jawab : false

Alamat berisi data yang diinginkan merupakan mode addressing

Jawab : direct