**Міністерство освіти і науки України**

**Національний технічний університет України «КПІ» імені Ігоря Сікорського**

**Кафедра обчислювальної техніки ФІОТ**

**ЗВІТ**

**з лабораторної роботи №4**

**з навчальної дисципліни «Архітектура комп'ютерів-2. Процесори»**

**Тема:**

**Підготовка та налаштування плати ВВВ**

**Виконав:**

Студент 3 курсу кафедри ОТ ФІОТ,

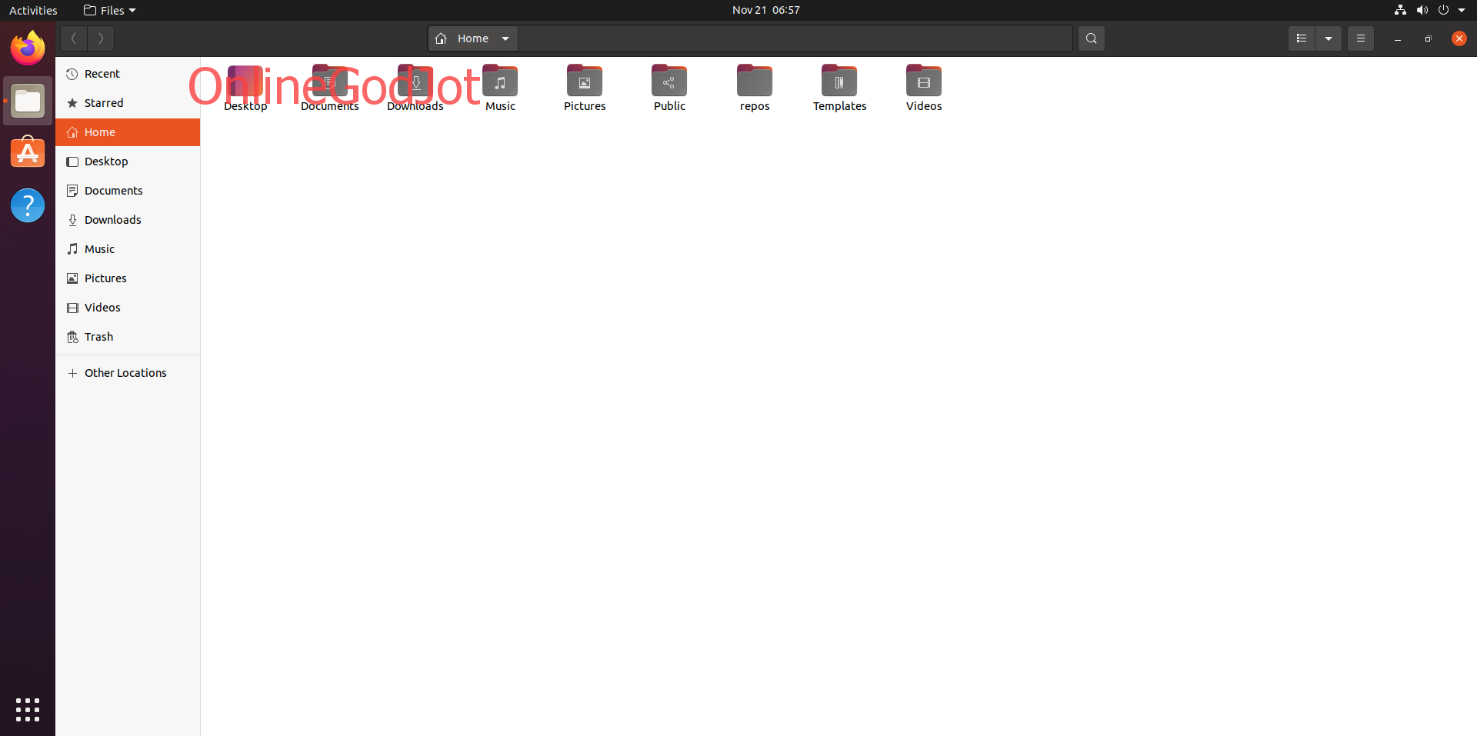
Навчальної групи ІВ-93

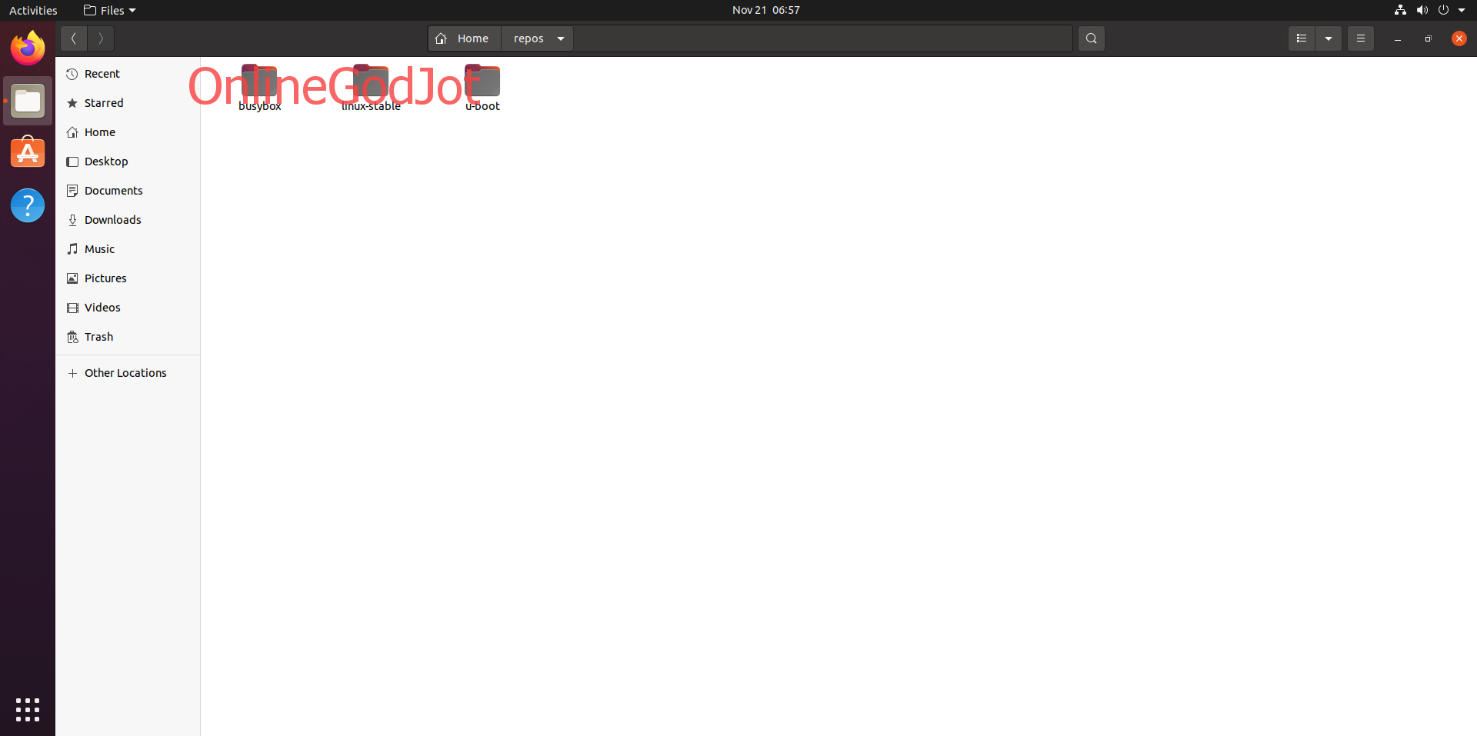
Рустамов Арсен

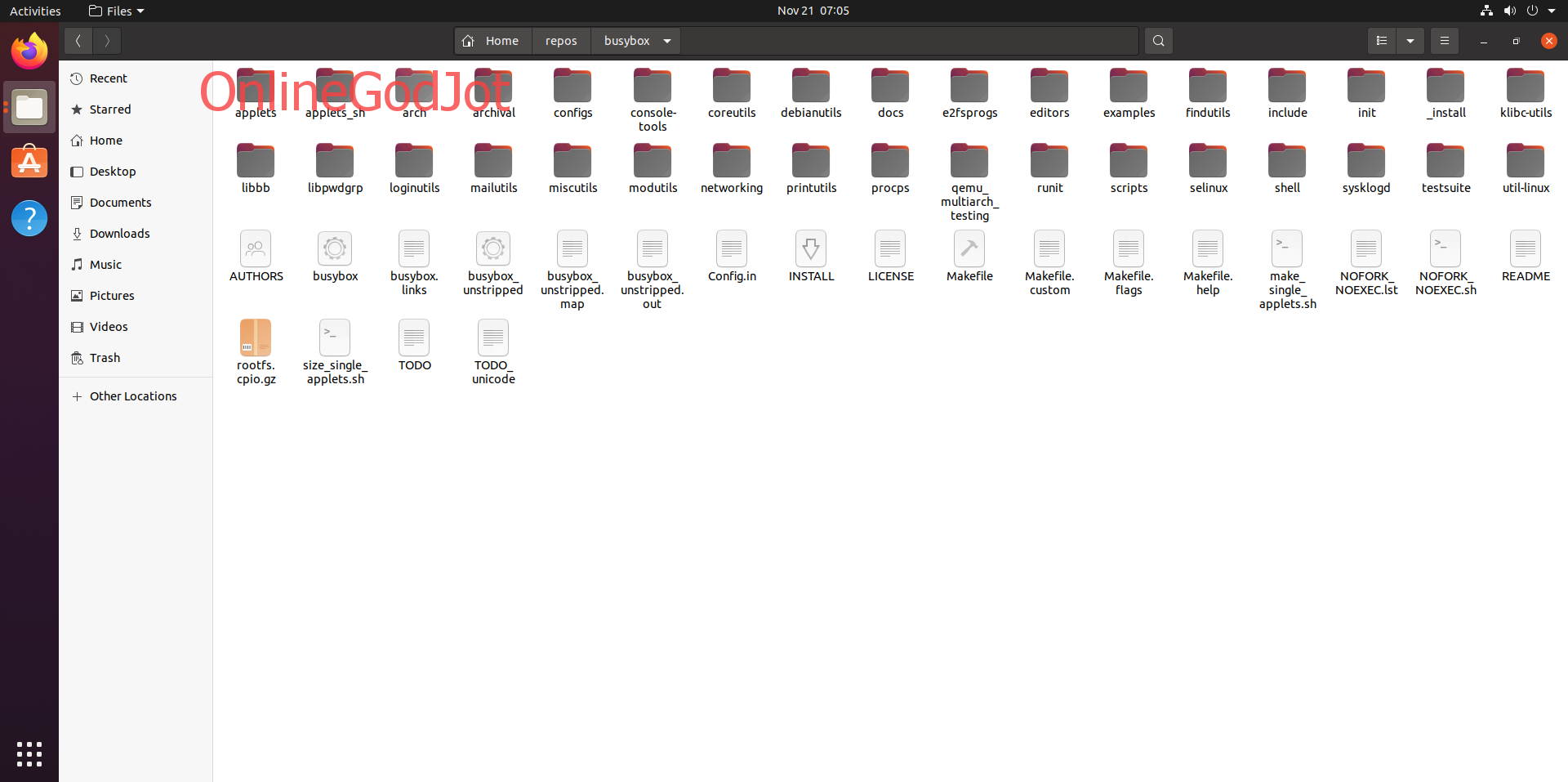
**Перевірив:**

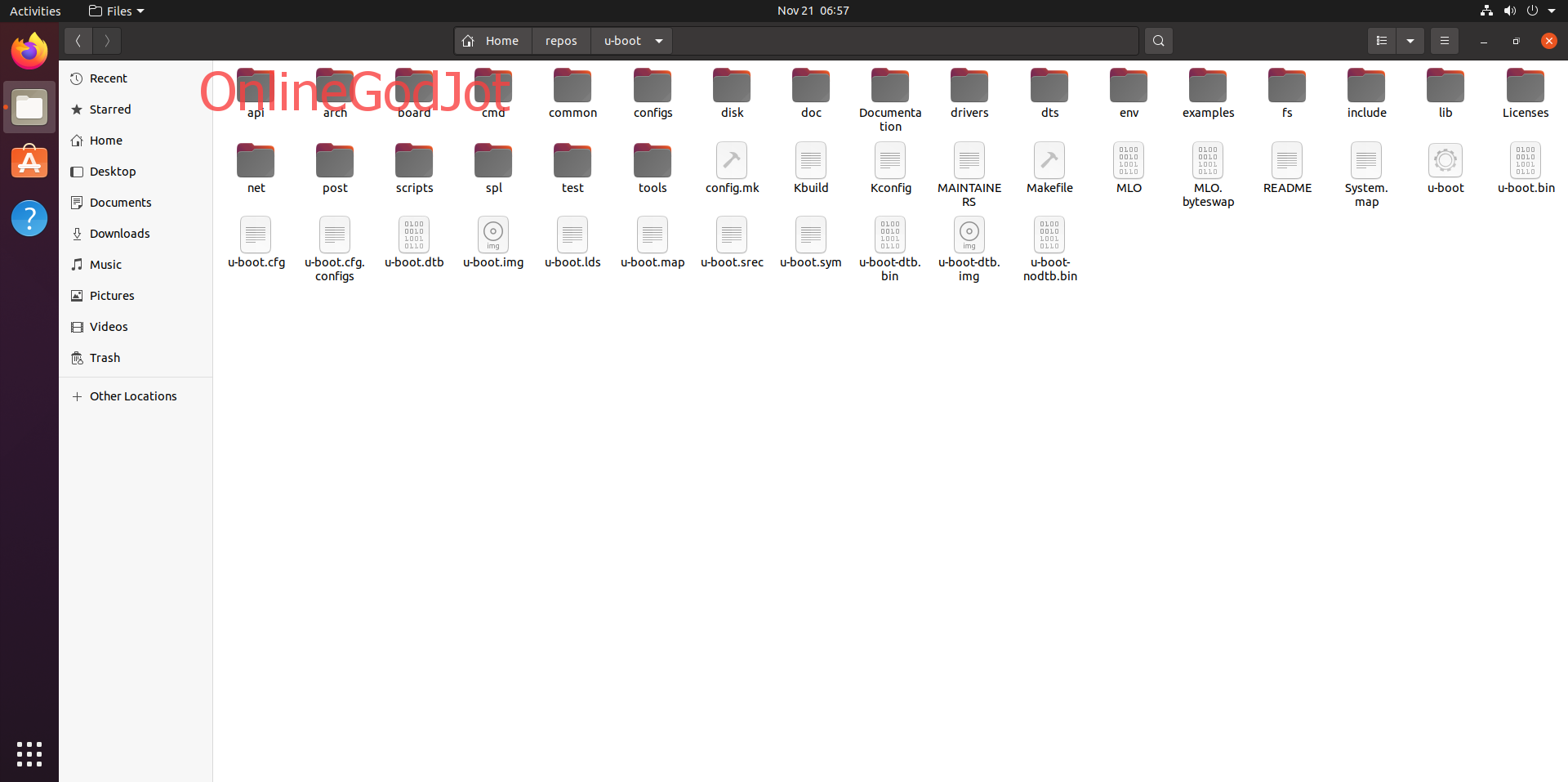
Нікольський С. С.

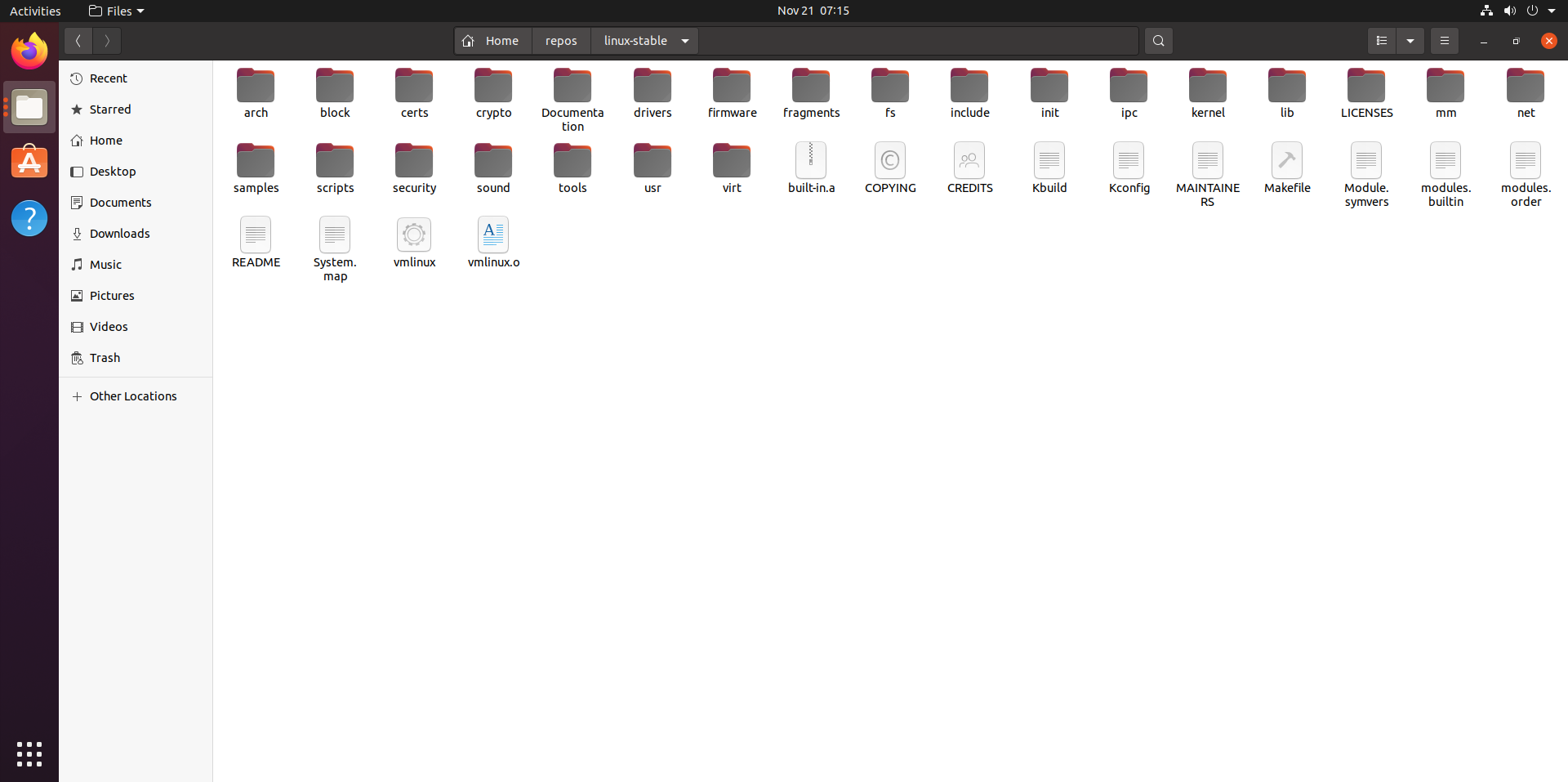
**Київ 2021**

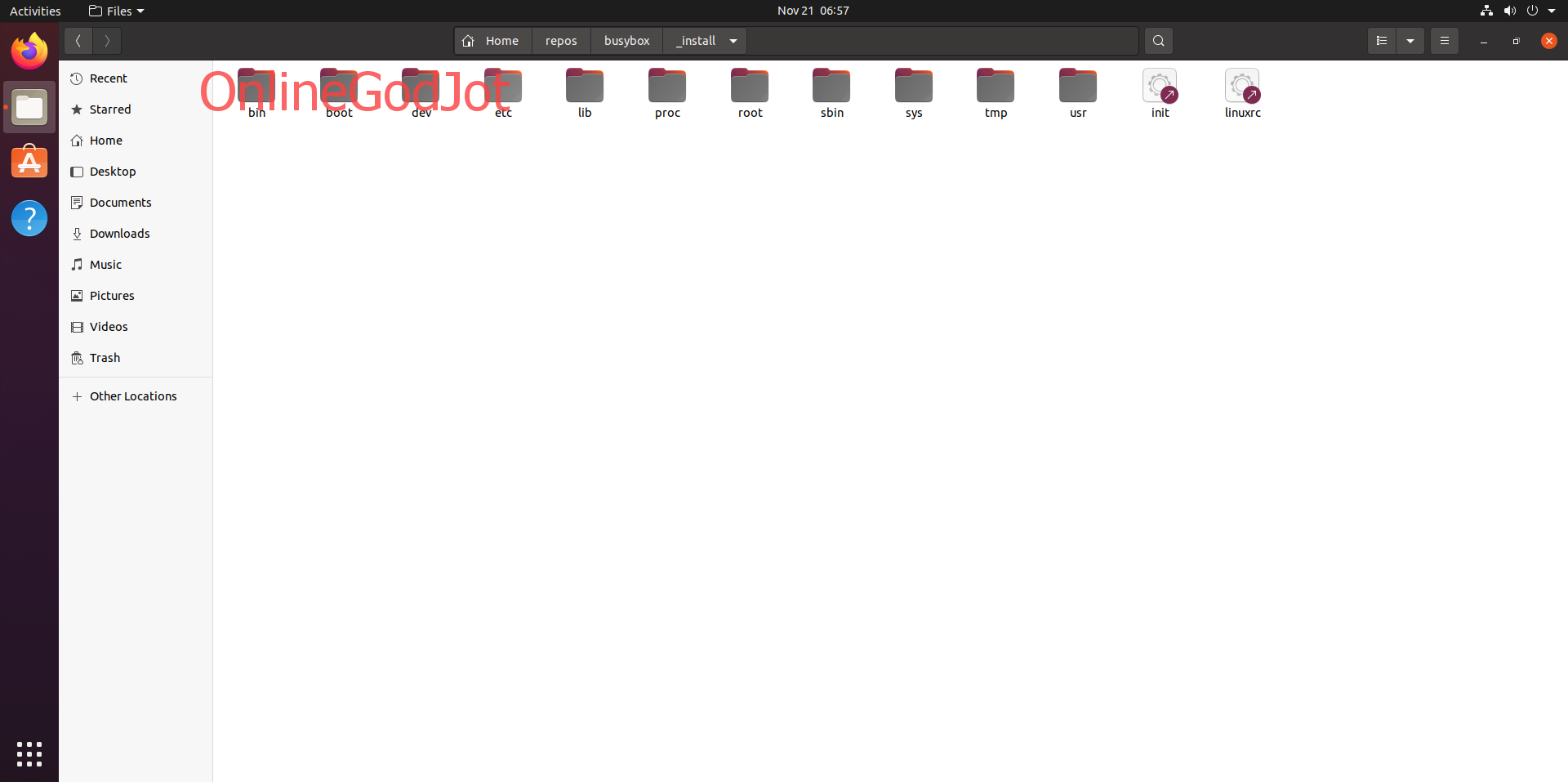
****

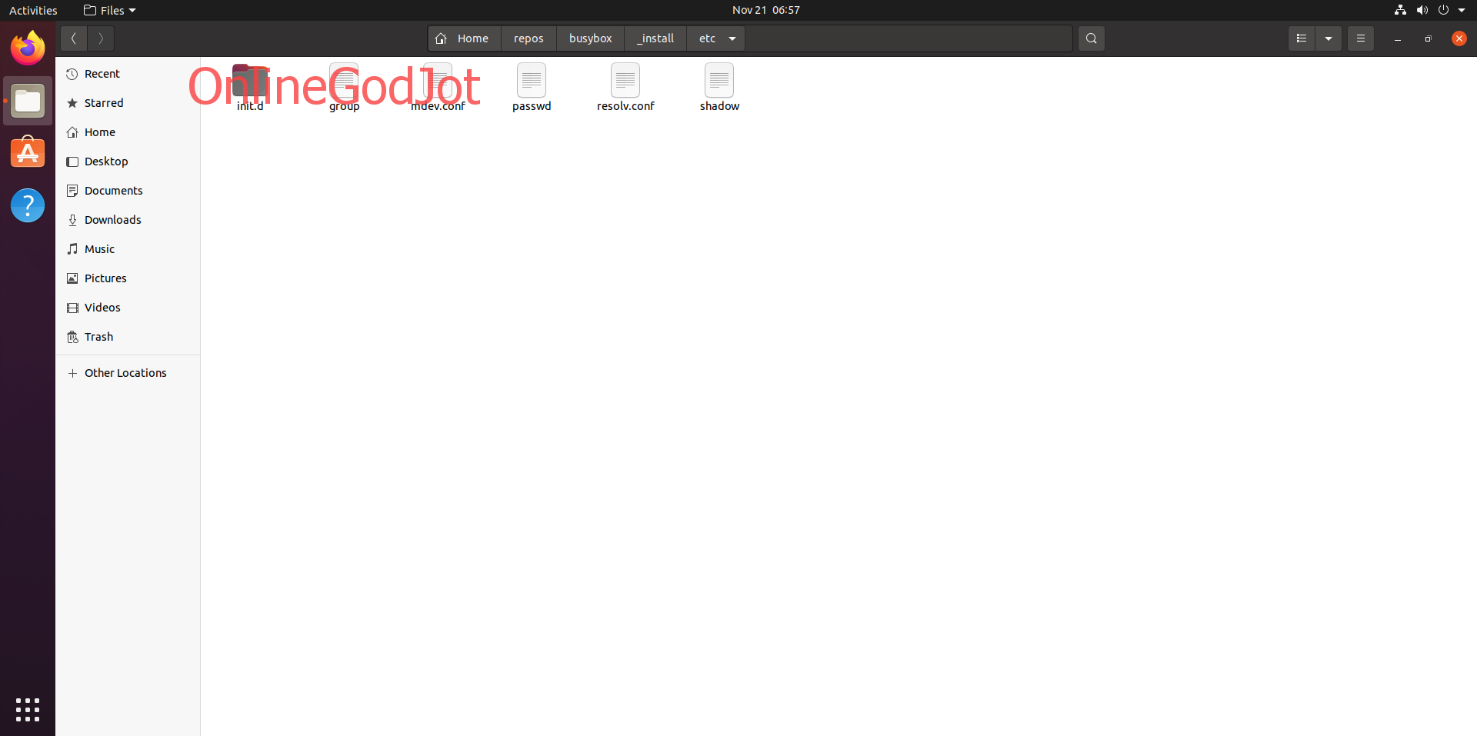
****

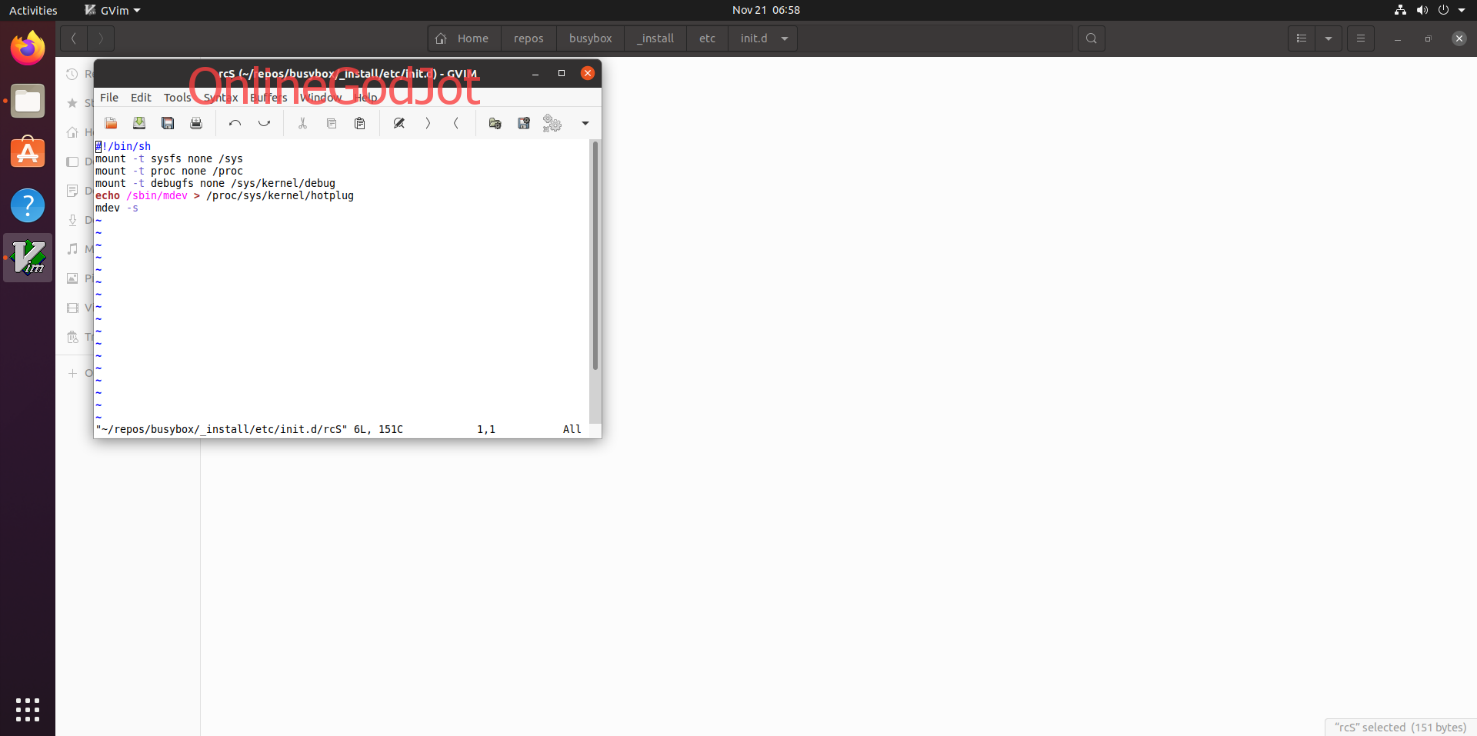
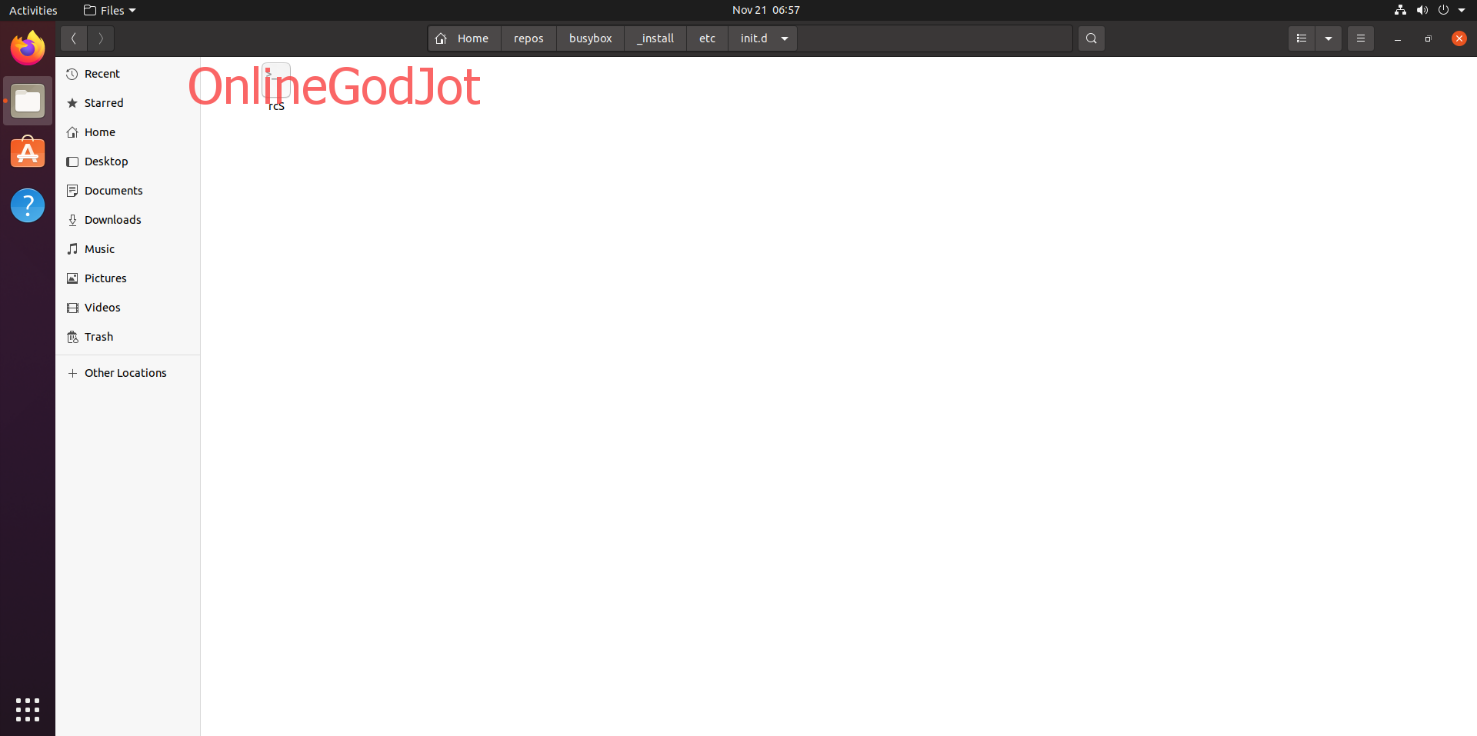
****

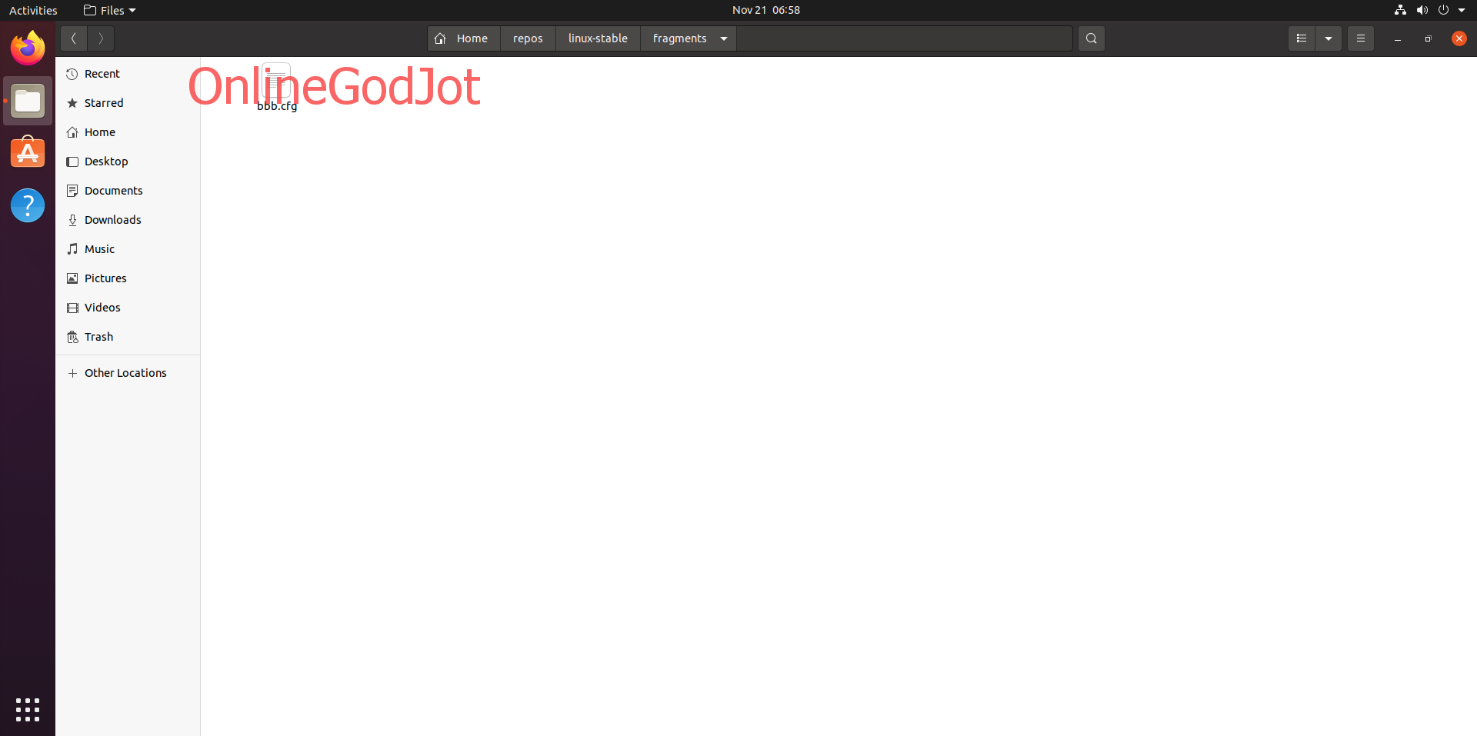
****

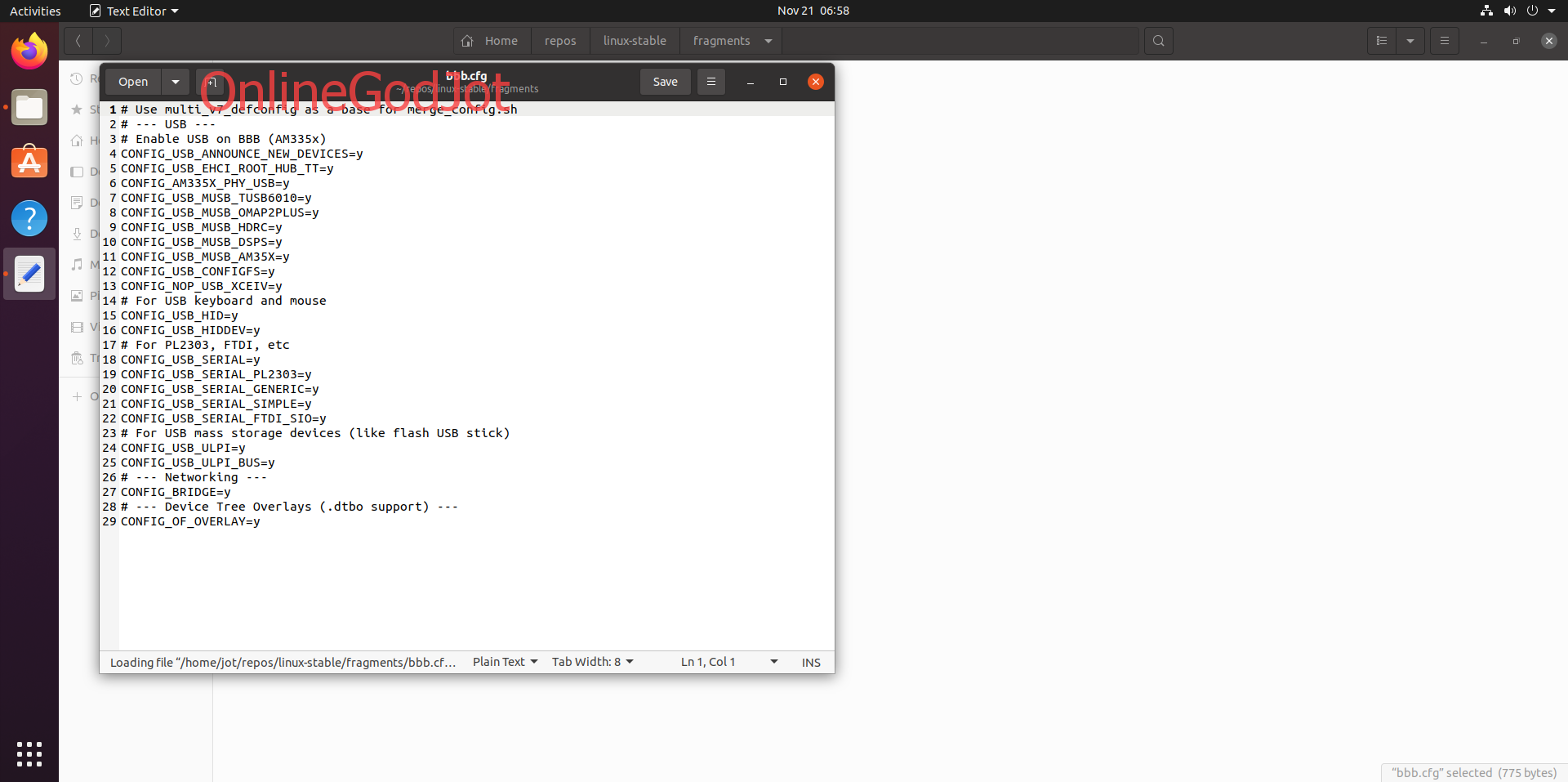
****

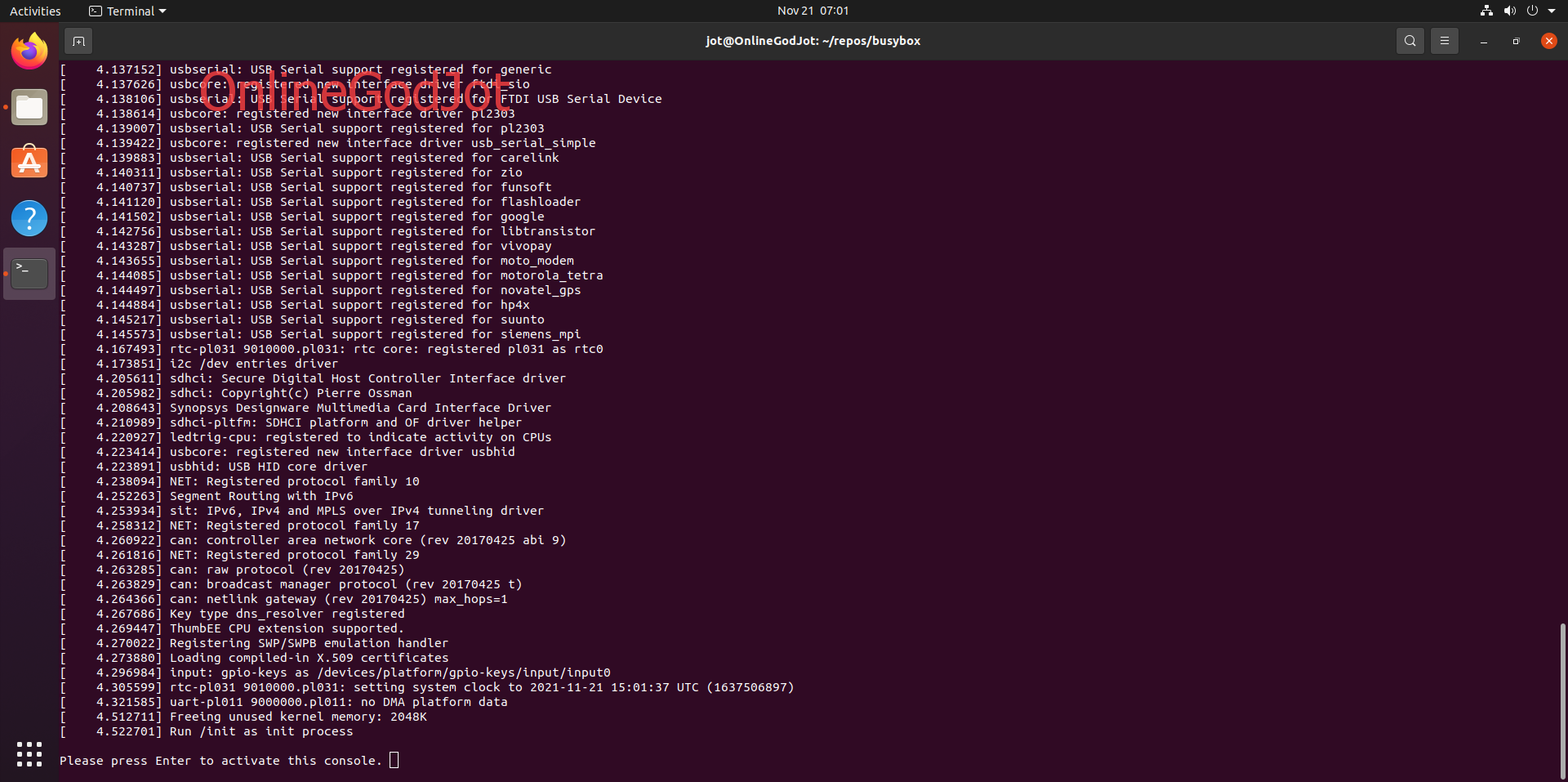
****

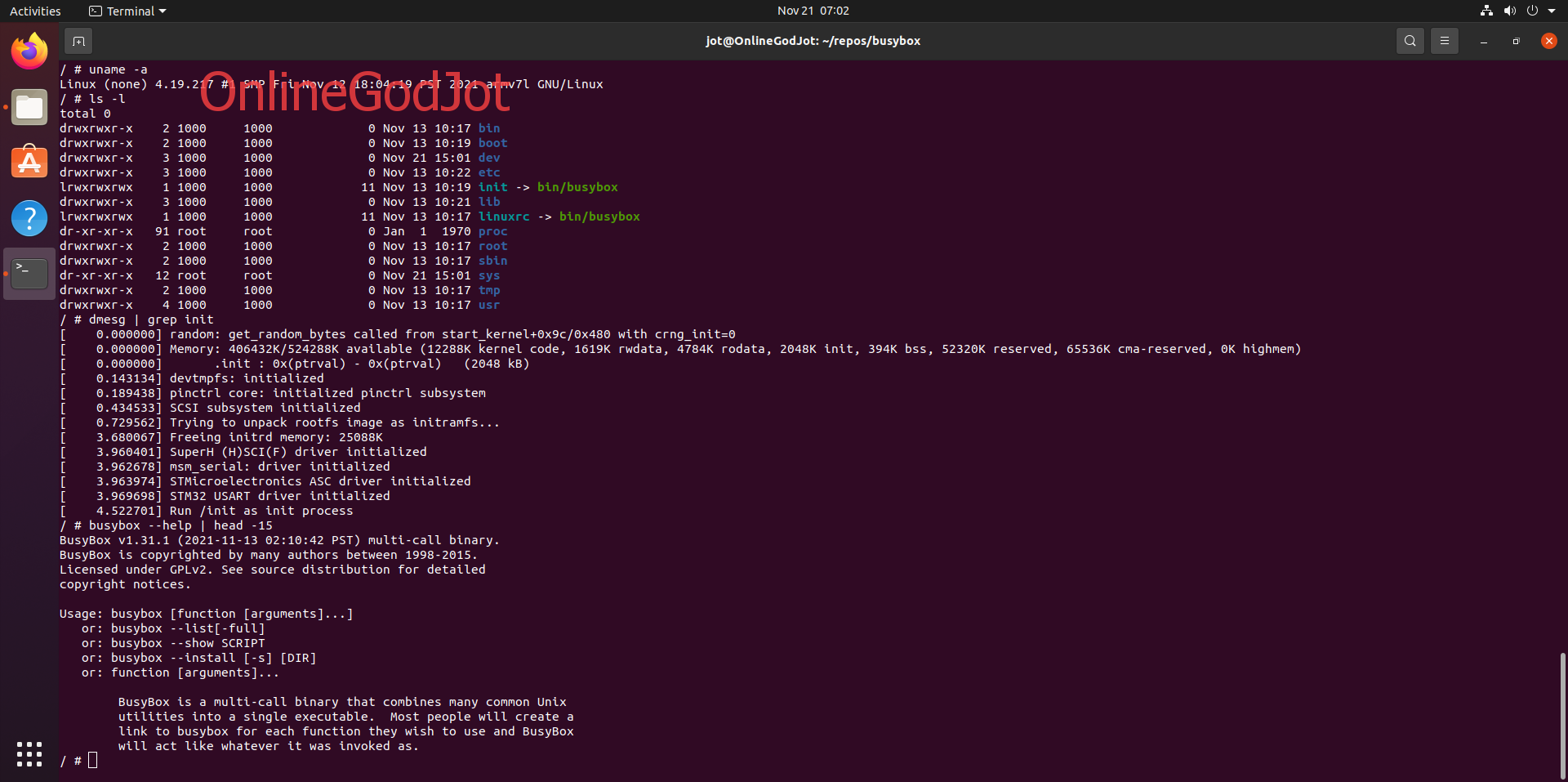
****

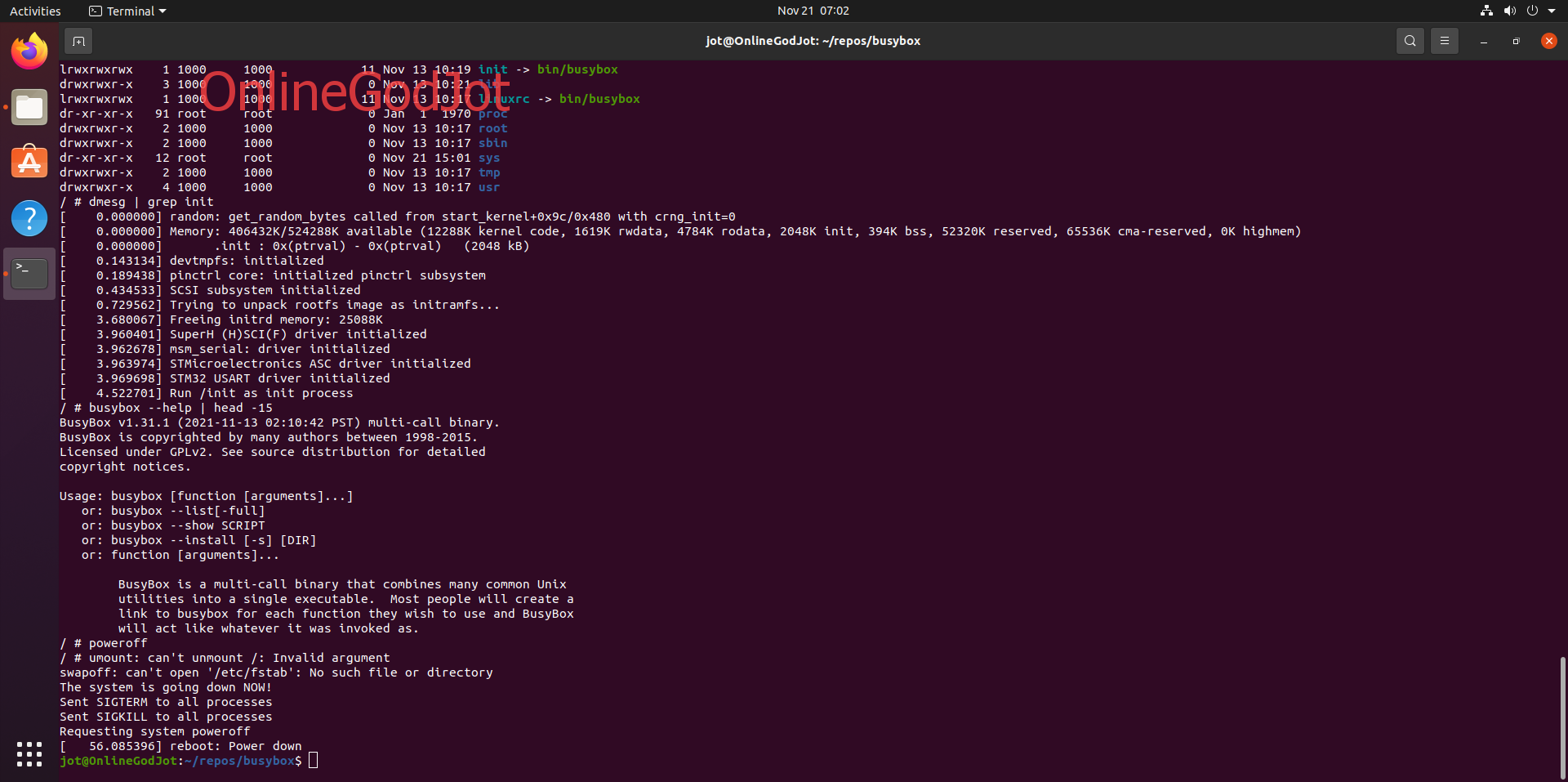
****

****

****

****

****

****