



# FACULTAD DE INGENIERIA

Universidad de Buenos Aires

Departamento de Electrónica

## 66.10 Circuitos Electrónicos II

Proyecto

<b>Chaure Fernando</b>	90389
<b>Combier Natasha</b>	Intercambio
<b>Marchi Pablo</b>	90603
<b>Müller Miguel</b>	86130
<b>Zurita Francisco</b>	89722

20 de junio de 2012

Cuatrimestre / Año	1.º cuatrimestre 2012
Profesores:	Ing. Alberto Bertuccio

Fecha de entrega	Firma

Nota	Fecha de aprobación			Firma

Obsevaciones: \_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

# Índice

<b>1. Introducción</b>	<b>1</b>
<b>2. Objetivos</b>	<b>1</b>
<b>3. Desarrollo</b>	<b>1</b>
3.1. Cálculos del Amplificador de Audio . . . . .	1
3.2. Cálculos de las Fuentes de Alimentación . . . . .	1
3.3. Simulaciones . . . . .	1
3.4. Realización del Circuito Impreso . . . . .	1
3.4.1. Criterios de Diseño . . . . .	1
3.5. Mediciones . . . . .	1
3.6. Comparativa Mediciones-Simulaciones . . . . .	1
<b>4. Conclusiones</b>	<b>1</b>
<b>5. Anexos</b>	<b>1</b>

## **1. Introducción**

## **2. Objetivos**

## **3. Desarrollo**

### **3.1. Cálculos del Amplificador de Audio**

### **3.2. Cálculos de las Fuentes de Alimentación**

### **3.3. Simulaciones**

### **3.4. Realización del Circuito Impreso**

#### **3.4.1. Criterios de Diseño**

- Caminos de los conductores de alimentación suficientemente anchos y dispuestos uno próximo al otro, con el objetivo de disminuir el área efectiva y por lo tanto la impedancia.
- Capacitores de desacople del valor adecuado, de modo que funcionen a la frecuencia correspondiente.
- Líneas de señal generando la menor área compatible con la distribución de los elementos con su camino de retorno. Especialmente los caminos de alta corriente y/o velocidad como para líneas de gran sensibilidad.
- Área efectiva del circuito lo más pequeña posible.
- Bucles de masa o alimentación.

### **3.5. Mediciones**

### **3.6. Comparativa Mediciones-Simulaciones**

## **4. Conclusiones**

## **5. Anexos**