



UNIVERSIDAD DE BUENOS AIRES

FACULTAD DE INGENIERÍA

Circuitos Electronicos II (66.10)

## TRABAJO

---

# Informe de Laboratorio

---

FECHA: 8 de mayo de 2015

INTEGRANTES:

Gomez, Cristian	- #89968
<crisgvenezia@gmail.com>	
Pollitzer, Ivan Gustavo	- #22922
<igpollitzer@gmail.com>	
Carballeda, Ignacio	- #91646
<carballeda.ignacio@gmail.com>	

*Docentes:*

Alberto Bertuccio  
Federico D'Angiolo

# Índice

## 1. Desarrollo

La arquitectura de los amplificadores esta compuesta generalmente de tres etapas principales, una primer etapa donde entra la señal, se realimenta negativamente la señal de salida y ademas cuenta con un factor de ganancia pequeño; la segunda etapa es de amplificación de tensión y por último la etapa de salida que corresponde a un buffer de corriente.

A partir de la lectura del libro de Douglas-Self sobre el diseño del amplificador clase G pudimos identificar las partes principales que componen el circuito. Como se observa en el siguiente diagrama en bloques.

Proponemos diseñar un circuito que cumpla con las partes principales que se pudieron identificar como así también las especificaciones que decidimos y esperamos llegar a un circuito semejante al que sepuede ver a continuación aunque desde un desarrollo propio.