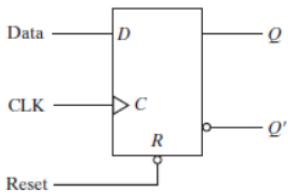


Flip flop D con reset Asíncrono:

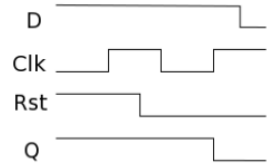


Símbolo gráfico

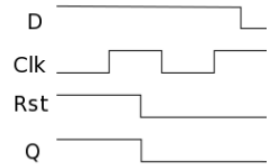
R	C	D	Q	Q'
0	X	X	0	1
1	↑	0	0	1
1	↑	1	1	0

Tabla de función

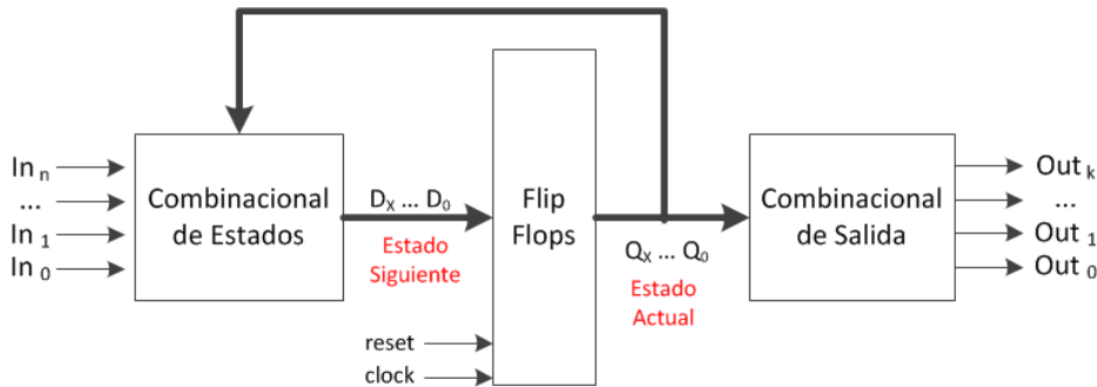
Flip flop D con reset Síncrono



Flip flop D con reset Asíncrono

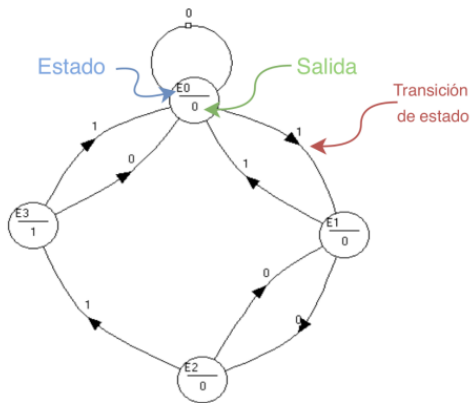


Implementación de circuitos secuenciales:



Formato de tablas para la resolución de ejercicios de circuitos secuenciales:

Entradas del combinacional de estados				Salidas del combinacional de estados	
Estado Actual		Entradas		Estado siguiente	
Q _x	Q ₀	In _n	In ₀	D _x	D ₀
...
...
...



Estado Actual			Salidas del circuito	
Codificació n	Q _x	Q ₀	Out _k	Out ₀
E0
E1
...