

Ejercicio 9:

- a. Diseñar un circuito SUMADOR COMPLETO (3 entradas:  $X, Y, C_{IN}$ ; 2 salidas:  $S, C_{OUT}$ ) mediante el uso de un Decodificador de salida activa por alto y compuertas OR. Tip: La salida que vale 1 representa el minitérmino equivalente al número binario que está a la entrada.
- b. Diseñar un sumador completo usando dos semisumadores y una compuerta.

