

## Ejercicio 6:

Dadas las siguientes sentencias en assembler LEGv8:

```
ADDI X9, X6, #8
ADD  X10, X6, XZR
STUR X10, [X9, #0]
LDUR X9, [X9, #0]
ADD  X0, X9, X10
```

**6.1)** Asumiendo que los registros X0, X6 contienen las variables f y A (dirección base del arreglo), escribir la secuencia mínima de código "C" que representa.

**6.2)** Asumiendo que los registros X0, X6 contienen los valores 0xA, 0x100, y que la memoria contiene los valores de la tabla, encuentre el valor del registro X0 al finalizar el código assembler.

Dirección	Valor
0x100	0x64
0x108	0xC8
0x110	0x12C

a)  $X9 = \&A + 8 = \&A[1]$   
 $X10 = \&A + 0 = \&A[0]$   
 $A[1] = \&A[0]$   
 $X9 = A[1] = \&A[0]$   
 $f = \&A[0] + \&A[0]$

*@ vale por el peso anterior ( $A[1] = \&A[0]$ )*

Entonces, la secuencia mínima en C es lo último  
( $f = A[0] + A[0]$ )

b)  $f = \&A[0] + \&A[0]$   
 $= 0x100 + 0x100$   
 $= 0x200$