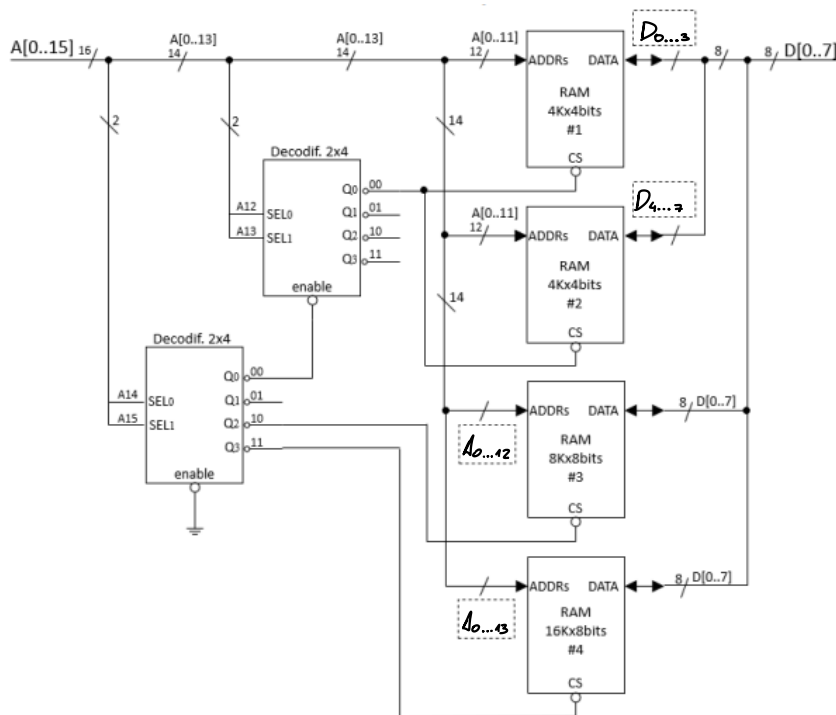


Ejercicio 7

Basados en el sistema de memoria mostrado en la figura:



Mapa de memoria:

| | | |
|---|-------------|----|
| 0000 0000 0000 0000 0000 1111 1111 1111 0001 0000 0000 0000 | #1 | #2 |
| 0111 1111 1111 1111 1000 0000 0000 0000 | X | |
| 1001 1111 1111 1111 1010 0000 0000 0000 | | |
| 1011 1111 1111 1111 1100 0000 0000 0000 | #3 (Imagen) | |
| 1111 1111 1111 1111 | #4 | |

Se pide:

- Completar los cuadros en línea de puntos con los faltantes de cantidad de señales y su denominación (A[..] o D[..]) para los bloques #1, #2, #3 y #4.
- Desarrollar el mapa de memoria implementado, indicando la dirección de inicio y final de cada bloque. Especificar si se trata de un rango real o de posiciones imagen.
- Responder con **V** (Verdadero) o **F** (Falso) las siguientes afirmaciones:
 - El sistema de memoria implementado NO contiene posiciones imagen. **F (#3)**
 - El sistema de memoria contiene segmentos de memoria no implementados. **V (0x1000 a 0x7FFF)**
 - El procesador puede direccionar un total de 64K palabras de 16 bits. **F (64Kx8bits)**
 - Todos los bloques están implementados en posiciones de memoria consecutivas. **F**