Ejercicio 4:

Dadas las siguientes sentencias en "C":

- a) f = -g A[4];
 b) B[8] = A[i j];
 - **4.1)** Escribir la secuencia **mínima** de código assembler LEGv8 asumiendo que f, g, i y j se asignan en los registros X0, X1, X2 y X3 respectivamente, y que la dirección base de los arreglos A y B se almacenan en los registros X6 y X7 respectivamente.
 - 4.2) ¿Cuántos registros se utilizan para llevar a cabo las operaciones anteriores?

```
a) f = -g - A[4]

LDUR X3, [X6, #32]  // j = A[4]

SUB X0, XZR, X1  // f = -g

SUB X0, X0, X3  // f = -g - A[4]
```

*se utilizan 5 registros para ambos casos