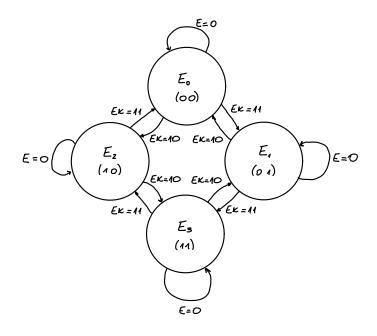
Ejercicio 7:

Diseñar un circuito secuencial de 4 estados "00", "01", "10" y "11", con 2 entradas **E** y **X**. Los valores de salida en cada estado son iguales a la codificación de dicho estado. Funcionamiento: si **E**= '0' el circuito permanece en el mismo estado sin importar el valor de **X**. Cuando **E**= '1' y **X**= '1' el circuito pasa al siguiente estado (de "00" a "01" a "10" a "11" y

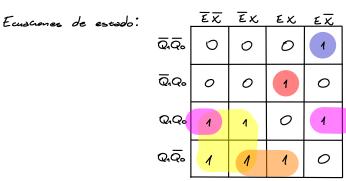
de vuelta al "00"). Cuando **E**= '1' y **X**= '0', el circuito vuelve al estado anterior (de "00" a "11" a "10" a "01" y de vuelta al "00").

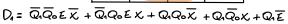
Minimizar las ecuaciones en caso de ser posible.

Implementar el circuito utilizando Flip-flops tipo D y las compuertas lógicas necesarias.



E	Escado				Estado		
actual					Siguente		
	Q_{1}	Q.	E	K	D_{4}	D _o	
	0	0	0	ĸ	0	0	
	0	0	1	0	1	1	
	0	0	1	1	0	1	
	0	1	0	ĸ	0	1	
	0	1	1	0	0	0	
	0	1	1	1	1	0	
	1	0	0	ĸ	1	0	
	1	0	1	0	0	1	
	1	0	1	1	1	1	
	1	1	0	K.	1	1	
	1	1	1	0	1	0	
	1	1	1	1	0	0	



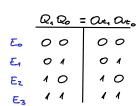


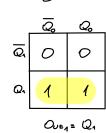
	ΈX	Ēχ	EX	£χ			
ଭ ୃତ୍ତ୍ର	0	0	1	1			
୕ୣ୷୵。	1	1	0	0			
Q,Q。	1	1	0	0			
ଊ ୕୕	0	O	1	1			

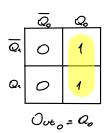
Do = QOE+QOE

Ecuciones de solida:

los valores de salida de cada estado son isuales a la codificación de cada estado, entonces:







Luego, la implementación es la siguiente:

