

Ejercicio 4:

Cuando se fabrican los chips de silicio, defectos en los materiales y errores en la fabricación pueden generar circuitos defectuosos. Un defecto común es que un cable de señal se rompa y siempre registre un '0' lógico. Esto se conoce comúnmente como "[*stuck-at-0 fault*](#)".

4.1) ¿Qué instrucciones operarían de forma incorrecta si el cable MemToReg está atascado en '0'?

4.2) ¿Qué instrucciones operarían de forma incorrecta si el cable ALUSrc está atascado en '0'?

4.3) ¿Qué instrucciones operarían de forma incorrecta si el cable Reg2Loc está atascado en '0'?

Instr.	Reg2Loc	ALUSrc	MemtoReg	RegWrite	MemRead	MemWrite	Branch	ALUOp
Tipo R	0	0	0	1	0	0	0	10
LDUR	X	1	1	1	1	0	0	00
STUR	1	1	X	0	0	1	0	00
CBZ	1	0	X	0	0	0	1	01
	4.3	4.2	4.1					