

Ejercicio 4:

Implementar un registro **paralelo** de 4 bits que permita el intercambio (**swapping**) entre el par de bits más significativo y el par menos significativo de salida, utilizando Flip Flops tipo D y multiplexores de 2 entradas. Funcionamiento: Cuando la señal **swap** está activa ('1'), se intercambian los dos bits más significativos con los dos bits menos significativos. Es decir, si la salida actual del registro es "1110" y **swap** = '1', en el próximo flanco ascendente del **clk** la salida del registro cambiará a "1011".

