

### Ejercicio 3:

Implementar un Shift Register bidireccional de 4 bits mediante el uso de Flip-flops tipo D y multiplexores de 2 entradas. El comportamiento es el siguiente: cuando en la entrada DIR hay un cero los datos se desplazan hacia la derecha, ingresan por IN\_0 y salen por OUT\_0; en el caso en que DIR vale 1 los datos se desplazan hacia la izquierda, ingresan por IN\_1 y salen por OUT\_1.

