

**INFERENCIA Y VERIFICACIÓN DE PROPIEDADES EN  
SISTEMAS CIBER-FÍSICOS ESTOCÁSTICOS**  
**TÍTULO EN INGLÉS: INFERENCE AND VERIFICATION  
OF PROPERTIES IN STOCHASTIC CYBER-PHYSICAL  
SYSTEMS**

**DIRECTOR: JOSÉ IGNACIO REQUENO**

**AUTORES: JAVIER ROMERO FLORES (GIC) & DMYTRO VERNYUK (GII)**



TRABAJO DE FIN DE GRADO DEL GRADO EN INGENIERÍA DE COMPUTADORES E  
INGENIERÍA INFORMÁTICA

FACULTAD DE INFORMÁTICA

**UNIVERSIDAD COMPLUTENSE DE MADRID**

Curso 2021-2022



*I ain't no physicist but I know what matters.*

– Popeye el Marino



## Resumen (español)

Blablabla

**Palabras Clave:** Blablabla

IV

## Abstract (English)

Blablabla

**keywords:** Blablabla

# Prefacio

Prefacio.





# Índice general

<b>1. Introducción</b>	<b>1</b>
1.1. Sistemas ciberfísicos . . . . .	1
1.2. Objetivos . . . . .	2
1.3. Organización del documento . . . . .	2
<b>2. Nuevos operadores para STL</b>	<b>3</b>
2.1. Signal Temporal Logic . . . . .	3
2.2. STLEval . . . . .	4
2.2.1. Operador integral . . . . .	4
2.2.2. Operador derivada . . . . .	5
2.2.3. Integración con ParetoLib . . . . .	5
<b>3. Interfaz gráfica</b>	<b>7</b>
3.1. Librerías utilizadas . . . . .	7
3.2. Estructura . . . . .	8
3.3. Configuración Técnica . . . . .	8
3.4. Otros . . . . .	8
<b>4. Conclusiones</b>	<b>9</b>
4.1. Conclusiones (español) . . . . .	9
4.2. Conclusions (English) . . . . .	9



# Capítulo 1

## Introducción

### 1.1. Sistemas ciberfísicos

Los sistemas ciberfísicos son un tipo especial de sistemas en tiempo real que combinan un micro controlador o programa software, representado mediante una máquina de estados discretos, con uno o varios sensores que interactúan sobre una variable física. Ejemplos de este tipo de entornos son los ordenadores de a bordo que regulan la velocidad de crucero de un vehículo, o el piloto automático que controla la altitud y trayectoria de un avión.

Garantizar el correcto funcionamiento de estas plataformas es crucial, ya que un mal funcionamiento conlleva una reducción del confort por parte de los usuarios o, incluso, la pérdida de vidas humanas. Una manera de asegurarlo es mediante el uso de técnicas de verificación formal. Las técnicas de verificación en tiempo de ejecución **STTT\_RV\_21** (*runtime verification* en inglés) implementan un monitor que supervisa que la ejecución actual cumple con los requisitos especificados. Los monitores actúan como guardianes, alertando al usuario cuando la ejecución se desvía del comportamiento deseado e, incluso, implementando contramedidas para revertir ese hecho y redirigir el sistema hacia un estado saludable.

Existen diversos formalismos para definir los comportamientos deseados y no deseados. Los requisitos funcionales se pueden expresar operacionalmente, mediante algún tipo de autómata de estados finito, o declarativamente, mediante una descripción lógico-matemática. Dentro de esta segunda categoría, la lógica temporal es un tipo de lógica modal que expresa propiedades sobre un *estado* en particular del sistema, o sobre los *caminos* (es decir, secuencia de estados) que atraviesa. En este trabajo utilizaremos Signal Temporal Logic **STL**, un tipo de lógica temporal enfocada al análisis de señales analógicas.

## 1.2. Objetivos

Los objetivos de este proyecto son:

- Extender las capacidades de la lógica temporal para expresar propiedades que involucren *tendencias* (derivadas), o *acumulaciones* (integrales),
- Implementar esos nuevos operadores lógicos en las herramientas software actuales, y
- Proporcionar una interfaz de usuario amigable que facilite la interacción con dichas herramientas.

## 1.3. Organización del documento

El documento está dividido en X capítulos. En el capítulo 2 detallaremos la semántica e implementación de los nuevos operadores lógicos. El capítulo 3 está dedicado a la nueva interfaz gráfica de usuario. Continuamos con las conclusiones más relevantes del proyecto en el capítulo 4. Finalmente ....

## Capítulo 2

# Nuevos operadores para STL

### 2.1. Signal Temporal Logic

*Signal Temporal Logic* (STL) **STL** es un tipo de lógica temporal especializada en el análisis de señales reales analógicas. STL permite expresar características sobre la evolución de algún atributo físico, como la velocidad o temperatura. Por tanto, como punto de partida, STL requiere una muestra o traza de ejecución sobre la que comprobar las hipótesis.

La lógica distingue dos tipos de situaciones: propiedades que se satisfacen en un *estado* o momento puntual de la traza de ejecución, o propiedades de *camino* que se evalúan a lo largo de una secuencia de eventos. STL proporciona operadores para recorrer los diferentes estados del sistema y comprobar en qué momentos se cumplen las propiedades.

Por ejemplo, la proposición atómica  $v > 120$  mostraría los instantes en los que la velocidad supera los 120. Los operadores de camino enriquecerían esa expresión para analizar si la velocidad se sobrepasa puntualmente en algún momento (**F**)uturo del viaje, (**G**)eneralmente a lo largo de todo el recorrido, o permanece constante hasta (**U**ntil) que se incrementa a un nuevo valor.

Formalmente, la gramática básica de STL comprende los siguientes operadores:

$$\varphi := \mu \mid \neg\varphi \mid \varphi_1 \vee \varphi_2 \mid \varphi_1 U_{[a,b]} \varphi_2$$

Donde  $\mu$  representa las proposiciones atómicas, en forma de desigualdades sobre la señal muestreada; y  $\varphi$  las especificaciones sobre los caminos. El resto de los operadores se componen a partir de los operadores precedentes, donde  $a, b \in \mathbb{R}$  son marcas temporales que definen el intervalo de monitorización respecto al instante inicial (0).

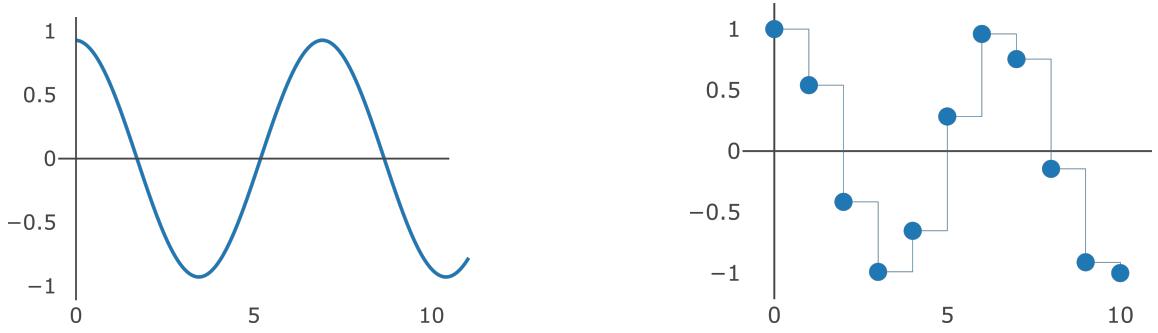


Figura 2.1: Señal original y su reconstrucción.

$$F_{[a,b]}\varphi \equiv \top U_{[a,b]}\varphi$$

$$G_{[a,b]}\varphi \equiv \neg F_{[a,b]}\neg\varphi$$

Existen versiones extendidas que permiten analizar aspectos cuantitativos con STL, por ejemplo, los valores máximos/mínimos **TACAS\_19** o integrales en un intervalo, o calcular la derivada en un punto **Stl\_Der\_Int**.

Las especificaciones en STL se *compilan* en un monitor que supervisa la ejecución del sistema (p. ej., el sensor de velocidad de un vehículo). Algunos intérpretes de STL son **AMT** **AMT2** (sintaxis básica) y **STLEval** **StlEval** (sintaxis básica + operadores de min/max). En este proyecto, implementaremos en **STLEval** los operadores cuantitativos de STL que permiten calcular integrales y derivadas sobre una señal, según la definición propuesta en **Stl\_Der\_Int**.

## 2.2. STLEval

La imagen 2.1 ilustra la señal original y su representación interna en **STLEval**.

### 2.2.1. Operador integral

El cálculo de la derivada e integral se aproximan mediante las siguientes expresiones matemáticas:

Gráficamente, la derivada se interpreta como la pendiente entre dos puntos de la señal; y la integral como el sumatorio de los rectángulos contenidos (Figura 2.2).

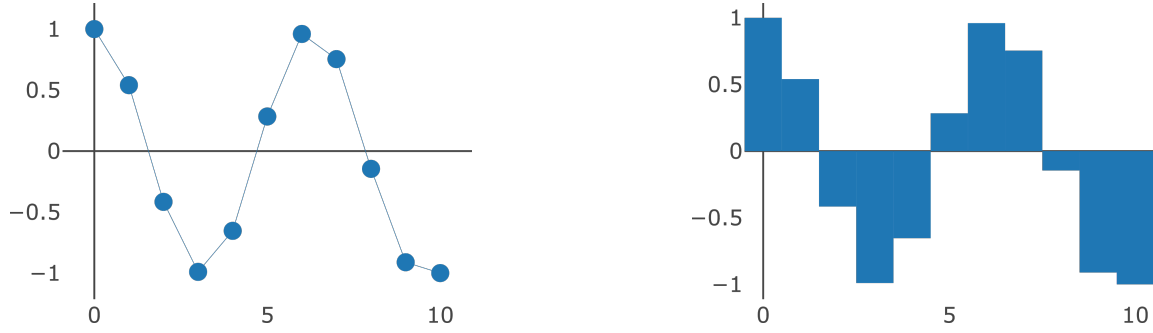


Figura 2.2: Interpretación de la derivada e integral.

### 2.2.2. Operador derivada

### 2.2.3. Integración con ParetoLib

ParetoLib **FORMATS\_19**; **ParetoLib** es una librería de minería que recibe una especificación paramétrica o plantilla en STL y devuelve el rango de valores de las variables para las que la propiedad se satisface o invalida.

Internamente, ParetoLib implementa un algoritmo de búsqueda que guía el aprendizaje y evalúa instancias concretas de la fórmula temporal a través de la herramienta STLEval.

En este proyecto, hemos actualizado los binarios y librerías dinámicas de STLEval que incorpora ParetoLib para dar soporte a las nuevas operaciones de derivación e integración.





## Capítulo 3

# Interfaz gráfica

### 3.1. Librerías utilizadas

Primera sección. Para el desarrollo de la parte gráfica de este proyecto hemos hecho uso de las librerías: - PyQt <https://www.qt.io/qt-for-python> - Matplotlib - Pandas - Seaborn

PyQt Esta librería está basada en la biblioteca gráfica QT y nos servirá para realizar el diseño de la aplicación . En nuestro caso optamos por un diseño simple de 2 columnas: En la parte izquierda tendremos los botones y opciones para importar los ficheros de señales y la especificación de la operación, además de un espacio adicional para otras operaciones nuevas a implementar en un futuro. Al lado derecho tendremos la visualización de las señales tratadas y la especificación stl importada.

Instalación: El desarrollo de la aplicación se hizo en un entorno linux haciendo uso del gestor de paquetes “pip”.

1 - Antes de todo, tenemos que confirmar la versión de Python que tenemos instalada con ‘python3 --version’.

2 - En el caso de que no lo tuviésemos, instalamos el gestor de paquetes “pip” con sudo ‘apt-get install python3-pip’ y actualizamos el mismo ‘pip install -U pip’

3 - Instalamos la librería PyQT con ‘pip install pyqt5’.

\*\*\*\*\*IMAGEN VENTANA \*\*\*\*\*

MatplotLib Biblioteca usada para generar gráficos a partir de datos almacenados en un array. Hacemos uso de esta librería con el fin de mostrar las señales resultantes, aplicando las operaciones indicadas, en la sección de la aplicación propuesta para ello.

Instalación:

1 - En este caso es sumamente simple realizando: 'sudo apt-get install python3-matplotlib'.

\*\*\*\*\* IMAGEN EJEMPLO \*\*\*\*\*

## **3.2. Estructura**

## **3.3. Configuración Técnica**

El tratamiento de las señales se realiza mediante el consumo de la librería ParetoLib y el oráculo de STLe 'ParetoLib.Oracle.OracleSTLe', las funciones más importantes son:

## **3.4. Otros**

## Capítulo 4

# Conclusiones

Para acabar este trabajo presentamos algunas conclusiones sobre los temas tratados, tanto teóricos como prácticos, y discutimos algunas ideas propicias para la mejora y continuidad del proyecto.

### 4.1. Conclusiones (español)

En vista a los resultados del capítulo anterior ...

### 4.2. Conclusions (English)

In view of the results of the previous chapter, ...