Εθνικό Μετσόβιο Πολυτεχνείο

Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών

Εργαστήριο Μικροϋπολογιστών

70 Εξάμηνο - Ροή Υ

Πρώτο Εργαστήριο RISC-V

Αμπατζή Ναυσικά - 031 17 198

 Δ ήμος Δ ημήτρης - $031\ 17\ 165$



Αθήνα Ιανουάριος, 2021

1 Ερώτημα 1

Το πρώτο ζητούμενο της εργαστηριαχής άσχησης αφορούσε τον σχεδιασμό προγράμματος σε γλώσσα C, το οποίο εμφανίζει στα 4 λιγότερο σημαντικά LEDs το άθροισμα των 4 πιο και των 4 λιγότερο σημαντικών bits των διαχοπτών. Εάν προχύψει υπερχείλιση, τότε ανάβει το πέμπτο bit των LEDs. Ζητείται να θεωρηθούν μόνο θετικοί αχέραιοι και συμβολισμοί χωρίς πρόσημο.

Παραθέτουμε τον κώδικα C, ο οποίος εξηγείται μέσα από σύντομα σχόλια.

```
1 #define GPIO_SWs 0x80001400
2 #define GPIO_LEDs 0x80001404
3 #define GPIO_INOUT 0x80001408
5 #define READ_GPIO(dir) (*(volatile unsigned *)dir)
6 #define WRITE_GPIO(dir, value) { (*(volatile unsigned *)dir) = (value); }
8 int main (void) {
   int En_Value=0xFFFF, switches_value;
    unsigned int four_MSB, four_LSB, result, overflow = 0;
11
    WRITE_GPIO(GPIO_INOUT, En_Value);
12
13
    while(1) {
14
     switches_value = READ_GPIO(GPIO_SWs); // read switches
15
16
     four_MSB = (switches_value & 0xF0000000) >> 28; // isolate 4 MSBs
17
     four_LSB = (switches_value & 0x000F0000) >> 16; // isolate 4 LSBs
18
19
     result = four_MSB + four_LSB;
20
                                                 // calculate result
     overflow = (result & 0x00000010) >> 4; // check overflow
21
     if(overflow) {    // if we got an overflow: LED4 = ON (and only)
23
        WRITE_GPIO(GPIO_LEDs, 0x10);
25
     else
                       // else show result
26
        WRITE_GPIO(GPIO_LEDs, result);
27
28
    return(0);
30
```

Στη συνέχεια, παρατίθεται η disassembled εκδοχή του κώδικα όπως την παρήγαγε ο debugger. Σε αυτή έχουν προστεθεί επεξηγηματικά σχόλια αναφορικά με τη χρησιμότητα της κάθε εντολής.

```
1 0x00000090: 37 17 00 80 lui a4,0x80001 # 0x80001000 is assigned to a4
                               lui a5,0x10
                                                   # (0x10 << 12 =) 0x00010000 is assigned to a5
3.0 \times 0.00000094: c1.67
5 0x00000096: fd 17
                                                   # a5 value changes to 0x00010000 - 0x00000001 =
                                addi a5,a5,-1
                         # 0x0000FFFF
  0x00000098: 23 24 f7 40
                              sw a5,1032(a4)
                                                # a5 register content (0x0000FFFF) is stored in
                         # memory cell: base + offset = a4 + 1032 =
                         \# 0x80001000 + 0x00000408 = 0x80001408
10
                         # This is to implement "WRITE_GPIO(GPIO_INOUT, En_Value)",
11
                         # which sets switches to inputs
12
                         # (zeros to 16 MSB of memory cell: 0x80001408)
13
                         # and LEDs to outputs (ones to 16 LSB of memory cell 0x80001408)
14
15
16 0x0000009c: 29 a0
                                j = 0xa6 < main + 22 > # Jump to 0xa6 = 0x000000a6,
                         # <main+22>: 22 lines "after" main = start
17
                         # Practically, PC gets 0x000000a6
18
19
                         \# === This part is executed if NO overflow occurs ===
20
                              lui a4,0x80001 # 0x80001000 is assigned to a4
21 0x0000009e: 37 17 00 80
0 \times 00000000 a2: 23 22 f7 40
                               sw a5,1028(a4)
                                                  # Store a5 (result) to: 0x80001000 + 1028 =
                         # 0x80001000 + 0x0404 = 0x80001404
                         \# Output result on corresponding LEDs
25
26
27
0x000000a6: b7 17 00 80
                              lui a5,0x80001
                                                   # 0x80001000 is assigned to a5
                                                  \# a5 = 0x80001000 + 1024 =
lw a5,1024(a5)
                         \# 0x80001000 + 0x00000400 = 0x80001400  (switch value),
31
                         # ("switches_value = READ_GPIO(GPIO_SWs);")
32
33
34 0x000000ae: 13 d7 c7 01
                               srli a4, a5, 0x1c
                                                  # a4 gets switches value
                         # (logical) right shift by Ox1c = 28 positions (isolate 4 MSB switch)
35
37 0x000000b2: c1 87
                                srai a5, a5, 0x10 # a5 qets switches value
                         # (arithmetic) right shift by 0x10 = 16 positions (isolate 4 LSB switch)
38
39
40 0x000000b4: bd 8b
                                andi a5, a5, 15
                                                   # Keep only the 4 hex LSBs
41
42 0x000000b6: ba 97
                               add a5, a5, a4
                                                   # a5 gets the result of a5 + a4
43
44 0x000000b8: 13 d7 47 00
                               srli a4,a5,0x4
                                                   # Overflow check: right logical shift
                         # of the result (a5) by 4 positions
45
46
                         # and store in a4
                         # (if overflow, bit0 = 1)
47
49 0x000000bc: 05 8b
                                                   # isolate overflow bit
                                andi a4,a4,1
50
                               beqz a4,0x9e <main+14> # if a4 = 0 (no overflow)
51 0x000000be: 65 d3
                         # jump to address 0x9e
52
54 0x000000c0: b7 17 00 80
                              lui a5,0x80001 # otherwise, a5 <- 0x80001000
56 0x000000c4: 41 47
                               li a4,16 # a4 = 0x10
58 0x000000c6: 23 a2 e7 40
                               sw a4,1028(a5)
                                                  # store a4 (=0x10) to: 0x80001000 + 1028 =
                         \# 0x80001000 + 0x0404 = 0x80001404
59
                         \# LED5 = ON
60
61
62 0x000000ca: f1 bf j 0xa6 <main+22> # return to main loop
```

2 Ερώτημα 2

Το δεύτερο ζητούμενο της εργαστηριαχής άσχησης αφορούσε τον σχεδιασμό προγράμματος σε γλώσσα C, το οποίο απεικονίζει επανειλημμένα στα LEDs (παρεμβάλλοντας αυθαίρετη καθυστέρηση) την άρνηση της τιμής των 16 διακοπτών, τόσες φορές όσοι άσσοι περιέχονται στην εν λόγω άρνηση. Κατά την επανειλημμένη απεικόνιση της άρνησης, οποιαδήποτε νέα είσοδος στους διακόπτες αγνοείται. Μετά και την τελευταία απεικόνιση, τα LEDs παραμένουν σβηστά μέχρι να αλλάξει τιμή ο πιο σημαντικός διακόπτης. Μέχρι τότε, ο χρήστης μπορεί να μεταβάλλει τους υπόλοιπους διακόπτες ως επιθυμεί.

Παραθέτουμε τον κώδικα C, ο οποίος εξηγείται μέσα από σύντομα σχόλια.

```
#define GPIO_SWs 0x80001400
2 #define GPIO_LEDs 0x80001404
3 #define GPIO_INOUT 0x80001408
5 #define READ_GPIO(dir) (*(volatile unsigned *)dir)
6 #define WRITE_GPIO(dir, value) { (*(volatile unsigned *)dir) = (value); }
8 int main (void) {
     int En_Value = 0xFFFF;
      unsigned int switches_value, negate, temp, count, MSB;
10
11
     WRITE_GPIO(GPIO_INOUT, En_Value);
                                            // IO Set
12
     switches_value = READ_GPIO(GPIO_SWs); // Read switches value
13
14
      while(1) {
15
16
         MSB = switches_value >> 31;
                                                         // keep the MSB switch value
17
         negate = (switches_value >> 16) ^ (0xFFFF);
                                                         // keep and negate the 16 MSB
                                                         // (y XOR 1 = -y)
19
                                                         // temporary variable
20
         temp = negate;
         count = 0;
                                                         // counts the 1s in the negation
21
         // counting 1s process
                         // process ends when there are no more 1s
// if LSB == 1 then count++
         while(temp) {
24
             if(temp & 1)
26
                count++;
             temp = temp >> 1;  // get rid of the LSB by shifting left
27
29
         WRITE_GPIO(GPIO_LEDs, negate); // show negation on LEDs
31
              // delay
32
             WRITE_GPIO(GPIO_LEDs, 0);
                                           // turn LEDs OFF
34
35
          do { // keep reading switches until MSB changes from the previous value
36
             switches_value = READ_GPIO(GPIO_SWs);
37
          } while(((switches_value & 0x80000000)>>31) == MSB); // checks if new MSB == previous MSB
38
39
40
      return(0);
41
```

Στη συνέχεια, παρατίθεται η disassembled εκδοχή του κώδικα όπως την παρήγαγε ο debugger. Σε αυτή έχουν προστεθεί επεξηγηματικά σχόλια αναφορικά με τη χρησιμότητα της κάθε εντολής.

```
lw a3,1024(a4) # a3 = mem[a4 + 1024]
9 0x0000009c: 83 26 07 40
                                                # = mem[0x80001000 + 0x400]
10
                                                # = mem[0x80001400]
11
12
                                                # = switches value ==>
                                                # a3 = switches value
13
14
                               j Oxd6 <main+70> # jump unconditionally to address
15 0x000000a0: 1d a8
                                                # 0xd6 (== 70 memory cells after beginning)
16
17
18
              # ==== THIS IS THE LOOPS SECTION: WHILES ARE IMPLEMENTED ====
19
                                srli a4,a4,0x1 # a4 = a4 >> 1 ("temp = temp >> 1;")
20 0x000000a2: 05 83
21
              # ===== "while(temp)" loop =====
22
                                begz a4,0xb0 < main+32 > # if a4 = 0 (temp = 0)
23 0x000000a4: 11 c7
                                               # then jump to OxbO (end loop)
25 0x000000a6: 13 76 17 00
                                andi a2,a4,1 # a2 = LSB(a4)
26 0x000000aa: 65 de
                                beqz a2,0xa2 <main+18> # if it's zero
                                               # then jump to Oxa2 (continue looping)
27
28 0x000000ac: 85 07
                                addi a5,a5,1
                                                   # otherwise, it's an 1, so count++
                                j Oxa2 <main+18> # jump to Oxa2, to continue looping
29 0x000000ae: d5 bf
30
              # ===== "while(count --)" loop =====
32
33 0x000000b0: 13 87 f7 ff
                           addi a4,a5,-1 # a4 = count - 1
34
35 0x000000b4: 89 cb
                               begz a5,0xc6 < main+54 > # if count (= a5) == 0, then end loop
37 0x000000b6: b7 17 00 80
                                lui a5.0x80001 # a5 = 0x80001000
38
39 0x000000ba: 23 a2 d7 40
                                sw a3,1028(a5) # a3 -> mem[a5 + 1028] = mem[0x80001404]: LEDs ON
40
                               sw zero,1028(a5) # 0 -> mem[a5 + 1028] = mem[0x80001404]: LEDs OFF
41 0x000000be: 23 a2 07 40
42
43 0x000000c2: ba 87
                                mv a5, a4 # a5 gets the reduced counter value from line 0x000000b0
44
45 0x000000c4: f5 b7
                                j 0xb0 <main+32> # continue looping from address 0xb0
46
47
              # ===== "do - while" loop =====
49 0x000000c6: b7 17 00 80
                              lui a5,0x80001 # a5 = 0x80001000
50
                                lw a3,1024(a5) # a3 = mem[0x80001400]
51 0x000000ca: 83 a6 07 40
                                                # reads switch value
52
53
                                srli a5,a3,0x1f # shifts right by 31 positions:
54 0x000000ce: 93 d7 f6 01
                                                # keep MSB switch value in a5
56
57 0x000000d2: e3 8a b7 fe
                                beq a5,a1,0xc6 <main+54> # if MSB(new) == MSB(prev), loop again
                                         # else, continue program with the new switches value in a3
58
59
              # this implements: "MSB = switches_value >> 31;"
61
62 \text{ 0x000000d6: } 93 \text{ d5 f6 01} srli a1,a3,0x1f # a1 = a3 >> 31
                                                # = MSB(a3)
63
                                                # = MSB(switches value)
64
65
              # this implements: "negate = (switches_value >> 16) ^ (OxFFFF);"
66
67 0x000000da: c1 82
                               srli a3,a3,0x10 # a3 = a3 >> 16
68
69 0x000000dc: c1 67
                               lui a5,0x10
                                                 \# a5 = (0x10 << 12) = 0x00010000
71 0x000000de: fd 17
                                addi a5,a5,-1
                                                  # a5 = 0x0000FFFF
73 0x000000e0: bd 8e
                                xor a3,a3,a5 # a3 = a3 \times XOR \times OxFFFF = -a3 \times (1s \times Complement)
74
75
              # this implement: "temp = negate;"
76
77 0x000000e2: 36 87
                               mv a4,a3 # (temp =) a4 <- switch value negation
```