Perancangan Komponen Terprogram Tugas Kuliah dan Praktikum PKT Project 2 Odemeter



Disusun oleh: Nurul Akbar Arlan (07111940000075)

Dosen:

Rudy Dikairono, ST., MT.

Bidang Studi Elektronika
Departemen Teknik Elektro
Institut Teknologi Sepuluh Nopember
Surabaya
2021

Tugas Kuliah dan Praktikum PKT Project 2 Odemeter

Rangkaian Digital VHDL

Pada bagian inisialisasi dari rangkaian digital VHDL port dan sinyal.

```
LIBRARY IEEE ;
USE IEEE.STD_LOGIC_1164.ALL;
 1
2
3
               IEEE.STD_LOGIC_UNSIGNED.ALL;
        use IEEE.NUMERIC_STD.ALL;
 5
6
7
8
9
      □ENTITY odometry IS
                            (rot_a, rot_b
lout2, lout1, lout0
                                                                  : in STD_LOGIC;
: out STD_LOGIC_VECTOR (6 downto 0));
      ᆸ
               PORT
10
11
       END odometry;
12
13
14
      □ARCHITECTURE logic OF odometry IS
15
              SIGNAL aprev
                                                    STD_LOGIC
                                                                                                     := rot a:
16
17
                                                                                                     := <u>0</u>;
                                                    INTEGER range -2191 to 2191
              SIGNAL counter
                                               INTEGER range -2191 to 2191 := 0;
INTEGER range 0 to 998640 := 0;
STD_LOGIC_VECTOR (9 DOWNTO 0) := "00000000000";
STD_LOGIC_VECTOR (3 DOWNTO 0) := "0000";
STD_LOGIC_VECTOR (3 DOWNTO 0) := "0000";
STD_LOGIC_VECTOR (3 DOWNTO 0) := "0000";
              SIGNAL distancetemp :
18
              SIGNAL distance
19
20
              SIGNAL bcd0
              SIGNAL bcd1
21
              SIGNAL bcd2
```

port input terdiri dari rot_a dan rot_b yang merepresentasikan sensor pada rotary encoder dan port output terdiri dari lout2, lout1, dan lout0 yang merepresentasikan ketiga seven segment. Pada rangkaian ini juga digunakan tujuh sinyal, aprev untuk menyimpan nilai rot_a pada iterasi sebelumnya, counter untuk menyimpan nilai counter, distancetemp untuk menyimpan nilai jarak dari hasil operasi dengan counter dalam bentuk integer, distance menyimpan nilai jarak dalam bentuk std_logic_vector, dan bcd0 sampai bcd2 berfungsi untuk menyimpan nilai jarak dalam bentuk binary coded decimal.

```
□BEGIN
□ PROCESS (rot_a, rot_b)
□ variable Z : STD_LOGIC_VECTOR (21 DOWNTO 0);
23
24
25
26
27
                   -memastikan nilai z kembali 0
28
29
30
                 FOR i in 0 to 21 LOOP
Z(i) := '0';
     END LOOP;
31
32
                   -rotary encoder
                 IF (rot_a /= aprev) THEN
    IF (rot_b /= rot_a) THEN
        IF (counter < 2191) THEN</pre>
     33
34
     35
     -
                              counter <= counter + 1;</pre>
36
37
                          END IF;
                     ELSIF (rot_b = rot_a) THEN
IF (counter > -2191) THEN
38
     39
                              counter <= counter - 1;
40
                         END IF;
                     END IF;
41
                 END IF;
42
                 aprev <= rot_a;
```

Selanjutnya adalah proses pertama dari rangkaian VHDL ini, sebelum ke proses pertama pada line 28 sampai 29 terdapat command untuk memastikan nilai Z, yang nantinya digunakan pada proses konversi biner ke bcd, kembali menjadi nol. Proses pertama dari rangkaian VHDL ini merupakan updown counter yang ditrigger oleh arah Gerakan counter tersebut, counter akan bekerja sebagai up counter ketika rotary encoder berputar searah jarum jam, sebaliknya ketika rotary encoder berputar berlawanan arah jarum jam maka counter akan bekerja sebagai down counter.

```
--hitung jarak
distancetemp <= abs(counter) * 456 / 1000;
distance <= std_logic_vector(to_unsigned(distancetemp, distance'length));</pre>
```

Lalu menghitung jarak yang ditempuh oleh omni-wheel, dimana jarak didapatkan dari rumus berikut.

```
jarak = jumlah counter * 0.456
```

Rumus ini didapatkan dari diameter omni-wheel sebesar 58mm, maka kelilng dari omni-wheel adalah 182.2mm. Karena rotary encoder yang digunakan 200 ppr (pulse per revolution), yang berarti 1 pulsa rotary encoder menempuh jarak 0.911mm. Pada rangkaian ini 1 pulsa menambah 2 nilai counter, berarti jarak yang ditempuh adalah besar nilai counter dikali dengan 0.456mm. Lalu pada line 46 nilai jarak dikonversi menjadi bentuk std logic vector.

```
--convert ke bcd
Z(12 DOWNTO 3) := distance;
FOR i IN 0 TO 6 LOOP
IF Z(13 DOWNTO 10) > "0100" THEN
48
49
        50
        Z(13 \text{ DOWNTO } 10) := Z(13 \text{ DOWNTO } 10) + "0011";
51
52
                            END IF;
IF Z(17 DOWNTO 14) > "0100" THEN
Z(17 DOWNTO 14) := Z(17 DOWNTO 14) + "0011";
53
54
        \dot{\Box}
55
56
                      END LOOP;
bcd0 <= Z(13 DOWNTO 10);
bcd1 <= Z(17 DOWNTO 14);
bcd1 <= Z(21 DOWNTO 18);
57
58
59
60
                      bcd2 \ll Z(21 DOWNTO 18);
61
62
                 END PROCESS;
```

Proses ketiga adalah pengonversian nilai biner dari counter menjadi bcd(binary coded decimal) karena dibutuhkan oleh seven segment. Proses ini bekerja dengan cara angka biner digeser(shift right) dan dicuplik empat angka-empat angka, bila nilai dari keempat angka biner itu lebih besar dari 4 maka ditambahkan dengan 3, dan seterusnya hingga semua angka biner tercuplik.

```
-seven segment
out0 <= "0000001"
64
          lout0 <=
                               when bcd0
                                             "0000"
                                                     else
                    "1001111"
                                             "0001"
                               when
                                     bcd0
                    "0010010"
                                              "0010"
66
                               when
                                     bcd0
                    "0000110"
                                             "0011"
67
                               when bcd0
                                                      else
68
                                             "0100"
                    "1001100"
                               when
                                     bcd0
                                           =
                                                      else
69
70
71
72
73
74
75
76
77
78
80
81
82
                                             "0101"
                    "0100100"
                               when
                                     bcd0 =
                                                     else
                                             "0110"
                    "0100000"
                               when
                                     bcd0
                                                     else
                                             "0111"
                    "0001111"
                               when
                                     bcd0
                                                      else
                                             "1000"
                    "0000000"
                               when bcd0
                    "0000100"
                                             "1001"
                               when
                                     bcd0
                    "0110000";
         lout1 <=
                   "0000001"
                               when bcd1 =
                                             "0000"
                                                     else
                    "1001111"
                               when
                                     bcd1 =
                                                     else
                                              "0010"
                    "0010010"
                               when
                                     bcd1
                                              "0011"
                    "0000110"
                               when
                                     bcd1
                                                     else
                                              "0100"
                    "1001100"
                               when
                                     bcd1
                                                     else
                                             "0101"
                    "0100100"
                               when
                                     bcd1
                                                     else
                    "0100000"
                                             "0110"
                               when
                                     bcd1
                                                     else
                                             "0111"
83
                    "0001111"
                               when
                                     bcd1 =
                                                      else
                    "0000000"
84
                               when bcd1
                    "0000100"
                                             "1001"
85
                               when bcd1 =
86
87
88
                    "0110000";
         lout2 <= "0000001"
                               when bcd2 =
                                             "0000"
                                                     else
                                             "0001"
                    "1001111"
89
                               when bcd2
                                                     else
                                             "0010"
"0011"
90
                    "0010010"
                                     bcd2
                               when
                                                     else
                    "0000110"
91
                                     bcd2
                               when
                    "1001100"
                                              "0100"
92
                               when
                                     bcd2
                    "0100100"
                                             "0101"
93
94
                               when bcd2
                                                     else
                                             "0110"
                    "0100000"
                                     hcd2
                               when
                                                     else
95
                    "0001111"
                                             "0111"
                               when bcd2
                                           =
                                                     else
                                             "1000"
                    "0000000"
96
                               when bcd2
                                                     else
                    "0000100"
                                             "1001"
97
                               when bcd2
                    "0110000":
98
      END logic;
```

Dan proses terakhir adalah mengubah nilai bcd kedalam seven segment.

VHDL Testbench

Pada testbench rangkaian ini terdapat dua testbench, ketika omni-wheel melaju kedepan dan ketika omni-wheel melaju kebelakang.

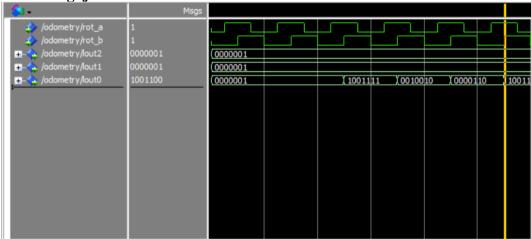
```
add wave rot_a rot_b lout2 lout1 lout0
force rot_a 0 0, 1 5ns, 0 15ns -repeat 20ns
force rot_b 0 0, 1 10ns -repeat 20ns
run 21940ns
```

Pada testbench pertama rot_a diberi sinyal 0-1-1-0 dengan periode 5ns setiap nilai dan rot_b diberi sinyal 0-0-1-1 dengan periode 5ns setiap nilai, diulang terus menerus hingga 21940ns, agar nilai count mencapai 2190 sehingga jarak yang ditempuh maksimum.

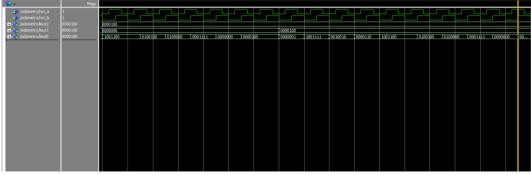
```
add wave rot_a rot_b lout2 lout1 lout0
force rot_a 1 1, 0 5ns, 1 15ns -repeat 20ns
force rot_b 0 0, 1 10ns -repeat 20ns
run 21940ns
```

Pada testbench kedua rot_a diberi sinyal 1-0-0-1 dengan periode 5ns setiap nilai dan rot_b diberi sinyal 0-0-1-1 dengan periode 5ns setiap nilai, diulang terus menerus hingga 21940ns, agar nilai count mencapai 2190 sehingga jarak yang ditempuh maksimum.

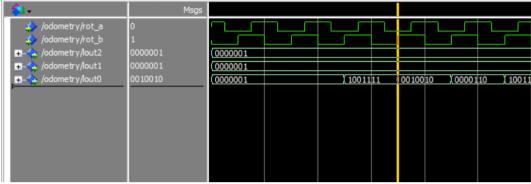
Hasil Pengujian



Untuk hasil pengujian testbench pertama, pada awal testbench dijalankan jarak 1mm ditempuh ketika count ke-3 atau pada pulsa ke-1,5 dengan perhitungan dimana pada count ke-3 jarak yang ditempuh adalah 1.368mm, mengingat rangkaian ini tidak dapat menampilkan angka desimal.



Pada akhir testbench detik ke-21930ns, hasil dari seven segment menunjukan 999mm sesuai dengan perhitungan pada ketika counter bernilai 2191 maka jarak yang ditempuh adalah 999.096mm.



Untuk hasil pengujian testbench kedua, sama seperti testbench pertama pada awal testbench dijalankan jarak 1mm ditempuh ketika count ke-3 atau pada pulsa ke-1,5 sesuai dengan perhitungan dimana pada count ke-3 jarak yang ditempuh adalah 1.368mm. dan pada akhir testbench detik ke-21930ns, hasil dari seven segment menunjukkan 999mm sesuai dengan perhitungan pada ketika counter bernilai 2191.

