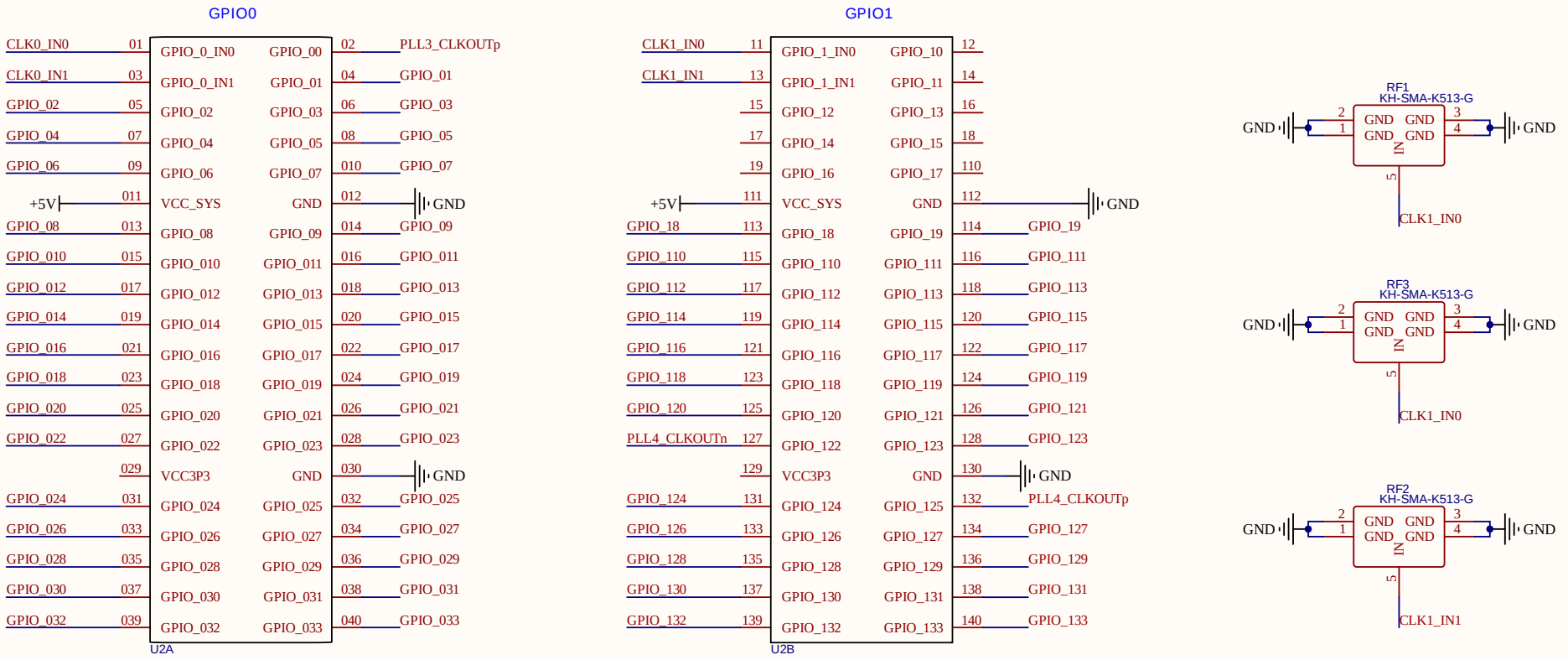
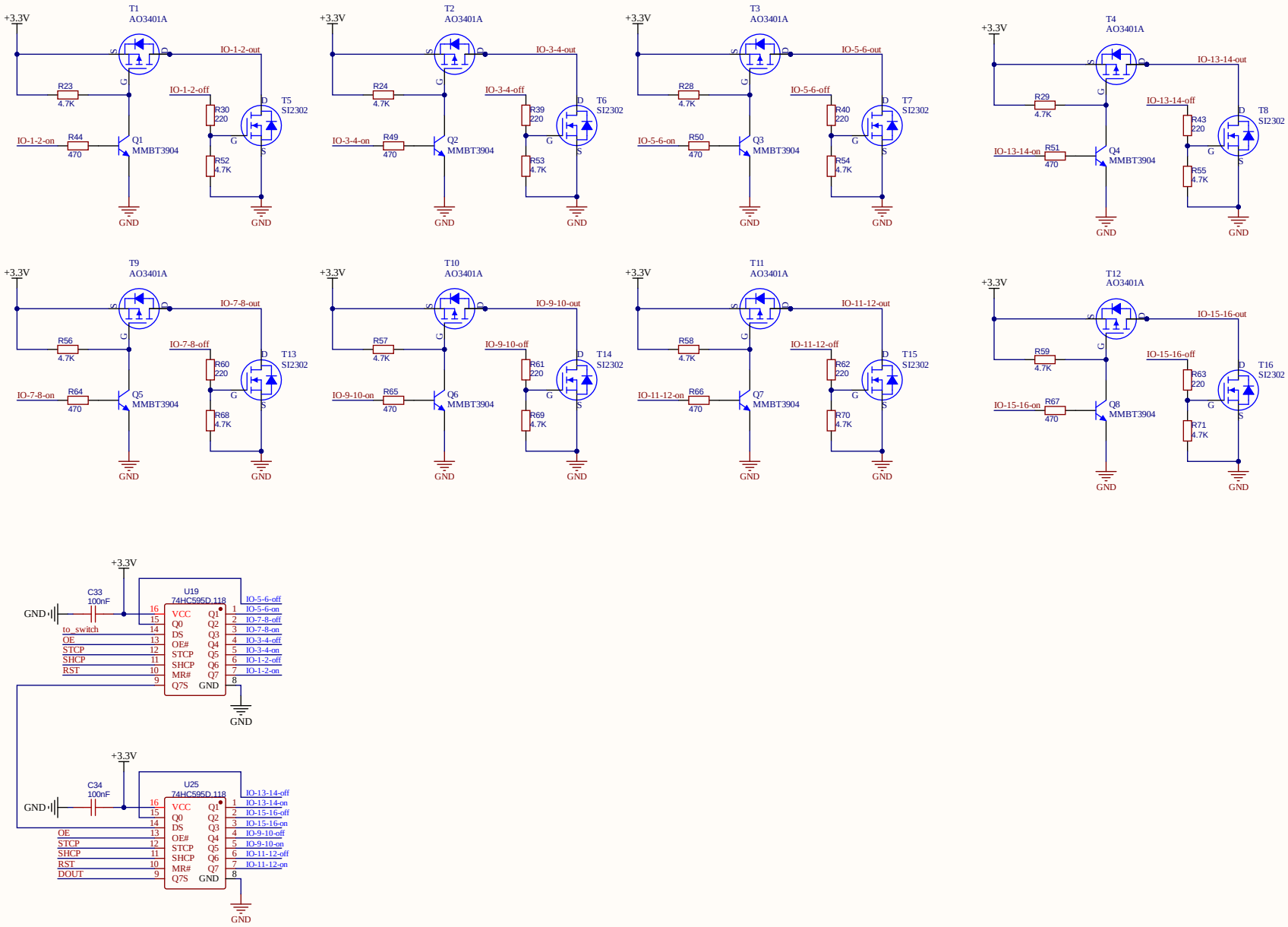
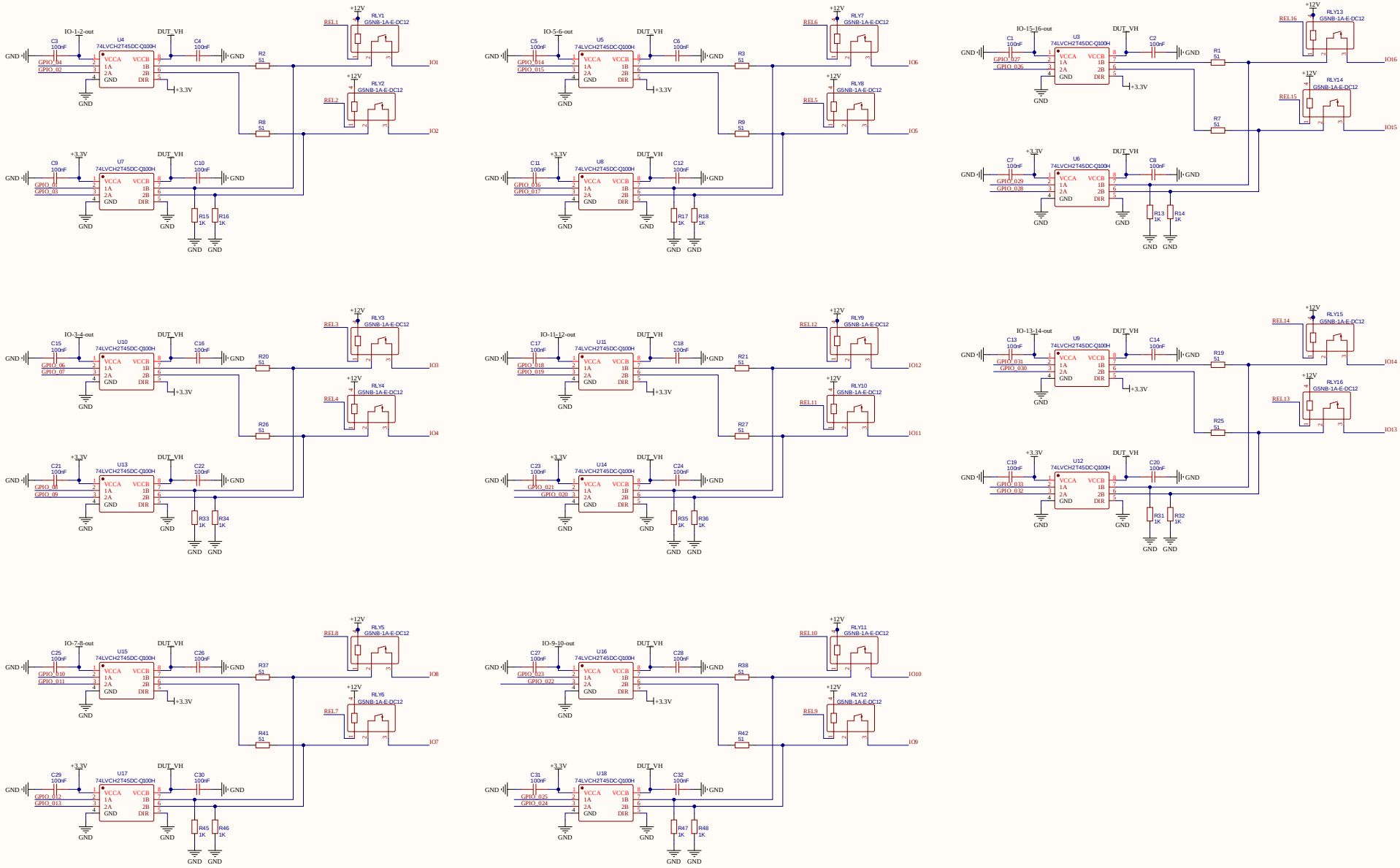
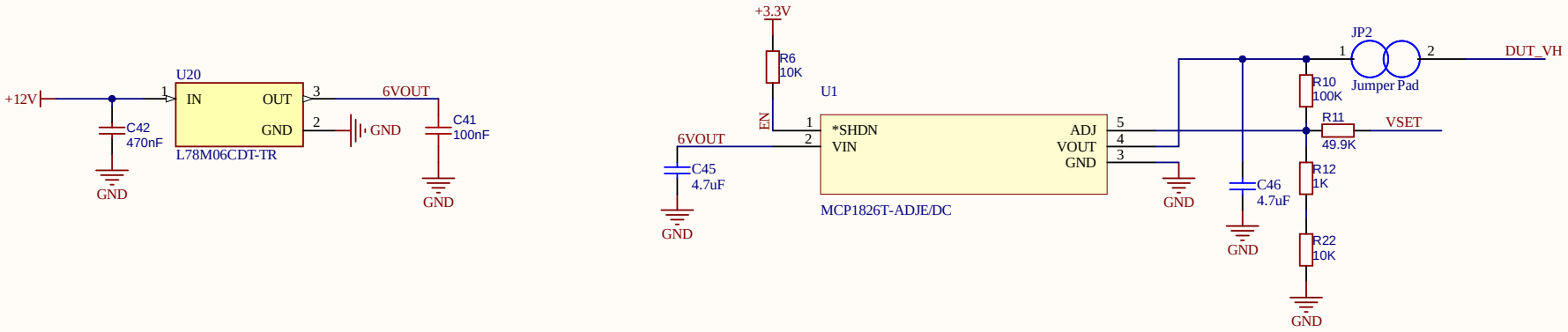

GPIO0
CLK0_IN0 01
CLK0_IN1 03
GPIO_02 05
GPIO_04 07
GPIO_06 09
+5V 011
GPIO_08 013
GPIO_010 015
GPIO_012 017
GPIO_014 019
GPIO_016 021
GPIO_018 023
GPIO_020 025
GPIO_022 027
029
GPIO_024 031
GPIO_026 033
GPIO_028 035
GPIO_030 037
GPIO_032 039
GPIO_0_IN0
GPIO_0_IN1
GPIO_02
GPIO_04
GPIO_06
VCC_SYS
GPIO_08
GPIO_010
GPIO_012
GPIO_014
GPIO_016
GPIO_018
GPIO_020
GPIO_022
VCC3P3
GPIO_024
GPIO_026
GPIO_028
GPIO_030
GPIO_032
GPIO_00 02
GPIO_01 04
GPIO_03 06
GPIO_05 08
GPIO_07 010
GND 012
GPIO_09 014
GPIO_011 016
GPIO_013 018
GPIO_015 020
GPIO_017 022
GPIO_019 024
GPIO_021 026
GPIO_023 028
GND 030
GPIO_025 032
GPIO_027 034
GPIO_029 036
GPIO_031 038
GPIO_033 040
PLL3_CLKOUTp
GPIO_01
GPIO_03
GPIO_05
GPIO_07
GND
GPIO_09
GPIO_011
GPIO_013
GPIO_015
GPIO_017
GPIO_019
GPIO_021
GPIO_023
GND
GPIO_025
GPIO_027
GPIO_029
GPIO_031
GPIO_033
U2A
GPIO1
CLK1_IN0 11
CLK1_IN1 13
15
17
19
+5V 111
GPIO_18 113
GPIO_110 115
GPIO_112 117
GPIO_114 119
GPIO_116 121
GPIO_118 123
GPIO_120 125
PLL4_CLKOUTn 127
129
GPIO_124 131
GPIO_126 133
GPIO_128 135
GPIO_130 137
GPIO_132 139
GPIO_1_IN0
GPIO_1_IN1
GPIO_12
GPIO_14
GPIO_16
VCC_SYS
GPIO_18
GPIO_110
GPIO_112
GPIO_114
GPIO_116
GPIO_118
GPIO_120
GPIO_122
VCC3P3
GPIO_124
GPIO_126
GPIO_128
GPIO_130
GPIO_132
GPIO_10 12
GPIO_11 14
GPIO_13 16
GPIO_15 18
GPIO_17 110
GND 112
GPIO_19 114
GPIO_111 116
GPIO_113 118
GPIO_115 120
GPIO_117 122
GPIO_119 124
GPIO_121 126
GPIO_123 128
GND 130
PLL4_CLKOUTp 132
GPIO_127 134
GPIO_129 136
GPIO_131 138
GPIO_133 140
GPIO_10
GPIO_11
GPIO_13
GPIO_15
GPIO_17
GND
GPIO_19
GPIO_111
GPIO_113
GPIO_115
GPIO_117
GPIO_119
GPIO_121
GPIO_123
GND
PLL4_CLKOUTp
GPIO_127
GPIO_129
GPIO_131
GPIO_133
U2B
RF1
KH-SMA-K513-G
GND
GND GND
GND GND
IN
CLK1_IN0
RF3
KH-SMA-K513-G
CLK1_IN0
RF2
KH-SMA-K513-G
CLK1_IN1
https://www.intel.com/content/dam/www/programmable/us/en/pdfs/literature/dp/cyclone-iv/pcg-01008.pdf
IO1
IO2
IO3
IO4
IO5
IO6
IO7
IO8
IO9
IO10
IO11
IO12
IO13
IO14
IO15
IO16
P1
CN1
GPIO_18
GPIO_19
GPIO_110
GPIO_111
GPIO_112
GPIO_113
GPIO_114
VSET
B8B-XH-A(LF)(SN)
CN2
GPIO_116
GPIO_117
GPIO_118
GPIO_119
GPIO_120
GPIO_121
GPIO_123
GPIO_124
B8B-XH-A(LF)(SN)
CN3
GPIO_126
GPIO_127
GPIO_128
GPIO_129
GPIO_130
GPIO_131
GPIO_132
GPIO_133
B8B-XH-A(LF)(SN)
+5V
GND
CN5
pitch4.2MMsocket2*2P
+3.3V
+12V
Title
Size
A4
Number
Revision
Date: 6/27/2021
Sheet of
File: C:\Users\..\FPGA.SchDoc
Drawn By:



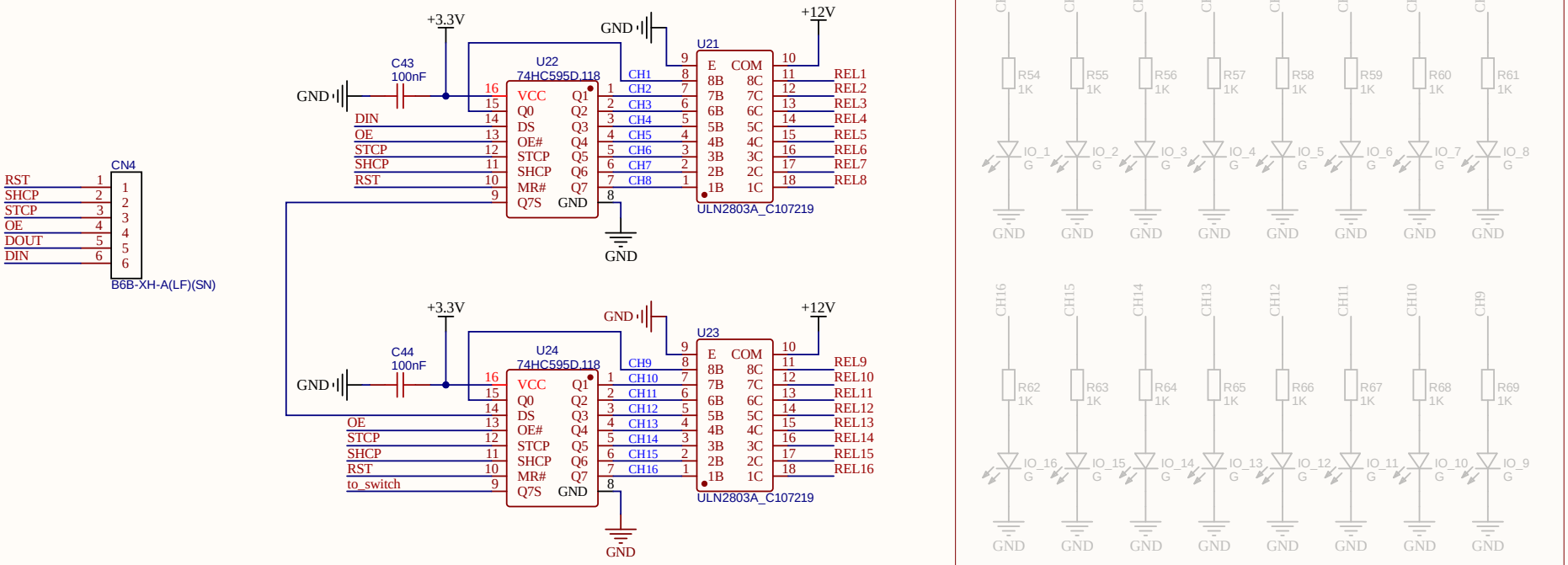
Title			
Size: A3	Number		Revision
Date: 6/27/2021		Sheet of	
File: C:\Users\..\Level Translateor switches.SchDoc		Drawn By:	



Title		
Size: A2	Number	Revision
Date: 6/27/2021		Sheet of
File: C:\Users\...\LevelTranslators.SchDoc		Drawn By:



Title			
Size A4	Number		Revision
Date: 6/27/2021		Sheet of	
File: C:\Users\..\Logic Voltage Source.SchDoc		Drawn By:	



Title		
Size A4	Number	Revision
Date: 6/27/2021		Sheet of
File: C:\Users\..\Shift Registers.SchDoc		Drawn By: