目录

实验四 布图规划 2	
实验目的	
实验内容	
宏单元基础知识2	
供电网络基础知识	
TapCell 基础知识4	
实验步骤	
宏单元摆放实验5	
TapCell 摆放实验8	
供电网络布置实验10	
实验练习	5

实验四 布图规划 2

实验目的

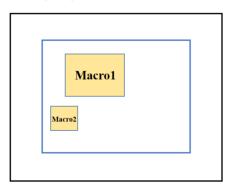
- 1) 理解宏单元基础知识,掌握宏单元摆放操作
- 2) 理解供电网络基础知识,掌握供电网络布置操作
- 3) 理解 TapCell 基础知识,掌握 TapCell 插入操作

实验内容

宏单元基础知识

宏单元在《实验三 布图规划 1》IP 核基础知识章节已经介绍过,在布图规划中平面展现的形式是"面积较大的单元"。

裸片(Die)



4

图 1 宏单元平面示意图

宏单元由于是拥有完整功能的模块,在空间中以立方体的形式存在,是个"有高度的单元"。后续空间走线需要绕开宏单元所占的空间区域。

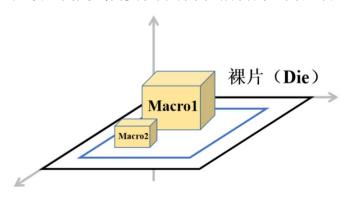
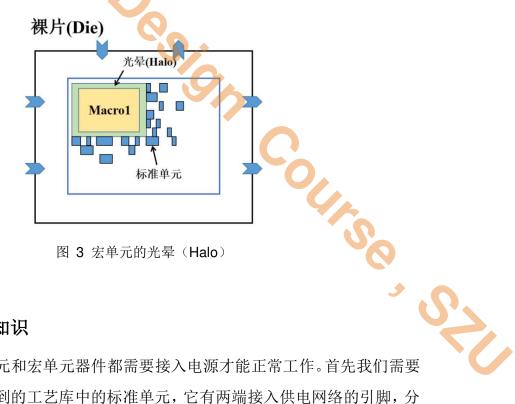


图 2 宏单元平面示意图

宏单元由于其空间特殊性,一般需要摆放在布局区域的边界附近。一方面能够不影响中心区域大范围的空间走线,另一方面宏单元靠近 IO 引脚能够减少功

耗和时序违例带来的影响。同时,为了可制造性和避免宏单元附近的标准单元过于密集,宏单元周围会设置光晕(Halo)。



供电网络基础知识

所有的标准单元和宏单元器件都需要接入电源才能正常工作。首先我们需要复习一下实验一提到的工艺库中的标准单元,它有两端接入供电网络的引脚,分别是接电源的 VDD 和接地的 VSS。

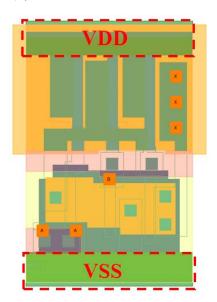


图 4 标准单元的 VDD 引脚与 VSS 引脚

在布局区域中,针对标准单元会设置专门供电的电源轨道,负责供应电源信号的 VDD 电源条线和负责供应接地信号的 VSS 电源条线交替摆放。

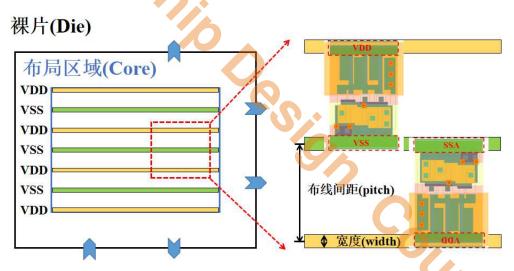


图 5 布局区域底层电源条线分布及单元摆放示意图

如图 5 所示,标准单元需要对齐供电的电源条线,电源条线中心之间的布线间距称为 pitch,布线的宽度以 width 表示。在电源条线布线间距的设置中,由于要对标准单元进行供电,所以间距的值一般取标准单元的整数倍,通常是 1 倍或者 2 倍。为了减小电源线的电阻以及避免电源损耗,电源线可以走若干层,同时绕线方向在相邻金属层是垂直相交的关系,因此构成了电源网络。

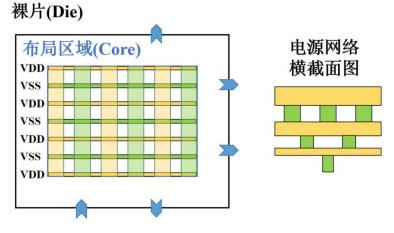


图 6 电源网络及其横截面图

宏单元是个有高度的单元,因此在宏单元占据的金属层中不能进行电源走线。

TapCell 基础知识

TapCell 是为了避免电流引起的物理效应(闩锁效应)导致单元器件被毁坏而设计的。早期并没有 TapCell 的概念,而是将避免闩锁效应的手段放置在单元器件中。后来为了减小单元的面积,增加布局区域的利用率,将原单元划分为 TapCell 和 Tapless Cell,后者成为了现代的标准单元。

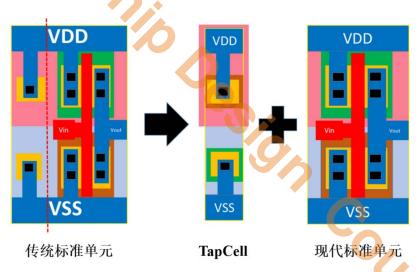


图 7 TapCell 的产生

TapCell 只有 VDD 和 VSS 的引脚,并无实际逻辑功能引脚,因此 TapCell 只是作为版图中的占位单元存在。TapCell 在版图中以规定的间距在布局区域内排列,其在版图中的排列形式如下图所示: 裸片(Die)

裸片(Die) 布局区域(Core) TapCell

图 8 TapCell 的位置分布

工艺厂商会规定 TapCell 的最大摆放间距,在给定的间距内进行 TapCell 的摆放。在后续的布局中,需要移动标准单元以避开与 TapCell 的重叠,在布线中不需考虑 TapCell 因为其并没有实际的逻辑连线。

TapCell 同样需要避开宏单元摆放。

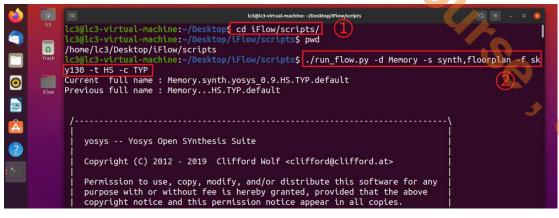
实验步骤

宏单元摆放实验

1) 虚拟机开机,并打开终端

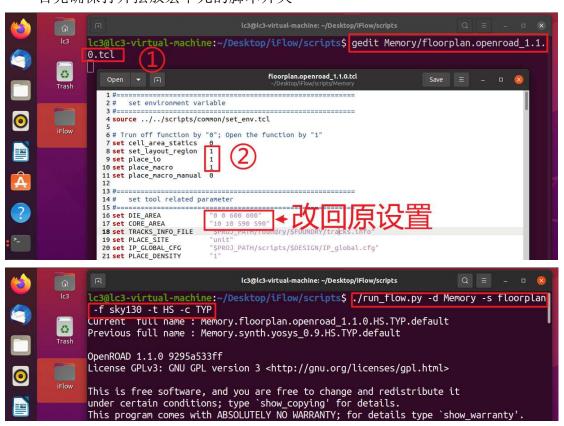


2) 执行前面实验的步骤



3) 执行摆放宏单元脚本

首先确保打开摆放宏单元的脚本开关



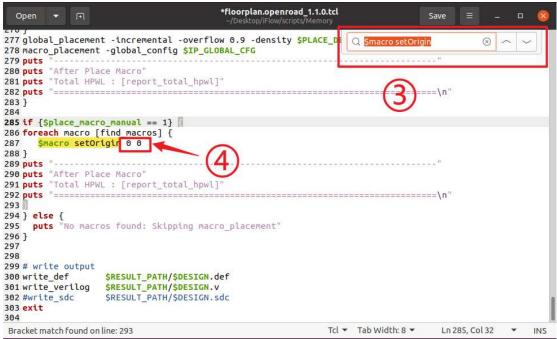
在输出终端界面观察摆放完 macro 后线长(HPWL)的变化

```
After Place Macro
Total HPWL : 2336950
```

该线长结果不要求与示例一致,原因可能是在上一节实验中自主设置时与示例实验参数不一致。

4) 改变 macro 的位置,观察线长指标的变化来评估 macro 当前摆放位置优劣

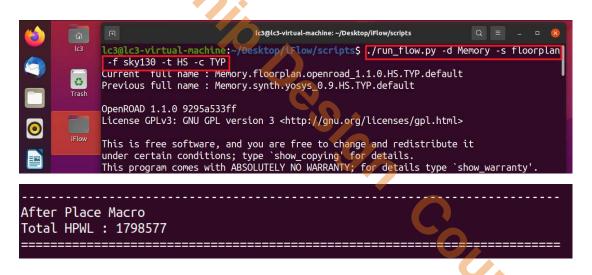




坐标改为 15 15

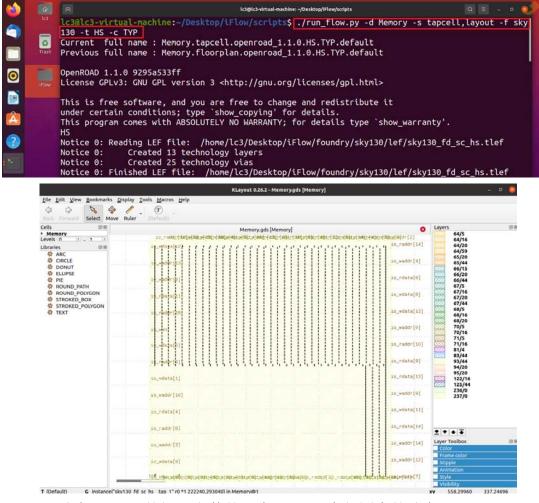
```
285 if {$place_macro_manual == 1} {
286 foreach macro [find_macros] {
287  $macro setOrigin 15 15|
288 }
```

对比宏单元当前位置摆放下线长的变化

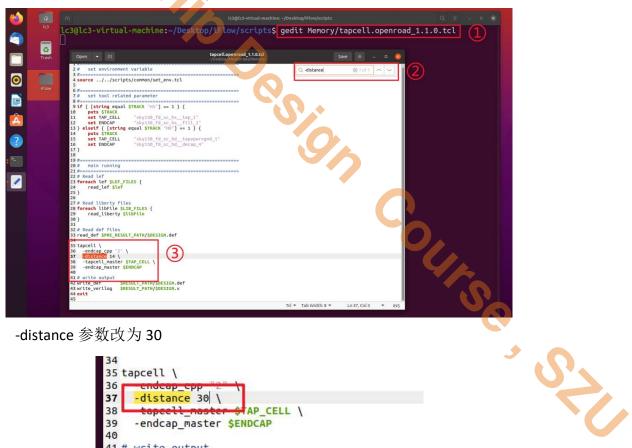


TapCell 摆放实验

1) 执行 TapCell 摆放脚本并观察版图中 TapCell 的分布情况



2) 改变 TapCell 的间隔参数并观察 TapCell 在版图中的改变



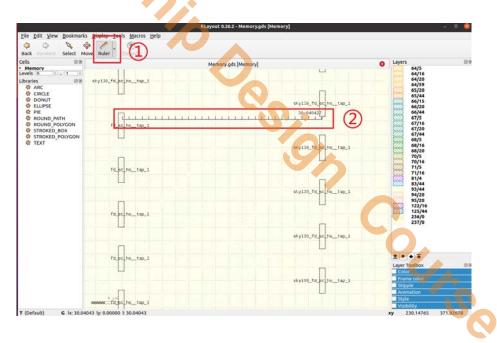
-distance 参数改为 30

```
35 tapcell \
      distance 30 \
                      AP CELL \
38
39
     -endcap_master $ENDCAP
40
41 # wei+a autaut
```

重新执行 TapCell 摆放脚本

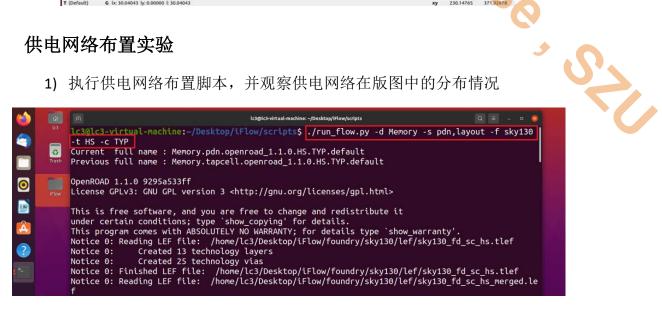


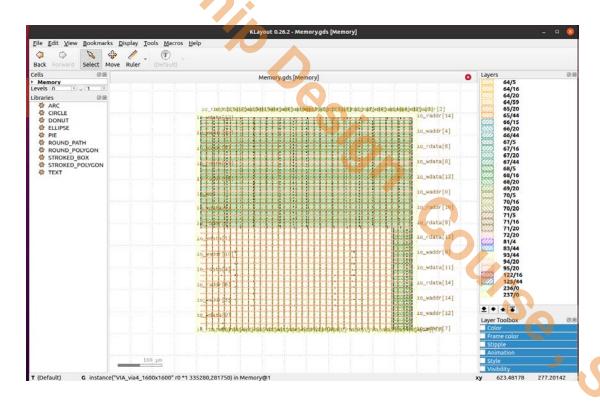
可使用滚轮对芯片版图进行放大,使用尺子测量 Tapcell 之间的间隔



供电网络布置实验

1) 执行供电网络布置脚本,并观察供电网络在版图中的分布情况





实验练习

- 1) 自主改变宏单元位置,观察线长 HPWL 评估当前位置摆放的优劣
- 2) 改变 TapCell 的间隔参数,并使用尺子进行测量