# 一． 处理器体系结构

## **CPU中的时序电路**

时序系统是控制器的心脏，其功能就是为指令的执行提供各种定时信号

1. 指令周期和机器周期

指令周期是指从取指令，分析指令到执行完该指令所需的全部时间

机器周期又称CPU周期。通常把一个指令周期划分为若干过机器周期。

指令周期 = I \* 机器周期

1. 节拍

把一个机器周期分为若干个相等的时间段，每一个时间段对应一个电位信号，称为节拍

1. 工作脉冲

在一个节拍内常常设置一个或几个工作脉冲，作为各种同步脉冲的来源。

每个指令周期中常采用机器周期，节拍和工作脉冲三级时序系统。

## **单周期处理器的设计**

单周期CPU指的是一条指令的执行在一个时钟周期内完成，然后开始下一条指令的执行，即一条指令用一个时钟周期完成。

CPU在处理指令时，一般需要经过以下几个步骤：

   (1) 取指令(IF)：根据程序计数器PC中的指令地址，从存储器中取出一条指令，同时，PC根据指令字长度自动递增产生下一条指令所需要的指令地址，但遇到“地址转移”指令时，则控制器把“转移地址”送入PC，当然得到的“地址”需要做些变换才送入PC。

   (2) 指令译码(ID)：对取指令操作中得到的指令进行分析并译码，确定这条指令需要完成的操作，从而产生相应的操作控制信号，用于驱动执行状态中的各种操作。

   (3) 指令执行(EXE)：根据指令译码得到的操作控制信号，具体地执行指令动作，然后转移到结果写回状态。

   (4) 存储器访问(MEM)：所有需要访问存储器的操作都将在这个步骤中执行，该步骤给出存储器的数据地址，把数据写入到存储器中数据地址所指定的存储单元或者从存储器中得到数据地址单元中的数据。

   (5) 结果写回(WB)：指令执行的结果或者访问存储器中得到的数据写回相应的目的寄存器中。

   单周期CPU，是在一个时钟周期内完成这五个阶段的处理。

## **流水线处理器的基本原理**

对于指令的执行，可有顺序方式，重叠方式，先行控制以及流水线控制方式。其中流水线方式基于重叠的原理，但确实更高程度的重叠

流水线是将一个较复杂的处理过程分成m个复杂程度相当，处理时间大致相等的子过程，每个子过程由一个独立的功能部件来完成,处理对象在各子过程连成的线路上连续流动。

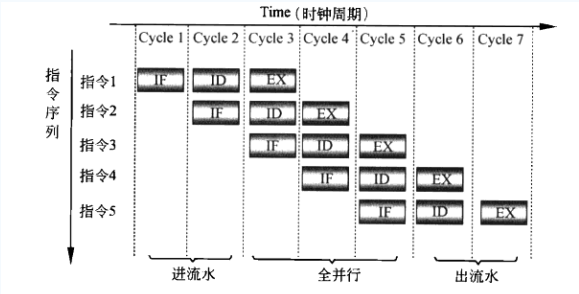
[**阿姆达尔定律**](http://www.phy.duke.edu/~rgb/brahma/Resources/als/als/node3.html) **Amdahl**

串行比例越低且处理器越多，加速比越高，程序优化效率越高。

定义了串行系统并行化后的加速比的计算公式和理论上限。

加速比 = 优化之前系统耗时 / 优化后系统耗时

**为什么能提高性能**？由于流水线上的各部件并行工作，机器的吞吐量大大提高



## **Data Hazard的处理**

Data hazard：由于前后指令数据的依赖性而造成的hazard。有三种数据依赖：

A、RAW：先读后写register，ture data dependence

B、WAW：先写后写register，output data dependence

C、WAR：先写后读register， anti-data dependence

A情况是真正的数据依赖，会产生hazard，可以用forwarding技术来减少或消除它；

而B和C是在当指令顺序被compiler或者是硬件调整后才会出现的数据依赖。

如果出现了B和C的情况，可以有一种技术来消除它，叫做register renaming。

## **流水线设计中的其它问题**

在processor的pipeline的设计中，会遇到三种hazard：

structural hazard、data hazard、control hazard。

1、structural hazard：由于硬件资源不足而产生的hazard，避免的方法有：

将一个function unit切分成更小的stage或对设计相同功能的硬件等，总之，

就是让硬件资源够用。

2、Data hazard：由于前后指令数据的依赖性而造成的hazard。有三种数据依赖：

A、RAW：先读后写register，ture data dependence

B、WAW：先写后写register，output data dependence

C、WAR：先写后读register， anti-data dependence

A情况是真正的数据依赖，会产生hazard，可以用forwarding技术来减少或消除它；

而B和C是在当指令顺序被compiler或者是硬件调整后才会出现的数据依赖。

如果出现了B和C的情况，可以有一种技术来消除它，叫做register renaming。

3、Branch hazard

Branch hazard是由于当碰到跳转指令时，processor会stall一个cycle。

因为processor在处理指令时会分两个stage：取指令和解码指令。

当一条指令进入到解码阶段时，才会被发现需要跳转，所以在取指令阶段

的那条指令会被废掉，故浪费掉一个cycle。

对于Branch hazard来说，可以在program中加入likely（）or unlikely（）来帮助

compiler预测taken or not taken的可能性。另外，compiler可以通过delayed-branch

的技术来消除branch hazard，但是该技术很少用在很长的pipeline中。最后，

可以通过硬件的技术消除Brach hazard。

# **二． 优化程序性能**

## **优化程序性能**

首先使程序在所有可能的情况下都能正常工作，然后想办法让程序跑的更快

优化程序性能的切入点：

1. 选择一组合适的算法和数据结构。
2. 编写出源代码
3. 多线程并行处理运算

## **优化编译器的能力和局限性**

编译器遵循的一个优化程序的原则是：安全优化.编译器都不会对程序进行各种激进的优化，所以程序员必须以一种简化编译器生成高效代码的任务来编写程序

## **表示程序性能**

从程序员的角度来看，用时钟周期来表示度量标准要比用纳秒或者皮秒来表示有用的多。用时钟周期来表示，度量值表示的是执行了多少条指令，而不是时钟运行的有多快。

## **特定体系结构或应用特性的性能优化，限制因素，消除性能瓶颈**

与机器无关:

1. **消除循环的低效率**：将每次循环中执行多次但计算结果不改变的部分提出循环，这样只需计算一次，而不用循环一次，计算一次。以此提高算法效率。
2. **减少过程调用**: 也就是减少函数方法的调用，因为函数方法的调用会带来相当大的开销。但是这样也会带来缺点，就是破坏程序的模块化，所以需要我们权衡利弊。
3. **消除不必要的存储器引用：** 在循环中不停的对指针所指的变量赋值的时候，我们可以用一个中间变量代替指针，以增加速度。
4. **选择合适的算法和数据结构：** 为遇到的问题选择合适的算法和数据结构，避免使用产生糟糕性能的算法或变成技术

与机器相关：

1. **理解现代处理器**： 现代微处理器了不起的成就就是它们采用复杂而奇异的微处理结构，多条指令可以并行执行，同时又呈现出一种简单的顺序执行指令的表象。
2. **提高并行性**: 循环分割，利用功能单元的流水线化的能力提高代码性能。

# 三． **存储结构及虚拟存储器**

## **局部性**

局部性分为时间局部性temporal(means relating to time) locality和空间局部性spatial(空间的) locality:

1. 时间局部性：被引用过一次的**内存位置**可能在短时间内被多次引用；
2. 空间局部性：某个**内存位置**被引用了一次，则**短时间内其附近的内存位置被程序引用。**

局部性在硬件层面、操作系统和应用程序中的应用：

1. 计算机引用小而快的cache保存最近使用的指令和数据项；
2. 操作系统中的虚拟内存系统使用内存作为虚拟地址空间最近被引用块的高速缓存；
3. Web浏览器将最近使用的文档放在本地磁盘上。

**怎样提高时间局部性和空间局部性**

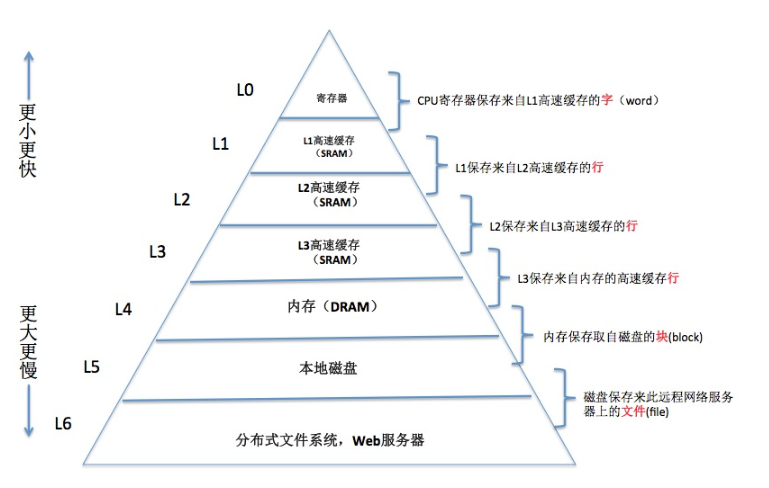
一个连续的向量，每个K个元素进行访问，我们就成为步长为K的引用模式stride-k reference pattern，**步长越长，空间局部性越差，因此我们应该按照数据在内存中的存储位置，按照步长为1的模式读取数据**；

取指令的局部性/编写高速缓存友好的代码：

指令不同于数据，是不能被修改的，cache friendly的代码编写的基本方法：

1. **核心函数(常用函数)的循环应该运行的块，针对其进行优化，其他可以忽略**；
2. 尽量减少核心循环内部的缓存不命中数量；
3. 对局部变量的反复引用是好的，因为他们缓存在寄存器中（时间局部性）；
4. 一旦存储器读取了一个对象，就尽可能多的引用他。

## **存储器层次结构**



## **计算机高速缓存器原理**

高速缓存器是介于中央处理器和主存储器之间的高速小容量存储器

实现原理: 把CPU最近最可能用到的少量信息（数据或指令）从主存复制到CACHE中，当CPU下次再用到这些信息时，它就不必访问慢速的主存，而直接从快速的CACHE中得到，从而提高了速度。

## **高速缓存对性能的影响**

高速缓冲存储器的性能常用来衡量. 影响命中率的因素是高速存储器的容量、存储单元组的大小、组数多少、地址联想比较方法、替换算法、写操作处理方法和程序特性等。

CACHE 的容量与命中率的关系: 虽然容量大一些好，但CACHE 容量达到一定大小之后，再增加其容量对命中率的提高并不明显。

Cache Line Size ( CACHE每次与内存交换信息的单位量)与命中率的关系：   
每次交换信息的单位量适中，不是以一个字为单位，而是以几个字（称为CACHE行容量，通常为4～32个字节）在主存与CACHE之间实现信息传送。

多级的CACHE结构与命中率的关系：

CACHE的不同映像方式与命中率的关系：   
全相联映像方式不适用   
直接映像方式命中率低   
多路组相联方式性能/价格比更好   
直接映像方式中CACHE容量为8K字，被分成1024组，每组8个字，同时，主存也分成8个字的组，1024组构成一页。主存的0组只能映射到CACHE的0组，主存的1组只能映射到CACHE的1组，依次类推。

## **地址空间**

物理地址空间：**程序中访问的内存地址都是实际的物理内存地址。缺点: 1.** 进程地址空间不隔离 2. 内存使用效率低; 3. 程序运行的地址不确定

虚拟地址空间: **程序中访问的内存地址不再是实际的物理内存地址，而是一个虚拟地址，然后由操作系统将这个虚拟地址映射到适当的物理内存地址上**

映射方式: 分页

主存中的每个字节都有一个虚拟地址空间的虚拟地址，和一个物理地址空间的物理地址。

## **虚拟存储器**

虚拟存储器是指具有请求调入功能和置换功能，能从逻辑上对[内存](https://wiki.mbalib.com/wiki/%E5%86%85%E5%AD%98)容量加以扩充的一种存储器系统。虚拟内存的管理

虚拟存储器具有虚拟性、离散性、多次性及强对换性等特征，其中最重要的特征是虚拟性。

虚拟存储器的实现都是建立在离散分配存储管理方式的基础上，目前的实现方法主要有以下两种。(1)请求分页系统 (2)请求分段系统

**Cache vs. 虚拟存储器**

相同： 1. 出发点相同，都是为了提高存储系统的性价比而构造的分层存储系统；2. 原理相同，都是利用程序运行的局部性原理把最近常用的信息调入高速存储

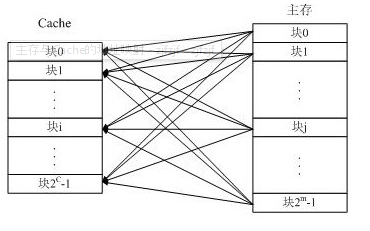
不同: 1. 侧重点不同，catch解决主存与CPU速度差异；虚拟存储器主要解决存储容量问题； 2. 数据通路不同，cache可以直接访问CPU/主存，虚拟存储器只能通过主存调页才能访问CPU; 3. 透明性不同，cache透明由硬件完成，虚存不透明，由操作系统和硬件完成； 4. 未命中损失不同， 主存未命中时系统损失远大于cache未命中

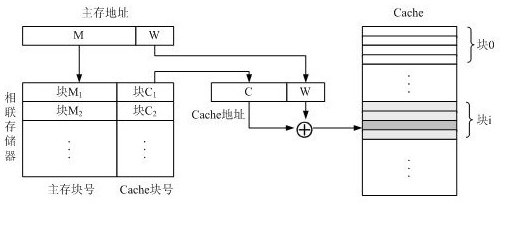
## **翻译和映射**

高速缓存（Cache）与主存地址映射

1. 全相连映射

全相联映射是指主存中任一块都可以映射到Cache中任一块的方式。



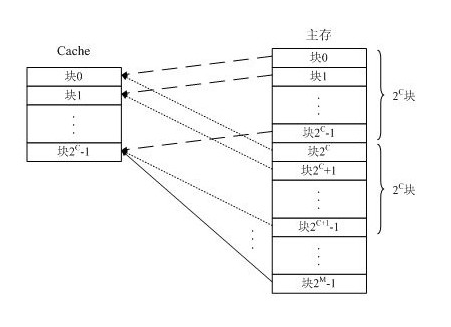


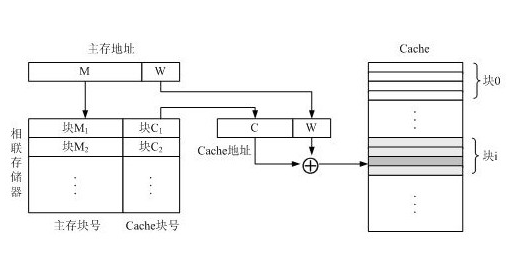
全相联映射方式的优点是Cache的空间利用率高，但缺点是相联存储器庞大，比较电路复杂，因此只适合于小容量的Cache之用。

1. 直接映射方式

直接相联映射方式是指主存的某块j只能映射到满足如下特定关系的Cache块i中

i＝j mod 2C



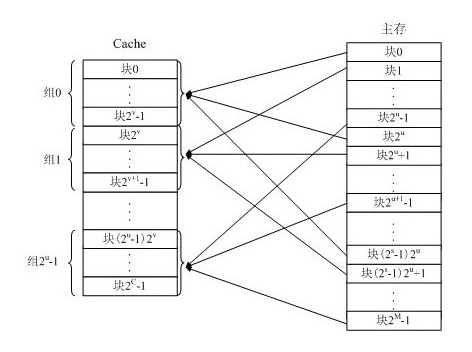


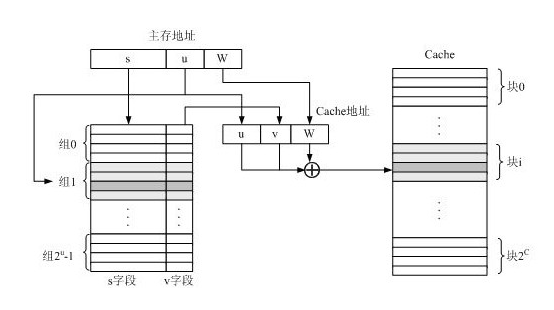
直接相联映射方式的优点 是比较电路最简单，但缺点是Cache块冲突率较高，从而降低了Cache的利用率。由于主存的每一块只能映射到Cache的一个特定块上，当主存的某块 需调入Cache时，如果对应的Cache特定块已被占用，而Cache中的其它块即使空闲，主存的块也只能通过替换的方式调入特定块的位置，不能放置到 其它块的位置上。

1. 组组相连映射方式

将Cache分成2u组，每组包含2v块。主存的块与Cache的组之间采用直接相联映射，而与组内的各块则采用全相联映射。也就是说，主存的某块只能映射到Cache的特定组中的任意一块。主存的某块j与Cache的组k之间满足如下关系：

k＝j mod 2u





## **TLB**

TLB(Translation Lookaside Buffer)转换检测缓冲区（页表缓冲）（虚拟地址到物理地址的转换表）是一个内存管理单元,用于改进虚拟地址到物理地址转换速度的缓存.

## **动态存储器分配和垃圾收集**

需要额外的虚拟存储器时，使用一种动态存储器分配器（dynamic memory allocator）。一个动态存储器分配器维护着一个进程的虚拟存储器区域，称为堆（heap）

分配器将堆视为一组不同大小的块（block）的集合来维护。每个块就是一个连续的虚拟存储器组块（chunk），要么是已分配的，要么是未分配的。

1）显式分配器（explicit allocator）：如通过malloc,free或C++中通过new,delete来分配和释放一个块。

2）隐式分配器（implicit allocator）：也叫做垃圾收集器（garbage collector）。自动释放未使用的已分配的块的过程叫做垃圾回收（garbage collection）。

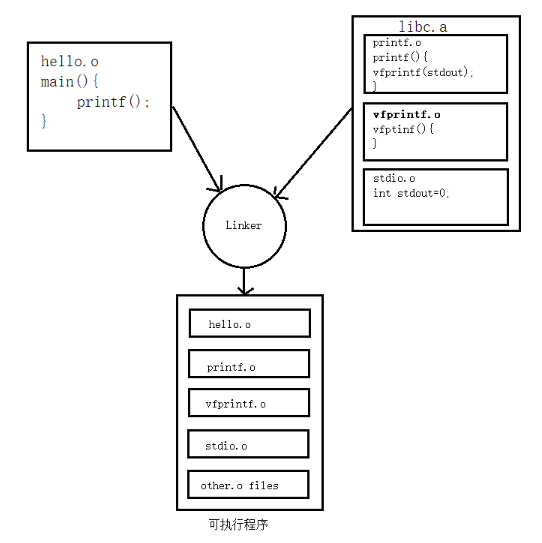
# **四．链接，进程以及并发编程**

## **静态链接**

为什么要进行静态链接？

在实际的开发过程中，不可能将所有的文件都放在一个源文件中，所以会有多个源文件，而且多个源文件之间不是互相独立的，而会存在多种依赖关系。为了满足这种依赖关系，就需要将源文件与目标文件进行链接，从而形成可以执行的程序。这个链接的过程就是静态链接。

由很多目标文件进行链接形成的是静态库，反之静态库也可以简单地看成是一组目标文件的集合，即很多目标文件经过压缩打包后形成的一个文件。



静态链接**优点**：在可执行程序中已经具备了所有执行程序所需要的任何东西，在执行的时候运行速度快。静态链接**缺点**：一是浪费空间；另一方面就是更新比较困难，因为每当库函数的代码修改了，这个时候就需要重新进行编译链接形成可执行程序

## **目标文件**

每个源文件都是可以独立编译的，编译出来的文件就是目标文件。

目标文件是指源文件经过编译程序产生的能被cpu直接识别二进制文件

## **符号和符号表**

一个符号表（symbol table），它存放在程序中被定义和引用的函数和全局变量（包括引用到的外部变量和函数，不含有局部变量）的信息。

## **重定位和加载**

运行地址是在程序运行时决定的，在编译链接阶段没有权利也没有办法决定程序的运行地址。链接地址是程序在编译链接阶段由-Ttext或者lds链接文件决定。链接地址和运行地址有时候不能相同，而且不能全部使用位置无关指令，则需要重定位来解决该问题

加载: 将程序拷贝到存储器并运行的过程，由加载器（loader）执行。

## **动态链接库**

原理： 动态链接的基本思想是把程序按照模块拆分成各个相对独立部分，在程序运行时才将它们链接在一起形成一个完整的程序，而不是像静态链接一样把所有程序模块都链接成一个单独的可执行文件。

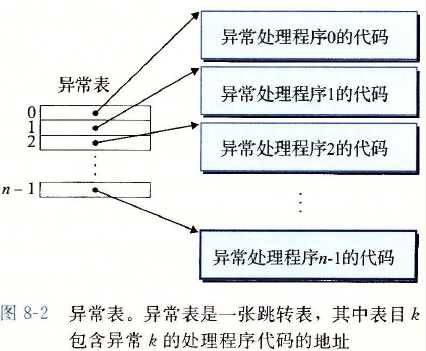
动态链接的优点显而易见，就是即使需要每个程序都依赖同一个库，但是该库不会像静态链接那样在内存中存在多分，副本，而是这多个程序在执行时共享同一份副本；另一个优点是，更新也比较方便，更新时只需要替换原来的目标文件，而无需将所有的程序再重新链接一遍

动态链接也是有缺点的，因为把链接推迟到了程序运行时，所以每次执行程序都需要进行链接，所以性能会有一定损失。

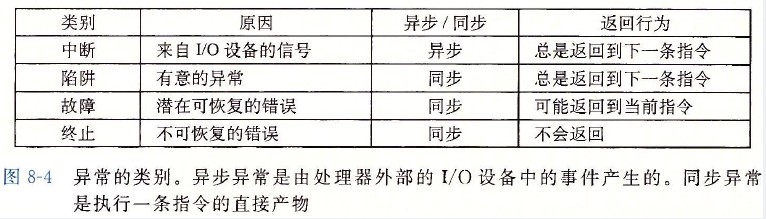
## **异常**

异常（Exception）就是控制流中的突变，用来响应处理器状态中的某种变化。

在我们的系统中，系统为异常的每种类型都分配了一个唯一的非负整数的异常号。这个异常号相当于一个指针，指向具体的异常。在系统启动时，操作系统分配和初始化一张异常表，它是一张跳转表



异常的类别可以分为四类：中断（interrupt）、陷阱（trap）、故障（fault）和终止（abort）



## **进程**

进程：一个具有一定独立功能的程序关于某个数据集合的一次运行活动，是系统进行资源分配和调度运行的基本单位

进程的特征：

1. 动态特征：进程对应于程序的运行，动态产生、消亡，在其生命周期中进程也是动态的、

2. 并发特征：任何进程都可以同其他进程一起向前推进

3. 独立特征：进程是相对完整的调度单位，可以获得CPU，参与并发执行

4. 交往特征：一个进程在执行过程中可与其他进程产生直接或间接关系

5. 异步特征：每个进程都以相对独立、不可预知的速度向前推进

6. 结构特征：每个进程都有一个PCB作为他的数据结构

进程最基本的特征是并发和共享特征

进程的三种基本状态

a. 运行状态：获得CPU的进程处于此状态，对应的程序在CPU上运行着

b. 阻塞状态：为了等待某个外部事件的发生（如等待I/O操作的完成，等待另一个进程发来消息），暂时无法运行。也成为等待状态

c. 就绪状态：具备了一切运行需要的条件，由于其他进程占用CPU而暂时无法运行

1. 进程的三个组成部分

a. 程序

b. 数据

c. 进程控制块（PCB）：为了管理和控制进程，系统在创建每个进程时，都为其开辟一个专用的存储区，用以记录它在系统中的动态特性。系统根据存储区的信息对进程实施控制管理。进程任务完成后，系统收回该存储区，进程随之消亡，这一存储区就是进程控制块

PCB随着进程的创建而建立，撤销而消亡。系统根据PCB感知一个进程的存在，PCB是进程存在的唯一物理标识（这一点可以类比作业控制块JCB

## **进程控制和信号**

信号是在软件层次上对中断机制的一种模拟，是一种异步通信方式，信号可以在用户空间进程和内核之间直接交互。内核也可以利用信号来通知用户空间的进程来通知用户空间发生了哪些系统事件。信号事件有两个来源：

1）硬件来源，例如按下了cltr+C，通常产生中断信号sigint

2）软件来源，例如使用系统调用或者命令发出信号。最常用的发送信号的系统函数是kill,raise,setitimer,sigation,sigqueue函数。软件来源还包括一些非法运算等操作。

## **进程间的通信**

八种通信方式

1.无名管道( pipe )：管道是一种半双工的通信方式，数据只能单向流动，而且只能在具有亲缘关系的进程间使用。进程的亲缘关系通常是指父子进程关系。  
2.高级管道(popen)：将另一个程序当做一个新的进程在当前程序进程中启动，则它算是当前程序的子进程，这种方式我们成为高级管道方式。  
3.有名管道 (named pipe) ： 有名管道也是半双工的通信方式，但是它允许无亲缘关系进程间的通信。  
4.消息队列( message queue ) ： 消息队列是由消息的链表，存放在内核中并由消息队列标识符标识。消息队列克服了信号传递信息少、管道只能承载无格式字节流以及缓冲区大小受限等缺点。  
5.信号量( semophore ) ： 信号量是一个计数器，可以用来控制多个进程对共享资源的访问。它常作为一种锁机制，防止某进程正在访问共享资源时，其他进程也访问该资源。因此，主要作为进程间以及同一进程内不同线程之间的同步手段。  
6.信号 ( sinal ) ： 信号是一种比较复杂的通信方式，用于通知接收进程某个事件已经发生。  
7.共享内存( shared memory ) ：共享内存就是映射一段能被其他进程所访问的内存，这段共享内存由一个进程创建，但多个进程都可以访问。共享内存是最快的 IPC 方式，它是针对其他进程间通信方式运行效率低而专门设计的。它往往与其他通信机制，如信号两，配合使用，来实现进程间的同步和通信。  
8.套接字( socket ) ： 套解字也是一种进程间通信机制，与其他通信机制不同的是，它可用于不同机器间的进程通信。

## **进程间信号量的控制**

## **信号量**

信号量的本质是一种数据操作锁,它本身不具有数据交换的功能,而是通过控制其他的通信资源(文件,外部设备)来实现进程间通信,它本身只是一种外部资源的标识。信号量在此过程中负责数据操作的互斥、同步等功能。

对信号量的操作

当请求一个使用信号量来表示的资源时,进程需要先读取信号量的值来判断资源是否可用：大于0,资源可以请求,将信号量的值-1(P操作)；

等于0,无资源可用,进程会进入睡眠状态直至资源可用；

当进程不再使用一个信号量控制的共享资源时,信号量的值+1(V操作)。

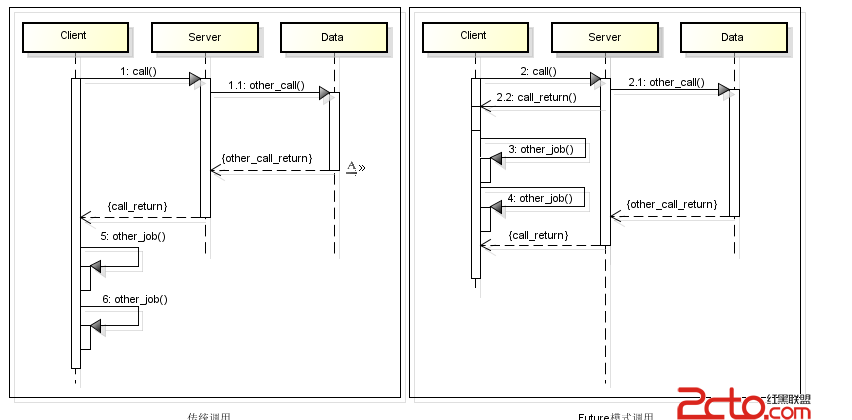
PV操作均为原子操作。这是由于信号量主要的作用是维护资源的互斥或多进程的同步访问。而在信号量的创建及初始化上,不能保证操作均为原子性(SystemV版本信号量的缺陷)，因为这个版本的信号量的创建与初始化是分开的。。

## **各种并发编程模式**

一、future模式

在网上购物时，提交订单后，在收货的这段时间里无需一直在家里等候，可以先干别的事情。类推到程序设计中时，当提交请求时，期望得到答复时，如果这个答复可能很慢。传统的是一直等待到这个答复收到时再去做别的事情，但如果利用Future设计模式就无需等待答复的到来，在等待答复的过程中可以干其他事情。

future模式核心思想就是异步调用，去除了主函数的等待时间，并使得原本需要等待的时间段可以用于处理其他业务逻辑。

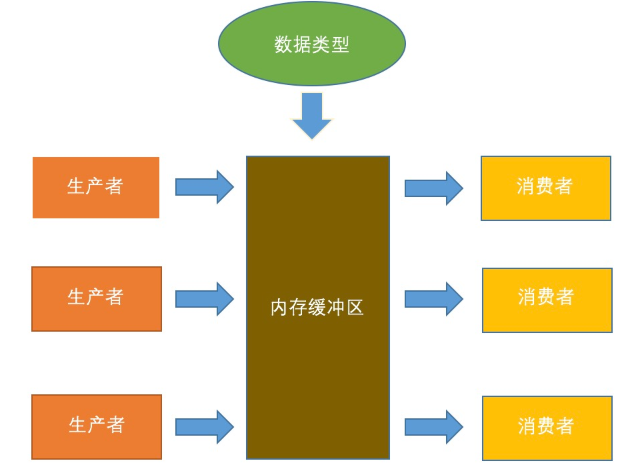


二、Master-Worker模式

Master-Worker 模式是常用的并行计算模式。它的核心思想是系统由两类进程协作工作：Master 进程和 Worker 进程。Master 负责接收和分配任务，Worker 负责处理子任务。当各个 Worker 子进程处理完成后，会将结果返回给 Master , 由 Master 进行归纳和总结。其好处是能将一个大任务分解成若干个小任务，并行执行，从而提高系统的吞吐量。

三、生产者-消费者模式

生产者-消费者模式是一个经典的多线程设计模式。它为多线程间的协作提供了良好的解决方案。 在生产者-消费者模式中，通常由两类线程，即若干个生产者线程和若干个消费者线程。生产者线程负责提交用户请求，消费者线程则负责具体处理生产者提交的任务。生产者和消费者之间则通过共享内存缓冲区进行通信。



## **共享变量**

**共享变量**：如果一个变量在多个线程的工作内存中都存在副本，那么这个变量就是这几个线程的共享变量。所有的变量都存储在主内存中。

## **线程同步**

线程同步：即当有一个线程在对内存进行操作时，其他线程都不可以对这个内存地址进行操作，直到该线程完成操作， 其他线程才能对该内存地址进行操作，而其他线程又处于等待状态，目前实现线程同步的方法有很多，临界区对象就是其中一种

线程同步的方式和机制

临界区、互斥量、事件、信号量四种方式

临界区（Critical Section）、互斥量（Mutex）、信号量（Semaphore）、事件（Event）的区别

1、临界区：通过对多线程的串行化来访问公共资源或一段代码，速度快，适合控制数据访问。在任意时刻只允许一个线程对共享资源进行访问，如果有多个线程试图访问公共资源，那么在有一个线程进入后，其他试图访问公共资源的线程将被挂起，并一直等到进入临界区的线程离开，临界区在被释放后，其他线程才可以抢占。

2、互斥量：采用互斥对象机制。 只有拥有互斥对象的线程才有访问公共资源的权限，因为互斥对象只有一个，所以能保证公共资源不会同时被多个线程访问。互斥不仅能实现同一应用程序的公共资源安全共享，还能实现不同应用程序的公共资源安全共享

3、信号量：它允许多个线程在同一时刻访问同一资源，但是需要限制在同一时刻访问此资源的最大线程数目

4、事 件： 通过通知操作的方式来保持线程的同步，还可以方便实现对多个线程的优先级比较的操作

## **其它并行问题**

**死锁：**多个进程因竞争资源而形成一种僵局若无外力作用，这些进程都**将永远不能再向前推进**

**同步：一组**并发进程按一定的顺序执行的过程称为进程间的同步

**互斥：**指当有若干进程都要使用某一共享资源时，任何时刻最多允许一个进程使用，其他要使用该资源的进程必须等待，直到占用该资源者释放了该资源为止

**死锁的解决办法：**

（1）按同一顺序访问对象。

如果所有并发事务按同一顺序访问对象，则发生死锁的可能性会降低。例如，如果两个并发事务获得 Supplier 表上的锁，然后获得 Part 表上的锁，则在其中一个事务完成之前，另一个事务被阻塞在 Supplier 表上。第一个事务提交或回滚后，第二个事务继续进行。不发生死锁。将存储过程用于所有的数据修改可以标准化访问对象的顺序

（2）避免事务中的用户交互。

避免编写包含用户交互的事务，因为运行没有用户交互的批处理的速度要远远快于用户手动响应查询的速度，例如答复应用程序请求参数的提示。例如，如果事务正在等待用户输入，而用户去吃午餐了或者甚至回家过周末了，则用户将此事务挂起使之不能完成。这样将降低系统的吞吐量，因为事务持有的任何锁只有在事务提交或回滚时才会释放。即使不出现死锁的情况，访问同一资源的其它事务也会被阻塞，等待该事务完成。

（3）保持事务简短并在一个批处理中。

在同一[数据库](http://lib.csdn.net/base/14)中并发执行多个需要长时间运行的事务时通常发生死锁。事务运行时间越长，其持有排它锁或更新锁的时间也就越长，从而堵塞了其它活动并可能导致死锁。保持事务在一个批处理中，可以最小化事务的网络通信往返量，减少完成事务可能的延迟并释放锁

（4）使用低隔离级别。

确定事务是否能在更低的隔离级别上运行。执行提交读允许事务读取另一个事务已读取（未修改）的数据，而不必等待第一个事务完成。使用较低的隔离级别（例如提交读）而不使用较高的隔离级别（例如可串行读）可以缩短持有共享锁的时间，从而降低了锁定争夺

（5）使用绑定连接。

使用绑定连接使同一应用程序所打开的两个或多个连接可以相互合作。次级连接所获得的任何锁可以象由主连接获得的锁那样持有，反之亦然，因此不会相互阻塞。

# **五．系统级I/O和网络编程**

## **I/O相关概念**

输入输出系统：

I/0设备与主机交换信息时的物种控制方式：

程序查询方式

程序中断方式，

直接存储器存取方式(DMA)

i/0通道方式

I/O处理机方式

输入输出设备：键盘，鼠标，扫描仪，此卡，语音，显示设备，绘图仪，打印机

## **文件及文件操作**

## **网络编程**

[网络编程](https://baike.baidu.com/item/%E7%BD%91%E7%BB%9C%E7%BC%96%E7%A8%8B/9986797)从大的方面说就是对信息的发送到接收，中间传输为物理线路的作用。

[网络编程](https://baike.baidu.com/item/%E7%BD%91%E7%BB%9C%E7%BC%96%E7%A8%8B/9986797)最主要的工作就是在发送端把信息通过规定好的协议进行组装包，在接收端按照规定好的协议把包进行解析，从而提取出对应的信息，达到通信的目的。中间最主要的就是[数据包](https://baike.baidu.com/item/%E6%95%B0%E6%8D%AE%E5%8C%85/489739)的组装，数据包的过滤，数据包的捕获，数据包的分析，当然最后再做一些处理，代码、开发工具、数据库、[服务器](https://baike.baidu.com/item/%E6%9C%8D%E5%8A%A1%E5%99%A8/100571)架设和[网页](https://baike.baidu.com/item/%E7%BD%91%E9%A1%B5)设计这5部分你都要接触。

## **客户端-服务器模型**

一、浏览器/服务器模型的概念

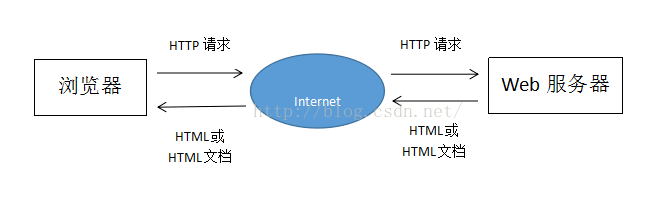
浏览器/服务器模型（B/S模型）是一种对C/S模型的变化和改进，在这种模型中，用户界面完全通过WWW浏览器实现，一部分事务逻辑在浏览器实现，大部分事务逻辑在服务器中实现，它是一种特殊的客户/服务器模型，这种模型的客户是某种浏览器，采用HTTP协议通信。B/S模型通常由下面三层架构部署实施：

① 客户端表示层：由Web浏览器组成，它不存放任何应用程序。

② 应用服务器层：由一台或多台服务器组成，处理应用中的所有事务逻辑等，具有良好的扩展性，可以随应用的需要增加服务器。

③ 数据中心层：由数据库系统组成，用于存放业务数据。

二、B/S模型工作的过程



① 用户通过浏览器向Web服务器提出HTTP请求

② Web服务器根据请求调用相应的HTML、XML文档或ASP、JSP文件。如果为HTML、XML文档，则直接返回给浏览器；若为ASP、JSP文件，Web服务器首先执行文档中的服务器脚本程序，然后把执行结果返回给浏览器。

③ 浏览器接收到Web服务器发回的页面内容，显示给用户。

三、浏览器/服务器模型的优缺点

B/S模型的优点：

（1）具有分布性特点，可以随时进行查询，浏览等业务处理

（2）业务扩展简方便，通过增加网页即可增加服务器的功能

（3）维护简单方便，只需要改变网页，就可以实现所有用户的同步更新

（4）开发简单，共享性强

B/S模型的缺点：

（1）操作是以鼠标为最基本的操作方式，无法满足快速操作的要求

（2）页面动态刷新，相应速度明显降低

（3）功能弱化，难以实现传统模式下的特殊功能要求

## **HTTP请求**

HTTP(HyperText Transfer Protocol)是一套计算机通过网络进行通信的规则。计算机专家设计出HTTP，使HTTP客户（如Web浏览器）能够从HTTP服务器(Web服务器)请求信息和服务

## **Web服务器**

Web服务器一般指网站服务器，是指驻留于[因特网](https://baike.baidu.com/item/%E5%9B%A0%E7%89%B9%E7%BD%91/114119)上某种类型计算机的程序，可以向浏览器等Web客户端提供文档， [1]  也可以放置网站文件，让全世界浏览；可以放置数据文件，让全世界下载