CÁLCULO NUMÉRICO EM COMPUTADORES

Introdução

Prof^a. Juliana Eyng

- Um número é representado, internamente, em um computador ou máquina de calcular através de uma sequência de impulsos elétricos que indicam dois estados: 0 ou 1 (base 2).
- Se utilizássemos um armazenamento em ponto fixo (vírgula fixa) seria necessário um número de posições (dígitos) no mínimo igual a variação dos limites dos expoentes.

i) Entre 1,0.10⁻⁹⁹ e 1 seriam necessárias 99 posições: 1,0.10⁻⁹⁹ = 0,000.....00001 99 dígitos após a vírgula

ii) Entre 1 e 9,99999999.10⁺⁹⁹ seriam necessárias 100 posições:

```
9,99999999.10<sup>+99</sup> = 999999999000.....0000,
100 dígitos inteiros
```

iii) Seria necessário mais uma posição para o sinal (s),
 para as representações de negativos, totalizando
 200 posições em cada registro:

S

100 posições para a parte inteira 99 posições para a parte frac.

Por outro lado, em uma representação em Ponto Flutuante, esta calculadora científica funciona com pouco mais de dez dígitos, incluindo posições reservadas ao expoente.

Uma representação em Ponto Flutuante, onde a vírgula flutua segundo um certo padrão, temos a seguinte representação genérica na base β:

$$X = \pm [d_1/\beta + d_2/\beta^2 + d_3/\beta^3 + ... + d_t/\beta^t] . \beta^{exp}$$
ou
$$X = \pm (0.4.4.4.4.3) . \beta^{exp}$$

$$X = \pm (0, d_1 d_2 d_3 ... d_t)_{\beta} . \beta^{exp}$$

Onde:

- □ d_i = números inteiros contidos em $0 \le d_i \le (\beta 1)$ (i = 1, 2, ..., t) que constituem a mantissa;
- Obs.: É necessário algum tipo de normalização para padronização da mantissa, no caso adota-se $d_1 \neq 0$.
- □ exp = expoente de β , assume valores limites I (Inferior) e S (Superior) onde I ≤ exp ≤ S.
- t = número de dígitos significativos do sistema de representação, é chamado de precisão da máquina.

Padrão 16 bits

- □ Representação em Ponto Flutuante da vaiável de 16 bits: base binária (β = 2), com t = 10 dígitos binários (bits) na mantissa e expoentes limitados entre I = -15 e S = + 15 (15₁₀ = 1111₂)
- simbolicamente: F(β, t, I, S) = F(2, 10, -15, 15)₁₀.
 Esta é a representação clássica da *variável de 16* bits

Representação Esquemática F(2, 10, -15, 15)₁₀



S1 sinal da mantissa

S2 sinal do expoente

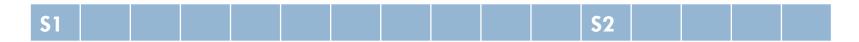
Convenciona-se que:

Se $s_1 = 0 \rightarrow número positivo.$

Se $s_1 = 1 \rightarrow número negativo$.

s₂ idem.

■ No registro total tem-se:



- □ 1 *bit* para sinal da mantissa, *s1*.
- □ 10 bits para armazenar os dígitos significativos da mantissa (t=10), f.
- □ 1 bit para sinal do expoente, s2.
- 4 bits para o módulo do expoente, exp.

Totalizando 16 bits neste registro

Exemplo:

$$x = (-1)^{s1} (0,f)_2 2^{\pm exp}$$

Representar - $(101,011)_2$ na variável de 16 *bits* estabelecida anteriormente.

Normalizando $x = -(0.1010110000)_2 2^3$

Convertendo-se o expoente: $(3)_{10} = (0011)_2$

1 1 0 1 0 1 1 0 0 0 0 0 0 0 1 1

- Limites da Representação em ponto Flutuante
 - a) Menor positivo representável (mp):

Lembre-se de que toda representação na máquina de 16 bits usa normalização com padrão $d_1 \neq 0$.

mp =
$$+(0,1)_2$$
 . $2^{-15} = (2^{-1} \cdot 2^{-15})_{10} = (2^{-16})_{10} = (0,0000152587890625)_{10}$

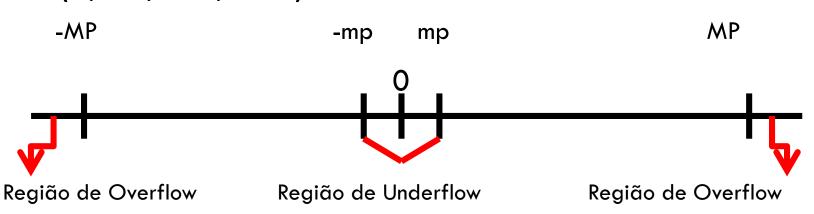
- Limites da Representação em ponto Flutuante
 - b) Maior positivo representável (MP):



MP =
$$+(0,1111111111111)_2$$
. $2^{15} = (2^{-1} + 2^{-2} + 2^{-3} + ... + 2^{-10})$. $2^{15} = (32736)_{10} \cong (1.2^{15})$

 Os limites de representação dos números negativos são simétricos aos limites positivos apresentados.

Na reta real temos a seguinte representação para F(2, 10, -15, +15):



- Região de Underflow: {x∈R / -mp < x <mp} que compreende os números, em módulo, abaixo do mínimo representável.
 Caso aconteçam, são arredondados para o mais próximo entre -mp, zero, +mp
- Região de Overflow: {x∈R / x < -MP e x > MP} que
 compreende os números, em módulo, acima do máximo
 representável. Não são armazenados (mensagem de erro)

- Limites da Representação em ponto Flutuante
 - b) Representação do Zero

É obtida com mantissa nula e o menor expoente representável (I).

Representar o zero em F(2,10,-15,+15).



Exercício

Determinar todos os números de ponto flutuante normalizados em F(2,3,-2,+2).

Determinar todos os números de ponto flutuante normalizados em F(2,5,-4,+4).

Pode-se notar que a distribuição de números representáveis de F(β, t, I, S) não é uniforme em
 ℜ, e que para cada potência da base β existe uma quantidade fixa de números representáveis dada por:

$$NC = (\beta - 1) \cdot \beta^{\dagger - 1}$$

Exemplo:

Em F(2, 3, -1, +2) temos as seguintes representações possíveis:

. •		/	•
mantissas	poss	ıve	IS

0,100

0,101

0,110

0,111

expoentes possíveis:

2-1

20

2+1

2⁺²

- \square Em F(2, 3, -1, +2)
 - Quatro possibilidades de mantissas em cada potência da base

$$((\beta - 1).\beta^{t-1} = 4 \text{ para } \beta = 2 \text{ e t} = 3$$

Quatro possibilidades de expoentes

$$(S - I + 1 = 4 para S = 2 e I = -1)$$

Número total de positivos representáveis (NP = 16).

 Desta forma o número total de elementos representáveis em uma máquina genérica F(β, t, I, S) é dado por:

NF(
$$\beta$$
, t, I, S) = 2.(S - I + 1).(β - 1). β ^{t-1} + 1

Incluindo os positivos, negativos e o zero.

Exemplo:

Em F(2, 10, -15, +15) (variável de 16 *bits*) temos:

NF = 2. $(15 - (-15) + 1) \cdot (2 - 1) \cdot 2^{10-1} + 1$ = 31745 elementos

incluindo os positivos, negativos e o zero.

Exemplo:

Em F(10, 10, -99, +99) (calculadora científica comum) temos:

NF = 2.
$$(99 - (-99) + 1) \cdot (10 - 1) \cdot 10^{10-1} + 1$$

= 3582 \cdot 10⁹ +1 elementos

Exercício:

□ Liste todos os números que podem ser representados na forma F(2, 2, -1, +1) :

$$0.00.2^{-1} = 0$$
 $0.01.2^{-1} = 1/8$ $0.10.2^{-1} = 1/4$ $0.11.2^{-1} = 3/8$
 $0.00.2^{0} = 0$ $0.01.2^{0} = 1/4$ $0.10.2^{0} = 1/2$ $0.11.2^{0} = 3/4$
 $0.00.2^{+1} = 0$ $0.01.2^{+1} = 1/2$ $0.10.2^{+1} = 1$ $0.11.2^{1} = 3/2$

Representação esquemática:

Admitindo apenas os números em ponto flutuante normalizado:

Há uma quantidade finita de números distribuídos de forma desigual

Qualquer número próximo ao zero, menor que $\frac{1}{4}$ underflow (-1/4 < x < 1/4)

Qualquer número fora da faixa de -3/2 a 3/2 overflow (x<-1,5 ou x>1,5)

Exercício:

Na variável F(2, 3, -3, +3) com $d_1 \neq 0$ calcule:

- O número de elementos representáveis;
- Esquematize a representação de todos os elementos positivos na base 2;
- Defina as regiões de underflow e overflow.

Exercício:

Considere o sistema F(2, 5, -3, 1) com $d_1 \neq 0$ calcule:

- Quantos números podemos representar neste sistema?
- Qual o maior número na base 10 que podemos representar neste sistema?
- Defina as regiões de underflow e overflow?

- Quem define o padrão de representação em ponto flutuante são os tipos de variáveis usadas em programação. Em cada padrão são definidos os limites (overflow e underflow), a normalização e a polarização
- □ O padrão mais utilizado é o IEEE 754

```
4 bytes = 32 bits single (float)
```

8 bytes = 64 bits double

10 bytes = 80 bits extended (long double)

 Polarização ou excesso é um número que é somado (em excesso) ao expoente para torná-lo sempre positivo, ampliando o valor do expoente superior.

 Tem como objetivo, ampliar a representação e reduzir as regiões de underflow e overflow.

Variável de 16 bits

Na variável de 16 bits F(2, 10, -15, +15) podemos usar uma polarização $p=+15=+(1111)_2$

Menor
$$n^{\circ}$$
: -15+p = -15+15 = 0

Maior
$$n^{\circ}$$
: +15+p = +15+15 = 30 (11110)₂

O que permite que o máximo expoente seja

$$(111111)_2 = (31)_{10} \log_{10} F(2, 10, 0, 31)$$

$$x = (-1)^s (0,f)_2 2^{exp-15}$$

Exemplo: Qual o decimal representado no registro binário a seguir?



- \square Expoente $(10010)_2 = (18)_{10}$
- \Box +(0,1101000000)₂ . 2^{18-15} = (110,1)₂ = (6,5)₁₀
- $x = (-1)^0 (0,1101000000)_2 2^{18-15}$

 O não armazenamento do primeiro bit não nulo da mantissa é outra otimização pelo padrão IEEE 754

$$= x = (-1)^s (1,f)_2 2^{exp-15}$$

- \square Expoente $(10010)_2 = (18)_{10}$
- \Box +(1,1101000000)₂ . 2^{18-15} = (1110,1)₂ = (14,5)₁₀

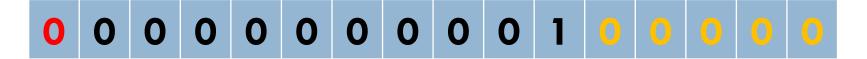
Com a polarização e com o primeiro bit implícito, o valor de MP foi ampliado para:

- $+(1,111111111111)_2 \cdot 2^{30-15} = (2^0 + 2^{-1} + 2^{-2} + 2^{-3} + ... + 2^{-10}) \cdot 2^{15} = (65504)_{10} \cong (2^{16})_{10}$
- MP era (32736)₁₀

- Flexibilidade na normalização da mantissa para ampliar a faixa de abrangência de números pequenos como para o primeiro número positivo mp, reduzindo a região de undeflow.
- □ Com $d_1 \neq 0$ implícito, mp seria:
 - 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

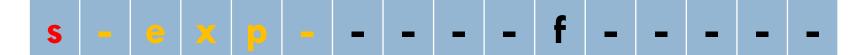
□ mp = $+(1,00000000000)_2$. $2^{0-15} = (2^{-15})_{10}$ maior que o anterior $(2^{-16})_{10}$

A normalização com d₁ ≠ 0 implícito foi eliminada, a mantissa pode assumir qualquer valor, mas o valor mínimo do expoente não polarizado deve ser -14 e mp se torna:



- \square mp = +(0,0000000001)₂ . 2^{0-14} = 2^{-10} 2^{-14} = $(2^{-24})_{10}$
- □ mp era (2⁻¹⁶)₁₀

O novo padrão otimizado para a variável de 16 bits ficou:



- □ s = 1 bit sinal da mantissa
- \square exp polarizado (15)₁₀ = (01111)₂ = 5 bits
- □ f = mantissa a partir de d_2 (d_1 = 1 e não armazenado) = 10 bits

Um número x armazenado nesse registro é interpretado conforme o valor do expoente polarizado da seguinte forma:

Se
$$0 < \exp < 31$$
 então $x = (-1)^s 2^{\exp-15} (1,f)_2$
Se $\exp = 0$ e $f \neq 0$ então $x = (-1)^s 2^{-14} (0,f)_2$
Se $\exp = 0$ e $f = 0$ então $x = (-1)^s 2^{-14} (0,0)_2 = zero$
Se $\exp = 31$ então $x = (-1)^s 2^{-14} (0,0)_2 = zero$

□ Variável de 32 bits

```
Na variável de 32 bits F (2, 23, -127,+127) podemos usar uma polarização p=+127 =+ (11111111)<sub>2</sub>

Menor nº: -127+p = -127+127 = 0

Maior nº: +127+p = +127+127 = 254 (01111111)<sub>2</sub>

O que permite que o máximo expoente seja

(1111111)<sub>2</sub> = (255)<sub>10</sub> logo, F(2, 23, 0, 255)
```

Variável de 32 bits

- □ s = 1 bit sinal da mantissa
- \square exp polarizado (127)₁₀ = (01111111)₂ = 8 bits
- f = mantissa a partir de d₂ (d₁ = 1 e não armazenado)
 = 23 bits

Se
$$0 < \exp < 255$$
 então $x = (-1)^s 2^{\exp-127} (1,f)_2$

Se exp = 0 e f
$$\neq$$
 0 então x = (-1)^s 2⁻¹²⁶(0,f)₂

Se exp = 0 e f = 0 então x =
$$(-1)^s 2^{-126}(0,0)_2$$
 = zero

Se exp = 255 então x está na região de overflow

Variável de 64 bits

```
Na variável de 64 bits F (2, 52, -1023,+1023) podemos usar uma polarização p=+1023 =+ (11111111111)<sub>2</sub> Menor nº: - 1023 +p = - 1023 + 1023 = 0 Maior nº: + 1023 +p = + 1023 + 1023 = 2046 (01111111111)<sub>2</sub> O que permite que o máximo expoente seja
```

 $(111111111111)_2 = (2047)_{10} \log_{10} F(2, 52, 0, 2047)$

- Variável de 64 bits
- □ s = 1 bit sinal da mantissa
- \square exp polarizado p=+1023 =+ (1111111111)₂ = 10 bits
- □ f = mantissa a partir de d_2 (d_1 = 1 e não armazenado) = 52 bits

Se
$$0 < \exp < 2047$$
 então $x = (-1)^s 2^{\exp-1023} (1,f)_2$

Se exp = 0 e f
$$\neq$$
 0 então x = (-1)^s $2^{-1022}(0,f)_2$

Se exp = 0 e f = 0 então x =
$$(-1)^s 2^{-1022}(0,0)_2$$
 = zero

Se exp = 2047 então x está na região de overflow

Erro Absoluto:

Diferença entre o valor exato de um número x e seu valor aproximado \overline{x} obtido a partir de um procedimento numérico.

$$EA_x = |x - \bar{x}|$$

 Em geral apenas x é conhecido, e o que se faz é assumir um limitante superior (K1 majorante) ou uma estimativa para o módulo do erro absoluto.

$$|EA_x| \leq k1$$

Exemplos (erro absoluto)

Seja x representado por \overline{x} = 2112,9 de forma que $|EA_x| < 0,1$ podemos dizer que x \in (2112,8;2113,0).

Seja y representado por \overline{y} = 5,3 de forma que $|EA_x|$ < 0,1 podemos dizer que y \in (5,2; 5,4)

Erro Relativo ou Taxa de Erro

Erro relativo de x é o módulo do quociente entre o erro absoluto E_{ax} e o valor exato x ou o valor aproximado \overline{x} .

$$E_{Rx} = \left| \frac{E_{ax}}{x} \right| = \left| \frac{x - \overline{x}}{x} \right| \quad ou \quad E_{Rx} = \left| \frac{E_{ax}}{\overline{x}} \right| = \left| \frac{x - \overline{x}}{\overline{x}} \right|$$

 ${\scriptscriptstyle \square}$ Taxa de erro é $E_{\scriptscriptstyle Px}=E_{\scriptscriptstyle RX}.100$

- Exemplo (erro relativo)
- □ Seja x representado por \overline{x} = 2112,9 de forma que $|E_{ax}|$ < 0,1

$$E_{Rx} = \left| \frac{E_{ax}}{\overline{x}} \right| = \frac{0.1}{2112.9} = 4,7.10^{-5}$$

$$E_{px} = 4,7.10^{-5}.100 = 0,0047\%$$

TIPOS DE ERROS EXISTENTES EM MÁQUINAS DIGITAIS

- Erros Inerentes: são aqueles existentes nos dados de entrada de um software numérico. Decorre, por exemplo, de medições experimentais, de outras simulações numéricas, ...
- Erros de truncamento: ocorrem quando quebramos um processo matematicamente infinito, tornando-o finito, por incapacidade de execução ou armazenamento.

TIPOS DE ERROS EXISTENTES EM MÁQUINAS DIGITAIS

Erros de Arredondamento: ocorrem quando são desprezados os últimos dígitos que, ou não são fisicamente significativos na representação numérica, ou estão além da capacidade de armazenamento na máquina digital.



Erro de truncamento:

- Aproximar π truncando na quarta casa decimal, sendo que $\pi = 3,1415926535...$
- Sabendo-se que ex pode ser escrito como:

$$e^x = \sum_{i=0}^{\infty} \frac{x_i}{i!}$$

faça a aproximação de e² através de um truncamento após quatro termos da somatória.

EXEMPLOS:

- **□** Erro de Arredondamento:
 - Arredondar π na quarta casa decimal, sendo que $\pi = 3,1415926535...$

□ Erros de Arredondamento e Truncamento

Considere a variável F(10, 3, -4, +4)

X	Repres. por arredondamento	Repres. por Truncamento
1,25	0,125×10	0,125×10
10,053	0,101x10 ²	0,100×10 ²
-238,15	-0,238x10 ³	-0,238x10 ³
2,71828	0,272×10	0,271x10
0,000007	Exp< -4 (underflow)	Exp < -4 (underflow)
718235,82	Exp > 4 (overflow)	Exp > 4 (overflow)

 Quando se utiliza o arredondamento os erros cometidos são menores que no truncamento, no entanto o arredondamento requer um maior tempo de execução e por esta razão o truncamento é mais utilizado.

- Consequências dos erros de arredondamento:
- (a) Perda de significação: Esta é uma consequência de erros de arredondamento, que gera perda, total ou parcial, de dígitos significativos.

Exemplo:

Efetue a soma de a = 0,0135 e b = 10,51 em F(10,4,-10,+10)Representação em ponto flutuante:

$$a = 0.1350 \cdot 10^{-1}$$

$$b = 0,1051 \cdot 10^2$$



A adição em aritmética de ponto flutuante requer o alinhamento dos pontos decimais dos dois números. Para isto, a mantissa do número de menor expoente deve ser deslocado para a direita.

$$a = 0,1350 . \ 10^{-1}$$
 $b = 0,1051 . \ 10^{2}$ $a = 0,000135 . \ 10^{2}$ + Soma de parcelas de grandezas muito diferentes $b = 0,1051 . \ 10^{2}$

$$a + b = 0,1052 \cdot 10^2$$

Representação do zero em F(10, 4, -10, +10)

$$a = 0.1350.10^{-3}$$

$$b = 0.0 \cdot 10^{0}$$

$$b = 0.0 \cdot 10^0$$
 $b = 0.0 \cdot 10^{-10}$

Expoente diferente do inferior

$$0,0001350.10^{0}$$

$$0,0000.10^{0}$$

$$0,000135.10^{0}$$

Expoente da máquina

$$0,1350.10^{-3}$$

$$0,0000.10^{-3}$$

$$0,1350 \cdot 10^{-3}$$

Em calculadoras dígitos internos de "guarda"

Consequências dos erros de arredondamento:

(b) Instabilidade numérica: A acumulação sucessiva de erros de arredondamento pode conduzir um algoritmo de repetição a resultados absurdos.

Exemplo:

Avalie f(x) em x = 3 e em x = 3,00001 utilizando uma calculadora científica com representação de 10 dígitos.

$$f(x) = \frac{27985}{9,1-x^2}$$

- Note que há uma variação no resultado final de f(x).
- Isto caracteriza uma instabilidade intrínseca do modelo matemático em relação aos seus dados de entrada.

- PRECISÃO: estabelece a quantidade de algarismos significativos que representam um número.
- A precisão de uma máquina digital é definida como o número de dígitos t da mantissa na base β, e a precisão decimal "d" equivalente pode ser definida baseada na equivalência entre as variações dos dígitos menos significativos em cada base.

PRECISÃO

 Existe uma equivalência entre a representação binária de t+1 bits totais e a decimal de d decimais:

$$10^{1-d} = \beta^{-t}$$

 $log (10^{1-d}) = log (\beta^{-t})$
 $1 - d = (-t) log \beta$
 $d = 1 + t log \beta$

 Exemplo: Calcule a precisão decimal equivalente da variável de 16 bits

$$F(2, 10, -15, 15) \qquad \beta = 2 \quad t = 10$$

$$d = 1 + 10. (log 2)$$

$$d = 4,0103$$

temos uma precisão decimal equivalente d = 4 decimais significativos

Exemplo: Considere a variável de 32 bits

$$2^{-23} = 10^{1-d} \implies \log 2^{-23} = \log 10^{1-d}$$

$$1 - d = -23 \log 2 \implies d = 1 + 23 \log 2 \approx 7,9$$

7 e 8 decimais significativos

 Ou seja, uma calculadora científica de 8 decimais seria suficiente para armazenar os t+1 bits de forma exata.

- A representação é discreta
- Nem todas as frações decimais têm representação binária finita
- Significa que todas as representações binárias da máquina estão "corretas" para 8 dígitos significativos na base 10, ou seja, apresentam decimais equivalentes com pelo menos 8 dígitos corretos.

- EXATIDÃO: conceito relacionado com a forma que melhor representa uma grandeza numérica, ou seja, uma representação é mais exata quando tem o menor desvio (erro) em relação ao valor exato.
- □ Representar o π (3,1415926535) :
 - (a) 3,14 \rightarrow precisão de dois dígitos 0,00159
 - (b) 3,141 \rightarrow precisão de três dígitos 0,00059
 - (c) 3,1416 \rightarrow precisão de cinco dígitos 0,000007