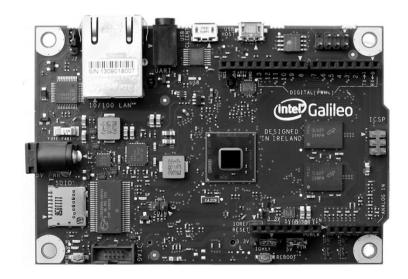
Objetivo:

Aprofundar o estudo em arquiteturas computacionais, integrando conhecimentos de circuitos digitais, arquitetura de computadores, SO e Redes

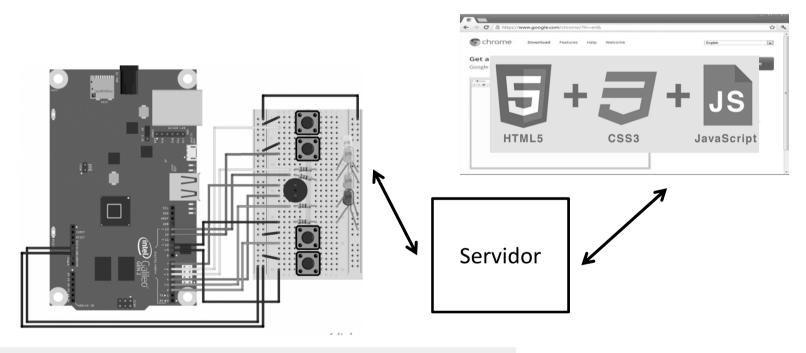
Como:

Atividades prática com a plataforma Intel Galileo



Atividades práticas Full Stack

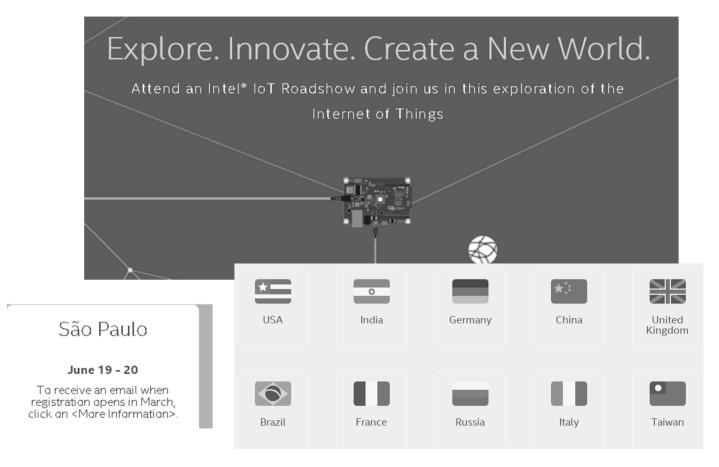
Controle das interfaces físicas até cliente executando em navegador Web



 $\label{eq:control} $$ \operatorname{root}_{\text{clanton}}^{\text{clanton}} \sim \# e cho -n ~"1" > /sys/class/gpio/gpio27/value \\ \operatorname{root}_{\text{clanton}}^{\text{clanton}} \sim \# e cho -n ~"0" > /sys/class/gpio/gpio27/value \\$

Intel Galileo

- Disponível no Laboratório
- Oportunidade para rede de contato com grandes empresas
- Visibilidade para DCOMP/UFS e alunos → Novos projetos



Intel Galileo

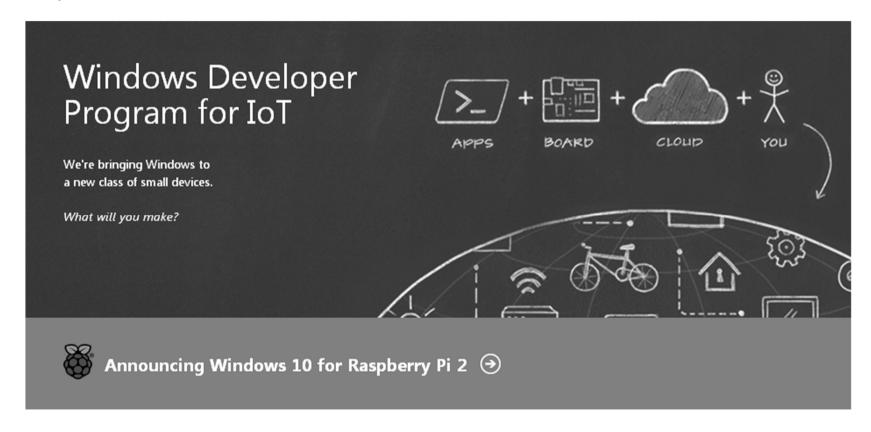
- Disponível no Laboratório
- Oportunidade para rede de contato com grandes empresas
- Visibilidade para DCOMP/UFS e alunos → Novos projetos



Latest Winners from our Roadshows



Perspectivas



Aulas e material

- Terças e quintas feiras as 09hs no laboratório de hardware
- Material disponível em Wiki, link no SIGAA

Link: https://sites.google.com/site/arquitetura2ufs