

# 全国高校计算机教育研究会

## 全国大学生计算机系统能力大赛组委会

### 2025 年全国大学生计算机系统能力大赛

#### 编译系统设计赛（华为毕昇杯）

#### 编译系统实现赛道技术方案

详情访问大赛技术平台：<https://compiler.educg.net>

#### 一、评价方式的基本说明

第 1 条 大赛要求各参赛队综合运用各种知识（包括但不限于编译技术、操作系统、计算机体系结构等），构思并实现一个综合性的编译系统，以展示面向特定目标平台的编译器构造与编译优化的能力。

第 2 条 大赛鼓励各参赛队充分了解目标语言及目标硬件平台（CPU 指令集、Cache、各类并行加速能力等）特点，使编译出的目标码能够尽可能利用目标硬件平台能力以提高目标码的运行效率。

第 3 条 为展示参赛队的设计水平，增加竞赛的对抗性，进入决赛的参赛队还需针对目标语言或目标平台的变化，现场调整编译系统。

第 4 条 除本技术方案特别要求、规定和禁止事项外，各参赛队可自行决定编译器体系结构、前端与后端设计、代码优化等细节。

#### 二、初赛评分标准

第 5 条 比赛内容。开发支持特定语言、面向 ARM 硬件平台或 RISC-V 硬件平台的综合性编译系统。

- 基于 C、C++、Java 或 Rust 语言开发，能够在 Ubuntu24.04（64 位）操作系统的 x86 评测服务器上编译。
- ARM 硬件平台：能够将符合自定义程序设计语言 SysY2022 的测试程序编译为 ARM 汇编语言程序（64 位，ARMv8-A 架构），并通过汇编

链接后在基于赛灵思 XCZU15EG ARM Cortex-A53 处理器的 Ubuntu 22.04 操作系统上运行。

3. RISC-V 硬件平台：能够将符合自定义程序设计语言 SysY2022 的测试程序编译为 RISC-V 汇编语言程序（64 位，RISC-V），汇编代码要允许在较大地址空间内运行（即遵从 GCC -mmodel=mandary 选项的约定），并通过汇编链接后在 64 位 FPGA BOOM CPU 软核上运行。

第 6 条 功能测试。参赛队所开发的编译器应能够编译大赛提供的 SysY2022 语言编写的基准测试程序。

1. 具有词法分析、语法分析、语义分析、目标代码生成与优化等能力，并支持编译错误的准确识别、定位与错误处理功能。
2. 对于正确编译通过的 SysY2022 基准测试程序，应生成符合要求的汇编文件。

功能测试要求基于大赛给出的汇编器、链接器等工具，用自行研制的编译器为每个基准测试程序生成对应的二进制可执行文件，并在安装有 Linux 操作系统的指定硬件平台上加载并运行；根据给定的输入数据，比对输出结果，计算得分。若未能将每个基准测试程序正确编译出可执行二进制文件，或所有测试点都未通过计 0 分；所有测试点都通过计 100 分；部分测试点通过的，按所通过测试点的比例计算功能测试得分。参赛队的最终功能测试成绩为每个基准测试程序功能测试成绩的平均值。

第 7 条 性能测试。在通过功能测试的前提下，记录每个基准测试在目标硬件平台上的执行时间作为评价依据。每个基准测试程序按照执行时间最小者的性能测试分值被定义为 100 分，其余各参赛队依据在该基准测试程序上的运行时间与最小运行时间的比值除 100 计算参赛队在该基准测试程序上的性能得分（性能得分=100 / （运行时间/最短运行时间））。性能测试分值越大越好。参赛队的最终性能测试成绩为每个基准测试程序的性能成绩的平均值。

第 8 条 初赛总成绩 100 分，各分项成绩权重如下：

1. 编译器的功能测试成绩：50%

2. 基准测试程序的性能测试成绩：50%

### 三、决赛评分标准

第 9 条 决赛阶段的任务在初赛提交的最终版本编译系统上完成。

第 10 条 比赛内容。大赛组委会公布新的基准测试程序。参赛队根据变化，在限定时间内自行修改编译系统源代码，提交给竞赛系统。生成的编译系统需要以新给出的基准测试程序集作为输入，编译输出对应的汇编程序，并在指定的目标硬件平台上完成性能评测。

第 11 条 功能测试与性能测试方法与初赛一致。参赛队团队协作及现场答辩的评分标准在决赛阶段另行公布。

第 12 条 决赛总成绩 100 分，各分项成绩权重如下：

1. 编译器的功能测试成绩：20%
2. 基准测试程序的性能测试成绩：70%
3. 参赛队团队协作、设计文档及现场答辩：10%

### 四、参赛作品提交

第 13 条 各参赛选手初赛阶段需要在大赛的竞赛平台提交完整的设计内容：

1. 综合编译系统设计的完整工程文件（必须包含全部 C/C++ 源代码、Java 源代码或 Rust 源代码），并在竞赛平台中至少有一次完整通过性能测试的记录和有效成绩。
2. 编译系统设计的分析设计文档。

第 14 条 如果需要使用第三方 IP 或者借鉴他人的部分源码，必须在设计文档和源代码的头部予以明确说明。

第 15 条 如果在开发过程中使用了代码大模型等人工智能辅助工具生成部分源码，必须在相关文档、源码注释或项目说明中予以明确说明，包括所使用的工具名称、生成内容的范围及对生成结果所作的人工修改情况等信息，以保障代码的可追溯性与合规性。

第 16 条 参赛队需从头构造编译系统，允许基于 Lex、YACC、Bison、JavaCC、JavaCUP、ANTLR 等通用词法、语法解析器生成工具帮助生成部分代码，但不得直接使用 GCC、LLVM 等现有、开源编译器与框架的源代码及裁剪。

第 17 条 参赛队不得针对特定测试用例进行违规优化（详见附件《关于编译优化合理性及违规行为认定的说明》），不得恶意干扰评测环境或绕过评测系统规则等。一经发现，组委会将取消相关测例成绩，并视情节严重程度对该队整体排名进行降档处理，情节特别严重的将取消参赛资格。

第 18 条 参赛队必须严守学术诚信。一发现代码抄袭或技术抄袭等学术不端行为，代码重复率在 50%以上，取消参赛队的参赛资格。

## 五、 等级认定标准

第 19 条 编译系统设计赛根据参赛队在初赛和决赛阶段最后提交的有效作品进行等级评定，并发放编译系统设计能力等级证书。等级认定共分为一级、二级、三级、入门级等共四级，对应的评定标准如下：

1. 一级：熟悉编译器结构和构建过程，熟练掌握绝大部分基本优化技巧，在给定测例上优化能力达到或超过与 GCC 编译器的“O2”对等价程序的优化相当的水平。

标准：必过功能用例全部通过，且性能分  $\geq 90$  分。

2. 二级：能够完成编译器设计及实现，功能正确，熟悉编译器结构和构建过程，具有一定的编译优化能力。

标准：必过功能用例全部通过，且  $90 > \text{性能分} \geq 40$  分。

3. 三级：熟悉编译器结构和构建过程，能够开发实现功能基本正确的编译器。

标准：未达到二级标准，但是功能分  $\geq 60$  分。

4. 入门级：基本熟悉编译器结构和构建过程，能够开发实现具有一定功能的编译器。

标准：未达到三级标准，编译通过，能通过不少于 5 个功能用例。

第 20 条 功能得分。满分 100 分，按初赛阶段给出的功能测试用例计算，每通过 1%个功能测试用例，得 1 分。

第 21 条 性能得分。满分 100 分，基于决赛阶段给出的性能测试用例计算，以 GCC 11.2.0 版本的 O2 优化运行时间为基准。参赛队在单个性能用例的得分为： $100 * (\text{GCC 编译用例运行时间} / \text{参赛队用例运行时间})$ 。性能总分为所用

性能用例得分的几何平均值。

第 22 条 等级认定中各个等级划分的功能与性能分数线标准，待当年决赛结束后公布，并制作发放等级认定证书。

## 六、 竞赛平台与测试程序

第 23 条 大赛提供的竞赛平台和测试程序包括：

1. 代码托管平台，支持各参赛队的群体协作与版本控制。
2. 竞赛评测系统，根据参赛队的申请从代码托管平台获取指定版本，生成编译系统，并加载基准测试程序，自动进行功能及性能测试。
3. 基于 SysY2022 语言的基准测试程序（包括 SysY2022 源码及评测点数据），用于在 ARM、RISC-V 等目标硬件平台上对参赛队编译器生成的可执行文件进行性能评测。

## 七、 软硬件系统规范

第 24 条 SysY2022 语言是用于本次竞赛的高级程序设计语言，是 C 语言基本语法的子集，支持全局变量声明、自定义函数、int 类型和元素为 int 类型的多维数组类型，float 类型和元素为 float 类型的多维数组类型，支持赋值、表达式、语句块、常见控制流结构，表达式支持基本算术运算、关系运算和逻辑运算，优先级与结合性和 C 语言规范保持一致。

第 25 条 决赛阶段的语言语法、目标硬件平台特性、基准测试集调整，由大赛组委会在决赛阶段发布。

第 26 条 大赛指定的编译环境用于编译参赛队提交的编译系统源码，参数如下：

1. CPU：AMD64 架构
2. 内存：8GB
3. Docker 容器操作系统：Ubuntu 24.04
4. C/C++编译器：LLVM/Clang-18，编译选项：  
C 语言：clang --std=c11 -O2 -lm  
C++语言：clang++ --std=c++17 -O2 -lm
5. Java 平台与编译器：openjdk 24，主类名与编译选项：  
主类名：Compiler.java（主类不带包名）

编译选项: `javac -encoding utf-8`

6. Rust 平台与编译器: `rustc 1.85.0`

编译选项: `rustc -O2`

第 27 条 大赛指定的 ARM 架构目标程序性能基准测试实验设备为 CG-FPGA15EG, 主要参数如下:

1. CPU: 赛灵思 XCZU15EG ARM Cortex-A53 MPCore , 4 核心 (2 个隔离核用于评测), L1 数据缓存大小为 32 KB, 4 路组相联, L1 指令缓存大小为 32 KB, 2 路组相联。L2 缓存大小为 1MB, 由所有核心共享, 16 路组相联。支持 ARMv8-A 架构和 64 位指令集, 支持 NEON 和单精度/双精度浮点计算。
2. 内存: 4GB DDR4。
3. 操作系统: 64 位, Ubuntu 22.04。
4. 汇编和链接器: `gcc version 11.2.0 (Ubuntu 11.2.0-19ubuntu1)`, 编译与链接命令: `gcc -march=armv8-a` (用于汇编和链接参赛队编译系统输出的汇编代码)。
5. 编译生成的参赛队编译器统一命名为 `compiler`, 参数如下:  
功能测试: `compiler testcase.sysy -S -o testcase.s`  
性能测试: `compiler testcase.sysy -S -o testcase.s -O1`
6. 为提升性能评测的计时精度, 采用了 Linux CPU 隔离技术(`isolcpu=2,3`), 目标程序运行在操作系统的核心 2 和核心 3 上。若参赛队编译器采用了多线程优化技术, 请注意与此要求相匹配。

第 28 条 大赛指定的 RISC-V 架构目标程序性能基准测试实验设备为 CG-FPGA15EG, 主要参数如下:

1. CPU: BOOM v3 (Berkeley Out-of-Order Machine Version 3) 架构, RISC-V 64GC 指令集, 主频 50M, 乱序执行, 双发射, 超标量构架。
2. 内存: 2GB
3. FPU (浮点数运算单元, 采用标准 IEEE754 格式)
4. 在初赛阶段, 不支持 SIMD 指令; 在决赛阶段, 参赛队可根据开放的

SIMD 指令文档，使用 SIMD 指令。

5. 参赛队的目标程序经过编译和链接后，直接在 BOOM CPU 软核上运行，参赛队可通过 GDB+OpenOCD 对运行于软核上的目标程序进行调试。
6. 汇编和链接器：gcc version 13.3.0 (Ubuntu 13.3.0-6ubuntu2~24.04)，编译与链接命令：gcc -march=rv64gc（用于汇编和链接参赛队编译系统输出的汇编代码）
7. 编译生成的参赛队编译器统一命名为 compiler，参数如下：  
功能测试：compiler testcase.sysy -S -o testcase.s  
性能测试：compiler testcase.sysy -S -o testcase.s -O1

## 八、 大赛网站

第 29 条 编译系统设计赛技术平台网址：<https://compiler.educg.net>。

第 30 条 大赛网站提供多种软件开发工具及设计资料，包括但不限于以下内容：

1. SysY2022 程序设计语言规范、文法及说明。
2. CG-FPGA15EG ARM Cortex-A53 MPcore 硬件技术规范。
3. CG-FPGA15EG BOOM 软核硬件技术规范。
4. 竞赛平台（代码托管平台、竞赛评测系统）使用文档。
5. 性能基准测试程序及其文档。
6. QEMU 本地调试指南。
7. GDB+OpenOCD 在线调试指南。