

Министерство образования Республики Беларусь
Учреждение образования
БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Факультет компьютерных систем и сетей

Кафедра электронных вычислительных машин

Лабораторная работа №2
«Исследование характеристик полевого транзистора»

Студенты гр. 250502

Бригадир А. С.
Ерофеев В. С.

Преподаватель

Горченко А. С.

МИНСК 2024

1 ЦЕЛЬ РАБОТЫ

Изучение работы и характеристик полевого транзистора.

2 ИСХОДНЫЕ ДАННЫЕ К РАБОТЕ

Лабораторная работа выполняется на лабораторном модуле Lab5A и макетной плате лабораторной станции NI ELVIS.

В ходе выполнения работы будут выполнены следующие задачи:

1. Получение передаточной характеристики полевого транзистора в схеме с общим истоком.
2. Получение зависимости сопротивления канала полевого транзистора от напряжения затвор-исток.
3. Получение семейства выходных характеристик полевого транзистора в схеме с общим истоком.
4. Исследование работы транзисторного каскада с общим истоком.

3 ТЕОРИТИЧЕСКИЕ СВЕДЕНИЯ

3.1 Определение полевого транзистора

Униполярными, или полевыми, транзисторами называются полупроводниковые приборы, в которых регулирование тока производится изменением проводимости проводящего канала с помощью электрического поля, перпендикулярного направлению тока. Оба названия этих транзисторов достаточно точно отражают их основные особенности: прохождение тока в канале обусловлено только одним типом зарядов, и управление током канала осуществляется при помощи электрического поля.

3.2 Разновидности полевых транзисторов

Электроды, подключенные к каналу, называются стоком (С) и истоком (И), а управляющий электрод называется затвором (З). Напряжение управления, которое создает поле в канале, прикладывается между затвором и истоком. В зависимости от выполнения затвора униполярные транзисторы делятся на две группы: с управляющим р-п-переходом и с изолированным затвором.

3.3 Полевые транзисторы с изолированным затвором

В полевых транзисторах с изолированным затвором электрод затвора изолирован от полупроводникового канала с помощью слоя диэлектрика из двуокиси кремния SiO_2 . Поэтому полевой транзистор с такой структурой называют МОП-транзистором (металл-окисел-полупроводник). Электроды

стока и истока располагаются по обе стороны затвора и имеют контакт с полупроводниковым каналом. Ток утечки затвора пренебрежимо мал даже при повышенных температурах. Полупроводниковый канал может быть обеднен носителями зарядов или обогащен ими. При обедненном канале электрическое поле затвора повышает его проводимость, поэтому канал называется индуцированным. Если канал обогащен носителями зарядов, то он называется встроенным. Электрическое поле затвора в этом случае приводит к обеднению канала носителями зарядов.

Устройство полевого транзистора с изолированным затвором (ПТИЗ) приведено на рисунке 3.1:

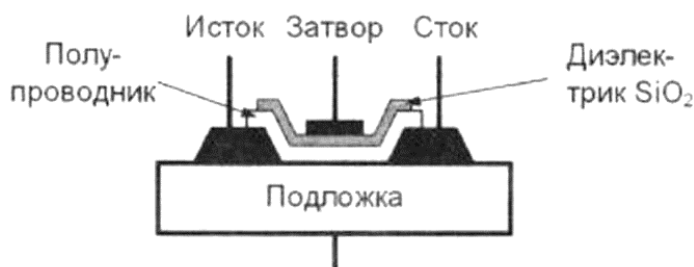


Рисунок 3.1 – Устройство полевого транзистора с изолированным затвором

Проводимость канала может быть электронной или дырочной. Если канал имеет электронную проводимость, то он называется n-каналом. Каналы с дырочной проводимостью называются p-каналами. В результате полевые транзисторы с изолированным затвором могут быть четырех типов: с каналом n- или p-типов, каждый из которых может иметь индуцированный или встроенный канал. Их условные графические обозначения приведены на рисунке 3.2:



Рисунок 3.2 – Условные графические обозначения полевых транзисторов

Поскольку полевые транзисторы с управляющим переходом (ПТУП) могут работать только с обеднением канала, то наличие встроенного канала показано на этом изображении сплошной линией, которая имеет контакты с

электродами стока и истока. Направление стрелки на выводе затвора указывает тип проводимости канала.

3.4 Характеристики полевых транзисторов

Входное сопротивление полевых транзисторов составляет десятки - сотни МОм. При этом входной ток очень мал и практически не зависит от напряжения $U_{зи}$ между затвором и истоком, поэтому для полевых транзисторов входная характеристика, т.е. зависимость I_z от $U_{зи}$ при фиксированном значении $U_{си}$, практического значения не имеет и при расчетах используют только передаточные и выходные вольтамперные характеристики (ВАХ). Типовые передаточные характеристики n-канальных полевых транзисторов приведены на рисунке 3.4.

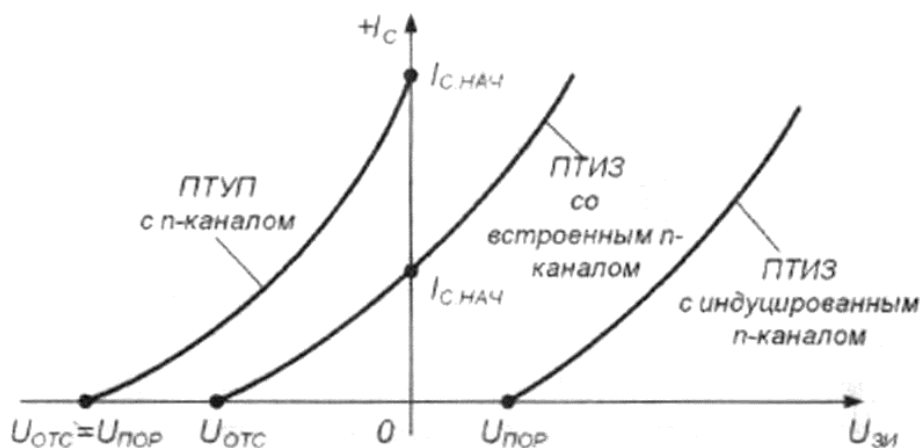


Рисунок 3.4 – Типовые передаточные характеристики n-канальных полевых транзисторов

Как видно, ток стока для n-канальных транзисторов имеет положительный знак, что соответствует положительному напряжению на стоке.

ПТУП при нулевом напряжении на затворе имеют максимальное значение тока, которое называется начальным $I_{нач}$. При увеличении запирающего напряжения ток стока уменьшается и при напряжении отсечки $U_{отс}$ становится близким к нулю.

Характеристики ПТИЗ с индуцированным каналом таковы, что при нулевом напряжении на затворе ток стока транзистора нулевой. Появление тока стока в таких транзисторах происходит при напряжении на затворе больше порогового значения $U_{пор}$. Увеличение напряжения на затворе приводит к увеличению тока стока.

Характеристики ПТИЗ со встроенным каналом при нулевом напряжении на затворе имеют начальное значение тока $I_{с.нач}$. Такие транзисторы могут работать как в режиме обогащения, так и в режиме

обеднения. При увеличении напряжения на затворе канал обогащается и ток стока растет, а при уменьшении напряжения на затворе канал обедняется и ток стока снижается.

Для полевых транзисторов с р-каналом передаточные характеристики имеют такой же вид, только располагаются в нижней половине графика и имеют отрицательное значение тока и отрицательное напряжение на стоке.

Типовые выходные характеристики полевых транзисторов с управляющим р-n-переходом и каналом n-типа приведены на рисунке 3.5:

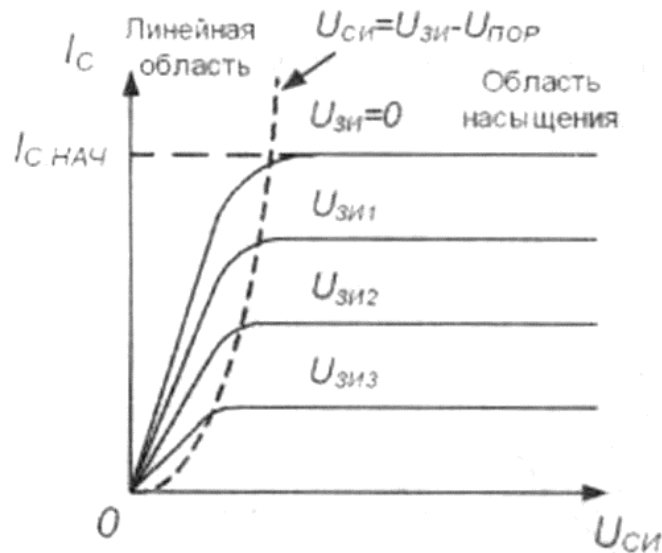


Рисунок 3.5 – Выходные характеристики полевого транзистора с управляющим р-n-переходом

Характеристики других типов транзисторов имеют аналогичный вид. На этих ВАХ можно выделить две области: линейную и насыщения. В линейной области вольтамперные характеристики вплоть до точки перегиба представляют собой прямые линии, наклоны которых зависят от напряжения на затворе. В области насыщения ВАХ идут практически горизонтально, что позволяет говорить о независимости тока стока I_c от напряжения на стоке $U_{си}$. Особенности этих характеристик обуславливают применение полевых транзисторов.

3.5 Работа полевого транзистора в линейной области

В линейной области полевой транзистор используется как сопротивление, управляемое напряжением на затворе. При этом ток стока полевого транзистора определяется по формуле (3.1):

$$i_c = 2k((U_{пор} - U_{зи})U_{си} - \frac{U_{си}^2}{2}) \quad (3.1)$$

где k – постоянный коэффициент, зависящий от конструкции транзистора, $U_{\text{пор}}$ – пороговое напряжение (или напряжение отсечки), $U_{\text{зи}}$ – напряжение между затвором и истоком, $U_{\text{си}}$ – напряжение между стоком и истоком.

Сопротивление канала в линейной области можно определить с помощью выражения (3.2):

$$I_c \approx 2k(U_{\text{пор}} - U_{\text{зи}})U_{\text{си}} \quad (3.2)$$

На начальном участке линейной области, учитывая малую величину напряжения на стоке ($U_{\text{си}} = 0$), можно воспользоваться упрощенным выражением (3.3):

$$R_k = \frac{U_{\text{си}}}{i_c} = \frac{1}{2k(U_{\text{пор}} - U_{\text{зи}})} \quad (3.3)$$

Из выражения (3.3) следует, что при $U_{\text{зи}} = 0$ сопротивление канала будет минимальным $R_{k.\text{min}} = 1 / (2kU_{\text{пор}})$. Если напряжение на затворе стремится к пороговому значению $U_{\text{зи}} \rightarrow U_{\text{пор}}$, то сопротивление канала возрастает до бесконечности: $R_k \rightarrow \infty$. График зависимости сопротивления канала от управляющего напряжения на затворе приведен на рисунке 3.6:

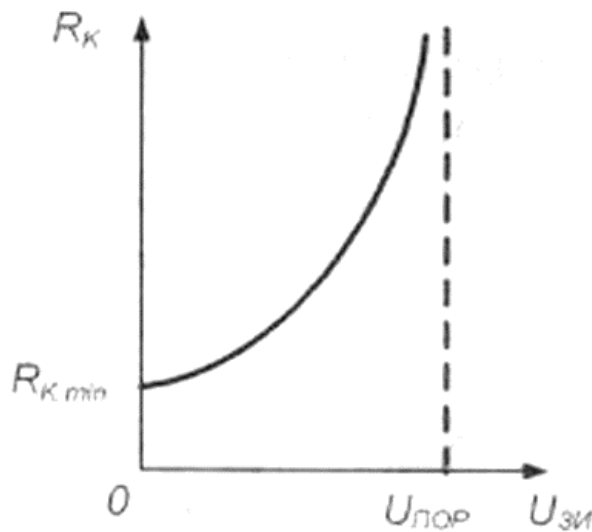


Рисунок 3.6 – Зависимость сопротивления канала полевого транзистора от напряжения на затворе

Основное применение полевых транзисторов в линейной области определяется их способностью изменять сопротивление при изменении напряжения на затворе. Это сопротивление для мощных полевых транзисторов с изолированным затвором достигает долей Ома (0,5...2,0 Ом), что позволяет использовать их в качестве замкнутого ключа с весьма малым

собственным сопротивлением канала. С другой стороны, если напряжение на затворе сделать равным пороговому значению (или больше его), то сопротивление канала транзистора увеличивается, что соответствует разомкнутому ключу с весьма малой собственной проводимостью. Таким образом, полевой транзистор можно использовать как ключ, управляемый напряжением на затворе.

3.6 Работа полевого транзистора в области насыщения

В области насыщения полевой транзистор используется как усилительный элемент, при этом его ток стока определяется уравнением (3.4):

$$i_c = k(U_{\text{пор}} - U_{\text{зи}})^2 \quad (3.4)$$

из которого следует его независимость от напряжения на стоке. Практически такая зависимость есть, но в большинстве случаев она слабо выражена. Из уравнения (3.4) можно найти начальный ток стока по формуле (3.5) при условии, что $U_{\text{зи}} = 0$:

$$i_c = kU_{\text{пор}}^2 \quad (3.5)$$

Из выражения (3.5) следует, что значение коэффициента k можно определить экспериментально, измерив начальный ток стока $I_{\text{нач}}$ и пороговое напряжение $U_{\text{пор}}$ (или напряжение отсечки $U_{\text{отс}}$).

Полевые транзисторы, в области насыщения используются в основном как усилительные приборы и их усилительные свойства определяются крутизной вольтамперной характеристики, рассчитываемой по формуле (3.6):

$$S = \left| \frac{di_c}{du_{\text{зи}}} \right| = 2k(U_{\text{пор}} - U_{\text{зи}}) \quad (3.6)$$

Из уравнения (3.6) следует, что максимальное значение крутизна имеет при $U_{\text{зи}} = 0$. С увеличением напряжения на затворе крутизна уменьшается и при $U_{\text{зи}} = U_{\text{пор}}$ становится равной нулю. Используя максимальное значение крутизны $S_{\text{max}} = 2kU_{\text{пор}}$, уравнение (3.6) можно записать в следующем виде, представленном выражением (3.7):

$$S = S_{\text{max}} \left(1 - \frac{U_{\text{зи}}}{U_{\text{пор}}} \right) \quad (3.7)$$

3.7 Усилительный каскад на полевом транзисторе

При построении усилителей на полевых транзисторах наибольшее распространение получила схема каскада с общим истоком. При этом в ней,

как правило применяются либо полевые транзисторы с управляющим р-п-переходом, либо МДП-транзисторы со встроенным каналом.

На рисунке 3.7 приведена типовая схема каскада на полевом транзисторе с управляющим р-п-переходом и каналом п-типа.

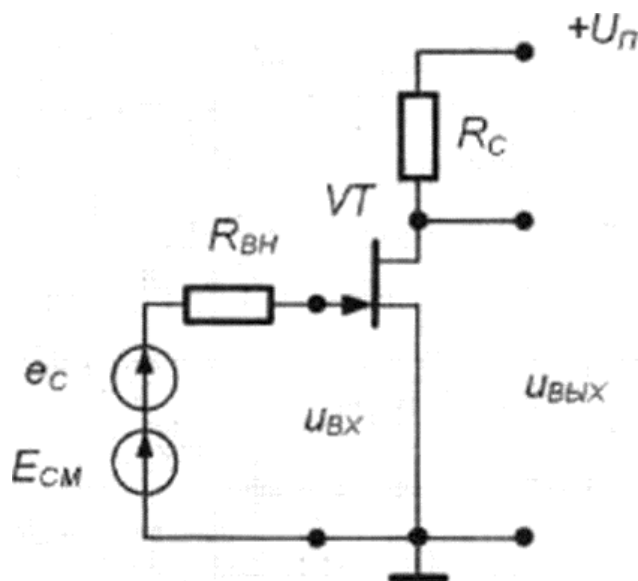


Рисунок 3.7 – Типовая схема усилительного каскада на полевом транзисторе

В этой схеме с помощью источника смещения $E_{см}$ устанавливается требуемый режим работы каскада. Наиболее часто эта схема используется при построении входных каскадов усилителей. Объясняется это следующими преимуществами полевого транзистора перед биполярным:

1. Большее входное сопротивление полевого транзистора упрощает его согласование с высокоомным источником сигнала;
2. Как правило, полевой транзистор имеет весьма малый коэффициент шума, что делает его более предпочтительным при усилении слабых сигналов.
3. Полевой транзистор имеет большую собственную температурную стабильность режима покоя.

Вместе с тем каскады на полевых транзисторах обычно обеспечивают меньший коэффициент усиления по напряжению, по сравнению с каскадами на биполярных транзисторах.

Как уже было отмечено, полевой транзистор с управляющим переходом может работать только с обеднением канала в режиме обеднения канала, т.е. полярности напряжений, приложенные к его стоку и затвору, должны быть противоположными. Поэтому для задания режима по постоянному току на практике широко используется введение в каскад последовательной отрицательной обратной связи (ООС) по току нагрузки.

Схема такого каскада приведена на рисунке 3.8:

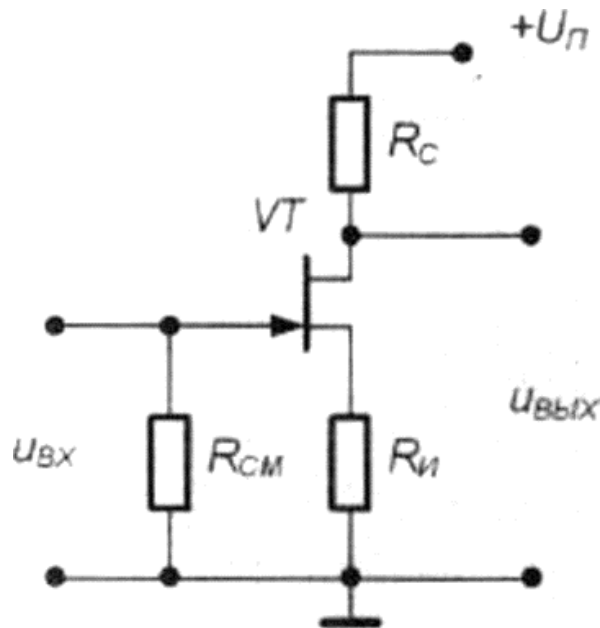


Рисунок 3.8 – Задание режима покоя в усилительном каскаде на полевом транзисторе с управляющим p-n-переходом

Ее особенность заключается в том, что параллельно входным выводам усилительного каскада подключен резистор $R_{см}$. Этот резистор обеспечивает гальваническую связь затвора с общей шиной, что необходимо для замыкания цепи смещения, а также стабилизирует входное сопротивление каскада. Сопротивление резистора $R_{см}$ выбирается меньше собственного входного сопротивления транзистора (обычно $R_{см} < 1 \text{ МОм}$). Так как собственный входной ток полевого транзистора стремится к нулю, то падение напряжения на $R_{см}$ от протекания тока смещения также стремится к нулю и напряжение смещения практически равно падению напряжения на включенном в цепь истока резисторе $R_{и}$.

В рассматриваемой схеме резистор $R_{и}$ выполняет двойную роль. Во-первых, он обеспечивает начальное смещение рабочей точки каскада и, во-вторых, вводит в него последовательную отрицательную обратную связь по току нагрузки, что приводит к уменьшению коэффициента усиления каскада и стабилизирует его рабочую точку.

4 ВЫПОЛНЕНИЕ РАБОТЫ

4.1 Получение передаточной характеристики полевого транзистора в схеме с общим истоком

4.1.1 Главное окно программы для получения передаточной характеристики полевого транзистора в схеме с общим истоком представлено на рисунке 4.1, а в левом нижнем углу данного окна расположена схема ВП, необходимого для выполнения данного задания.

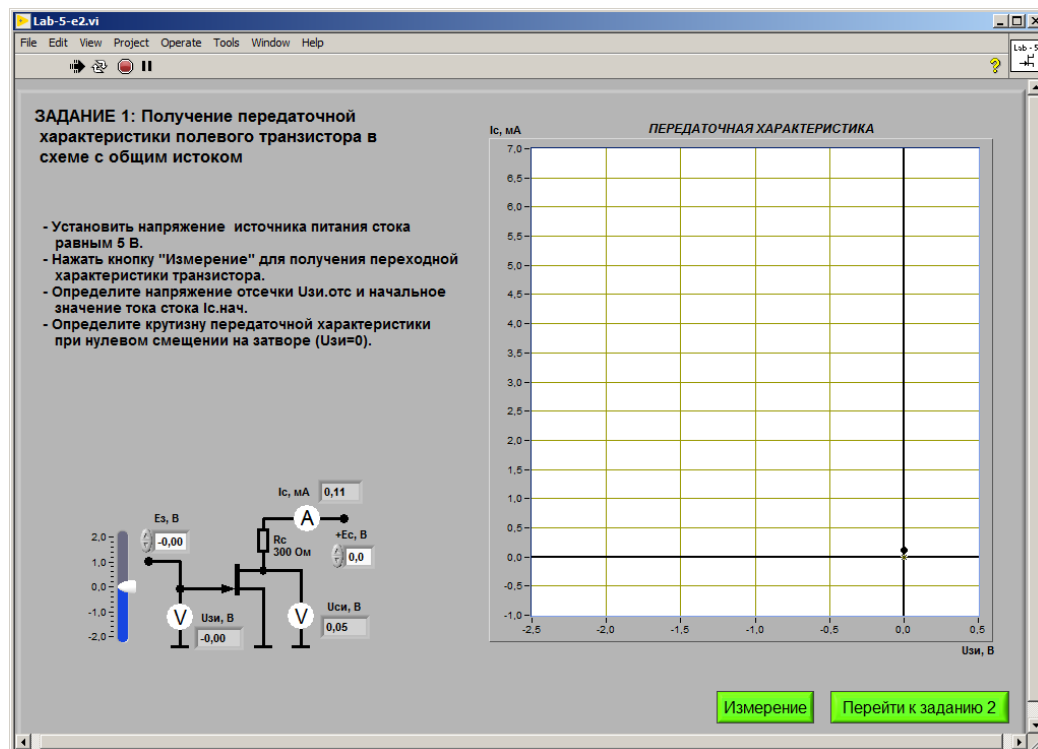


Рисунок 4.1 – Лицевая панель ВП для получения передаточной характеристики полевого транзистора

4.1.2 С помощью цифрового элемента управления, находящегося на передней панели ВП, установим значение напряжения питания стока E_k равным 5 В. Нажмем на панели ВП кнопку «Измерение». На графическом индикаторе ВП появится график зависимости выходного тока I_c транзистора от входного напряжения $U_{зи}$ (рисунок 4.2).

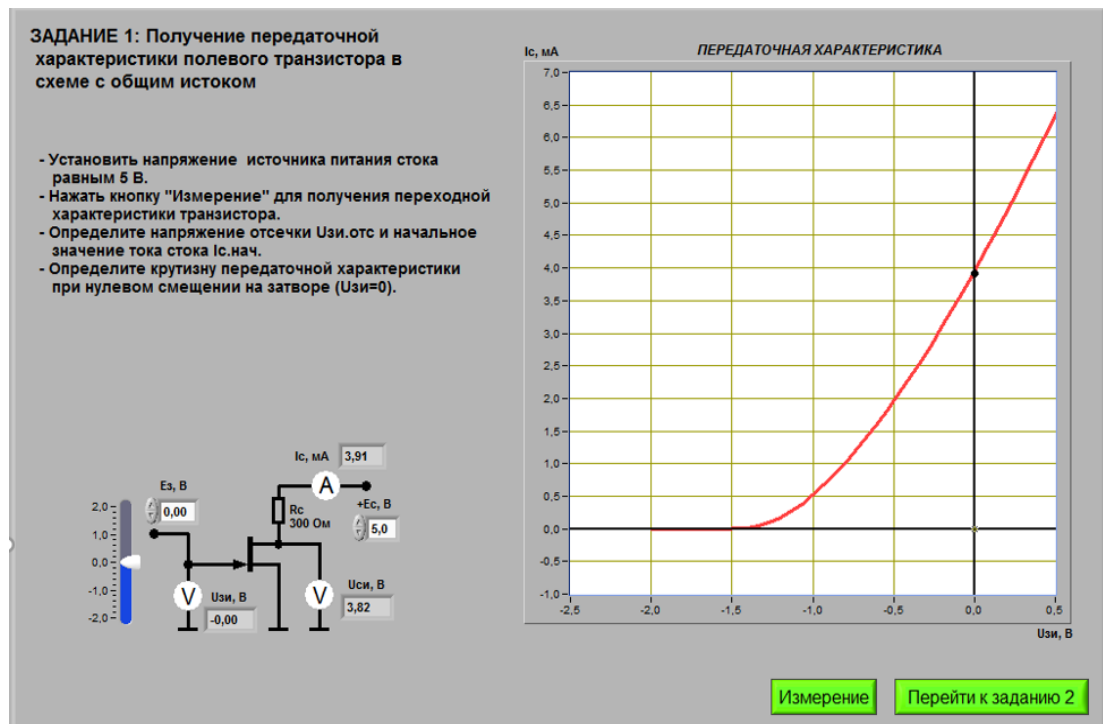


Рисунок 4.2 – График зависимости выходного тока I_c транзистора от входного напряжения $U_{зи}$

4.1.3 Изменяя напряжение источника ЭДС затвора E_z с помощью ползункового регулятора, расположенного на панели ВП, установим значение тока стока I_c примерно равным 0,01 мА. Получим значение напряжения отсечки затвор-исток $U_{зи.отс}$:

$$U_{зи.отс} = -1,43 \text{ В.}$$

4.1.4 Изменяя напряжение источника ЭДС затвора E_z с помощью ползункового регулятора, расположенного на панели ВП, установим значение напряжения затвор-исток $U_{зи}$ равным 0 В. Получим начальное значение тока стока $I_{с.нач}$:

$$I_{с.нач} = 3,91 \text{ мА.}$$

4.1.5 Вычислим значение коэффициента k , учитывающего конструктивные и технологические параметры транзистора, по формуле:

$$k = \frac{I_{с.нач}}{(U_{зи.отс})^2} = \frac{3,91 \text{ мА}}{(-1,43 \text{ В})^2} = 1,912 \frac{\text{мА}}{\text{В}^2}.$$

4.1.6 Изменяя напряжение источника ЭДС затвора E_z с помощью ползункового регулятора, расположенного на панели ВП, установим значение напряжения затвор-исток $U_{зи}$ сначала равным $U_{зи.1} = -0,1 \text{ В}$, а затем равным

$U_{зи.2} = +0,1$ В. Получим значения тока стока $I_{с.1}$ и $I_{с.2}$ для этих точек передаточной характеристики:

$$I_{с.1} = 3,47 \text{ мА};$$

$$I_{с.2} = 4,33 \text{ мА}.$$

4.1.7 Вычислим и значение крутизны передаточной характеристики полевого транзистора в окрестности точки $U_{зи} = 0$ по формуле (3.6):

$$S = \frac{(I_{с.2} - I_{с.1})}{(U_{зи.2} - U_{зи.1})} = \frac{(4,33 \text{ мА} - 3,47 \text{ мА})}{(0,1 \text{ В} + 0,1 \text{ В})} = 4,3 \frac{\text{мА}}{\text{В}}.$$

4.2 Получение зависимости сопротивления канала полевого транзистора от напряжения затвор-исток

4.2.1 Главное окно программы для получения зависимости сопротивления канала полевого транзистора от напряжения затвора-исток представлено на рисунке 4.3, а в левом нижнем углу данного окна расположена схема ВП, необходимого для выполнения данного задания.

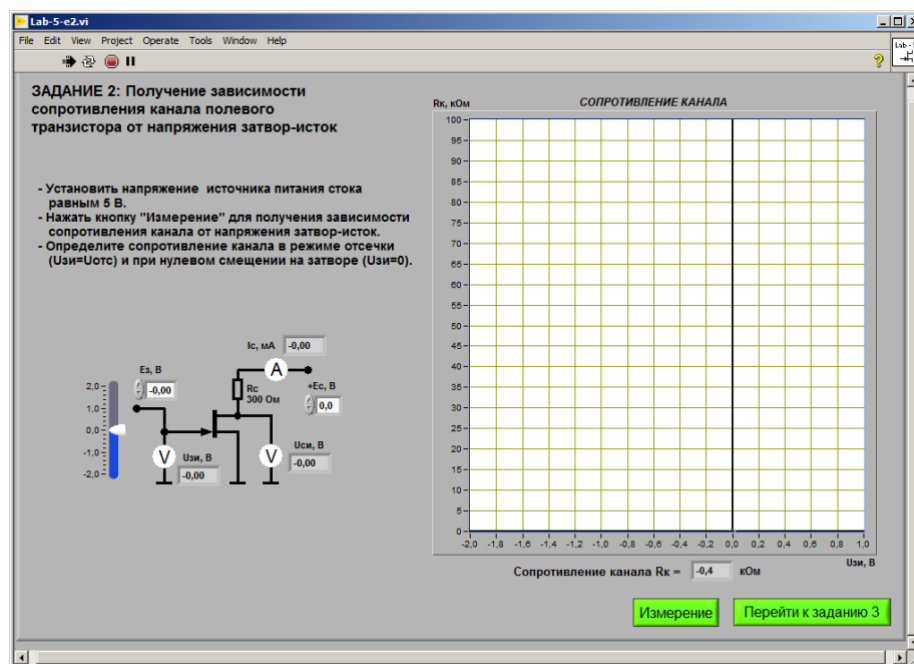


Рисунок 4.3 – Лицевая панель ВП для получения зависимости сопротивления канала полевого транзистора от напряжения затвора-исток

4.2.2 С помощью цифрового элемента управления, находящегося на передней панели ВП, установим значение напряжения питания стока E_c , равным 5 В. Нажмем на панели ВП кнопку «Измерение». На графическом

индикаторе ВП появится график зависимости сопротивления канала R_k полевого транзистора от напряжения затвор-исток $U_{зи}$ (см. рисунок 4.4).

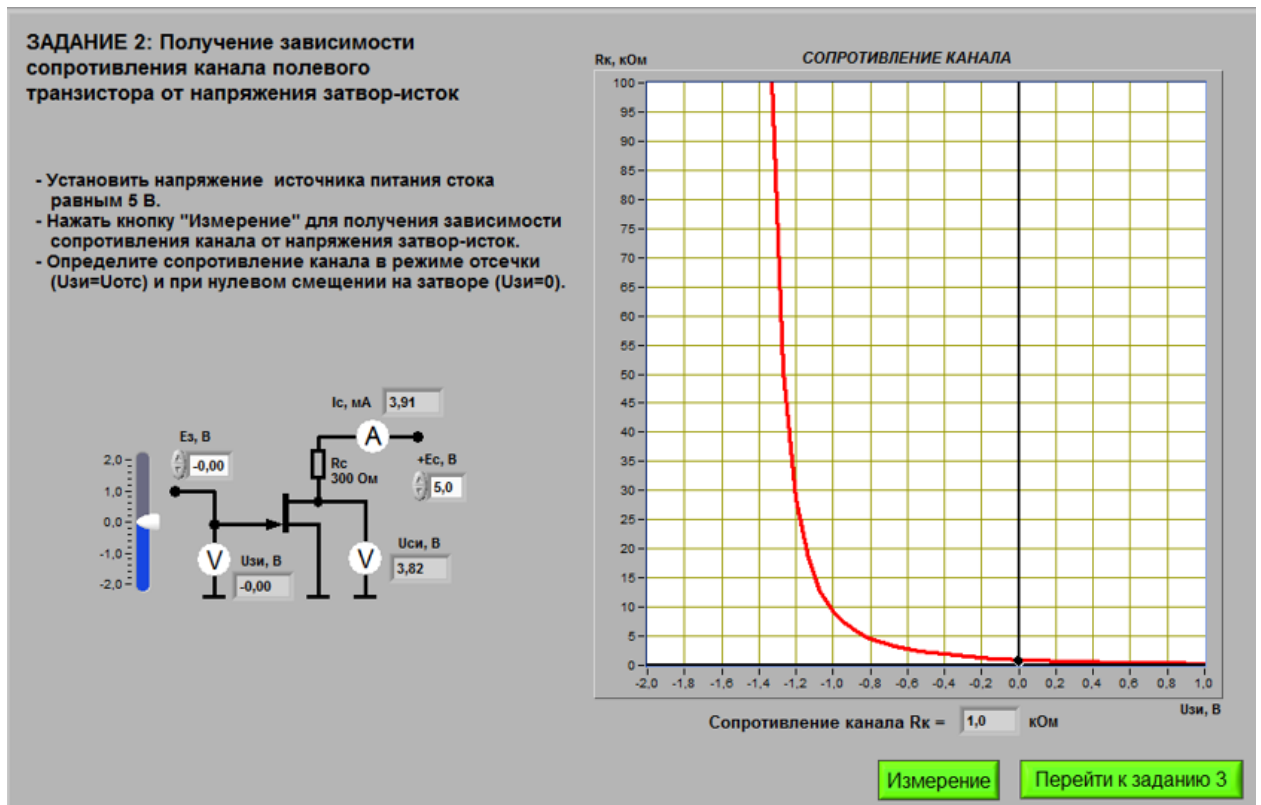


Рисунок 4.4 – График зависимости сопротивления канала R_k полевого транзистора от напряжения затвор-исток $U_{зи}$

4.2.3 Изменяя напряжение источника ЭДС затвора E_z с помощью ползункового регулятора, расположенного на панели ВП, установим значение тока стока I_c примерно равным 0,01 мА. Получим значение сопротивления $R_{k.макс}$, соответствующее напряжению $U_{зи.отс}$ (закрытое состояние транзистора).

$$R_{k.макс} = 512,0 \text{ кОм.}$$

4.2.4 Изменяя напряжение источника ЭДС затвора E_z с помощью ползункового регулятора, расположенного на панели ВП, установим значение напряжения затвор-исток равным 0 В. Получим значение сопротивления $R_{k.мин}$ соответствующее напряжению $U_{зи}=0$ (открытое состояние транзистора).

$$R_{k.мин} = 1,0 \text{ кОм.}$$

4.3 Получение семейства выходных характеристик полевого транзистора в схеме с общим истоком

4.3.1 Главное окно программы для получения семейства выходных характеристик полевого транзистора в схеме с общим истоком представлено на рисунке 4.5, а в левом нижнем углу данного окна расположена схема ВП, необходимого для выполнения данного задания.

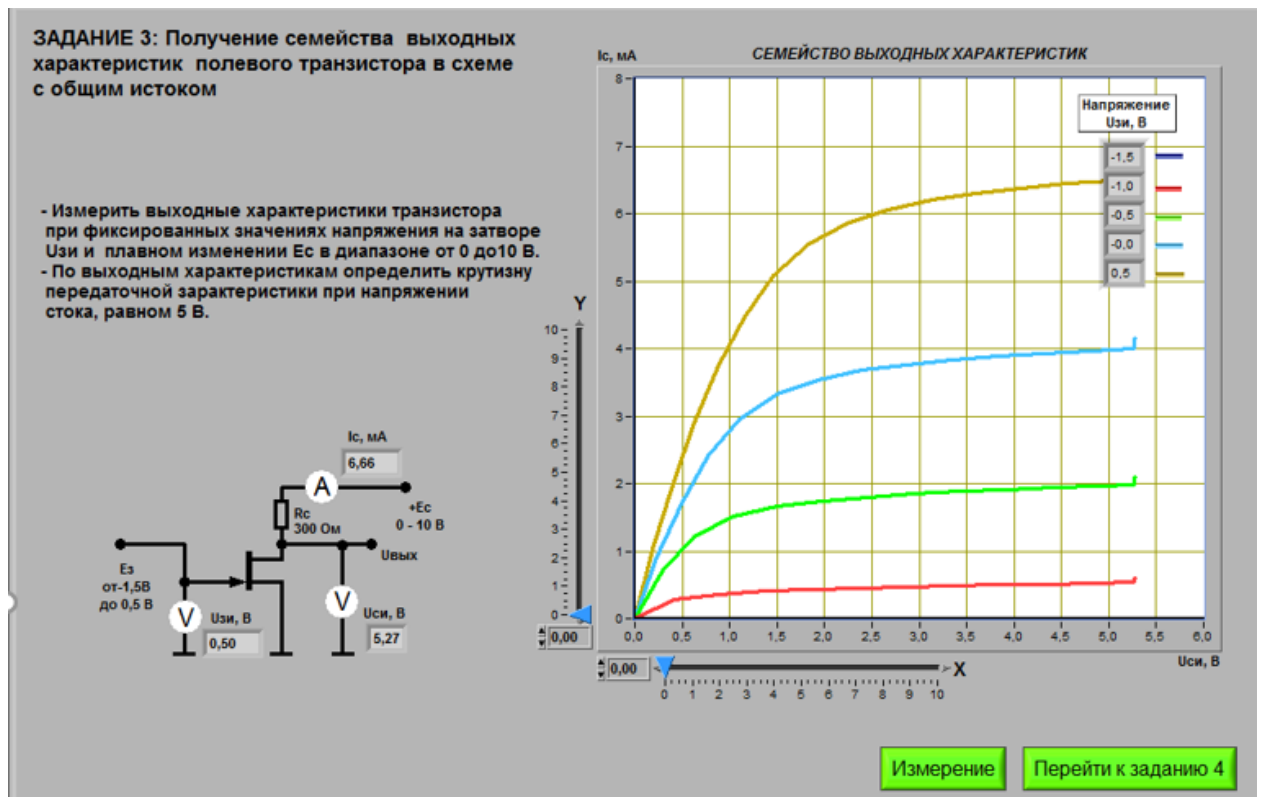


Рисунок 4.5 – Лицевая панель ВП для получения семейства выходных характеристик полевого транзистора в схеме с общим истоком

4.3.2 Нажмем на панели ВП кнопку «Измерение». На графическом индикаторе ВП появятся графики зависимостей тока стока I_c от напряжения сток-исток $U_{си}$, полученные при плавном изменении напряжения на стоке транзистора от 0 до 10 В и фиксированных значениях напряжения источника ЭДС затвора $U_{зи} = -1,5$ В; $-1,0$ В; $-0,5$ В; 0 В; $+0,5$ В. Установившиеся при этом значения напряжения $U_{зи}$ отображаются на поле графика.

4.3.3 При фиксированном напряжении сток-исток, равном $U_{си} = 5$ В, определим ток стока I_c , соответствующий значениям напряжения на затворе, при которых снимались выходные характеристики.

Для этого с помощью расположенного на панели ВП ползункового регулятора «X» установим вертикальную визирную линию напротив деления «5 В» горизонтальной оси графика выходных характеристик. Затем с помощью горизонтальной визирной линии, перемещаемой ползунковым регулятором «Y», получим значения тока стока в точках пересечения выходных характеристик с вертикальным визиром. Полученные результаты представлены в таблице 4.1.

Таблица 4.1 – Значения I_c при $U_{си} = 5$ В

Цвет зависимости	I_c , мА
Красный	0,55
Зеленый	1,97
Голубой	3,96
Оранжевый	6,45

4.3.4 Определим крутизну передаточной характеристики транзистора S при изменении напряжения затвор-исток в диапазоне от -1 В до 0 В по формуле:

$$S = \frac{\Delta I_c}{\Delta U_{зи}} = 4,13 \frac{\text{мА}}{\text{В}}$$

4.3.5 Выберем сопротивление в цепи стока равным $R_c = 300$ Ом, а величину напряжения источника ЭДС стока $E_c = 5$ В, и построим на графике выходных характеристик транзистора линию нагрузки (см. рисунок 4.6) по двум точкам: точка $E_c = 5$ В на оси абсцисс и точка $I_c = \frac{E_c}{R_c}$ на оси ординат.

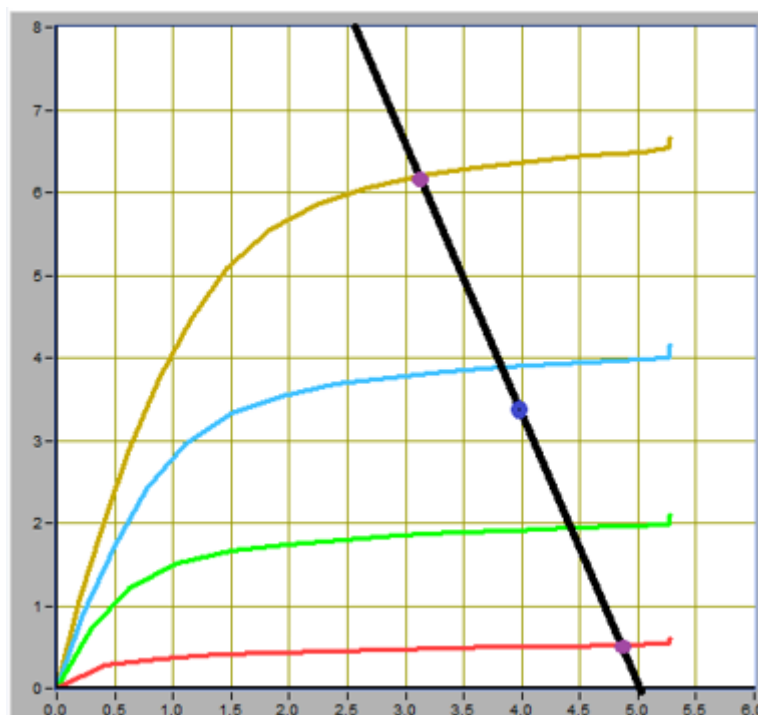


Рисунок 4.6 – Линия нагрузки на графике выходных характеристик полевого транзистора

4.3.6 Оценим границы активного режима транзисторного каскада, которые определяются координатами ($I_{c, \text{макс}}$, $U_{си, \text{мин}}$ и $I_{c, \text{мин}}$, $U_{си, \text{макс}}$) точек

пересечения линии нагрузки с выходными характеристиками, полученными, соответственно, при значениях напряжения затвор-исток $-1,0$ В и $+0,5$ В:

$$\begin{aligned} I_{с.макс} &= 6,1 \text{ мА}; \\ I_{с.мин} &= 0,55 \text{ мА}; \\ U_{си.макс} &= 4,9 \text{ В}; \\ U_{си.мин} &= 3,1 \text{ В}. \end{aligned}$$

4.3.7 Вычислим ток стока $I_c^* = \frac{I_{с.макс} + I_{с.мин}}{2}$ для средней точки активного режима, и определим по передаточной характеристике соответствующее значение напряжения затвор-исток $U_{зи}^*$:

$$I_c^* = \frac{I_{с.макс} + I_{с.мин}}{2} = \frac{6,1 \text{ мА} + 0,55 \text{ мА}}{2} = 3,325 \text{ мА};$$

$$U_{зи}^* = \frac{I_c^* - I_{с.голубой}}{S} + U_{зи.голубой} = \frac{3,325 \text{ мА} - 3,96 \text{ мА}}{4,13 \frac{\text{мА}}{\text{В}}} + 0 \text{ В} = -0,15 \text{ В}.$$

4.4 Исследование работы транзисторного каскада с общим истоком

4.3.1 Главное окно программы для исследования работы транзисторного каскада с общим истоком представлено на рисунке 4.7.

ЗАДАНИЕ 4: Исследование работы транзисторного каскада с общим истоком

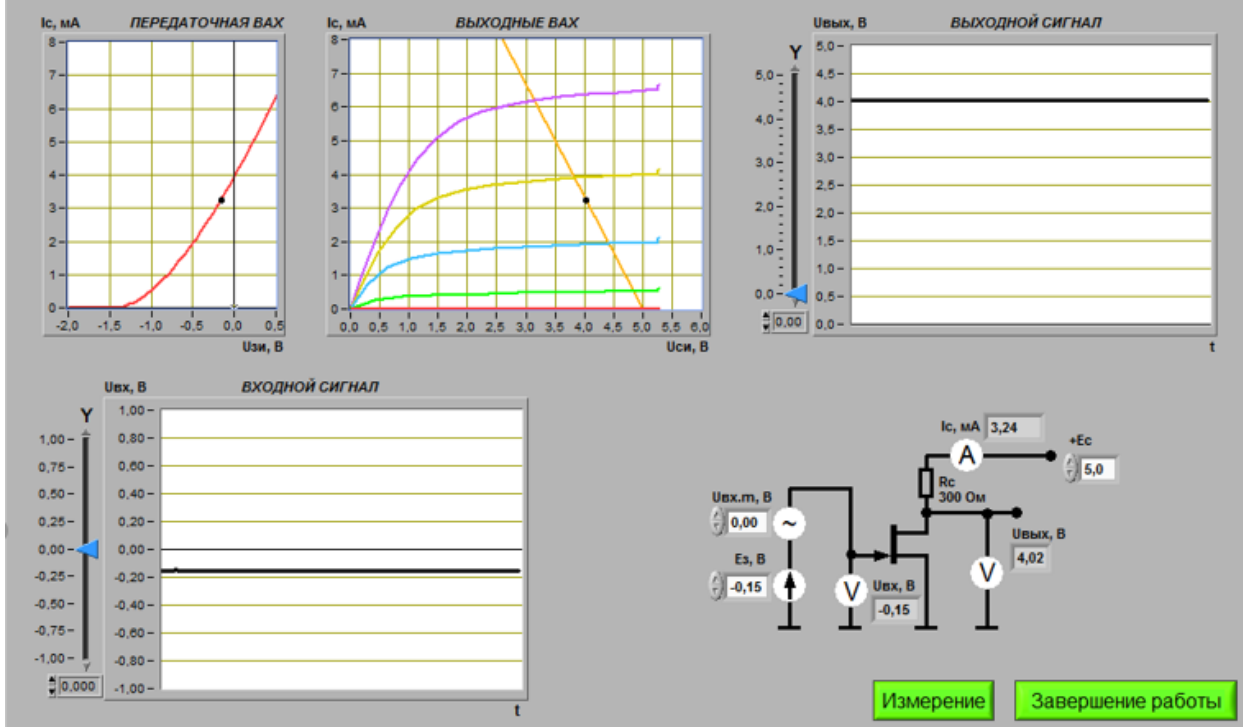


Рисунок 4.7 – Лицевая панель ВП для получения семейства выходных характеристик полевого транзистора в схеме с общим истоком

4.4.2 Установим с помощью органов управления ВП амплитуду напряжения источника входного гармонического напряжения $U_{вх.м} = 0$, и величину напряжения источника ЭДС стока $E_c = 5$ В. Нажмем кнопку «Измерение».

На графике выходных характеристик транзистора появится изображение линии нагрузки. Сравнивая его с изображением, полученным при выполнении п.4.3.5, можно увидеть, что оно очень похоже на полученное нами на рисунке 4.6.

4.4.3 Установим напряжение источника ЭДС затвора E_z , равное значению $U_{зи}^*$, полученному в п.4.3.7. Заполним таблицу 4.2 параметрами статического режима транзисторного усилителя с общим истоком.

Таблица 4.2 – Параметры статического режима транзистора с общим истоком

$U_{зи}, \text{В}$	$I_c, \text{мА}$	$U_{си}, \text{В}$
-0,15	3,24	4,03

4.4.4 Плавно увеличивая амплитуду входного сигнала $U_{вх.м}$ получим на графическом индикаторе ВП максимальный неискаженный выходной сигнал (см. рисунок 4.8).

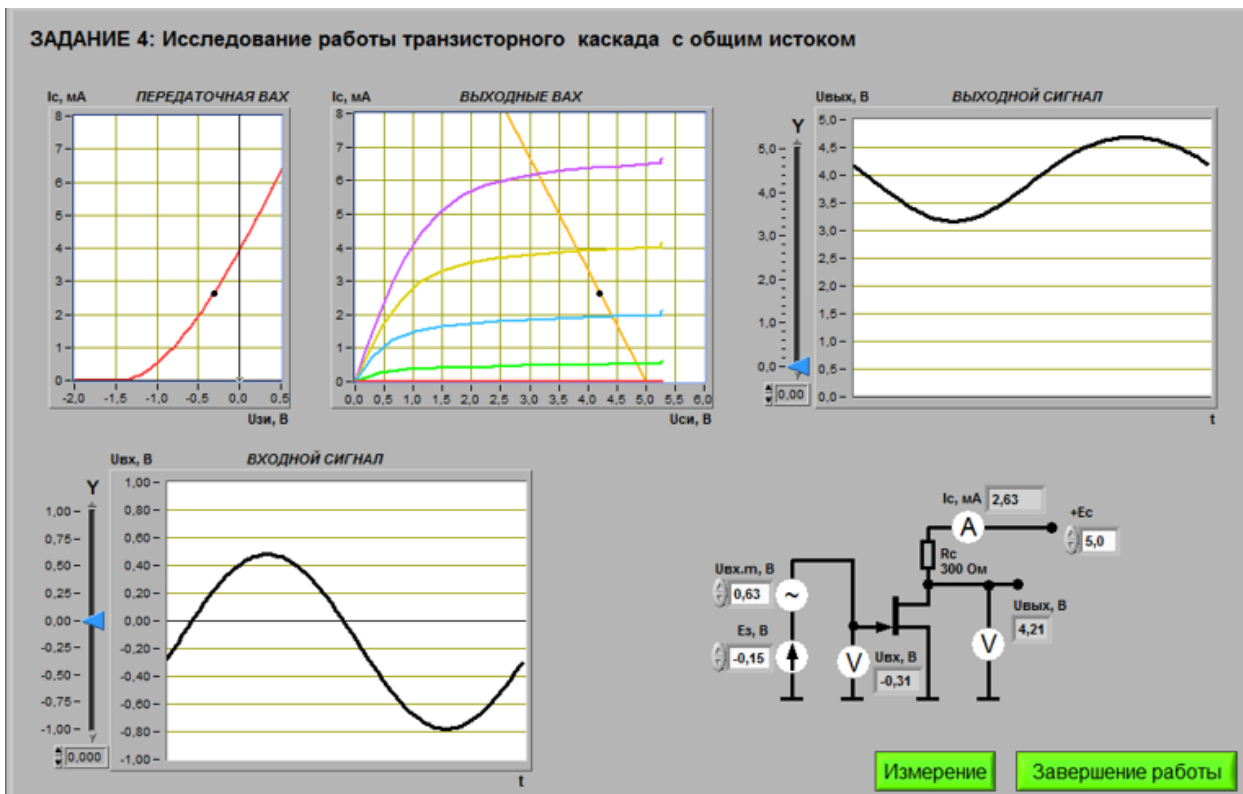


Рисунок 4.8 – Максимальный неискаженный выходной сигнал транзистора

Сопоставив осциллограммы, можно сделать вывод, что выходной сигнал имеет значительно большую амплитуду и идет в противофазе в транзисторном каскаде с общим истоком.

4.4.5 С помощью ВП измерим значения амплитуд входного $U_{вх}$ и выходного $U_{вых}$ сигналов. Для этого, используя визирные линии графических индикаторов, определим по осциллограммам входного и выходного сигналов максимальные и минимальные мгновенные значения указанных напряжений. При отсчете значений напряжения будем использовать цифровые индикаторы, совмещенные с ползунковыми регуляторами ВП. Для определения амплитуды сигналов будем использовать формулу $U_m = \frac{U_{max} + U_{min}}{2}$.

$$U_{вх} = \frac{0,491 \text{ В} - 0,788 \text{ В}}{2} = 0,64 \text{ В}$$

$$U_{вых} = \frac{4,71 \text{ В} - 3,16 \text{ В}}{2} = 0,775 \text{ В}$$

4.4.6 Используя полученные значения амплитуды входного и выходного сигналов, определим коэффициент усиления транзисторного каскада по формуле $K_y = \frac{U_{\text{вых.т.}}}{U_{\text{вх.т.}}}$:

$$K_y = \frac{0,775 \text{ В}}{0,64 \text{ В}} = 1,18.$$

4.4.7 Вычислим коэффициент усиления транзисторного каскада по формуле $K_y = S \cdot R_c$, где S – значение крутизны, полученное в п.4.3.4:

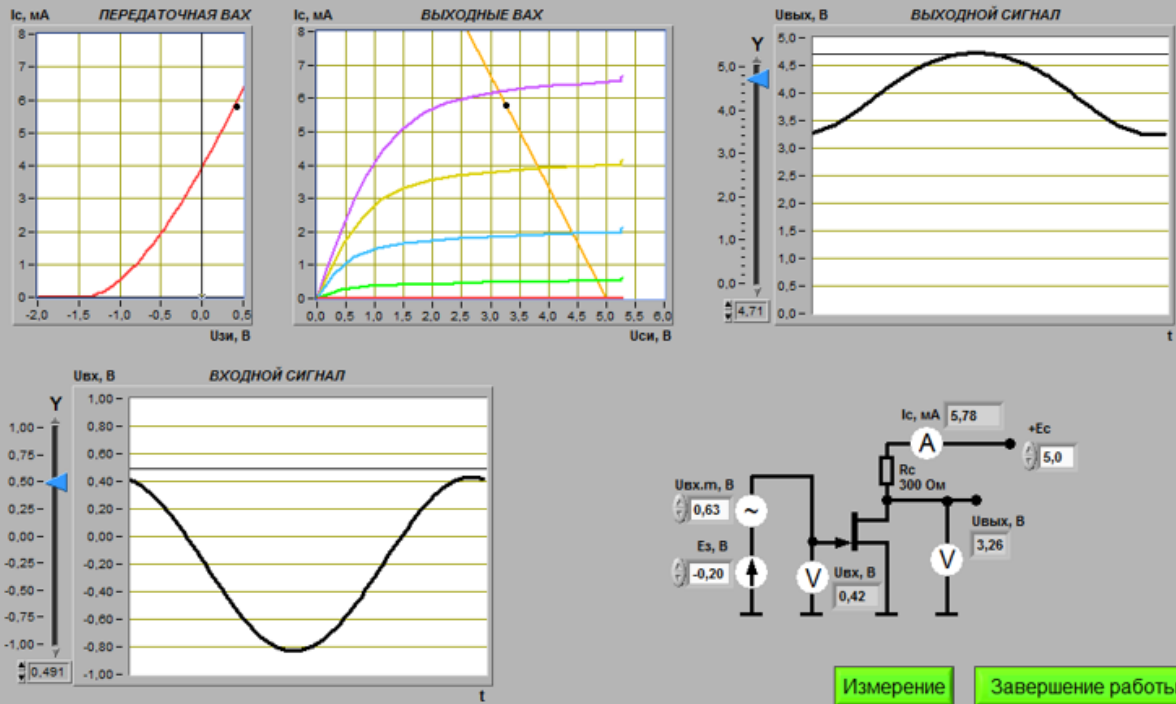
$$K_y = S \cdot R_c = 4,3 \frac{\text{мА}}{\text{В}} \cdot 300 \text{ Ом} = 1,239.$$

Сравнив измеренное (п.4.4.5) и рассчитанное значения коэффициента усиления, видно, что они имеют незначительные отличия. Это объясняется погрешностями измерений.

4.4.8 Исследуем, как влияет положение рабочей точки на работу транзисторного каскада с общим истоком. Для этого, регулируя напряжение источника ЭДС затвора E_z , изменим значение напряжения затвор-исток примерно на 30% от величины $U_{зи}^*$, полученной в п.4.3.7, сначала в сторону увеличения (см. рисунок 4.9), а затем в сторону уменьшения (см. рисунок 4.10).

Рисунок 4.9 – Исследование влияния положения рабочей точки на работу транзистора при увеличении E_z

ЗАДАНИЕ 4: Исследование работы транзисторного каскада с общим истоком



ЗАДАНИЕ 4: Исследование работы транзисторного каскада с общим истоком

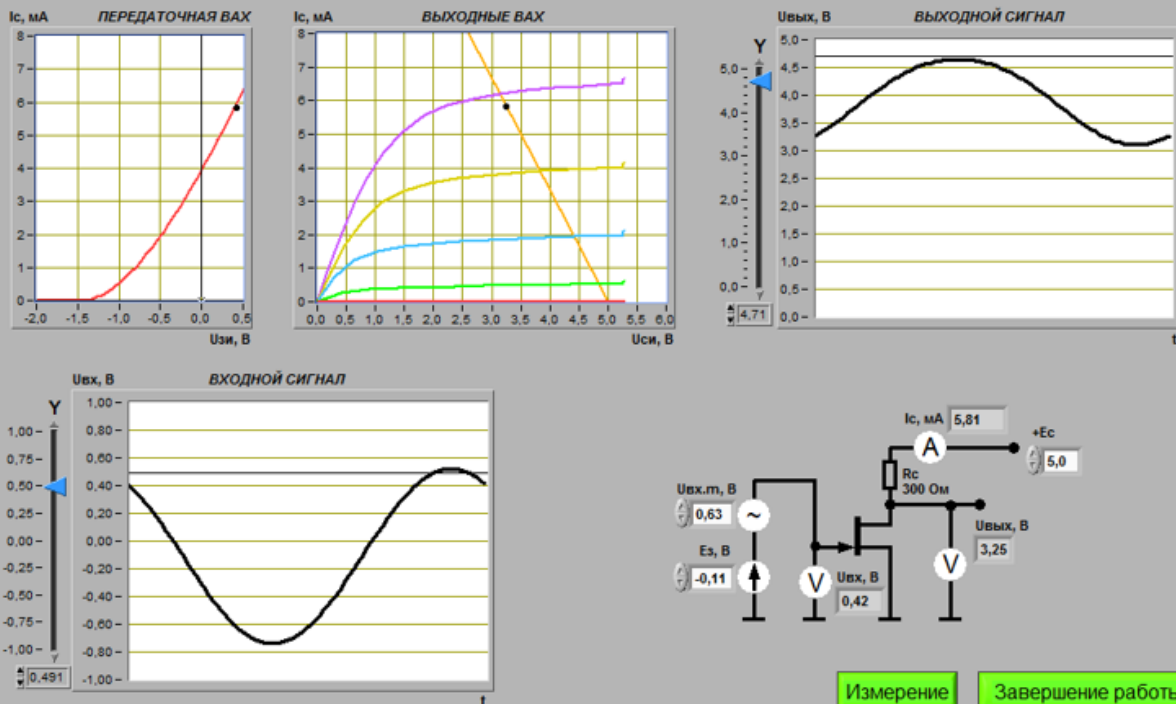


Рисунок 4.10 – Исследование влияния положения рабочей точки на работу транзистора при уменьшении E_z

При увеличении и уменьшении значения E_3 примерно на 30% от величины $U_{зи}^*$ различий практически нет, так как мы оперируем с относительно малыми числами. Таких незначительных изменений не хватает, чтобы исказить график выходного сигнала.

5 ВЫВОД

Были получены знания при работе с учебным модулем Lab5A.

Была исследована работа полевого транзистора и его характеристики. Также были получены знания о режимах работы данного устройства: линейном, насыщения, отсечки и инверсного.

В ходе работы были получены передаточная характеристика транзистора в схеме с общим истоком, зависимости сопротивления канала полевого транзистора от напряжения затвор-исток, семейства выходных характеристик транзистора в схеме с общим истоком. Также была определена крутизна передаточной характеристики, построена линия нагрузки и установлена рабочая точка.