

РОССИЙСКИЙ УНИВЕРСИТЕТ ДРУЖБЫ НАРОДОВ

Факультет физико-математических и естественных наук

Кафедра прикладной информатики и теории вероятностей

ОТЧЕТ

ПО ЛАБОРАТОРНОЙ РАБОТЕ № 4

дисциплина: *Архитектура компьютера*

Студент: Томилова Валентина

Группа: НКАбд-06-25

МОСКВА

2025 г.

Содержание

1	Цель работы	5
2	Задание	6
3	Теоретическое введение.....	7
4	Выполнение лабораторной работы.....	9
4.1	Программа Hello world!	9
4.2	Транслятор NASM	10
4.3	Расширенный синтаксис командной строки NASM.....	10
4.4	Компоновщик LD	11
4.5	Запуск исполняемого файла	11
4.6	Задания для самостоятельной работы.....	12
5	Выводы	14
6	Список литературы	15

Список иллюстраций

4.1 Создание рабочей директории	8
4.2 Создание .asm файла	8
4.3 Редактирование файла	9
4.4 Компиляция программы	9
4.5 Возможности синтаксиса NASM	10
4.6 Отправка файла компоновщику	10
4.7 Создание исполняемого файла	10
4.8 Запуск программы	11
4.9 Создание копии	11
4.10 Редактирование копии	11
4.11 Проверка работоспособности скомпонованной программы	12
4.12 Отправка файлов в локальный репозиторий	12
4.13 Загрузка изменений	12

1 Цель работы

Цель данной лабораторной работы - освоить процедуры компиляции и сборки программ, написанных на ассемблере NASM.

2 Задание

1. Создание программы Hello world!
2. Работа с транслятором NASM
3. Работа с расширенным синтаксисом командной строки NASM
4. Работа с компоновщиком LD
5. Запуск исполняемого файла
6. Выполнение заданий для самостоятельной работы.

3 Теоретическое введение

Основными функциональными элементами любой ЭВМ являются центральный процессор, память и периферийные устройства. Взаимодействие этих устройств осуществляется через общую шину, к которой они подключены. Физически шина представляет собой большое количество проводников, соединяющих устройства друг с другом. В современных компьютерах проводники выполнены в виде электропроводящих дорожек на материнской плате. Основной задачей процессора является обработка информации, а также организация координации всех узлов компьютера. В состав центрального процессора входят следующие устройства: - арифметико-логическое устройство (АЛУ) — выполняет логические и арифметические действия, необходимые для обработки информации, хранящейся в памяти; - устройство управления (УУ) — обеспечивает управление и контроль всех устройств компьютера; - регистры — сверхбыстрая оперативная память небольшого объема, входящая в состав процессора, для временного хранения промежуточных результатов выполнения инструкций; регистры процессора делятся на два типа: регистры общего назначения и специальные регистры. Для того, чтобы писать программы на ассемблере, необходимо знать, какие регистры процессора существуют и как их можно использовать. Большинство команд в программах написанных на ассемблере используют регистры в качестве операндов. Практически все команды представляют собой преобразование данных хранящихся в регистрах процессора, это например пересылка данных между регистрами или между регистрами и памятью, преобразование (арифметические или логические 7 операции) данных хранящихся в регистрах. Доступ к регистрам осуществляется не по адресам, как к основной памяти, а по именам. Каждый регистр процессора архитектуры x86 имеет свое название, состоящее из 2 или 3 букв латинского алфавита. В качестве примера приведем названия основных регистров общего назначения (именно эти регистры чаще всего используются при написании программ): - RAX, RCX, RDX, RBX, RSI, RDI — 64-битные - EAX, ECX, EDX, EBX, ESI, EDI — 32-битные - AX, CX, DX, BX, SI, DI — 16-битные - AH, AL, CH, CL, DH, DL, BH, BL — 8-битные

Другим важным узлом ЭВМ является оперативное запоминающее устройство (ОЗУ). ОЗУ — это быстродействующее энергозависимое запоминающее устройство, которое напрямую взаимодействует с узлами процессора, предназначенное для хранения программ и данных, с которыми процессор непосредственно работает в текущий момент. ОЗУ

состоит из одинаковых пронумерованных ячеек памяти. Номер ячейки памяти — это адрес хранящихся в ней данных. Периферийные устройства в составе ЭВМ: - устройства внешней памяти, которые предназначены для долговременного хранения больших объёмов данных. - устройства ввода-вывода, которые обеспечивают взаимодействие ЦП с внешней средой.

В основе вычислительного процесса ЭВМ лежит принцип программного управления. Это означает, что компьютер решает поставленную задачу как последовательность действий, записанных в виде программы.

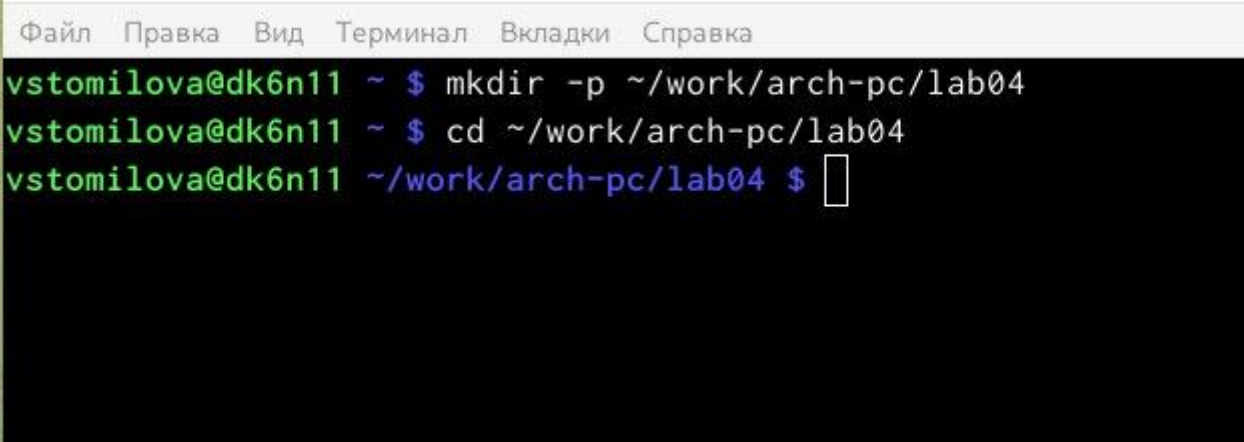
Коды команд представляют собой многоразрядные двоичные комбинации из 0 и 1. В коде машинной команды можно выделить две части: операционную и адресную. В операционной части хранится код команды, которую необходимо выполнить. В адресной части хранятся данные или адреса данных, которые участвуют в выполнении данной операции. При выполнении каждой команды процессор выполняет определённую последовательность стандартных действий, которая называется командным циклом процессора. Он заключается в следующем: 1. формирование адреса в памяти очередной команды; 2. считывание кода команды из памяти и её дешифрация; 3. выполнение команды; 4. переход к следующей команде.

Язык ассемблера (assembly language, сокращённо asm) — машинноориентированный язык низкого уровня. NASM — это открытый проект ассемблера, версии которого доступны под различные операционные системы и который позволяет получать объектные файлы для этих систем. В NASM используется Intel-синтаксис и поддерживаются инструкции x86-64.

4 Выполнение лабораторной работы

4.1 Программа Hello world!

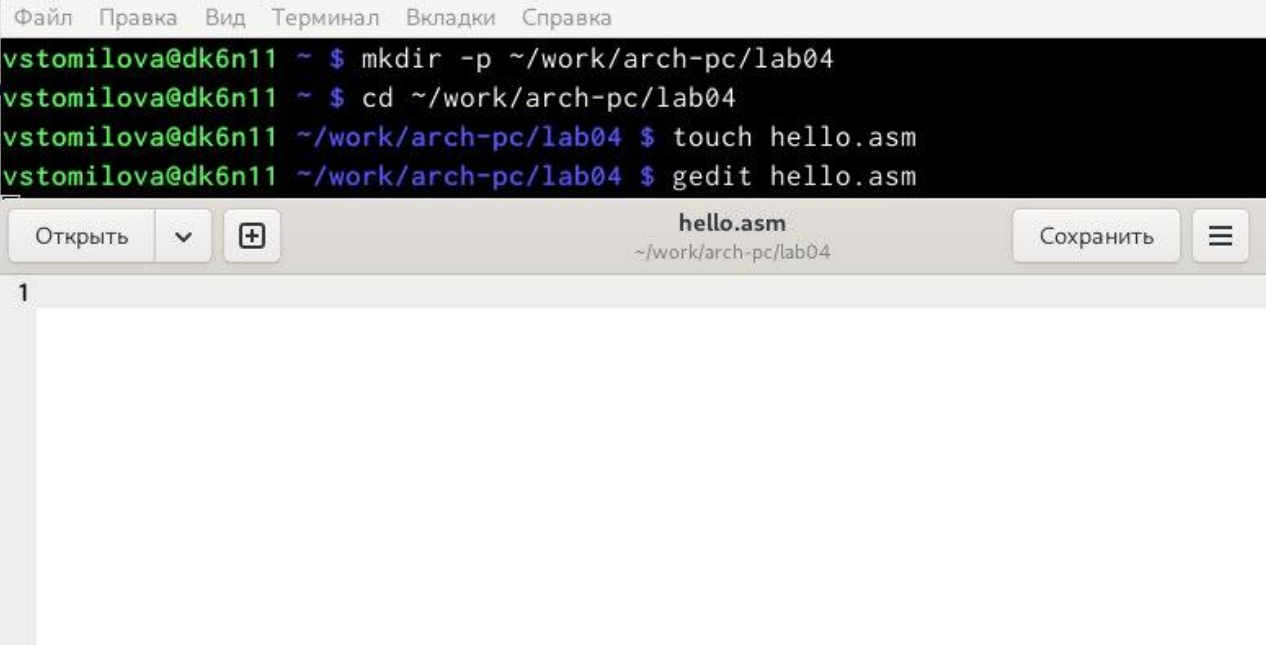
В домашней директории создаю каталог, в котором буду хранить файлы для текущей лабораторной работы. (рис. 4.1)



```
Файл  Правка  Вид  Терминал  Вкладки  Справка
vstomilova@dk6n11 ~ $ mkdir -p ~/work/arch-pc/lab04
vstomilova@dk6n11 ~ $ cd ~/work/arch-pc/lab04
vstomilova@dk6n11 ~/work/arch-pc/lab04 $
```

Рис. 4.1: Создание рабочей директории

Создаю в нем файл `hello.asm`, в котором буду писать программу на языке ассемблера. (рис. 4.2)



```
Файл  Правка  Вид  Терминал  Вкладки  Справка
vstomilova@dk6n11 ~ $ mkdir -p ~/work/arch-pc/lab04
vstomilova@dk6n11 ~ $ cd ~/work/arch-pc/lab04
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ touch hello.asm
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ gedit hello.asm
```

hello.asm
~/work/arch-pc/lab04

Открыть ▼ + Сохранить ≡

1

Рис. 4.2: Создание .asm файла

С помощью редактора пишу программу в созданном файле. (рис. 4.3)

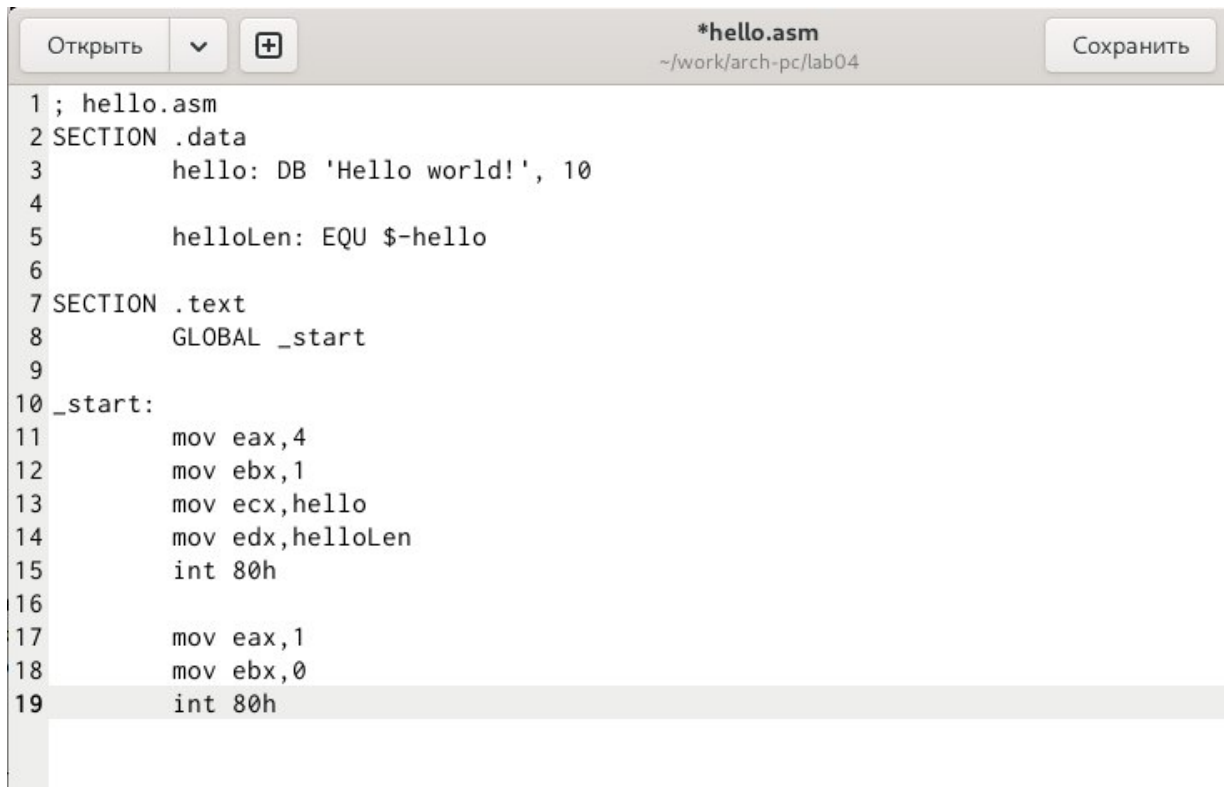


Рис. 4.3: Редактирование файла

4.2 Транслятор NASM

Компилирую с помощью NASM свою программу. (рис. 4.4)

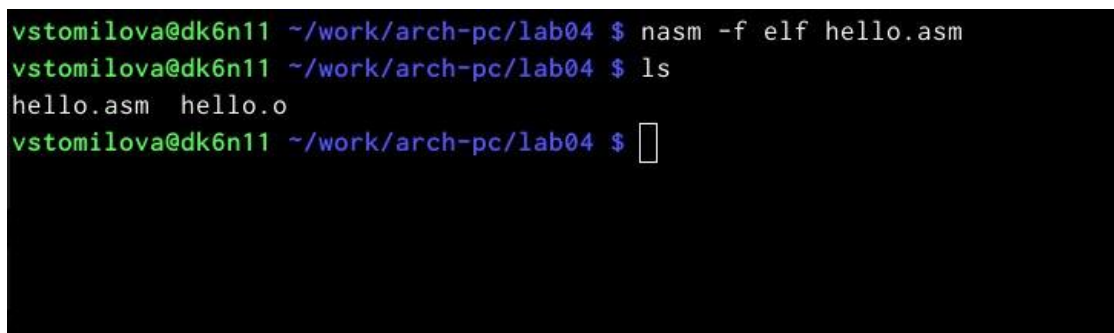


Рис. 4.4: Компиляция программы

4.3 Расширенный синтаксис командной строки NASM

Выполняю команду, указанную на (рис. 4.5), она скомпилировала исходный файл `hello.asm` в `obj.o`, расширение `.o` говорит о том, что файл - объектный, помимо него флаги `-g -l` подготовят файл отладки и листинга соответственно.

```
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ nasm -o obj.o -f elf -g -l list.lst hello.asm
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello.asm  hello.o  list.lst  obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $
```

Рис. 4.5: Возможности синтаксиса NASM

4.4 Компоновщик LD

Затем мне необходимо передать объектный файл компоновщику, делаю это с помощью команды `ld`. (рис. 4.6)

```
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ld -m elf_i386 hello.o -o hello
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello  hello.asm  hello.o  list.lst  obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $
```

Рис. 4.6: Отправка файла компоновщику

Выполняю следующую команду ..., результатом исполнения команды будет созданный файл `main`, скомпонованный из объектного файла `obj.o`. (рис. 4.7)

```
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ld -m elf_i386 obj.o -o main
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello  hello.asm  hello.o  list.lst  main  obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $
```

Рис. 4.7: Создание исполняемого файла

4.5 Запуск исполняемого файла

Запускаю исполняемый файл из текущего каталога. (рис. 4.8)

```
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ./hello
Hello world!
vstomilova@dk6n11 ~/work/arch-pc/lab04 $
```

Рис. 4.8: Запуск программы

4.6 Задания для самостоятельной работы

Создаю копию файла для последующей работы с ней. (рис. 4.9)

```
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ cp hello.asm lab4.asm
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello  hello.asm  hello.o  lab4.asm  list.lst  main  obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $
```

Рис. 4.9: Создание копии

Редактирую копию файла, заменив текст на свое имя и фамилию. (рис. 4.10)

```
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ gedit lab4.asm
```



```
1 ; hello.asm
2 SECTION .data
3     hello: DB 'Tomilova Valentina', 10
4
5     helloLen: EQU $-hello
6
7 SECTION .text
8     GLOBAL _start
9
10 _start:
11     mov eax, 4
12     mov ebx, 1
13     mov ecx, hello
14     mov edx, helloLen
15     int 80h
16
17     mov eax, 1
18     mov ebx, 0
19     int 80h
```

Рис. 4.10: Редактирование копии

Транслирую копию файла в объектный файл, компоную и запускаю. (рис. 4.11)

```

vstomilova@dk6n11 ~/work/arch-pc/lab04 $ nasm -f elf lab4.asm
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello hello.asm hello.o lab4.asm lab4.o list.lst main obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ld -m elf_i386 lab4.o -o lab4
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello hello.asm hello.o lab4 lab4.asm lab4.o list.lst main obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ./lab4
Tomilova Valentina
vstomilova@dk6n11 ~/work/arch-pc/lab04 $

```

Рис. 4.11: Проверка работоспособности скомпонованной программы

Убедившись в корректности работы программы, копирую рабочие файлы в свой локальный репозиторий. (рис. 4.12)

```

vstomilova@dk6n11 ~/work/arch-pc/lab04 $ ls
hello hello.asm hello.o lab4 lab4.asm lab4.o list.lst main obj.o
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ cp hello.asm lab4.asm ~/work/study/2025-2026/Архитектура компьютера/arch-
pc/labs/lab04/
vstomilova@dk6n11 ~/work/arch-pc/lab04 $ cd ~/work/study/2025-2026/Архитектура компьютера/arch-pc/labs/lab04
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера/arch-pc/labs/lab04 $ ls
hello.asm lab4.asm
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера/arch-pc/labs/lab04 $

```

Рис. 4.12: Отправка файлов в локальный репозиторий

Загрузка изменений на свой удаленный репозиторий на GitHub. (рис. 4.13)

```

Файл  Правка  Вид  Терминал  Вкладки  Справка
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера $
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера/arch-pc $ git add .
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера/arch-pc $ git commit -am "feat(main): add hello.asm
and lab4.asm"
[master f79515f] feat(main): add hello.asm and lab4.asm
 2 files changed, 38 insertions(+)
 create mode 100644 labs/lab04/hello.asm
 create mode 100644 labs/lab04/lab4.asm
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера/arch-pc $ git push
Перечисление объектов: 9, готово.
Подсчет объектов: 100% (9/9), готово.
При сжатии изменений используется до 6 потоков
Сжатие объектов: 100% (6/6), готово.
Запись объектов: 100% (6/6), 676 байтов | 676.00 КиБ/с, готово.
Total 6 (delta 3), reused 0 (delta 0), pack-reused 0 (from 0)
remote: Resolving deltas: 100% (3/3), completed with 2 local objects.
To github.com:narc77ss/study_2025-2026_arch-pc.git
 7372f9e..f79515f  master -> master
vstomilova@dk6n11 ~/work/study/2025-2026/Архитектура компьютера/arch-pc $

```

Рис. 4.13: Загрузка изменений

5 Выводы

При выполнении данной лабораторной работы я освоила процедуры компиляции и сборки программ, написанных на ассемблере NASM.

6 Список литературы

1. Пример выполнения лабораторной работы
2. Курс на ТУИС
3. Лабораторная работа №4
4. Программирование на языке ассемблера NASM Столяров А. В.