

1.2.1. Работа с модулем lpm_rom.

Находим модуль в библиотеке и запускаем мастера (рис. 1.1).

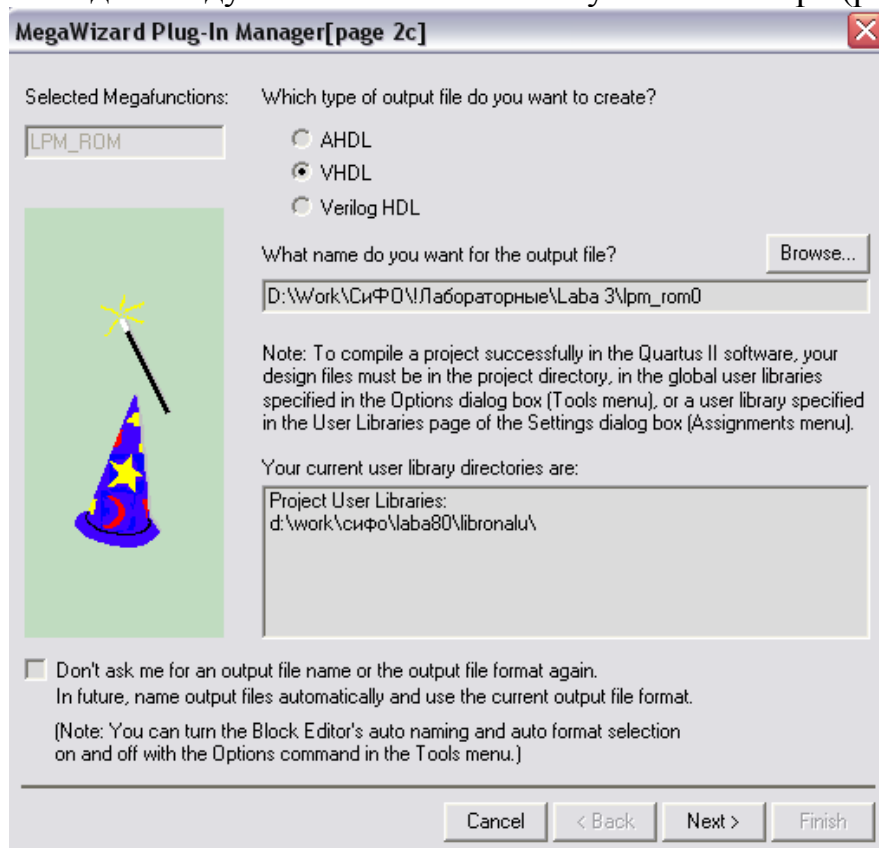


Рис. 1.1. Мастер добавления модуля lpm_rom

В качестве языка выходного файла выбираем VHDL.

На следующем шаге начинаем настраивать общие параметры (рис. 1.2).

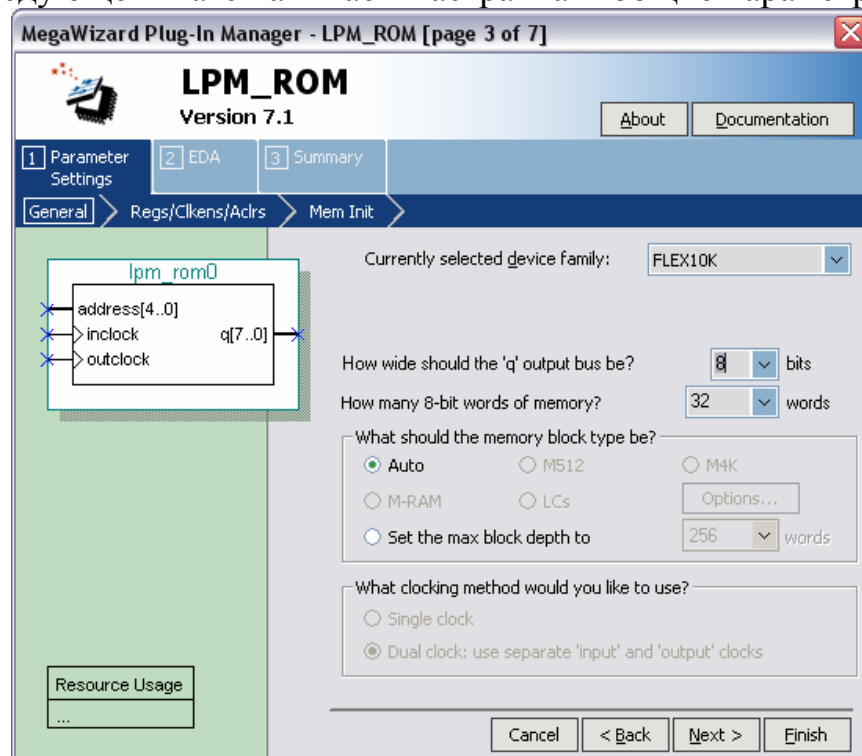


Рис. 1.2. Общие параметры модуля.

Здесь можно настроить ширину выходной шины и объем модуля в 8-битных словах.

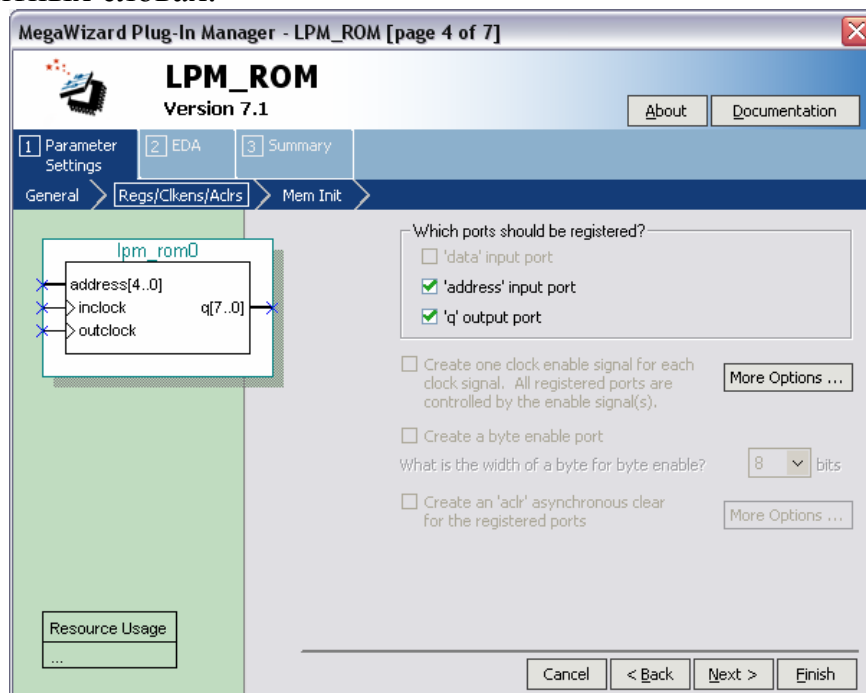


Рис. 1.3. Настройка параметров синхронизации.

На следующем шаге указываются какие синхронные порты будут присутствовать у памяти (рис. 1.3). Если соответствующий порт отсутствует то это действие(ввод адреса/вывод данных) будет выполняться асинхронно.

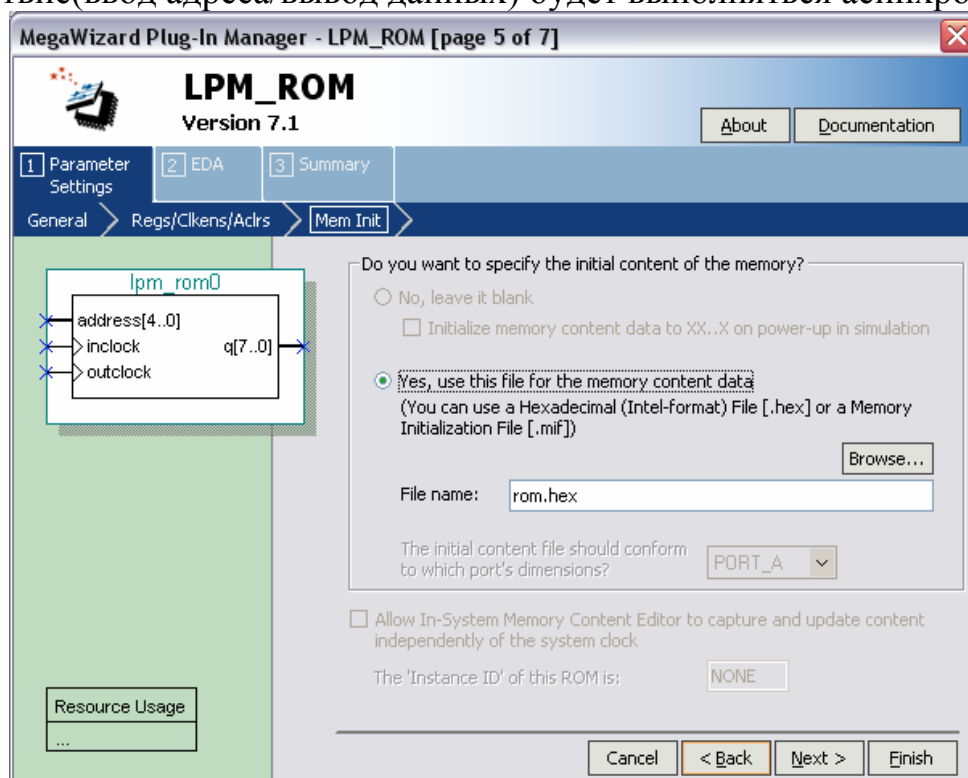


Рис. 1.4. Настройки файла инициализации памяти

Далее (рис. 1.4) предлагается указать файл инициализации памяти (т.н. файл «прошивки»). Это может быть *.hex или *.mif файл. Если файла не существует, просто впишите название нового файла.