

Houssem Chekili

houssem.chekili@outlook.de • +49 1577 1292846
Ostpreußendamm 134, 12207 Berlin, Deutschland
[linkedin.com/in/houssem-chekili](https://www.linkedin.com/in/houssem-chekili)



PROFIL

Embedded Software Engineer mit Schwerpunkt auf skalierbarer Firmware-Entwicklung und Software-Architektur. Expertise in RTOS, Embedded-Linux sowie DevOps und AI-gestützter Qualitätssicherung. ISTQB-zertifiziert mit Fokus auf testgetriebene Entwicklung und nachhaltige Codequalität.

BERUFSFAHRUNG

- Siemens AG** Berlin
Embedded Software Ingenieur Feb 2023 – Heute
- Lead-Entwickler für DC/AC-Leistungsschalter (3WA, DC-SCCB): Architektur und Implementierung von Schutzalgorithmen, Komm.-Stacks (Modbus, Profinet, Profibus, CAN) sowie Norm-Einhaltung (UL, TÜV).
 - Migration auf GitLab CI/CD: Reduktion der Deployment-Zeit von 3h auf 30min (83% Zeitersparnis).
 - Teamleiter Unit-Tests (5 Entwickler): Steigerung der Code-Coverage von 45% auf 96% in 12 Monaten.
 - Entwicklung von GenAI-Tools für Code-Qualität und Wissensdatenbank-Chatbots für interne Anwendungen.
- IAV GmbH** Berlin
Werkstudent Nov 2022 – Jan 2023
- Firmware-Entwicklung (C/C++) für autonomen Ernteroboter und Unit-Tests (Python).
- Siemens Mobility GmbH** Berlin
Werkstudent März 2022 – Okt 2022
- Integration von LiDAR/Kamera-Sensoren in ADAS (ROS, C++, Python) und Unit-Test Entwicklung.
- Witt Solutions GmbH** Elstal bei Berlin
Dualer Werkstudent Mai 2019 – Feb 2022
- Firmware-Entwicklung (C/C++) für diverse Produkte; Assets4Rail-Projektbeteiligung.

PROJEKTE

TBD: Hier werden spannende Projekte aufgelistet.

AUSBILDUNG

- Master of Engineering (M.Eng) in Computer Engineering** Okt 2021 – Feb 2023
Berliner Hochschule für Technik, Berlin
Schwerpunkt: Eingebettete Systeme und heterogene Rechnerarchitekturen.
Thesis: Hardware-beschleunigte Objektverfolgung im 3D-Raum (FPGA Co-Design).
- Bachelor of Engineering (B.Eng) in Elektrotechnik** Okt 2017 – Sep 2021
Berliner Hochschule für Technik, Berlin
Thesis: CANopen-Bibliothek für sicherheitskritische Echtzeitsysteme.

FÄHIGKEITEN

Sprachen	C, C++, Rust, Python, C#, VHDL, Shell
Embedded	ARM Cortex-M/A, x86, RISC-V, Emb.-Linux, Zephyr, FreeRTOS
Protokolle	Modbus RTU/TCP, Profinet, Profibus, CANopen
Tools & DevOps	CMake, Git, GitLab CI/CD, Docker, GTest, GMock
AI & Innovation	GenAI Integration, LLM APIs, Prompt Engineering
Methoden	Agile/Scrum, TDD, Model-Based Design (Simulink)
Sprachen	Deutsch (Verhandlungssicher), Englisch (Verhandlungssicher), Französisch (Muttersprache), Arabisch (Muttersprache)

FÜHRUNGSKOMPETENZEN

TBD: Hier werden Führungsqualitäten und außerberufliches Engagement aufgelistet.