

PREVI CI L10

1) Quants bits té el registre complet CCPRx? i el registre CCPRxL?

16. 8

2) Quin és el registre amb el que es pot controlar el període del senyal CCPx?

CCPR1L

3) Quin és el registre amb el que es pot controlar el *duty-cycle* del senyal CCPx?

PR2

4) Com estan relacionats el període (T) del senyal PWM i el màxim nombre possible de *duty-cycles* diferents (N) que es poden generar?

Duty Cycle Ratio = $\text{CCPRxL:CCPxCON}\langle 5:4 \rangle / 4 * (\text{PRx} + 1)$

PWM Period = $(\text{PRx} + 1) * 4 * \text{TOSC}$ (TMRx Prescale Value)

5) Amb quin valor heu programat el registre PR2?

124

6) Cada quants milisegons incrementeu el valor del *duty-cycle*? En quantes unitats?

1 ms

