



Rapport projet intégré

Antoine AUPÉE – Joachim DRAPS – Nathan DWEK

6 mai 2015

Table des matières

| | | |
|----------|--|----------|
| 1 | Introduction | 1 |
| 1.1 | Analyse du cahier des charges | 1 |
| 2 | Transmission des ordres entre les deux microcontrôleurs | 2 |
| 2.1 | Première analyse | 2 |
| 2.2 | Configuration des modules UART | 2 |

Chapitre 1

Introduction

Le but de ce projet intégré est de doter un robot d'un système de contrôle à distance. La base mécanique du robot est fournie, et celui-ci est déjà muni première carte à microcontrôleur complète. Cette dernière permet d'une part de s'interfacer avec les moteurs et les encodeurs à partir du premier microcontrôleur, et d'autre part d'accéder à certaines pattes de celui-ci ainsi que des alimentations. Les autres blocs nécessaires doivent être conçus et implémentés par les étudiants et le code des microcontrôleurs doit être produit.

Ce rapport décrit la démarche adoptée, ainsi que les solutions techniques adoptées pour mener à bien ce projet. Dans un premier temps le cahier des charges doit être analysé pour diviser l'objectif final en différents sous-problèmes bien définis.

1.1 Analyse du cahier des charges

Le robot doit

Chapitre 2

Transmission des ordres entre les deux microcontrôleurs

Ce chapitre couvre la transmission des trames démodulées par le premier microcontrôleur vers le deuxième microcontrôleur. Dans la section suivante, le format des entrées et sorties de ce bloc vont être détaillées.

2.1 Première analyse

Puisqu'on désire limiter le nombre d'opérations effectuées par le microcontrôleur effectuant le traitement du signal audio, les trames de 10 bits renvoyées par la fonction `fskDetector` sont envoyées telles quelles au deuxième microcontrôleur. L'entrée du bloc transmission est donc une trame de 10 bits. L'uart, implémenté en hardware des deux côtés est utilisé pour effectuer la transmission. Celui-ci utilise des trames de 8 ou 9 bits, et il faudra donc 2 trames d'uart pour transmettre une trame de FSK. Le récepteur sera donc logiquement une machine à état séquentielle. Plutôt que de simplement reconstituer la trame de 10 bits originale, on choisit que le récepteur renvoie d'une part les 2 bits de commande et d'autre part les 8 bits d'arguments contenus dans une transmission.

Les parties récepteur et émetteur vont être abordées en parallèle dans la suite, puisqu'elles sont fortement liées. Tout d'abord, la configuration des modules UART est examinée, ensuite, l'émetteur et le récepteur vont être construits.

2.2 Configuration des modules UART