```
.wrap_target
bit loop:
    out x, 1 side 0 [T3 - 1];   (L1)
    jmp !x do_zero side 1 [T1 - 1];   (L2)
do_one:
    jmp bitloop side 1 [T2 - 1];   (L3)
do_zero:
    nop side 0 [T2 - 1];   (L4)
.wrap
```