

Как называется форма записи математических и логических выражений, в которой операнды расположены перед знаками операций?

====

#

все ответы верны

====

обратная польская запись

====

обратная бесскобочная запись

====

постфиксная нотация

+++++

Кто ввел понятие стека?

====

#

Алан Тьюринг

====

Дж. Атанасов

====

Джон фон Нейман

====

Билл Гейтс

+++++

В каком году было введено понятие стека?

====

#

1946

====

1986

====

1996

====

2006

+++++

Какая адресация используется в стеке?

====

#

память безадресная

====

косвенная адресация

====

явная адресация

====

неявная адресация

+++++

Источником адреса стека является:

====

#

все ответы верны

====

регистр SP

====

регистр-счетчик

====

указатель стека

+++++

Статические и динамические ЗУ относятся к классификации -

====

#

по способу хранения

====

по функциональному назначению

====

по характеру считывания

====

по способу организации обращения

+++++

Укажите неправильно указанную основную память компьютера:

====

#

CD

====

RAM

====

ROM

====

LIFO

+++++

Как называется время доступа к нужной информации в памяти?

====

#

быстродействие

====

емкость

====

надежность хранения

====

стоимость

+++++

Как называется максимальное количество информации, которое можно записать на носитель?

====

#

емкость

====

быстродействие

====

надежность хранения

====

стоимость

+++++

Что такое арифметическо – логическое устройство в компьютере?

====

#

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических и логических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

====

совокупность блоков и узлов процессора, обеспечивающая передачу данных всем устройствам компьютера

+++++

Что такое устройство управления в компьютере?

====

#

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая выполнение логических операций над операндами

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

+++++

Что называется совокупностью характеристик и параметров, определяющих функционально-логическую и структурную организацию систем?

====

#

архитектура вычислительной системы

====

вычислительная система

====

персональный компьютер

====

физическая организация компьютера

+++++

Какой базовый логический элемент указан неправильно?

====

#

импликатор

====

инвертор

====

дизъюнктор

====

конъюнктор

+++++

Как называется команда, которая складывает содержимое ячейки с содержимым сумматора?

====

#

одноадресная команда

====

двухадресная команда

====

трехадресная команда

====

переменноадресная команда

+++++

Что такое тактовая частота процессора?

====

#

число вырабатываемых за одну секунду импульсов, синхронизирующих работу узлов компьютера

====

число двоичных операций, совершаемых процессором в единицу времени

====

число возможных обращений процессора к оперативной памяти в единицу времени

====

скорость обмена информацией между процессором и устройствами ввода/вывода

+++++

Назовите разъем для установки центрального процессора-

====

#

сокет

====

чипсет

====

порт

====

слот

+++++

Быстродействие процессора - это

====

#

число элементарных операций, выполняемых процессором в единицу времени

====

количество импульсов, создаваемых генератором за одну секунду

====

максимальное количество разрядов двоичного кода, которые могут обрабатываться или передаваться одновременно

====

интервал времени между началами двух соседних тактовых импульсов

+++++

Топология системы, которая получается из линейки процессоров соединением первого и последнего процессоров линейки - это

====

#

кольцо

=====

полный граф

=====

решетка

=====

звезда

+++++

Как называется топология системы, в которой все процессоры имеют линии связи с некоторым управляющим процессором?

=====

#

звезда

=====

решетка

=====

полный граф

=====

кольцо

+++++

Как называется топология системы, в которой граф линий связи образует прямоугольную сетку (обычно двух- или трех- мерную)?

=====

#

решетка

====

звезда

====

полный граф

====

линейка

+++++

Какую функцию не выполняет блок питания?

====

#

обеспечения бесперебойной работы в случае отключения питания

====

преобразования напряжения до заданных значений

====

обеспечения всех устройств электрической энергией

====

фильтрацию незначительных электрических помех

+++++

Основная характеристика компьютерного блока питания?

====

#

мощность

====

цена

====

габариты

====

количество разъёмов для питания различных подключаемых к нему устройств

+++++

К порту PS/2 подключаются устройства -

====

#

клавиатура и мышь

====

принтер и сканер

====

жёсткий диск

====

видеокамера

+++++

К порту LPT подключаются устройства -

====

#

принтер и сканер

====

клавиатура и мышь

====

звуковые и видеоадаптеры

====

модемы

+++++

Для чего предназначена оперативная память?

====

#

помещения в неё исполняемых программ и данных

====

долговременного хранения данных на компьютере

====

выполнения арифметических операций над числами

====

выполнения обмена данными между чипсетом и портами ввода-вывода

+++++

Самая быстрая память в компьютере-

====

#

регистровая память процессора

====

оперативная память

====

кэш-память

====

внешняя память

+++++

На что указывает тактовая частота компьютера?

====

#

сколько элементарных операций (тактов) микропроцессор выполняет за одну секунду

====

сколько сложных операций (тактов) микропроцессор выполняет за одну секунду

====

сколько элементарных операций (тактов) микропроцессор выполняет за одну минуту

====

сколько сложных операций (тактов) микропроцессор выполняет за одну минуту

+++++

От чего зависит четкость изображения дисплея?

====

#

числа и плотности расположения точек раstra

====

размера экрана

====

количества оперативной памяти

====

количества цветовой гаммы

+++++

Как называется сверхбыстрый буфер для промежуточного хранения данных перед обработкой их процессором?

====

#

кэш-память

====

ассоциативная память

====

оперативная память

====

ПЗУ

+++++

Что такое Random Access Memory (RAM)?

====

#

все ответы верны

====

энергозависимая память

====

оперативная память

====

ОЗУ

+++++

Как называется устройство, которое предназначено для хранения и оперативного обмена информацией, позволяет только считывать информацию?

====

#

ПЗУ

=====

УУ

=====

АЛУ

=====

ОЗУ

+++++

Как называется основная интерфейсная система компьютера, обеспечивающая сопряжение и связь всех его устройств между собой?

=====

#

системная шина

=====

микропроцессор

=====

основная память

=====

внешняя память

+++++

От чего зависит скорость работы компьютера?

=====

#

тактовой частоты обработки информации в процессоре

=====

наличия или отсутствия подключенного принтера

====

организации интерфейса операционной системы

====

объема внешнего запоминающего устройства

+++++

Назовите основные характеристики оперативной памяти?

====

#

объем, время доступа

====

объем, скорость считывания, тактовая частота

====

адресное пространство, тактовая частота, объем

====

скорость считывания, адресное пространство

+++++

Что такое регистр?

====

#

совокупность устройств, используемых для хранения информации, и обеспечения быстрого доступа к ней

====

совокупность устройств, используемых для замены АЛУ в определенных ситуациях

====

совокупность устройств, используемых для замены ЦУУ в определенных ситуациях

====

совокупность устройств используемых для замены АЛУ и ЦУУ в определенных ситуациях

+++++

Как называется количество двоичных разрядов, которые процессор обрабатывает за один такт?

====

#

разрядность процессора

====

частота процессора

====

объем микропроцессора

====

скорость микропроцессора

+++++

От чего зависит производительность компьютера?

====

#

все ответы верны

====

разрядности

====

объема оперативной памяти

====

тактовой частоты

+++++

Какой вид памяти имеет самый большой объем?

====

#

внешняя память

====

основная память

====

кэш

====

регистры процессора

+++++

Какой вид памяти имеет самый маленький объем?

====

#

регистры процессора

====

внешняя память

====

основная память

====

кэш

+++++

Какой вид памяти имеет самое большое быстродействие?

====

#

регистры процессора

====

внешняя память

====

основная память

====

кэш

+++++

Какой вид памяти имеет самое низкое быстродействие?

====

#

внешняя память

====

регистры процессора

====

основная память

====

кэш

+++++

Выберите из перечисленного вид памяти, в котором данные и программы сохраняются только при включенном компьютере?

====

#

ОСНОВНАЯ ПАМЯТЬ

=====

ВНЕШНЯЯ ПАМЯТЬ

=====

ПЗУ

=====

ROM

+++++

Как называется процесс, когда процессы чтения и записи (ОЗУ) выполняются одновременно с тактовыми сигналами контроллера памяти?

=====

#

синхронный

=====

асинхронный

=====

тактовый

=====

со сдвигом

+++++

Как называется процесс, когда момент начала очередного действия определяется только моментом завершения предшествующей операции?

=====

#

асинхронный

=====

синхронный

=====

тактовый

=====

нет правильного ответа

+++++

В современных персональных компьютерах используется тип оперативной памяти -

=====

#

DIMM

=====

SO-DIMM

=====

FB-DIMM

=====

SIMM

+++++

Выберите тип оперативной памяти, используемый в современных моноблоках и ноутбуках -

=====

#

SO-DIMM

=====

FB-DIMM

====

SIMM

====

DIMM

+++++

Выберите тип оперативной памяти, используемый в современных серверах -

====

#

FB-DIMM

====

SIMM

====

DIMM

====

SO-DIMM

+++++

Как классифицируются современные ПЗУ?

====

#

все ответы верны

====

программируемые при изготовлении

====

однократно программируемые после изготовления

====

многократно программируемые

+++++

Как называется основная система ввода/вывода, "зашитая" в ПЗУ?

=====

#

BIOS

=====

кеш - память

=====

виртуальная память

=====

статическая память

+++++

Выберите правильный ответ: масочные ПЗУ относятся к -

=====

#

программируемые при изготовлении

=====

однократно программируемые после изготовления

=====

многократно программируемые

=====

непрограммируемым

+++++

К какому типу относятся PROM ПЗУ?

====

#

однократно программируемые после изготовления

====

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

+++++

К какому типу относятся OTP EPROM ПЗУ?

====

#

однократно программируемые после изготовления

====

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

+++++

К какому типу относятся EPROM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

К какому типу относятся EEPROM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

К какому типу относятся NVRAM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

К какому типу относятся FRAM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

ПЗУ с самым высоким быстродействием -

====

#

масочные

====

FRAM

====

EPROM

====

флеш-память

+++++

Какое ПЗУ имеет кристалл, помещенный в непрозрачный корпус без кварцевого окна?

====

#

ОТР EPROM

====

PROM

====

масочные ПЗУ

====

EPROM

+++++

В каком ПЗУ имеется небольшое кварцевое окно, которое заклеивают непрозрачной пленкой?

====

#

EPROM

====

ОТР EPROM

====

PROM

====

масочные ПЗУ

+++++

Какой тип ПЗУ имеет возможность произвольной смены информации не только во всей области или блоке, но и в отдельной ячейке?

====

#

NVRAM

====

EPROM

====

OTP EPROM

====

PROM

+++++

Тип памяти организованный по принципу "последним записан - первым считан" (LIFO)?

====

#

стековая память

====

оперативная память

====

ПЗУ

====

ассоциативная память

+++++

В каком виде памяти по слову возвращается адрес хранения, где слово было найдено?

====

#

ассоциативная память

====

оперативная память

====

ПЗУ

====

внешняя память

+++++

Как называется сервер на котором хранятся файлы общего доступа?

====

#

файл-сервер

====

сервер базы данных

====

принт-сервер

====

вычислительный сервер

+++++

Что называют прерыванием?

====

#

это временный останов выполнения одной программы в целях оперативного выполнения другой, в данный момент более важной

====

это последовательный останов выполнения несколько программ в целях оперативного выполнения только одной, в данный момент более важной

====

это обслуживание процедур прерывания, принимающих запрос на прерывание от внешних устройств

====

это обслуживание процедур прерывания, принимающих запрос на прерывание от внутренних устройств

+++++

Как называется высокоскоростная память произвольного доступа, используемая процессором компьютера для временного хранения информации?

====

#

кэш-память

====

ОЗУ

====

ПЗУ

====

ВЗУ

+++++

Выберите правильный ответ: данные между кэшем и памятью передаются блоками фиксированного размера, которые называются -

====

#

линия кэша

=====

блок байтов

=====

блок битов

=====

слово

+++++

На базе чего выполнен Кэш процессора?

=====

#

SRAM

=====

DRAM

=====

DDR

=====

RAM

+++++

Понятие Cache hit - это

=====

#

кэш--попадание

=====

кэш--промах

====

кэш--память

====

кэш--уровень

+++++

Понятие Cache miss - это

====

#

кэш--промах

====

кэш--попадание

====

кэш--уровень

====

кэш--память

+++++

На основе чего реализуется загрузка кэша данным?

====

#

стратегии кэширования

====

политики замещения

====

политики удаления

====

политики загрузки

+++++

На основе чего реализуется выгрузка из кэша данных?

====

#

политики замещения

====

стратегии кэширования

====

политики загрузки

====

политики выгрузки

+++++

Какое количество уровней кэш-памяти имеют современные компьютеры?

====

#

3

====

2

====

1

====

7

+++++

Выберите верный ответ: кэш какого уровня делится на кэш данных и кэш команд или инструкций?

====

#

L1

====

L2

====

L3

====

такого деления не существует

+++++

Из перечисленных кэш какого уровня является самым большим и медленным и разделяется между всеми ядрами процессора?

====

#

L3

====

L1

====

L2

====

такого кэша нет

+++++

Что такое виртуальная память?

====

#

часть оперативной памяти, расположенной на жестком диске

====

часть оперативной памяти

====

часть ПЗУ

====

часть кэш-памяти

+++++

Продолжите: виртуальная память работает в координации с ...

====

#

ОЗУ

====

ПЗУ

====

кэш-памятью

====

работает самостоятельно

+++++

Что из перечисленного использует файл подкачки?

====

#

виртуальная память

====

Кэш-память

====

ПЗУ

====

регистры процессора

+++++

Какой ответ неправильный: Виртуальная память является частью многих операционных систем, включая

====

#

DOS

====

Windows

====

Linux

====

Mac OS

+++++

С помощью чего в большинстве современных операционных систем организуется виртуальная память?

====

#

страничной адресации

====

сегментации

====

стековой адресации

====

странично-сегментной адресации

+++++

Какой ответ неправильный: виртуальная память организуется с помощью -

====

#

дефрагментации

====

страничной адресации

====

сегментации

====

странично-сегментной адресации

+++++

Как называется память предназначена для длительного хранения программ и данных?

====

#

ВЗУ

====

ОЗУ

====

ПЗУ

=====

кэш-память

+++++

Как называется память, которая не имеет прямой связи с процессором?

=====

#

ВЗУ

=====

ОЗУ

=====

ПЗУ

=====

кэш-память

+++++

Как циркулирует информация от ВЗУ к процессору и наоборот?

=====

#

ВЗУ-ОЗУ-Кэш-Процессор

=====

ВЗУ-Процессор-ОЗУ-Кэш

=====

ВЗУ-ОЗУ-Процессор-Кэш

=====

ВЗУ-Кэш-Процессор-ОЗУ

+++++

Что из перечисленного входит в состав внешней памяти компьютера?

=====

#

все перечисленные

=====

магнитно-оптические диски

=====

стримеры

=====

жесткие магнитные диски

+++++

Продолжите предложение: Круглые алюминиевые пластин, платтеры, обе поверхности которых покрыты слоем магнитного материала входят в состав ...

=====

#

жестких магнитных дисков

=====

магнитно-оптических дисков

=====

стриммера

=====

компакт-диска

+++++

Какая скорость вращения шпинделя у большинства современных моделей винчестеров?

=====

#

7200 об/мин

=====

1200 об/мин

=====

15000 об/мин

=====

5400 об/мин

+++++

Как называется способ записи двоичной информации в магнитной среде?

=====

#

магнитным кодированием

=====

битовым кодированием

=====

битовой записью

=====

системой счисления

+++++

Как называется полимерный диск диаметром 12 см и толщиной 1,2 мм?

=====

#

CD-ROM

====

винчестер

====

Кэш-память

====

ОЗУ

+++++

Какое минимальное количество дисков, требуемых для RAID0?

====

#

2

====

3

====

5

====

10

+++++

Принцип работы, используемый в RAID0 -

====

#

striping (чередование)

====

mirroring (зеркалирование)

====

duplexing (дуплекс)

====

parity (четность)

+++++

Продолжите: массив, при котором информация разбивается на одинаковые по длине блоки, а затем записывается поочерёдно на каждый диск в структуре используется в ...

====

#

RAID0

====

RAID 1

====

RAID 10 (1+0)

====

RAID 5

+++++

Сколько дисков можно использовать в RAID0?

====

#

неограниченное количество дисков

====

только 2 диска

====

только 4 диска

====

кратное 3 количество дисков

+++++

Как высчитывается конечный результат в случае RAID0, если диски обладают разными показателями скорости?

====

#

по самому медленному HDD

====

по самому быстрому HDD

====

берется среднее значение

====

берется суммарное значение

+++++

Найдите верный ответ: RAID0 позволяет объединять диски -

====

#

разного объема

====

одинакового объема

====

кратного объема

====

объем должен расти в арифметической прогрессии

+++++

Найдите верный ответ: в случае RAID0 если диски обладают одинаковыми показателями скорости, то конечный результат будет высчитываться следующим образом-

====

#

берется суммарное значение

====

скорость не изменится

====

скорость увеличится в 2 раза

====

скорость уменьшится в 2 раза

+++++

Недостатком какой технологии является потеря всех данные, если хотя бы один винчестер выйдет из строя:

====

#

RAID0

====

RAID 1

====

RAID 10 (1+0)

====

RAID 5

+++++

В какой технологии используется принцип работы striping (чередование)?

====

#

RAID0

====

RAID 1

====

RAID 10 (1+0)

====

RAID 5

+++++

Продолжите: принцип работы mirroring (зеркалирование) используется для ...

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

Для RAID1 используется принцип -

====

#

mirroring (зеркалирование)

====

striping (чередование)

====

duplexing (дуплекс)

====

parity (четность)

+++++

Какая самая простая система RAID-массивов?

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

В какой технологии используется представление параллельной записи информации с основного диска на другие — дублирующие?

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

В какой технологии используется резервация и клонирование информации?

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

Найдите верный ответ: в какой технологии количество всегда должно быть четным?

====

#

RAID 10 (1+0)

====

RAID1

====

RAID0

====

RAID 5

+++++

В какой технологии используются принципы работы striping (чередование) и parity (четность)?

====

#

RAID5

====

RAID1

====

RAID0

====

RAID 10 (1+0)

+++++

Продолжите: в RAID 10 (1+0) количество дисков ...

====

#

должно быть четным

====

может быть любым

====

должно быть кратно 3

====

должно быть нечетным

+++++

Какое минимальное количество дисков, требуемых для RAID5?

====

#

3

====

2

====

5

====

10

+++++

Минимальное количество дисков должно быть 3 в технологии -

====

#

RAID5

====

RAID1

====

RAID0

====

RAID 10 (1+0)

+++++

Как можно создать RAID-массив?

====

#

аппаратно и программно

====

только аппаратно

====

только программно

====

с помощью приложения

+++++

BIOS операционной системы позволяет создать RAID-массив -

====

#

аппаратно

====

программно

====

с помощью сервисной программы

====

через BIOS нельзя создать RAID массивы

+++++

При начальном создании RAID-массивов все данные на диске -

====

#

будут удалены

====

будут сохранены

====

будут скопированы

====

будут заархивированы

+++++

Какое количество классов архитектур выделяет классификация Флинна?

====

#

4

====

3

====

2

====

много

+++++

Какой это класс архитектуры: одиночный поток команд и одиночный поток данных?

====

#

SISD

=====

MISD

=====

SIMD

=====

MIMD

+++++

К какому классу относятся Фон-неймановские вычислительные машины?

=====

#

SISD

=====

MISD

=====

SIMD

=====

MIMD

+++++

По классификации Флинна: в каком классе один поток команд, команды обрабатываются последовательно, и каждая команда инициирует одну операцию с одним потоком данных?

=====

#

SISD

=====

MISD

====

SIMD

====

MIMD

+++++

Какой это класс архитектуры: множественный поток команд и одиночный поток данных?

====

#

MISD

====

SISD

====

SIMD

====

MIMD

+++++

Найдите верный ответ: в каком классе по классификации Флинна присутствует множество процессоров, обрабатывающих один и тот же поток данных?

====

#

MISD

====

SISD

====

SIMD

====

MIMD

+++++

Найдите верный ответ: какой класс в квалификации Флинна является до сих пор пустым?

====

#

MISD

====

SISD

====

SIMD

====

MIMD

+++++

Какой это класс архитектуры: одиночный поток команд и множественный поток данных?

====

#

SIMD

====

SISD

====

MISD

====

MIMD

+++++

Внутренняя память компьютера физически представлена модулями

====

#

все ответы верны

====

оперативной памяти

====

RAM

====

ROM

+++++

Содержимое ячейки памяти называется

====

#

машинным словом

====

дискретностью памяти

====

адресом байта

====

адресуемостью памяти

+++++

Промежуток времени между формированием запроса на чтение информации из памяти и моментом поступления из памяти запрошенного машинного слова (операнда) называется

=====

#

временем доступа

=====

длительностью цикла

=====

дискретностью

=====

циклом регенерации

+++++

Минимально допустимое время между двумя последовательными обращениями к памяти называется

=====

#

длительностью цикла

=====

временем доступа

=====

дискретностью

=====

циклом регенерации

+++++

Оперативная память выполнена обычно на микросхемах

====

#

динамического типа с произвольной выборкой

====

динамического типа с последовательной выборкой

====

статического типа с произвольной выборкой

====

статического типа с последовательной выборкой

+++++

В динамической памяти элементы памяти построены на основе

====

#

конденсаторов

====

триггеров

====

конденсаторов и триггеров

====

нет правильного ответа

+++++

Аббревиатура DRAM обозначает

====

#

Dynamic Random Access Memory

====

Dynemic Random Acess Memory

====

Denamics Rodman Acces Memory

====

Dynamic Ramdon Acess Memory.

+++++

В микросхемах статической памяти (SRAM – Static RAM) в качестве элементарной ячейки используется -

====

#

триггер

====

конденсатор

====

триггер и конденсатор

====

нет правильного ответа

+++++

Для организации кэш-памяти используется

====

#

статическая память

====

динамическая память

====

постоянная память

====

внешняя память

+++++

Элементы памяти конструктивно могут быть выполнены в виде

====

#

все ответы верны

====

DIP

====

SIMM

====

DIMM

+++++

Модуль памяти с однорядным расположением выводов называется

====

#

SIMM

====

DIMM

====

DIP

====

нет правильного ответа

+++++

Двухсторонний модуль памяти это

====

#

DIMM

====

SIMM

====

DIP

====

нет правильного ответа

+++++

Память только для чтения - это

====

#

ROM

====

RAM

====

DIMM

====

SIMM

+++++

Продолжите предложение: кэш использует небольшую, очень быструю память обычно типа

=====

#

SRAM

=====

DRAM

=====

SIMM

=====

DIMM

+++++

Какая ОС не имеет виртуальной памяти?

=====

#

MS DOS

=====

Microsoft Windows

=====

Apple MAC OS

=====

Linux

+++++

По принципам работы устройства бывают -

=====

#

все ответы верны

=====

оптические

=====

магнитные

=====

электронные

+++++

Винчестер - это

=====

#

НЖМД

=====

Floppy Disk

=====

DVD

=====

Streamer

+++++

В каких накопителях запись и считывание информации производится бесконтактно с помощью лазерного луча?

=====

#

DVD

====

НЖМД

====

Floppy Disk

====

Streamer

+++++

Это разновидность полупроводниковой технологии электрически перепрограммируемой памяти (EEPROM) -

====

#

флеш-память

====

кэш-память

====

ОЗУ

====

Streamer

+++++

ЗУ на принципе магнитной записи на ленточном носителе, с последовательным доступом к данным -

====

#

Streamer

====

флеш-память

====

Floppy Disk

====

кэш-память

+++++

Для передачи данных на большие расстояния используются

====

#

последовательные интерфейсы

====

параллельные интерфейсы

====

прямые интерфейсы

====

все ответы верны

+++++

В каких шинах передача данных разделена между несколькими проводниками?

====

#

в параллельных

====

в последовательных

====

в прямых

====

нет правильного ответа

+++++

Для высокоскоростной передачи данных не небольшие расстояния используются

====

#

параллельные интерфейсы

====

последовательные интерфейсы

====

прямые интерфейсы

====

все ответы верны

+++++

Проблема использования параллельных интерфейсов -

====

#

все ответы верны

====

сложность синхронизации сигналов во всех линиях

====

сложность конструкции

====

цена

+++++

Эта шина передает системный тактовый сигнал для синхронизации периферийных устройств, подключенных к компьютеру -

====

#

шина таймера

====

шина питания

====

шина расширений

====

шины данных

+++++

Определите способ обмена данными: инициатором обмена является программа, которая ожидает какого-либо события в устройстве, подтверждающего его готовность к обмену -

====

#

обмен по опросу готовности

====

обмен по аппаратным прерываниям

====

обмен с использованием полинга

====

нет правильного ответа

+++++

Определите способ обмена данными: инициатором обмена является устройство, которое вырабатывает запрос на прерывание, требующий взаимодействия с программой

====

#

обмен по аппаратным прерываниям

====

обмен по опросу готовности

====

обмен с использованием полинга

====

нет правильного ответа

+++++

Определите способ обмена данными: это комбинированный способ инициирования обмена, при котором производится опрос готовности ряда устройств по периодическим прерываниям, например от системного таймера

====

#

обмен с использованием полинга

====

обмен по аппаратным прерываниям

====

обмен по опросу готовности

====

нет правильного ответа

+++++

Значение слова "Poiling" (при обмене данными) -

====

#

опрос

====

обмен

====

полив

====

отправление

+++++

Дисковые накопители по характеру обмена относятся к -

====

#

блочным устройствам

====

поточным устройствам

====

регистро-ориентированным устройствам

====

комбинированным устройствам

+++++

При обмене каких типов устройств нельзя останавливаться посреди передачи?

====

#

блочных

====

поточных

====

регистро-ориентированных

====

комбинированных

+++++

При обмене каких типов устройств передачу можно приостановить в любой момент, а затем продолжить передачу без каких-то побочных эффектов?

====

#

поточных

====

блочных

====

регистро-ориентированных

====

комбинированных

+++++

Как называются шины, передающие данные по одному проводнику один бит за один раз?

====

#

последовательные шины

====

параллельные шины

====

логические шины

====

все перечисленные шины

+++++

Устройства сопряжения с технологическим оборудованием, компьютеризированные измерительные комплексы по характеру обмена относятся к -

====

#

регистро-ориентированным устройствам

====

блочным устройствам

====

поточным устройствам

====

комбинированным устройствам

+++++

Джойстик по характеру обмена относится к -

====

#

регистро-ориентированным устройствам

====

блочным устройствам

====

поточным устройствам

=====

комбинированным устройствам

+++++

Принтеры по характеру обмена относятся к -

=====

#

комбинированным устройствам

=====

регистро-ориентированным устройствам

=====

блочным устройствам

=====

поточным устройствам

+++++

Выберите верный ответ: вычислительные машины какого класса архитектуры позволяют выполнять одну арифметическую операцию сразу над многими данными — элементами вектора?

=====

#

SIMD

=====

SISD

=====

MISD

=====

MIMD

+++++

Множественный поток команд и множественный поток данных - это

=====

#

MIMD

=====

SISD

=====

MISD

=====

SIMD

+++++

Найдите верный ответ: наличие в вычислительной системе какого класса архитектуры предполагает множество устройств обработки команд, объединенных в единый комплекс и каждое работает со своим потоком команд и данных?

=====

#

MIMD

=====

SISD

=====

MISD

=====

SIMD

+++++

По классификации Флинна векторно-конвейерные вычислительные системы относят к -

=====

#

SIMD

=====

SISD

=====

MISD

=====

MIMD

+++++

По классификации Флинна мультипроцессорные системы относят к -

=====

#

MIMD

=====

SISD

=====

MISD

=====

SIMD

+++++

Как называется свойство операционной системы или среды выполнения обеспечивать возможность параллельной (или псевдопараллельной) обработки нескольких задач?

====

#

многозадачность

====

многопоточность

====

многоядерность

====

многофункциональность

+++++

Что имеют в своем составе многоядерные процессоры?

====

#

всё перечисленное

====

несколько наборов регистров

====

несколько функциональных модулей

====

суперскалярные ядра

+++++

Какие уровни есть в устройстве шин?

====

#

все перечисленные уровни

=====

механический уровень

=====

физический уровень

=====

управляющий уровень

+++++

Найдите верный ответ: в каких шинах передача данных разделена между несколькими проводниками?

=====

#

в параллельных шинах

=====

в последовательных шинах

=====

в логических шинах

=====

во всех перечисленных шинах

+++++

Какой метод передачи используют шины данных?

=====

#

последовательный и параллельный

====

последовательный

====

параллельный

====

ни один из перечисленных не используется

+++++

Какие из приведенных шин позволяют записывать и читать данные из оперативной памяти?

====

#

адресные шины

====

шины данных

====

шины питания

====

шины расширений

+++++

С помощью каких из приведенных шин процессор соединяется с основными компонентами компьютера на материнской плате?

====

#

системных шин

====

шин ввода/вывода

====

шин расширений

====

ни одной из перечисленных

+++++

Для подключения различных периферийных устройств предназначены

====

#

шины ввода/вывода

====

системные шины

====

внутренние шины

====

шины таймера

+++++

Шины могут быть -

====

#

использовать все перечисленные способы

====

осуществляющими передачу данных только по тактовым импульсам

====

осуществляющими передачу данных в произвольные моменты времени

====

совместно использоваться несколькими устройствами

+++++

Синхронные шины - это шины, которые

====

#

осуществляют передачу данных только по тактовым импульсам

====

осуществляют передачу данных в произвольные моменты времени

====

используют различные схемы арбитража

====

совместно используются несколькими устройствами

+++++

Программируемые пользователем вентиляные матрицы называются:

====

#

FPGA

====

CPLD

====

SPLD

====

GAL

+++++

Протокол шины - это

====

#

все ответы верны

====

арбитраж

====

четкие правила

====

метод, выбираемый при проектировании шин для информирования

+++++

Какая элементная база являлась основой компьютеров второго поколения?

====

#

транзисторы

====

электронно-вакуумные лампы

====

интегральные схемы

====

большие интегральные схемы

+++++

Какой ученый заложил основы учения об архитектуре вычислительных машин:

====

#

фон Нейман

====

Конрад Цузе

====

Билл Гейтс

====

Чарльз Бэббидж

+++++

В современном компьютере можно выделить уровней архитектуры

====

#

5

====

4

====

3

====

много

+++++

Самым низким в архитектуре компьютера является -

====

#

цифровой логический уровень

====

уровень архитектуры системы команд

====

уровень операционной системы

====

уровень языка высокого уровня

+++++

Самым высоким в архитектуре компьютера является -

====

#

уровень языка высокого уровня

====

уровень архитектуры системы команд

====

уровень операционной системы

====

цифровой логический уровень

+++++

Какая элементная база являлась основой компьютеров первого поколения?

====

#

электронно-вакуумные лампы

====

транзисторы

====

интегральные схемы

====

большие интегральные схемы

+++++

Какая элементная база являлась основой компьютеров третьего поколения?

====

#

интегральные схемы

====

транзисторы

====

электронно-вакуумные лампы

====

большие интегральные схемы

+++++

Какая элементная база являлась основой компьютеров четвертого поколения?

====

#

большие интегральные схемы

====

интегральные схемы

====

транзисторы

====

электронно-вакуумные лампы

+++++

Кто является автором механического устройства способного складывать числа?

====

#

Б. Паскаль

====

П. Нортон

====

Г. Лейбниц

====

Д. Нейман

+++++

Какой ученый соединил идею механической машины с идеей программного управления?

====

#

Ч. Беббидж

====

Дж. Атанасов

====

К. Берри

====

С. А. Лебедев

+++++

Кто из перечисленных является первым программистом в мире?

====

#

А. Лавлейс

=====

Г. Лейбниц

=====

Б. Паскаль

=====

Б. Гейтс

+++++

Когда были созданы первые компьютеры?

=====

#

в 40-е годы

=====

в 60-е годы

=====

в 70-е годы

=====

в 80-е годы

+++++

В Советском Союзе основоположником вычислительной техники является ученый -

=====

#

Сергей Алексеевич Лебедев

=====

Николай Иванович Лобачевский

====

Михаил Васильевич Ломоносов

====

Пафнутий Львович Чебышев

+++++

Термин «поколение компьютера» определяет -

====

#

все типы и модели, построенные на одних и тех же научных и технических принципах

====

все счетные машины

====

совокупность машин, предназначенных для обработки, хранения и передачи информации

====

все типы и модели, созданные в одной и той же стране

+++++

Для какого поколения компьютеров характерно появление первых программ?

====

#

для первого

====

для второго

====

для третьего

====

для четвертого

+++++

Для какого поколения компьютеров характерно появление первых операционных систем?

====

#

для третьего

====

для первого

====

для второго

====

для четвертого

+++++

Большая интегральная схема (БИС) - это

====

#

кристалл кремния, на котором размещаются от десятков до сотен логических элементов

====

транзисторы, расположенные на одной плате

====

набор программ для работы на компьютере

====

полупроводниковый прибор, усиливающий и генерирующий электроколебания

+++++

Какой из принципов определяет современную архитектуру компьютера?

====

#

все перечисленные

====

принцип программного управления

====

принцип программы, сохраняемой в памяти

====

принцип произвольного доступа к памяти

+++++

Где хранится прикладная программа во время исполнения?

====

#

в оперативной памяти

====

в видеопамяти

====

в процессоре

====

на жестком диске

+++++

Что означает адресуемость оперативной памяти?

====

#

наличие номера у каждой ячейки оперативной памяти

====

дискретность структурных единиц памяти

====

энергозависимость оперативной памяти

====

возможность произвольного доступа к каждой единице памяти

+++++

Система счисления - это

====

#

это знаковая система, в которой числа записываются по определенным правилам, с помощью знаков некоторого алфавита, называемых цифрами

====

компьютерная программа для арифметических вычислений

====

правила арифметических действий

====

цифры 1,2,3,4,5,6,7,8,9

+++++

Основание системы в позиционных системах счисления - это:

====

#

максимальное количество знаков, используемое для записи числа

====

цифры 1,2,3,4,5,6,7,8,9

====

правила арифметических действий

====

числовой разряд

+++++

В компьютерах используется двоичная система счисления. Почему?

====

#

потому что составляющие технические устройства могут надежно сохранять и распознавать только два различных состояния

====

потому что за единицу измерения информации принят 1 байт

====

потому что человеку проще общаться с компьютером на уровне двоичной системы счисления

====

все ответы верны

+++++

Какой системой счисления является римская система счисления?

====

#

непозиционной системой

====

позиционной системой

=====

смешанной системой

=====

двоичной системой

+++++

Что такое основание системы счисления?

=====

#

количество цифр (знаков) в алфавите системы

=====

следующая неиспользуемая цифра в данной системе счисления

=====

наибольшая цифра, используемая в данной системе счисления

=====

нет правильного ответа

+++++

Какое устройство выполняет базовые логические операции?

=====

#

вентиль

=====

регистр

=====

ячейка

====

триггер

+++++

Для сложения одноразрядных двоичных чисел используется ...

====

#

сумматор

====

регистр

====

триггер

====

полусумматор

+++++

Что такое система счисления?

====

#

это знаковая система, в которой числа записываются по определенным правилам с помощью символов некоторого алфавита

====

определенные правила сложения

====

определенные правила умножения

====

определенные правила вычитания

+++++

Какое в каждой системе счисления наибольшее числовое значение знака?

====

#

$P - 1$

====

P

====

$P + 1$

====

$P * 2$

+++++

Какое название имеет позиция цифры в числе?

====

#

разряд

====

основание

====

степень

====

единица

+++++

Какой код используется в компьютерной технике для записи целых чисел со знаком?

=====

#

все перечисленные

=====

прямой код

=====

обратный код

=====

дополнительный код

+++++

Для чего используется прямой код?

=====

#

для представления отрицательных чисел в запоминающем устройстве

=====

для замены операции вычитания операцией сложения

=====

для перевода из одной системы счисления в другую

=====

во всех приведенных случаях

+++++

Для чего применяются обратный и дополнительный коды?

=====

#

для замены операции вычитания операцией сложения

=====

для представления отрицательных чисел в запоминающем устройстве

=====

для перевода из одной системы счисления в другую

=====

во всех приведенных случаях

+++++

Как называется схема И, реализующая операцию логического умножения?

=====

#

конъюнктор

=====

дизъюнктор

=====

инвертор

=====

нет правильного названия

+++++

Схема ИЛИ, реализующая операцию логического сложения называется

=====

#

дизъюнктор

=====

дизъюнктор

====

инвертор

====

нет правильного названия

+++++

Как называется схема НЕ, реализующая операцию отрицания?

====

#

инвертор

====

дизъюнктор

====

конъюнктор

====

нет правильного названия

+++++

Название логической схемы, на выходе которой логическая единица появляется только тогда, когда на всех ее входах имеются логические единицы?

====

#

конъюнктор

====

дизъюнктор

====

инвертор

====

импликатор

+++++

Название логической схемы, на выходе которой логическая единица появляется тогда, когда хотя бы на одном из входов присутствует логическая единица?

====

#

дизъюнктор

====

конъюнктор

====

инвертор

====

импликатор

+++++

Назовите часть электронной логической схемы, которая реализует элементарную логическую функцию -

====

#

логический элемент компьютера

====

логическая схема компьютера

====

электронный элемент компьютера

====

триггер

+++++

Что из перечисленного не является логической операцией?

====

#

логическое деление

====

логическое сложение

====

логическое умножение

====

логическое отрицание

+++++

Что храниться в ячейке памяти?

====

#

все перечисленное

====

число

====

текст

====

команда

+++++

Какая это команда: произвести действие над содержимым ячеек x и y, а результат поместить в ячейку y?

====

#

двухадресная

====

однадресная

====

трехадресная

====

переменноадресная

+++++

Какой наиболее полный перечень основных устройств персонального компьютера:

====

#

центральный процессор, оперативная память, устройства ввода-вывода

====

микропроцессор, сопроцессор, монитор

====

монитор, винчестер, принтер

====

АЛУ, УУ, сопроцессор

+++++

Оперативной памятью по фон-Нейману называется:

====

#

устройство временного хранения программ и данных

====

устройство для архивации файлов

====

устройство для выполнения основных оперативных действий

====

блок обращения к внешним устройствам

+++++

Что является базовой единицей информации?

====

#

бит

====

ноль

====

единица

====

байт

+++++

Что такое машинное слово?

====

#

группа байтов

====

ячейка

====

базовая единица

====

состояние бита

+++++

Понятие ячейки -

====

#

адрес

====

значение бита

====

содержимое бита

====

группа байтов

+++++

Как представляются вещественные числа?

====

#

$X = +/- M * q(+/-P)$

====

$X = +/- M * qP$

====

$$X = M * q(+/-P)$$

=====

$$X = +/- M * P(+/-q)$$

+++++

Какие из перечисленных операций относятся к булевым операциям:

=====

#

OR

=====

+, -

=====

*, /

=====

MOD

+++++

В обратном коде для отрицательного числа в знаковый разряд заносится

=====

#

1

=====

0

=====

10

=====

11

+++++

Для отрицательного числа дополнительный код образуется путем -

====

#

получения обратного кода и добавлением к младшему разряду единицы

====

получения прямого кода и добавлением к младшему разряду единицы

====

получения обратного кода и занесения в старший разряд единицы

====

получения прямого кода и занесения в старший разряд единицы

+++++

Выберите неправильно указанный закон алгебры логики:

====

#

закон Буля

====

закон противоречия

====

закон исключения третьего

====

закон де Моргана

+++++

В двоичной системе разряд, который имеет самую правую позицию называется

====

#

младший значащий бит

====

старший значащий бит

====

средний значащий бит

====

последний значащий бит

+++++

Наибольший вес имеет бит, который называется

====

#

старший значащий бит

====

младший значащий бит

====

средний значащий бит

====

первый значащий бит

+++++

В зависимости от количества операндов, команды бывают:

====

#

все перечисленные

====

одноадресные

====

двухадресные

====

переменноадресные

+++++

Какая это команда: произвести действия над содержимым ячейки и содержимым сумматора, а результат оставить в сумматоре?

====

#

одноадресная

====

двухадресная

====

трехадресная

====

переменноадресная

+++++

Какая это команда: произвести действие над содержимым ячейки x и содержимым ячейки y, сумму поместить в ячейку z?

====

#

трехадресная

====

двухадресная

====

одноадресная

====

переменноадресная

+++++

Какой элемент на схемах имеет прямую черту на входе и закругление на выходе или — прямоугольник с символом «&»?

====

#

элемент «И»

====

элемент «ИЛИ-НЕ»

====

элемент «НЕ»

====

элемент «ИЛИ»

+++++

Какой элемент на схемах имеет закругление на входе и закругление с заострением на выходе или — прямоугольник с символом «1»?

====

#

элемент «ИЛИ»

====

элемент «И»

====

элемент «НЕ»

====

элемент «И-НЕ»

+++++

Какой логический элемент называют элементом Шеффера?

====

#

элемент «И-НЕ»

====

элемент «И»

====

элемент «ИЛИ»

====

элемент «ИЛИ-НЕ»

+++++

Как обозначается на схемах инверсия?

====

#

кружком

====

закруглением

====

заострением

====

знаком =

+++++

Какой элемент называют - сложение по модулю 2?

====

#

«исключающее ИЛИ»

====

«исключающее И»

====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Как называется логический элемент XOR?

====

#

«исключающее ИЛИ»

====

«исключающее И»

====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Какой элемент на схемах имеет прямоугольник с символом «=1»?

====

#

«исключающее ИЛИ»

====

«исключающее И»

====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Какой логический элемент называют «неравнозначностью»?

====

#

«исключающее ИЛИ»

====

«исключающее И»

====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Как называется базовый элемент цифровой схемы, выполняющий элементарную логическую операцию?

====

#

вентиль

====

сумматор

====

шифратор

====

дешифратор

+++++

Что означает аббревиатура PLD в компьютерной технике?

====

#

programmable logic device

====

pump-line-dus

====

pumpe-leitung-duese

====

partido de la liberacion dominicana

+++++

Сколько существует видов программируемых логических устройств, основанные на типе массивов, которые имеют программируемую функцию?

====

#

3

====

2

====

4

====

много

+++++

На сколько видов делятся условно программируемые логические интегральные схемы?

====

#

3

====

2

====

4

====

много

+++++

Простые программируемые логические устройства называются:

====

#

SPLD

====

CPLD

====

FPGA

====

PLA

+++++

Сложные программируемые логические устройства называются:

====

#

CPLD

====

SPLD

====

FPGA

====

PAL

+++++

В каких схемах несколько подобных программируемых логических матриц объединяются средствами программируемой коммутационной матрицы?

====

#

CPLD

====

SPLD

====

FPGA

====

PLA

+++++

Какие микросхемы в своей основе состоят из большого числа конфигурируемых логических блоков?

====

#

FPGA

====

CPLD

====

SPLD

====

GAL

+++++

Что из перечисленного является достоинством ПЛИС?

====

#

все перечисленное

====

высокое быстродействие

====

разнообразие конструктивного исполнения

====

НИЗКАЯ СТОИМОСТЬ

+++++

Где хранится прикладная программа во время исполнения?

====

#

в оперативной памяти

====

в ПЗУ

====

в кэш-памяти

====

во внешней памяти

+++++

Как называется архитектура компьютера с полным набором команд?

====

#

CISC

====

RISC

====

VLIW

====

PVP

+++++

Как называется архитектура компьютера с сокращенным набором команд?

====

#

RISC

====

CISC

====

VLIW

====

PVP

+++++

Как называется архитектура компьютера с очень длинной машинной командой?

====

#

VLIW

====

RISC

====

CISC

====

PVP

+++++

На какой концепции базируется архитектура системы команд с командными словами сверхбольшой длины?

====

#

RISC

====

CISC

====

PLA

====

FPGA

+++++

Какую информацию содержит команда?

====

#

все перечисленное

====

код выполняемой операции

====

указания по определению операндов

====

указания по размещению результата

+++++

Найдите неверный ответ: Архитектура системы команд служит границей между аппаратурой и программным обеспечением. К аппаратному обеспечению относят -

====

#

компилятор

====

память

====

транзисторы

====

цифровые логические схемы

+++++

Найдите неверный ответ: Архитектура системы команд служит границей между аппаратурой и программным обеспечением. К программному обеспечению относят -

====

#

цифровые логические схемы

====

операционные системы

====

прикладные программы

====

ассемблер

+++++

Выберите неправильный тип архитектуры системы команд:

====

#

PLA

====

CISC

====

RISC

====

VLIW

+++++

Для какой архитектуры системы команд список команд ограничен наиболее часто используемыми простейшими командами?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд характерно множество форматов команд различной разрядности (Pentium — длина команды 1-10 байт)?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Для какой архитектуры системы команд характерно наличие команд, где обработка совмещается с обращением к памяти?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Для какой архитектуры системы команд обращение к памяти допускается лишь с помощью специальных команд чтения и записи?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд операции обработки данных отделены от операций обращения к памяти?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд резко уменьшено количество форматов команд и способов указания адресов операндов?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд характерно наличие в процессоре небольшого числа РОН и большое количество машинных команд?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Для какой архитектуры системы команд характерно разнообразие способов адресации операндов и множество форматов команд?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Какая из перечисленных память является энергозависимой?

====

#

основная память

====

внешняя память

====

ПЗУ

====

ROM

+++++

Для какой архитектуры несколько простых команд объединяются в одну сверхдлинную команду и выполняются параллельно?

====

#

VLIW

====

CISC

====

RISC

====

FPGA

+++++

В какой архитектуре системы команд большое количество машинных команд, некоторые из которых выполняются за много тактов?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Основной архитектуры системы команд современных рабочих станций и серверов является архитектура

====

#

RISC

====

CISC

====

PLA

====

FPGA

+++++

Укажите неправильный тип команды машинного уровня:

====

#

операции над буквами

====

арифметические и логические

====

системные операции

====

операции с плавающей точкой

+++++

Нулевое значение старшего бита для чисел с фиксированной точкой указывает на:

====

#

положительное число

====

отрицательное число

====

нулевое число

====

единичное число

+++++

Единичное значение старшего бита для чисел с фиксированной точкой указывает на:

====

#

отрицательное число

====

положительное число

====

нулевое число

====

единичное число

+++++

Укажите неправильную часть шины:

====

#

шина прерываний

====

шина данных

====

шина адреса

====

шина управления

+++++

В каком поколении компьютеров использовались каналы ввода-вывода (специальные электронные схемы, которые руководят обменом данными между процессором и внешними устройствами)?

====

#

3

====

2

====

1

====

4

+++++

В каком поколении компьютеров стали использоваться контроллеры?

====

#

4

====

3

====

2

====

1

+++++

Электронная схема для управления внешним устройством и простейшей предварительной обработки данных называется

====

#

контроллер

====

драйвер

====

логическое устройство

====

порт

+++++

Что может включать в себя интерфейс?

====

#

все ответы верны

====

шины

====

вспомогательные схемы

====

алгоритмы передачи сигналов

+++++

Из скольких частей состоит общая шина (магистраль)?

====

#

3

====

2

====

4

====

8

+++++

Найдите неверный ответ: общая шина имеет в своем составе -

====

#

шину команд

====

шину данных

====

шину адреса

====

шину управления

+++++

Что объединяет в своем составе процессор?

====

#

АЛУ и УУ

====

память и центральную магистраль

====

АЛУ и системную шину

====

УУ и память

+++++

Как называется оперативная память?

====

#

все ответы верны

====

энергозависимая память

====

RAM

====

ОЗУ

+++++

Что такое арифметическо – логическое устройство (АЛУ) ?

====

#

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических и логических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

====

совокупность блоков и узлов процессора, обеспечивающая передачу данных всем устройствам компьютера

+++++

Что такое устройство управления?

====

#

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая выполнение логических операций над операндами

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

+++++

Где в компьютере происходит обработка информации?

====

#

в процессоре

====

во внешней памяти

====

в оперативной памяти

====

в КЭШ-памяти

+++++

Что понимается под термином «интерфейс»?

====

#

внешний вид программной среды, служащий для обеспечения диалога с пользователем

====

связь текстового редактора с устройством печати

====

совокупность файлов, содержащихся в одном каталоге

====

устройство для хранения графической информации

+++++

В какой системе счисления число 1024 будет иметь максимальную длину записи?

====

#

в двоичной

====

в десятичной

====

в восьмеричной

====

в шестнадцатеричной

+++++

В какой системе счисления число 1024 будет иметь минимальную длину записи?

====

#

в шестнадцатеричной

====

в восьмеричной

====

в десятичной

====

в двоичной

+++++

Где находятся счетчик и регистр команд?

====

#

в УУ

====

в АЛУ

====

в памяти

====

в устройствах ввода-вывода

+++++

Где находятся регистры операндов и сумматор?

====

#

в АЛУ

====

в УУ

====

в памяти

====

в устройствах ввода-вывода

+++++

Какие основные функции памяти?

====

#

все перечисленные

====

приём информации

====

запоминание информации

====

выдача информации

+++++

Что является регистром?

====

#

все перечисленные

====

сумматор

====

счетчик команд

====

регистр команд

+++++

Как называется архитектура с общей оперативной памятью и несколькими процессорами?

====

#

многопроцессорной

====

многомашинной

====

с параллельными процессами

====

кластерной

+++++

При каком режиме обмена данными между центральным процессором и внешними устройствами все действия по вводу или выводу предусмотрены в теле программы?

====

#

программно управляемый ввод/вывод

====

обмен с устройствами по прерываниям

====

прямой доступ к памяти

====

нет правильного ответа

+++++

При каком режиме обмена данными между центральным процессором и внешними устройствами устройства ввода/вывода в случае необходимости сами «требуют внимания» процессора?

=====

#

обмен с устройствами по прерываниям

=====

программно управляемый ввод/вывод

=====

прямой доступ к памяти

=====

нет правильного ответа

+++++

Отличительной чертой какого режима обмена является активность внешнего устройства, которое выступает инициатором обмена, выставляя так называемое требование прерывания?

=====

#

обмен с устройствами по прерываниям

=====

программно управляемый ввод/вывод

=====

прямой доступ к памяти

=====

нет правильного ответа

+++++

При каком режиме обмена данными процессор не производит обмен, а только подготавливает его, программируя контроллер?

====

#

прямой доступ к памяти

====

обмен с устройствами по прерываниям

====

программно управляемый ввод/вывод

====

нет правильного ответа

+++++

Существенной особенностью какого способа является то, что процессор не принимает участие в обмене, хотя сама передача происходит с использованием магистрали компьютера?

====

#

прямой доступ к памяти

====

обмен с устройствами по прерываниям

====

программно управляемый ввод/вывод

====

нет правильного ответа

+++++

Продолжите предложение: Наиболее распространены в настоящее время

====

#

двухадресные компьютеры

====

трехадресные компьютеры

====

однадресные компьютеры

====

многоадресные компьютеры

+++++

Как называют адресацию, когда в команде имеются поля, указывающие адрес операнда?

====

#

явной

====

неявной

====

регистровой

====

косвенной

+++++

Как называют адресацию, когда адресное поле в команде отсутствует, а информацию об адресе операнда несет сам код операции?

====

#

неявной

====

явной

====

косвенной

====

регистровой

+++++

Процесс переключения процессора с одной программы на другую по внешнему сигналу с сохранением информации для последующего возобновления прерванной программы называется -

====

#

прерыванием программы

====

выполнением программы

====

завершением программы

====

все ответы верны

+++++

Назовите функцию механизма прерываний:

====

#

все ответы верны

====

распознавание прерывания

====

передача управления

====

возвращение к прерванной программе

+++++

Стековой называют память, доступ к которой организован по принципу -

====

#

LIFO

====

FIFO

====

FEFO

====

нет правильного ответа

Название логической схемы, на выходе которой логическая единица появляется только тогда, когда на всех ее входах имеются логические единицы?

====

#

конъюнктор

====

дизъюнктор

====

инвертор

====

импликатор

+++++

Название логической схемы, на выходе которой логическая единица появляется тогда, когда хотя бы на одном из входов присутствует логическая единица?

====

#

дизъюнктор

====

конъюнктор

====

инвертор

====

импликатор

+++++

Назовите часть электронной логической схемы, которая реализует элементарную логическую функцию -

====

#

логический элемент компьютера

====

логическая схема компьютера

====

электронный элемент компьютера

====

триггер

+++++

Что из перечисленного не является логической операцией?

====

#

логическое деление

====

логическое сложение

====

логическое умножение

====

логическое отрицание

+++++

Что храниться в ячейке памяти?

====

#

все перечисленное

====

число

====

текст

====

команда

+++++

Какая это команда: произвести действие над содержимым ячеек x и y, а результат поместить в ячейку y?

====

#

двухадресная

====

одноадресная

====

трехадресная

====

переменноадресная

+++++

Какой наиболее полный перечень основных устройств персонального компьютера:

====

#

центральный процессор, оперативная память, устройства ввода-вывода

====

микропроцессор, сопроцессор, монитор

====

монитор, винчестер, принтер

====

АЛУ, УУ, сопроцессор

+++++

Оперативной памятью по фон-Нейману называется:

====

#

устройство временного хранения программ и данных

====

устройство для архивации файлов

====

устройство для выполнения основных оперативных действий

====

блок обращения к внешним устройствам

+++++

Что является базовой единицей информации?

====

#

бит

====

ноль

====

единица

====

байт

+++++

Что такое машинное слово?

====

#

группа байтов

====

ячейка

====

базовая единица

====

состояние бита

+++++

Понятие ячейки -

====

#

адрес

====

значение бита

====

содержимое бита

====

группа байтов

+++++

Как представляются вещественные числа?

====

#

$X = +/- M * q(+/-P)$

====

$$X = +/- M * qP$$

====

$$X = M * q(+/-P)$$

====

$$X = +/- M * P(+/-q)$$

+++++

Какие из перечисленных операций относятся к булевым операциям:

====

#

OR

====

+, -

====

*, /

====

MOD

+++++

В обратном коде для отрицательного числа в знаковый разряд заносится

====

#

1

====

0

====

10

=====

11

+++++

Для отрицательного числа дополнительный код образуется путем -

=====

#

получения обратного кода и добавлением к младшему разряду единицы

=====

получения прямого кода и добавлением к младшему разряду единицы

=====

получения обратного кода и занесения в старший разряд единицы

=====

получения прямого кода и занесения в старший разряд единицы

+++++

Выберите неправильно указанный закон алгебры логики:

=====

#

закон Буля

=====

закон противоречия

=====

закон исключения третьего

=====

закон де Моргана

+++++

В двоичной системе разряд, который имеет самую правую позицию называется

====

#

младший значащий бит

====

старший значащий бит

====

средний значащий бит

====

последний значащий бит

+++++

Наибольший вес имеет бит, который называется

====

#

старший значащий бит

====

младший значащий бит

====

средний значащий бит

====

первый значащий бит

+++++

В зависимости от количества операндов, команды бывают:

====

#

все перечисленные

====

одноадресные

====

двухадресные

====

переменноадресные

+++++

Какая это команда: произвести действия над содержимым ячейки и содержимым сумматора, а результат оставить в сумматоре?

====

#

одноадресная

====

двухадресная

====

трехадресная

====

переменноадресная

+++++

Какая это команда: произвести действие над содержимым ячейки x и содержимым ячейки y, сумму поместить в ячейку z?

====

#

трехадресная

====

двухадресная

====

однадресная

====

переменноадресная

+++++

Какой элемент на схемах имеет прямую черту на входе и закругление на выходе или — прямоугольник с символом «&»?

====

#

элемент «И»

====

элемент «ИЛИ-НЕ»

====

элемент «НЕ»

====

элемент «ИЛИ»

+++++

Какой элемент на схемах имеет закругление на входе и закругление с заострением на выходе или — прямоугольник с символом «1»?

====

#

элемент «ИЛИ»

====

элемент «И»

====

элемент «НЕ»

====

элемент «И-НЕ»

+++++

Какой логический элемент называют элементом Шеффера?

====

#

элемент «И-НЕ»

====

элемент «И»

====

элемент «ИЛИ»

====

элемент «ИЛИ-НЕ»

+++++

Как обозначается на схемах инверсия?

====

#

кружком

====

закруглением

=====

заострением

=====

знаком =

+++++

Какой элемент называют - сложение по модулю 2?

=====

#

«исключающее ИЛИ»

=====

«исключающее И»

=====

«исключающее НЕ»

=====

«исключающее И-НЕ»

+++++

Как называется логический элемент XOR?

=====

#

«исключающее ИЛИ»

=====

«исключающее И»

=====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Какой элемент на схемах имеет прямоугольник с символом «=1»?

====

#

«исключающее ИЛИ»

====

«исключающее И»

====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Какой логический элемент называют «неравнозначностью»?

====

#

«исключающее ИЛИ»

====

«исключающее И»

====

«исключающее НЕ»

====

«исключающее И-НЕ»

+++++

Как называется базовый элемент цифровой схемы, выполняющий элементарную логическую операцию?

====

#

вентиль

====

сумматор

====

шифратор

====

дешифратор

+++++

Что означает аббревиатура PLD в компьютерной технике?

====

#

programmable logic device

====

pump-line-dus

====

pumpe-leitung-duese

====

partido de la liberacion dominicana

+++++

Сколько существует видов программируемых логических устройств, основанные на типе массивов, которые имеют программируемую функцию?

====

#

3

====

2

====

4

====

много

+++++

На сколько видов делятся условно программируемые логические интегральные схемы?

====

#

3

====

2

====

4

====

много

+++++

Простые программируемые логические устройства называются:

====

#

SPLD

====

CPLD

====

FPGA

====

PLA

+++++

Сложные программируемые логические устройства называются:

====

#

CPLD

====

SPLD

====

FPGA

====

PAL

+++++

В каких схемах несколько подобных программируемых логических матриц объединяются средствами программируемой коммутационной матрицы?

====

#

CPLD

====

SPLD

====

FPGA

====

PLA

+++++

Какие микросхемы в своей основе состоят из большого числа конфигурируемых логических блоков?

====

#

FPGA

====

CPLD

====

SPLD

====

GAL

+++++

Что из перечисленного является достоинством ПЛИС?

====

#

все перечисленное

====

высокое быстродействие

====

разнообразие конструктивного исполнения

====

низкая стоимость

+++++

Где хранится прикладная программа во время исполнения?

====

#

в оперативной памяти

====

в ПЗУ

====

в кэш-памяти

====

во внешней памяти

+++++

Как называется архитектура компьютера с полным набором команд?

====

#

CISC

====

RISC

====

VLIW

====

PVP

+++++

Как называется архитектура компьютера с сокращенным набором команд?

====

#

RISC

====

CISC

====

VLIW

====

PVP

+++++

Как называется архитектура компьютера с очень длинной машинной командой?

====

#

VLIW

====

RISC

====

CISC

====

PVP

+++++

На какой концепции базируется архитектура системы команд с командными словами сверхбольшой длины?

====

#

RISC

====

CISC

====

PLA

====

FPGA

+++++

Какую информацию содержит команда?

====

#

все перечисленное

====

код выполняемой операции

====

указания по определению операндов

====

указания по размещению результата

+++++

Найдите неверный ответ: Архитектура системы команд служит границей между аппаратурой и программным обеспечением. К аппаратному обеспечению относят -

=====

#

компилятор

=====

память

=====

транзисторы

=====

цифровые логические схемы

+++++

Найдите неверный ответ: Архитектура системы команд служит границей между аппаратурой и программным обеспечением. К программному обеспечению относят -

=====

#

цифровые логические схемы

=====

операционные системы

=====

прикладные программы

=====

ассемблер

+++++

Выберите неправильный тип архитектуры системы команд:

====

#

PLA

====

CISC

====

RISC

====

VLIW

+++++

Для какой архитектуры системы команд список команд ограничен наиболее часто используемыми простейшими командами?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд характерно множество форматов команд различной разрядности (Pentium — длина команды 1-10 байт)?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Для какой архитектуры системы команд характерно наличие команд, где обработка совмещается с обращением к памяти?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Для какой архитектуры системы команд обращение к памяти допускается лишь с помощью специальных команд чтения и записи?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд операции обработки данных отделены от операций обращения к памяти?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд резко уменьшено количество форматов команд и способов указания адресов операндов?

====

#

RISC

====

VLIW

====

PLA

====

CISC

+++++

Для какой архитектуры системы команд характерно наличие в процессоре небольшого числа РОН и большое количество машинных команд?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Для какой архитектуры системы команд характерно разнообразие способов адресации операндов и множество форматов команд?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Какая из перечисленных память является энергозависимой?

====

#

основная память

====

внешняя память

====

ПЗУ

====

ROM

+++++

Для какой архитектуры несколько простых команд объединяются в одну сверхдлинную команду и выполняются параллельно?

====

#

VLIW

====

CISC

====

RISC

====

FPGA

+++++

В какой архитектуре системы команд большое количество машинных команд, некоторые из которых выполняются за много тактов?

====

#

CISC

====

RISC

====

VLIW

====

PLA

+++++

Основной архитектуры системы команд современных рабочих станций и серверов является архитектура

====

#

RISC

====

CISC

====

PLA

=====

FPGA

+++++

Укажите неправильный тип команды машинного уровня:

=====

#

операции над буквами

=====

арифметические и логические

=====

системные операции

=====

операции с плавающей точкой

+++++

Нулевое значение старшего бита для чисел с фиксированной точкой указывает на:

=====

#

положительное число

=====

отрицательное число

=====

нулевое число

=====

единичное число

+++++

Единичное значение старшего бита для чисел с фиксированной точкой указывает на:

====

#

отрицательное число

====

положительное число

====

нулевое число

====

единичное число

+++++

Укажите неправильную часть шины:

====

#

шина прерываний

====

шина данных

====

шина адреса

====

шина управления

+++++

В каком поколении компьютеров использовались каналы ввода-вывода (специальные электронные схемы, которые руководят обменом данными между процессором и внешними устройствами)?

=====

#

3

=====

2

=====

1

=====

4

+++++

В каком поколении компьютеров стали использоваться контроллеры?

=====

#

4

=====

3

=====

2

=====

1

+++++

Электронная схема для управления внешним устройством и простейшей предварительной обработки данных называется

====

#

контроллер

====

драйвер

====

логическое устройство

====

порт

+++++

Что может включать в себя интерфейс?

====

#

все ответы верны

====

шины

====

вспомогательные схемы

====

алгоритмы передачи сигналов

+++++

Из скольких частей состоит общая шина (магистраль)?

====

#

3

====

2

====

4

====

8

+++++

Найдите неверный ответ: общая шина имеет в своем составе -

====

#

шину команд

====

шину данных

====

шину адреса

====

шину управления

+++++

Что объединяет в своем составе процессор?

====

#

АЛУ и УУ

====

память и центральную магистраль

====

АЛУ и системную шину

====

УУ и память

+++++

Как называется оперативная память?

====

#

все ответы верны

====

энергозависимая память

====

RAM

====

ОЗУ

+++++

Что такое арифметическо – логическое устройство (АЛУ) ?

====

#

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических и логических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

====

совокупность блоков и узлов процессора, обеспечивающая передачу данных всем устройствам компьютера

+++++

Что такое устройство управления?

====

#

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая выполнение логических операций над операндами

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

+++++

Где в компьютере происходит обработка информации?

====

#

в процессоре

====

во внешней памяти

====

в оперативной памяти

====

в КЭШ-памяти

+++++

Что понимается под термином «интерфейс»?

====

#

внешний вид программной среды, служащий для обеспечения диалога с пользователем

====

связь текстового редактора с устройством печати

====

совокупность файлов, содержащихся в одном каталоге

====

устройство для хранения графической информации

+++++

В какой системе счисления число 1024 будет иметь максимальную длину записи?

====

#

в двоичной

====

в десятичной

====

в восьмеричной

====

в шестнадцатеричной

+++++

В какой системе счисления число 1024 будет иметь минимальную длину записи?

====

#

в шестнадцатеричной

====

в восьмеричной

====

в десятичной

====

в двоичной

+++++

Где находятся счетчик и регистр команд?

====

#

в УУ

====

в АЛУ

====

в памяти

====

в устройствах ввода-вывода

+++++

Где находятся регистры операндов и сумматор?

====

#

в АЛУ

====

в УУ

====

в памяти

====

в устройствах ввода-вывода

+++++

Какие основные функции памяти?

====

#

все перечисленные

====

приём информации

====

запоминание информации

====

выдача информации

+++++

Что является регистром?

====

#

все перечисленные

====

сумматор

====

счетчик команд

====

регистр команд

+++++

Как называется архитектура с общей оперативной памятью и несколькими процессорами?

====

#

многопроцессорной

====

многомашинной

====

с параллельными процессами

====

кластерной

+++++

При каком режиме обмена данными между центральным процессором и внешними устройствами все действия по вводу или выводу предусмотрены в теле программы?

====

#

программно управляемый ввод/вывод

====

обмен с устройствами по прерываниям

====

прямой доступ к памяти

====

нет правильного ответа

+++++

При каком режиме обмена данными между центральным процессором и внешними устройствами устройства ввода/вывода в случае необходимости сами «требуют внимания» процессора?

====

#

обмен с устройствами по прерываниям

====

программно управляемый ввод/вывод

====

прямой доступ к памяти

====

нет правильного ответа

+++++

Отличительной чертой какого режима обмена является активность внешнего устройства, которое выступает инициатором обмена, выставляя так называемое требование прерывания?

====

#

обмен с устройствами по прерываниям

====

программно управляемый ввод/вывод

====

прямой доступ к памяти

====

нет правильного ответа

+++++

При каком режиме обмена данными процессор не производит обмен, а только подготавливает его, программируя контроллер?

====

#

прямой доступ к памяти

====

обмен с устройствами по прерываниям

====

программно управляемый ввод/вывод

====

нет правильного ответа

+++++

Существенной особенностью какого способа является то, что процессор не принимает участие в обмене, хотя сама передача происходит с использованием магистрали компьютера?

====

#

прямой доступ к памяти

====

обмен с устройствами по прерываниям

====

программно управляемый ввод/вывод

====

нет правильного ответа

+++++

Продолжите предложение: Наиболее распространены в настоящее время

====

#

двухадресные компьютеры

====

трехадресные компьютеры

====

одноадресные компьютеры

====

многоадресные компьютеры

+++++

Как называют адресацию, когда в команде имеются поля, указывающие адрес операнда?

====

#

явной

====

неявной

====

регистровой

====

косвенной

+++++

Как называют адресацию, когда адресное поле в команде отсутствует, а информацию об адресе операнда несет сам код операции?

====

#

неявной

====

явной

====

косвенной

====

регистровой

+++++

Процесс переключения процессора с одной программы на другую по внешнему сигналу с сохранением информации для последующего возобновления прерванной программы называется

-

====

#

прерыванием программы

====

выполнением программы

====

завершением программы

====

все ответы верны

+++++

Назовите функцию механизма прерываний:

=====

#

все ответы верны

=====

распознавание прерывания

=====

передача управления

=====

возвращение к прерванной программе

+++++

Стековой называют память, доступ к которой организован по принципу -

=====

#

LIFO

=====

FIFO

=====

FEFO

=====

нет правильного ответа

+++++

Как называется форма записи математических и логических выражений, в которой операнды расположены перед знаками операций?

====

#

все ответы верны

====

обратная польская запись

====

обратная бесскобочная запись

====

постфиксная нотация

+++++

Кто ввел понятие стека?

====

#

Алан Тьюринг

====

Дж. Атанасов

====

Джон фон Нейман

====

Билл Гейтс

+++++

В каком году было введено понятие стека?

====

#

1946

====

1986

====

1996

====

2006

+++++

Какая адресация используется в стеке?

====

#

память безадресная

====

косвенная адресация

====

явная адресация

====

неявная адресация

+++++

Источником адреса стека является:

====

#

все ответы верны

====

регистр SP

====

регистр-счетчик

====

указатель стека

+++++

Статические и динамические ЗУ относятся к классификации -

====

#

по способу хранения

====

по функциональному назначению

====

по характеру считывания

====

по способу организации обращения

+++++

Укажите неправильно указанную основную память компьютера:

====

#

CD

====

RAM

====

ROM

====

LIFO

+++++

Как называется время доступа к нужной информации в памяти?

====

#

быстродействие

====

емкость

====

надежность хранения

====

стоимость

+++++

Как называется максимальное количество информации, которое можно записать на носитель?

====

#

емкость

====

быстродействие

====

надежность хранения

====

стоимость

+++++

Что такое арифметическо – логическое устройство в компьютере?

====

#

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических и логических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

====

совокупность блоков и узлов процессора, обеспечивающая передачу данных всем устройствам компьютера

+++++

Что такое устройство управления в компьютере?

====

#

совокупность блоков и узлов процессора, обеспечивающая координирование работы всех устройств компьютера и управление ими

====

совокупность блоков и узлов процессора, обеспечивающая выполнение арифметических операций над операндами

====

совокупность блоков и узлов процессора, обеспечивающая выполнение логических операций над операндами

====

совокупность блоков, обеспечивающая выполнение арифметических операций над процессорами

+++++

Что называется совокупностью характеристик и параметров, определяющих функционально-логическую и структурную организацию систем?

====

#

архитектура вычислительной системы

====

вычислительная система

====

персональный компьютер

====

физическая организация компьютера

+++++

Какой базовый логический элемент указан неправильно?

====

#

импликатор

====

инвертор

====

дизъюнктор

====

конъюнктор

+++++

Как называется команда, которая складывает содержимое ячейки с содержимым сумматора?

====

#

одноадресная команда

====

двухадресная команда

====

трехадресная команда

====

переменноадресная команда

+++++

Что такое тактовая частота процессора?

====

#

число вырабатываемых за одну секунду импульсов, синхронизирующих работу узлов компьютера

====

число двоичных операций, совершаемых процессором в единицу времени

====

число возможных обращений процессора к оперативной памяти в единицу времени

====

скорость обмена информацией между процессором и устройствами ввода/вывода

+++++

Назовите разъем для установки центрального процессора-

====

#

сокет

====

чипсет

====

порт

====

слот

+++++

Быстродействие процессора - это

====

#

число элементарных операций, выполняемых процессором в единицу времени

====

количество импульсов, создаваемых генератором за одну секунду

====

максимальное количество разрядов двоичного кода, которые могут обрабатываться или передаваться одновременно

====

интервал времени между началами двух соседних тактовых импульсов

+++++

Топология системы, которая получается из линейки процессоров соединением первого и последнего процессоров линейки - это

====

#

кольцо

====

полный граф

====

решетка

====

звезда

+++++

Как называется топология системы, в которой все процессоры имеют линии связи с некоторым управляющим процессором?

====

#

звезда

====

решетка

====

полный граф

====

кольцо

+++++

Как называется топология системы, в которой граф линий связи образует прямоугольную сетку (обычно двух- или трех- мерную)?

====

#

решетка

====

звезда

====

полный граф

====

линейка

+++++

Какую функцию не выполняет блок питания?

====

#

обеспечения бесперебойной работы в случае отключения питания

====

преобразования напряжения до заданных значений

====

обеспечения всех устройств электрической энергией

====

фильтрацию незначительных электрических помех

+++++

Основная характеристика компьютерного блока питания?

====

#

мощность

====

цена

====

габариты

====

количество разъемов для питания различных подключаемых к нему устройств

+++++

К порту PS/2 подключаются устройства -

====

#

клавиатура и мышь

====

принтер и сканер

====

жёсткий диск

====

видеокамера

+++++

К порту LPT подключаются устройства -

====

#

принтер и сканер

====

клавиатура и мышь

====

звуковые и видеоадаптеры

====

модемы

+++++

Для чего предназначена оперативная память?

====

#

помещения в неё исполняемых программ и данных

====

долговременного хранения данных на компьютере

====

выполнения арифметических операций над числами

====

выполнения обмена данными между чипсетом и портами ввода-вывода

+++++

Самая быстрая память в компьютере-

====

#

регистровая память процессора

====

оперативная память

====

кэш-память

====

внешняя память

+++++

На что указывает тактовая частота компьютера?

====

#

сколько элементарных операций (тактов) микропроцессор выполняет за одну секунду

====

сколько сложных операций (тактов) микропроцессор выполняет за одну секунду

====

сколько элементарных операций (тактов) микропроцессор выполняет за одну минуту

====

сколько сложных операций (тактов) микропроцессор выполняет за одну минуту

+++++

От чего зависит четкость изображения дисплея?

====

#

числа и плотности расположения точек раstra

====

размера экрана

====

количества оперативной памяти

====

количества цветовой гаммы

+++++

Как называется сверхбыстрый буфер для промежуточного хранения данных перед обработкой их процессором?

====

#

кэш-память

====

ассоциативная память

====

оперативная память

====

ПЗУ

+++++

Что такое Random Access Memory (RAM)?

====

#

все ответы верны

====

энергозависимая память

====

оперативная память

====

ОЗУ

+++++

Как называется устройство, которое предназначено для хранения и оперативного обмена информацией, позволяет только считывать информацию?

====

#

ПЗУ

====

УУ

====

АЛУ

====

ОЗУ

+++++

Как называется основная интерфейсная система компьютера, обеспечивающая сопряжение и связь всех его устройств между собой?

====

#

системная шина

====

микропроцессор

====

основная память

====

внешняя память

+++++

От чего зависит скорость работы компьютера?

====

#

тактовой частоты обработки информации в процессоре

====

наличия или отсутствия подключенного принтера

====

организации интерфейса операционной системы

====

объема внешнего запоминающего устройства

+++++

Назовите основные характеристики оперативной памяти?

====

#

объем, время доступа

====

объем, скорость считывания, тактовая частота

====

адресное пространство, тактовая частота, объем

====

скорость считывания, адресное пространство

+++++

Что такое регистр?

====

#

совокупность устройств, используемых для хранения информации, и обеспечения быстрого доступа к ней

====

совокупность устройств, используемых для замены АЛУ в определенных ситуациях

====

совокупность устройств, используемых для замены ЦУУ в определенных ситуациях

====

совокупность устройств используемых для замены АЛУ и ЦУУ в определенных ситуациях

+++++

Как называется количество двоичных разрядов, которые процессор обрабатывает за один такт?

====

#

разрядность процессора

====

частота процессора

====

объем микропроцессора

====

скорость микропроцессора

+++++

От чего зависит производительность компьютера?

====

#

все ответы верны

====

разрядности

====

объема оперативной памяти

====

тактовой частоты

+++++

Какой вид памяти имеет самый большой объем?

====

#

внешняя память

====

основная память

====

кэш

====

регистры процессора

+++++

Какой вид памяти имеет самый маленький объем?

====

#

регистры процессора

====

внешняя память

====

основная память

====

кэш

+++++

Какой вид памяти имеет самое большое быстродействие?

====

#

регистры процессора

====

внешняя память

====

основная память

====

кэш

+++++

Какой вид памяти имеет самое низкое быстродействие?

====

#

внешняя память

====

регистры процессора

====

основная память

====

кэш

+++++

Выберите из перечисленного вид памяти, в котором данные и программы сохраняются только при включенном компьютере?

====

#

основная память

====

внешняя память

====

ПЗУ

====

ROM

+++++

Как называется процесс, когда процессы чтения и записи (ОЗУ) выполняются одновременно с тактовыми сигналами контроллера памяти?

====

#

синхронный

====

асинхронный

====

тактовый

====

со сдвигом

+++++

Как называется процесс, когда момент начала очередного действия определяется только моментом завершения предшествующей операции?

====

#

асинхронный

====

синхронный

====

тактовый

====

нет правильного ответа

+++++

В современных персональных компьютерах используется тип оперативной памяти -

====

#

DIMM

====

SO-DIMM

====

FB-DIMM

====

SIMM

+++++

Выберите тип оперативной памяти, используемый в современных моноблоках и ноутбуках -

====

#

SO-DIMM

====

FB-DIMM

====

SIMM

====

DIMM

+++++

Выберите тип оперативной памяти, используемый в современных серверах -

====

#

FB-DIMM

====

SIMM

====

DIMM

====

SO-DIMM

+++++

Как классифицируются современные ПЗУ?

====

#

все ответы верны

====

программируемые при изготовлении

====

однократно программируемые после изготовления

====

многократно программируемые

+++++

Как называется основная система ввода/вывода, "зашитая" в ПЗУ?

====

#

BIOS

====

кеш - память

====

виртуальная память

====

статическая память

+++++

Выберите правильный ответ: масочные ПЗУ относятся к -

====

#

программируемые при изготовлении

====

однократно программируемые после изготовления

====

многократно программируемые

====

непрограммируемым

+++++

К какому типу относятся PROM ПЗУ?

====

#

однократно программируемые после изготовления

====

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

+++++

К какому типу относятся OTP EPROM ПЗУ?

====

#

однократно программируемые после изготовления

====

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

+++++

К какому типу относятся EPROM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

К какому типу относятся EEPROM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

К какому типу относятся NVRAM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

К какому типу относятся FRAM ПЗУ?

====

#

многократно программируемые

====

непрограммируемым

====

программируемые при изготовлении

====

однократно программируемые после изготовления

+++++

ПЗУ с самым высоким быстродействием -

====

#

масочные

====

FRAM

====

EPROM

====

флеш-память

+++++

Какое ПЗУ имеет кристалл, помещенный в непрозрачный корпус без кварцевого окна?

====

#

ОТР EPROM

====

PROM

====

масочные ПЗУ

====

EPROM

+++++

В каком ПЗУ имеется небольшое кварцевое окно, которое заклеивают непрозрачной пленкой?

====

#

EPROM

====

ОТР EPROM

====

PROM

====

масочные ПЗУ

+++++

Какой тип ПЗУ имеет возможность произвольной смены информации не только во всей области или блоке, но и в отдельной ячейке?

====

#

NVRAM

====

EPROM

====

OTP EPROM

====

PROM

+++++

Тип памяти организованный по принципу "последним записан - первым считан" (LIFO)?

====

#

стековая память

====

оперативная память

====

ПЗУ

====

ассоциативная память

+++++

В каком виде памяти по слову возвращается адрес хранения, где слово было найдено?

====

#

ассоциативная память

====

оперативная память

====

ПЗУ

====

внешняя память

+++++

Как называется сервер на котором хранятся файлы общего доступа?

====

#

файл-сервер

====

сервер базы данных

====

принт-сервер

====

вычислительный сервер

+++++

Что называют прерыванием?

====

#

это временный останов выполнения одной программы в целях оперативного выполнения другой,
в данный момент более важной

====

это последовательный останов выполнения несколько программ в целях оперативного выполнения только одной, в данный момент более важной

====

это обслуживание процедур прерывания, принимающих запрос на прерывание от внешних устройств

====

это обслуживание процедур прерывания, принимающих запрос на прерывание от внутренних устройств

+++++

Как называется высокоскоростная память произвольного доступа, используемая процессором компьютера для временного хранения информации?

====

#

кэш-память

====

ОЗУ

====

ПЗУ

====

ВЗУ

+++++

Выберите правильный ответ: данные между кэшем и памятью передаются блоками фиксированного размера, которые называются -

====

#

линия кэша

====

блок байтов

====

блок битов

====

слово

+++++

На базе чего выполнен Кэш процессора?

====

#

SRAM

====

DRAM

====

DDR

====

RAM

+++++

Понятие Cache hit - это

====

#

кэш--попадание

====

кэш--промах

====

кэш→память

====

кэш→уровень

+++++

Понятие Cache miss - это

====

#

кэш→промах

====

кэш→попадание

====

кэш→уровень

====

кэш→память

+++++

На основе чего реализуется загрузка кэша данным?

====

#

стратегии кэширования

====

политики замещения

====

политики удаления

====

политики загрузки

+++++

На основе чего реализуется выгрузка из кэша данных?

====

#

политики замещения

====

стратегии кэширования

====

политики загрузки

====

политики выгрузки

+++++

Какое количество уровней кэш-памяти имеют современные компьютеры?

====

#

3

====

2

====

1

====

7

+++++

Выберите верный ответ: кэш какого уровня делится на кэш данных и кэш команд или инструкций?

====

#

L1

====

L2

====

L3

====

такого деления не существует

+++++

Из перечисленных кэш какого уровня является самым большим и медленным и разделяется между всеми ядрами процессора?

====

#

L3

====

L1

====

L2

====

такого кэша нет

+++++

Что такое виртуальная память?

====

#

часть оперативной памяти, расположенной на жестком диске

====

часть оперативной памяти

====

часть ПЗУ

====

часть кэш-памяти

+++++

Продолжите: виртуальная память работает в координации с ...

====

#

ОЗУ

====

ПЗУ

====

кэш-памятью

====

работает самостоятельно

+++++

Что из перечисленного использует файл подкачки?

====

#

виртуальная память

====

Кэш-память

====

ПЗУ

====

регистры процессора

+++++

Какой ответ неправильный: Виртуальная память является частью многих операционных систем, включая

====

#

DOS

====

Windows

====

Linux

====

Mac OS

+++++

С помощью чего в большинстве современных операционных систем организуется виртуальная память?

====

#

страничной адресации

====

сегментации

====

стековой адресации

====

странично-сегментной адресации

+++++

Какой ответ неправильный: виртуальная память организуется с помощью -

====

#

дефрагментации

====

страничной адресации

====

сегментации

====

странично-сегментной адресации

+++++

Как называется память предназначена для длительного хранения программ и данных?

====

#

ВЗУ

====

ОЗУ

====

ПЗУ

====

кэш-память

+++++

Как называется память, которая не имеет прямой связи с процессором?

====

#

ВЗУ

====

ОЗУ

====

ПЗУ

====

кэш-память

+++++

Как циркулирует информация от ВЗУ к процессору и наоборот?

====

#

ВЗУ-ОЗУ-Кэш-Процессор

====

ВЗУ-Процессор-ОЗУ-Кэш

====

ВЗУ-ОЗУ-Процессор-Кэш

====

ВЗУ-Кэш-Процессор-ОЗУ

+++++

Что из перечисленного входит в состав внешней памяти компьютера?

=====

#

все перечисленные

=====

магнитно-оптические диски

=====

стримеры

=====

жесткие магнитные диски

+++++

Продолжите предложение: Круглые алюминиевые пластин, платтеры, обе поверхности которых покрыты слоем магнитного материала входят в состав ...

=====

#

жестких магнитных дисков

=====

магнитно-оптических дисков

=====

стриммера

=====

компакт-диска

+++++

Какая скорость вращения шпинделя у большинства современных моделей винчестеров?

====

#

7200 об/мин

====

1200 об/мин

====

15000 об/мин

====

5400 об/мин

+++++

Как называется способ записи двоичной информации в магнитной среде?

====

#

магнитным кодированием

====

битовым кодированием

====

битовой записью

====

системой счисления

+++++

Как называется полимерный диск диаметром 12 см и толщиной 1,2 мм?

====

#

CD-ROM

====

винчестер

====

Кэш-память

====

ОЗУ

+++++

Какое минимальное количество дисков, требуемых для RAID0?

====

#

2

====

3

====

5

====

10

+++++

Принцип работы, используемы в RAID0 -

====

#

striping (чередование)

====

mirroring (зеркалирование)

====

duplexing (дуплекс)

====

parity (четность)

+++++

Продолжите: массив, при котором информация разбивается на одинаковые по длине блоки, а затем записывается поочерёдно на каждый диск в структуре используется в ...

====

#

RAID0

====

RAID 1

====

RAID 10 (1+0)

====

RAID 5

+++++

Сколько дисков можно использовать в RAID0?

====

#

неограниченное количество дисков

====

только 2 диска

====

только 4 диска

====

кратное 3 количество дисков

+++++

Как высчитывается конечный результат в случае RAID0, если диски обладают разными показателями скорости?

====

#

по самому медленному HDD

====

по самому быстрому HDD

====

берется среднее значение

====

берется суммарное значение

+++++

Найдите верный ответ: RAID0 позволяет объединять диски -

====

#

разного объема

====

одинакового объема

====

кратного объема

====

объем должен расти в арифметической прогрессии

+++++

Найдите верный ответ: в случае RAID0 если диски обладают одинаковыми показателями скорости, то конечный результат будет высчитываться следующим образом-

====

#

берется суммарное значение

====

скорость не изменится

====

скорость увеличится в 2 раза

====

скорость уменьшится в 2 раза

+++++

Недостатком какой технологии является потеря всех данные, если хотя бы один винчестер выйдет из строя:

====

#

RAID0

====

RAID 1

====

RAID 10 (1+0)

====

RAID 5

+++++

В какой технологии используется принцип работы striping (чередование)?

=====

#

RAID0

=====

RAID 1

=====

RAID 10 (1+0)

=====

RAID 5

+++++

Продолжите: принцип работы mirroring (зеркалирование) используется для ...

=====

#

RAID1

=====

RAID0

=====

RAID 10 (1+0)

=====

RAID 5

+++++

Для RAID1 используется принцип -

=====

#

mirroring (зеркалирование)

====

striping (чередование)

====

duplexing (дуплекс)

====

parity (четность)

+++++

Какая самая простая система RAID-массивов?

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

В какой технологии используется представление параллельной записи информации с основного диска на другие — дублирующие?

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

В какой технологии используется резервация и клонирование информации?

====

#

RAID1

====

RAID0

====

RAID 10 (1+0)

====

RAID 5

+++++

Найдите верный ответ: в какой технологии количество всегда должно быть четным?

====

#

RAID 10 (1+0)

====

RAID1

====

RAID0

====

RAID 5

+++++

В какой технологии используются принципы работы striping (чередование) и parity (четность)?

====

#

RAID5

====

RAID1

====

RAID0

====

RAID 10 (1+0)

+++++

Продолжите: в RAID 10 (1+0) количество дисков ...

====

#

должно быть четным

====

может быть любым

====

должно быть кратно 3

====

должно быть нечетным

+++++

Какое минимальное количество дисков, требуемых для RAID5?

====

#

3

====

2

====

5

====

10

+++++

Минимальное количество дисков должно быть 3 в технологии -

====

#

RAID5

====

RAID1

====

RAID0

====

RAID 10 (1+0)

+++++

Как можно создать RAID-массив?

====

#

аппаратно и программно

====

только аппаратно

====

только программно

====

с помощью приложения

+++++

BIOS операционной системы позволяет создать RAID-массив -

====

#

аппаратно

====

программно

====

с помощью сервисной программы

====

через BIOS нельзя создать RAID массивы

+++++

При начальном создании RAID-массивов все данные на диске -

====

#

будут удалены

====

будут сохранены

====

будут скопированы

====

будут заархивированы

+++++

Какое количество классов архитектур выделяет классификация Флинна?

====

#

4

====

3

====

2

====

много

+++++

Какой это класс архитектуры: одиночный поток команд и одиночный поток данных?

====

#

SISD

====

MISD

====

SIMD

====

MIMD

+++++

К какому классу относятся Фон-неймановские вычислительные машины?

====

#

SISD

====

MISD

====

SIMD

====

MIMD

+++++

По классификации Флинна: в каком классе один поток команд, команды обрабатываются последовательно, и каждая команда инициирует одну операцию с одним потоком данных?

====

#

SISD

====

MISD

====

SIMD

====

MIMD

+++++

Какой это класс архитектуры: множественный поток команд и одиночный поток данных?

====

#

MISD

====

SISD

====

SIMD

====

MIMD

+++++

Найдите верный ответ: в каком классе по классификации Флинна присутствует множество процессоров, обрабатывающих один и тот же поток данных?

====

#

MISD

====

SISD

====

SIMD

====

MIMD

+++++

Найдите верный ответ: какой класс в квалификации Флинна является до сих пор пустым?

====

#

MISD

====

SISD

====

SIMD

====

MIMD

+++++

Какой это класс архитектуры: одиночный поток команд и множественный поток данных?

====

#

SIMD

====

SISD

====

MISD

====

MIMD

+++++

Внутренняя память компьютера физически представлена модулями

====

#

все ответы верны

====

оперативной памяти

====

RAM

====

ROM

+++++

Содержимое ячейки памяти называется

====

#

машинным словом

====

дискретностью памяти

====

адресом байта

====

адресуемостью памяти

+++++

Промежуток времени между формированием запроса на чтение информации из памяти и моментом поступления из памяти запрошенного машинного слова (операнда) называется

====

#

временем доступа

=====

длительностью цикла

=====

дискретностью

=====

циклом регенерации

+++++

Минимально допустимое время между двумя последовательными обращениями к памяти называется

=====

#

длительностью цикла

=====

временем доступа

=====

дискретностью

=====

циклом регенерации

+++++

Оперативная память выполнена обычно на микросхемах

=====

#

динамического типа с произвольной выборкой

====

динамического типа с последовательной выборкой

====

статического типа с произвольной выборкой

====

статического типа с последовательной выборкой

+++++

В динамической памяти элементы памяти построены на основе

====

#

конденсаторов

====

триггеров

====

конденсаторов и триггеров

====

нет правильного ответа

+++++

Аббревиатура DRAM обозначает

====

#

Dynamic Random Access Memory

====

Dynemic Random Acess Memory

====

Denamics Rodman Acces Memory

====

Dynamic Ramdon Acess Memory.

+++++

В микросхемах статической памяти (SRAM – Static RAM) в качестве элементарной ячейки используется -

====

#

триггер

====

конденсатор

====

триггер и конденсатор

====

нет правильного ответа

+++++

Для организации кэш-памяти используется

====

#

статическая память

====

динамическая память

====

постоянная память

====

внешняя память

+++++

Элементы памяти конструктивно могут быть выполнены в виде

====

#

все ответы верны

====

DIP

====

SIMM

====

DIMM

+++++

Модуль памяти с однорядным расположением выводов называется

====

#

SIMM

====

DIMM

====

DIP

====

нет правильного ответа

+++++

Двухсторонний модуль памяти это

=====

#

DIMM

=====

SIMM

=====

DIP

=====

нет правильного ответа

+++++

Память только для чтения - это

=====

#

ROM

=====

RAM

=====

DIMM

=====

SIMM

+++++

Продолжите предложение: кэш использует небольшую, очень быструю память обычно типа

=====

#

SRAM

=====

DRAM

=====

SIMM

=====

DIMM

+++++

Какая ОС не имеет виртуальной памяти?

=====

#

MS DOS

=====

Microsoft Windows

=====

Apple MAC OS

=====

Linux

+++++

По принципам работы устройства бывают -

=====

#

все ответы верны

=====

оптические

====

магнитные

====

электронные

+++++

Винчестер - это

====

#

НЖМД

====

Floppy Disk

====

DVD

====

Streamer

+++++

В каких накопителях запись и считывание информации производится бесконтактно с помощью лазерного луча?

====

#

DVD

====

НЖМД

====

Floppy Disk

====

Streamer

+++++

Это разновидность полупроводниковой технологии электрически перепрограммируемой памяти (EEPROM) -

====

#

флеш-память

====

кэш-память

====

ОЗУ

====

Streamer

+++++

ЗУ на принципе магнитной записи на ленточном носителе, с последовательным доступом к данным -

====

#

Streamer

====

флеш-память

====

Floppy Disk

====

кэш-память

+++++

Для передачи данных на большие расстояния используются

====

#

последовательные интерфейсы

====

параллельные интерфейсы

====

прямые интерфейсы

====

все ответы верны

+++++

В каких шинах передача данных разделена между несколькими проводниками?

====

#

в параллельных

====

в последовательных

====

в прямых

====

нет правильного ответа

+++++

Для высокоскоростной передачи данных на небольшие расстояния используются

====

#

параллельные интерфейсы

====

последовательные интерфейсы

====

прямые интерфейсы

====

все ответы верны

+++++

Проблема использования параллельных интерфейсов -

====

#

все ответы верны

====

сложность синхронизации сигналов во всех линиях

====

сложность конструкции

====

цена

+++++

Эта шина передает системный тактовый сигнал для синхронизации периферийных устройств, подключенных к компьютеру -

====

#

шина таймера

====

шина питания

====

шина расширений

====

шины данных

+++++

Определите способ обмена данными: инициатором обмена является программа, которая ожидает какого-либо события в устройстве, подтверждающего его готовность к обмену -

====

#

обмен по опросу готовности

====

обмен по аппаратным прерываниям

====

обмен с использованием полинга

====

нет правильного ответа

+++++

Определите способ обмена данными: инициатором обмена является устройство, которое вырабатывает запрос на прерывание, требующий взаимодействия с программой

====

#

обмен по аппаратным прерываниям

====

обмен по опросу готовности

====

обмен с использованием полинга

====

нет правильного ответа

+++++

Определите способ обмена данными: это комбинированный способ инициирования обмена, при котором производится опрос готовности ряда устройств по периодическим прерываниям, например от системного таймера

====

#

обмен с использованием полинга

====

обмен по аппаратным прерываниям

====

обмен по опросу готовности

====

нет правильного ответа

+++++

Значение слова "Poiling" (при обмене данными) -

====

#

опрос

=====

обмен

=====

полив

=====

отправление

+++++

Дисковые накопители по характеру обмена относятся к -

=====

#

блочным устройствам

=====

поточным устройствам

=====

регистро-ориентированным устройствам

=====

комбинированным устройствам

+++++

При обмене каких типов устройств нельзя останавливаться посреди передачи?

=====

#

блочных

=====

поточных

====

регистро-ориентированных

====

комбинированных

+++++

При обмене каких типов устройств передачу можно приостановить в любой момент, а затем продолжить передачу без каких-то побочных эффектов?

====

#

поточных

====

блочных

====

регистро-ориентированных

====

комбинированных

+++++

Как называются шины, передающие данные по одному проводнику один бит за один раз?

====

#

последовательные шины

====

параллельные шины

====

логические шины

====

все перечисленные шины

+++++

Устройства сопряжения с технологическим оборудованием, компьютеризированные измерительные комплексы по характеру обмена относятся к -

====

#

регистро-ориентированным устройствам

====

блочным устройствам

====

поточным устройствам

====

комбинированным устройствам

+++++

Джойстик по характеру обмена относится к -

====

#

регистро-ориентированным устройствам

====

блочным устройствам

====

поточным устройствам

====

комбинированным устройствам

+++++

Принтеры по характеру обмена относятся к -

=====

#

комбинированным устройствам

=====

регистро-ориентированным устройствам

=====

блочным устройствам

=====

поточным устройствам

+++++

Выберите верный ответ: вычислительные машины какого класса архитектуры позволяют выполнять одну арифметическую операцию сразу над многими данными — элементами вектора?

=====

#

SIMD

=====

SISD

=====

MISD

=====

MIMD

+++++

Множественный поток команд и множественный поток данных - это

====

#

MIMD

====

SISD

====

MISD

====

SIMD

+++++

Найдите верный ответ: наличие в вычислительной системе какого класса архитектуры предполагает множество устройств обработки команд, объединенных в единый комплекс и каждое работает со своим потоком команд и данных?

====

#

MIMD

====

SISD

====

MISD

====

SIMD

+++++

По классификации Флинна векторно-конвейерные вычислительные системы относят к -

=====

#

SIMD

=====

SISD

=====

MISD

=====

MIMD

+++++

По классификации Флинна мультипроцессорные системы относят к -

=====

#

MIMD

=====

SISD

=====

MISD

=====

SIMD

+++++

Как называется свойство операционной системы или среды выполнения обеспечивать возможность параллельной (или псевдопараллельной) обработки нескольких задач?

====

#

многозадачность

====

многопоточность

====

многоядерность

====

многофункциональность

+++++

Что имеют в своем составе многоядерные процессоры?

====

#

всё перечисленное

====

несколько наборов регистров

====

несколько функциональных модулей

====

суперскалярные ядра

+++++

Какие уровни есть в устройстве шин?

====

#

все перечисленные уровни

====

механический уровень

====

физический уровень

====

управляющий уровень

+++++

Найдите верный ответ: в каких шинах передача данных разделена между несколькими проводниками?

====

#

в параллельных шинах

====

в последовательных шинах

====

в логических шинах

====

во всех перечисленных шинах

+++++

Какой метод передачи используют шины данных?

====

#

последовательный и параллельный

====

последовательный

====

параллельный

====

ни один из перечисленных не используется

+++++

Какие из приведенных шин позволяют записывать и читать данные из оперативной памяти?

====

#

адресные шины

====

шины данных

====

шины питания

====

шины расширений

+++++

С помощью каких из приведенных шин процессор соединяется с основными компонентами компьютера на материнской плате?

====

#

системных шин

====

шин ввода/вывода

====

шин расширений

====

ни одной из перечисленных

+++++

Для подключения различных периферийных устройств предназначены

====

#

шины ввода/вывода

====

системные шины

====

внутренние шины

====

шины таймера

+++++

Шины могут быть -

====

#

использовать все перечисленные способы

====

осуществляющими передачу данных только по тактовым импульсам

====

осуществляющими передачу данных в произвольные моменты времени

====

совместно использоваться несколькими устройствами

+++++

Синхронные шины - это шины, которые

====

#

осуществляют передачу данных только по тактовым импульсам

====

осуществляют передачу данных в произвольные моменты времени

====

используют различные схемы арбитража

====

совместно используются несколькими устройствами

+++++

Программируемые пользователем вентильные матрицы называются:

====

#

FPGA

====

CPLD

====

SPLD

====

GAL

+++++

Протокол шины - это

====

#

все ответы верны

====

арбитраж

====

четкие правила

====

метод, выбираемый при проектировании шин для информирования

+++++

Какая элементная база являлась основой компьютеров второго поколения?

====

#

транзисторы

====

электронно-вакуумные лампы

====

интегральные схемы

====

большие интегральные схемы

+++++

Какой ученый заложил основы учения об архитектуре вычислительных машин:

====

#

фон Нейман

====

Конрад Цузе

====

Билл Гейтс

====

Чарльз Бэббидж

+++++

В современном компьютере можно выделить уровней архитектуры

====

#

5

====

4

====

3

====

много

+++++

Самым низким в архитектуре компьютера является -

====

#

цифровой логический уровень

====

уровень архитектуры системы команд

====

уровень операционной системы

====

уровень языка высокого уровня

+++++

Самым высоким в архитектуре компьютера является -

====

#

уровень языка высокого уровня

====

уровень архитектуры системы команд

====

уровень операционной системы

====

цифровой логический уровень

+++++

Какая элементная база являлась основой компьютеров первого поколения?

====

#

электронно-вакуумные лампы

====

транзисторы

====

интегральные схемы

====

большие интегральные схемы

+++++

Какая элементная база являлась основой компьютеров третьего поколения?

====

#

интегральные схемы

====

транзисторы

====

электронно-вакуумные лампы

====

большие интегральные схемы

+++++

Какая элементная база являлась основой компьютеров четвертого поколения?

====

#

большие интегральные схемы

====

интегральные схемы

====

транзисторы

====

электронно-вакуумные лампы

+++++

Кто является автором механического устройства способного складывать числа?

====

#

Б. Паскаль

====

П. Нортон

====

Г. Лейбниц

====

Д. Нейман

+++++

Какой ученый соединил идею механической машины с идеей программного управления?

====

#

Ч. Беббидж

====

Дж. Атанасов

====

К. Берри

====

С. А. Лебедев

+++++

Кто из перечисленных является первым программистом в мире?

====

#

А. Лавлейс

====

Г. Лейбниц

====

Б. Паскаль

====

Б. Гейтс

+++++

Когда были созданы первые компьютеры?

====

#

в 40-е годы

====

в 60-е годы

====

в 70-е годы

====

в 80-е годы

+++++

В Советском Союзе основоположником вычислительной техники является ученый -

====

#

Сергей Алексеевич Лебедев

====

Николай Иванович Лобачевский

====

Михаил Васильевич Ломоносов

====

Пафнутий Львович Чебышев

+++++

Термин «поколение компьютера» определяет -

====

#

все типы и модели, построенные на одних и тех же научных и технических принципах

====

все счетные машины

====

совокупность машин, предназначенных для обработки, хранения и передачи информации

====

все типы и модели, созданные в одной и той же стране

+++++

Для какого поколения компьютеров характерно появление первых программ?

====

#

для первого

====

для второго

====

для третьего

====

для четвертого

+++++

Для какого поколения компьютеров характерно появление первых операционных систем?

====

#

для третьего

====

для первого

====

для второго

====

для четвертого

+++++

Большая интегральная схема (БИС) - это

====

#

кристалл кремния, на котором размещаются от десятков до сотен логических элементов

====

транзисторы, расположенные на одной плате

====

набор программ для работы на компьютере

====

полупроводниковый прибор, усиливающий и генерирующий электроколебания

+++++

Какой из принципов определяет современную архитектуру компьютера?

====

#

все перечисленные

====

принцип программного управления

====

принцип программы, сохраняемой в памяти

====

принцип произвольного доступа к памяти

+++++

Где хранится прикладная программа во время исполнения?

====

#

в оперативной памяти

====

в видеопамяти

====

в процессоре

====

на жестком диске

+++++

Что означает адресуемость оперативной памяти?

====

#

наличие номера у каждой ячейки оперативной памяти

====

дискретность структурных единиц памяти

====

энергозависимость оперативной памяти

====

возможность произвольного доступа к каждой единице памяти

+++++

Система счисления - это

====

#

это знаковая система, в которой числа записываются по определенным правилам, с помощью знаков некоторого алфавита, называемых цифрами

====

компьютерная программа для арифметических вычислений

====

правила арифметических действий

====

цифры 1,2,3,4,5,6,7,8,9

+++++

Основание системы в позиционных системах счисления - это:

====

#

максимальное количество знаков, используемое для записи числа

====

цифры 1,2,3,4,5,6,7,8,9

====

правила арифметических действий

====

числовой разряд

+++++

В компьютерах используется двоичная система счисления. Почему?

====

#

потому что составляющие технические устройства могут надежно сохранять и распознавать только два различных состояния

====

потому что за единицу измерения информации принят 1 байт

====

потому что человеку проще общаться с компьютером на уровне двоичной системы счисления

====

все ответы верны

+++++

Какой системой счисления является римская система счисления?

====

#

непозиционной системой

====

позиционной системой

====

смешанной системой

=====

двоичной системой

+++++

Что такое основание системы счисления?

=====

#

количество цифр (знаков) в алфавите системы

=====

следующая неиспользуемая цифра в данной системе счисления

=====

наибольшая цифра, используемая в данной системе счисления

=====

нет правильного ответа

+++++

Какое устройство выполняет базовые логические операции?

=====

#

вентиль

=====

регистр

=====

ячейка

=====

триггер

+++++

Для сложения одноразрядных двоичных чисел используется ...

====

#

сумматор

====

регистр

====

триггер

====

полусумматор

+++++

Что такое система счисления?

====

#

это знаковая система, в которой числа записываются по определенным правилам с помощью символов некоторого алфавита

====

определенные правила сложения

====

определенные правила умножения

====

определенные правила вычитания

+++++

Какое в каждой системе счисления наибольшее числовое значение знака?

=====

#

$P - 1$

=====

P

=====

$P + 1$

=====

$P * 2$

+++++

Какое название имеет позиция цифры в числе?

=====

#

разряд

=====

основание

=====

степень

=====

единица

+++++

Какой код используется в компьютерной технике для записи целых чисел со знаком?

=====

#

все перечисленные

=====

прямой код

=====

обратный код

=====

дополнительный код

+++++

Для чего используется прямой код?

=====

#

для представления отрицательных чисел в запоминающем устройстве

=====

для замены операции вычитания операцией сложения

=====

для перевода из одной системы счисления в другую

=====

во всех приведенных случаях

+++++

Для чего применяются обратный и дополнительный коды?

=====

#

для замены операции вычитания операцией сложения

=====

для представления отрицательных чисел в запоминающем устройстве

=====

для перевода из одной системы счисления в другую

=====

во всех приведенных случаях

+++++

Как называется схема И, реализующая операцию логического умножения?

=====

#

конъюнктор

=====

дизъюнктор

=====

инвертор

=====

нет правильного названия

+++++

Схема ИЛИ, реализующая операцию логического сложения называется

=====

#

дизъюнктор

=====

дизъюнктор

=====

инвертор

====

нет правильного названия

+++++

Как называется схема НЕ, реализующая операцию отрицания?

====

#

инвертор

====

дизъюнктор

====

конъюнктор

====

нет правильного названия