

## ۵-۲ آزمایش چهارم: توصیف رفتاری

یک پشته با عمق ۸ و پهنای ۴ بیت طراحی کنید که دارای ورودی‌ها و خروجی‌های زیر باشد :

<b>Inputs:</b>	Clk	Clock signal
	RstN	Reset signal
	Data_In	4-bit data into the stack
	Push	Push Command
	Pop	Pop Command
<b>Outputs:</b>	Data_Out	4-bit output data from stack
	Full	Full=1 indicates that the stack is full
	Empty	Empty=0 indicates that the stack is empty