

به نام خدا

## طرح پیشنهادی

### «دستور کار آزمایشگاه مدارهای منطقی»

دانشکده مهندسی کامپیوتر

دانشگاه صنعتی شریف

#### ۱- مقدمه

این دستور کار بر مبنای دستور کار فعلی آزمایشگاه مدار منطقی که در پاییز ۱۳۸۸ توسط دکتر حسین اسدی بازنگری شده است و با هدف افزایش قابلیت اجرای آزمایش‌ها در محیط شبیه‌سازی پروتئوس تهیه شده است.

عناوین آزمایش‌ها، عبارتند از:

- آزمایش اول: آشنایی با محیط‌های شبیه‌سازی
- آزمایش دوم: شیفت رجیسترها
- آزمایش سوم: شمارنده‌ها
- آزمایش چهارم: یک مدار کنترل‌کننده ساده (تایمر ماشین لباس‌شویی)
- **آزمایش پنجم: طراحی یک برد مدار چاپی (PCB)**

#### ۵- آزمایش پنجم: طراحی یک برد مدار چاپی (PCB)

به کمک نرم‌افزار پروتئوس مدار کنترل‌کننده‌ای را که در آزمایش چهارم ساختید، بر روی یک برد مدار چاپی پیاده کنید. در نظر داشته باشید حتماً باید فایل آزمایش چهارم خود را همراه این آزمایش ارسال نمایید. در غیر این صورت آزمایش ششم بررسی نخواهد شد.