Лабораторна робота №6(додаткова)

Синтез і дослідження логічних схем

Мета роботи:

• синтез і дослідження складних логічних схем

Прилади та елементи:

	Поле приладів
джерело живлення TTL + 5 В	Source
заземлення	Source
двохпозиційні перемикачі	Basic
логічні пробники	Indicators
вольтметр	Indicators
генератор слів	Instrument toolbar
двохвходові елементи "І", "І-НЕ", "АБО", "АБО-НЕ"	Misc digital

Завдання 1.

У відповідності із індивідуальним варіантом розробити логічну схему для реалізації частково визначеної логічної функції F 4-х аргументів, заданих таблицями. Кожна комбінація значень аргументів двійкових змінних ABCD відображається числом N, рівним: $2^3D+2^2C+2^1B+2^0A$. Значення функцій за невідомих комбінацій значень аргументів необхідно визначити для отримання схеми з мінімальним числом елементів.

Варіант № 18

N	1	2	3	4	6	7	8	9	12	14
F	0	0	1	0	1	1	0	0	1	1

Складемо таблицю істинності за таблицею аналітичної функції:

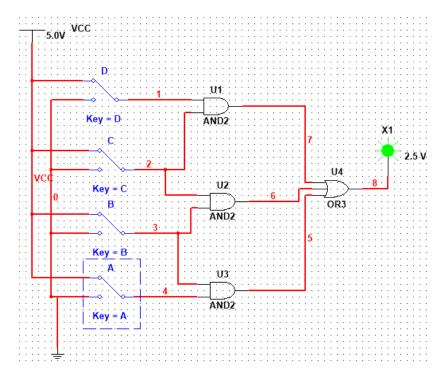
N	D	С	В	А	F
0	0	0	0	0	х
1	0	0	0	1	0
2	0	0	1	0	0
3	0	0	1	1	1
4	0	1	0	0	0
5	0	1	0	1	X
6	0	1	1	0	1
7	0	1	1	1	1
8	1	0	0	0	0
9	1	0	0	1	0
10	1	0	1	0	X
11	1	0	1	1	х
12	1	1	0	0	1
13	1	1	0	1	X
14	1	1	1	0	1
15	1	1	1	1	Х

Складемо карту Карно для частково визначеної функції

DC\BA	00	01	11	10
00	X	0	1	0
01	0	Х	1	1
11	1	Х	х	1
10	0	0	Х	Х

3 карти Карно, складеної за допомогою таблиці, випливає, що мінімальний варіант рішення задачі має вигляд: **F = DC + CB + BA**

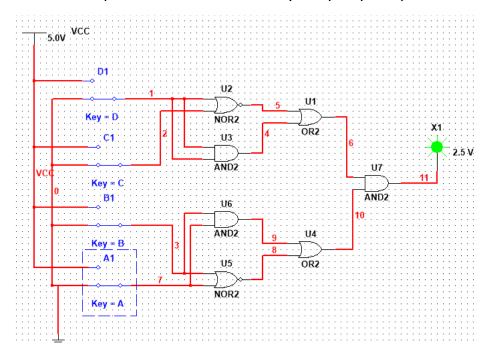
За мінімізованим виглядом збираємо схему та доповнивши відсутні елементи таблиці істинності перевіримо початкову таблицю та доповнимо відсутні :



N	D	С	В	Α	F
0	0	0	0	0	0
1	0	0	0	1	0
2	0	0	1	0	0
3	0	0	1	1	1
4	0	1	0	0	0
5	0	1	0	1	0
6	0	1	1	0	1
7	0	1	1	1	1
8	1	0	0	0	0
9	1	0	0	1	0
10	1	0	1	0	0
11	1	0	1	1	1
12	1	1	0	0	1
13	1	1	0	1	1
14	1	1	1	0	1
15	1	1	1	1	1

Завдання 2:

Знайдіть аналітичний вираз функції, яка реалізується схемою, наведеною на рис 2.1. Зберіть схему, підключіть входи D, C, B, A до джерела логічних сигналів, а вихід - до логічного пробник. Увімкніть схему і перевірте правильність аналітичного виразу



3 поданої схеми складемо таблицю істинності

А також за допомогою карт Карно складемо мінімізовану функцію:

sandinin more bripasy									
Α	В	С	D	R					
0	0	0	0	1					
0	0	0	1	0					
0	0	1	0	0					
0	0	1	1	1					
0	1	0	0	0					
0	1	0	1	0					
0	1	1	0	0					
0	1	1	1	0					
1	0	0	0	0					
1	0	0	1	0					
1	0	1	0	0					
1	0	1	1	0					
1	1	0	0	1					
1	1	0	1	0					
1	1	1	0	0					
1	1	1	1	1					

$F = DCBA + DC^B^A + ^D^CBA + ^D^C^B^A$

Карта Карно:

DC\BA	00	01	11	10
00	1	0	1	0
01	0	0	0	0
11	1	0	1	0
10	0	0	0	0

Якщо з мінімізованої функції побудувати таблицю істинності отримаємо результат як на схемі:

Α	В	С	D	R
0	0	0	0	1
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	0
1	1	1	0	0
1	1	1	1	1

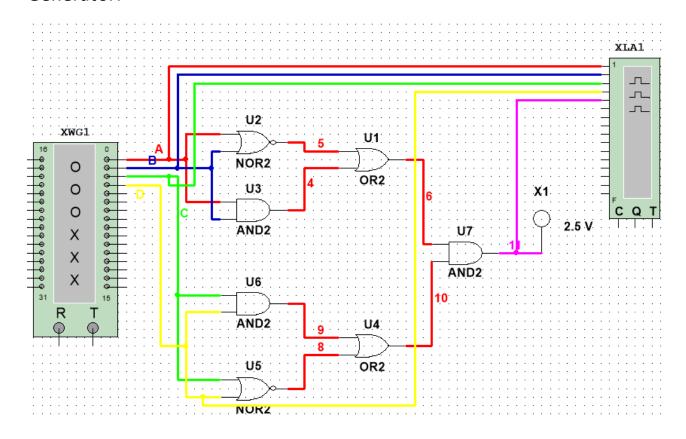
Завдання 3.

Викличте генератор слів і логічний

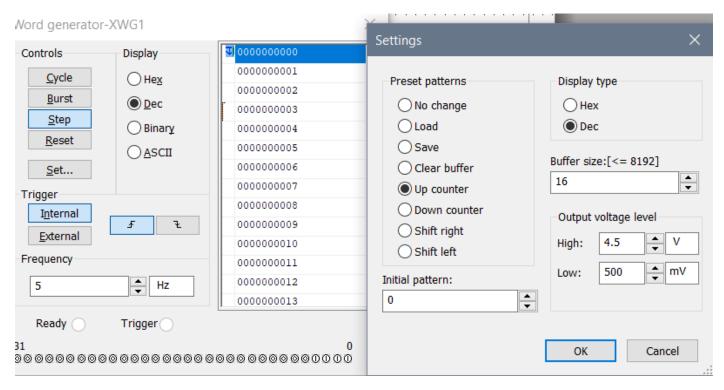
рис. 2.1

аналізатор. Запрограмуйте генератор на формування послідовності чотирирозрядних слів, які відповідають числам натурального ряду від 0 до 15. Підключіть його виходи до відповідних входів схеми, наведеної на рис. 2.1 (A - молодший розряд числа, D - старший). Дослідіть роботу схеми в режимах "STEP" і "CYCLE".

Намалюйте часові діаграми сигналів на виходах всіх логічних елементів схеми для всіх можливих комбінацій вхідних сигналів. Перевірте правильність виконання завдання за допомогою логічного аналізатора. Створимо схему використовуючи попередню схему, Logic Analyzer та Word Generator:



Дослідимо роботу схеми в режимах "STEP", "CYCLE":



Встановимо такі характеристики Word Generator

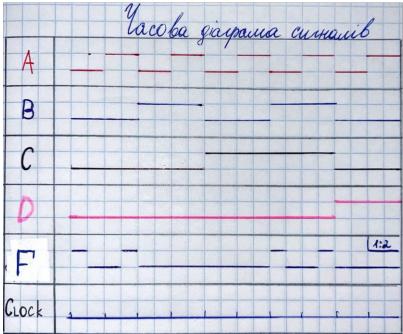
• **STEP** Подаємо числа 0-15 на схему за допомогою Word Generator, та отримаємо таблицю істинності

N	۸	В	C	D	D
	Α		С	D	R
0	0	0	0	0	1
1	0	0	0	1	0
2	0	0	1	0	0
3	0	0	1	1	1
4	0	1	0	0	0
5	0	1	0	1	0
6	0	1	1	0	0
7	0	1	1	1	0
8	1	0	0	0	0
9	1	0	0	1	0
10	1	0	1	0	0
11	1	0	1	1	0
12	1	1	0	0	1
13	1	1	0	1	0
14	1	1	1	0	0
15	1	1	1	1	1

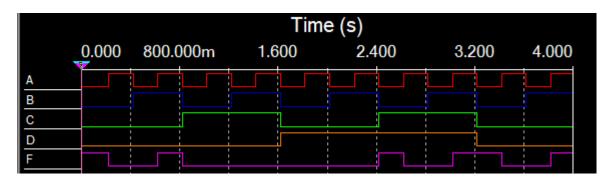
Використовуючи у даній схемі Word Generator замість ключів можемо помітити, що таблиця істинності залишилася еквівалентною до попереднього результату.

• **CYCLE** За допомогою логічного аналізатора намалюємо діаграму часових залежностей та порівняємо з власноруч аналізованою

Зробимо діаграму власноруч для подальшого порівняння:

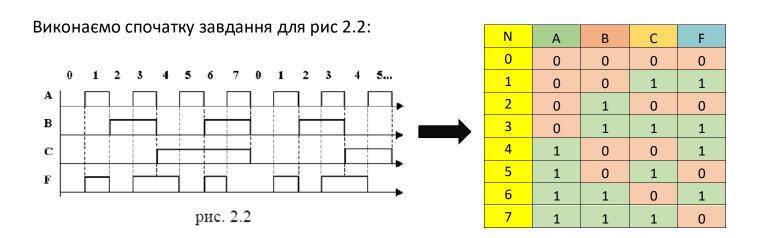


Запускаємо схему та отримаємо за допомогою логічного аналізатора такий результат:



Порівнявши отримані часові залежності можемо бачити, що вони співпадають з аналізованими власноруч отже можемо прийти до висновку, що вони однакові та задовольняють схему завдання.

Завдання 4

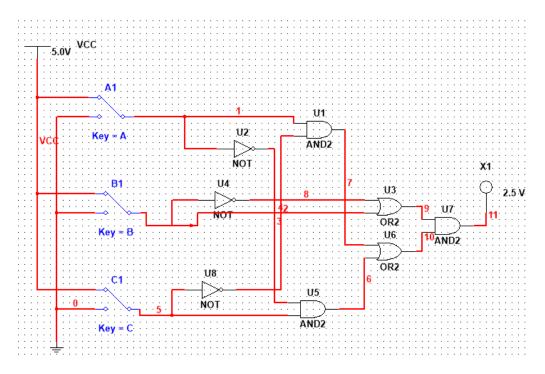


Маючи таблиці істинності можемо скласти карту Карно:

N									
	С	В	Α	F					
0	0	0	0	0					
1	0	0	1	1	_				
2	0	1	0	1	A \ BC	00	01	11	10
3	0	1	1	0		_			_
4	1	0	0	1	0	0	1	1	0
5	1	0	1	0					
6	1	1	0	0	1	1	0	0	1
7	1	1	1	1					

Отримавши карту Карно можемо записати мінімізований вираз функції: **F=A^C + ^AC** Для складення схеми доповнимо мін.функцію:**F=(A^C + ^AC)&(B+^B)**(В-є фіктивною)

Виходячи з результату доповненої мін функції отримуємо схему:



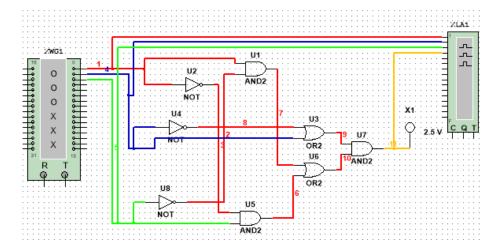
Перевіримо таблицею істинності перемикаючі ключі:

N	Α	В	С	F
0	0	0	0	0
1	0	0	1	1
2	0	1	0	0
3	0	1	1	1
4	1	0	0	1
5	1	0	1	0
6	1	1	0	1
7	1	1	1	0

Результат повністю співпадає з раніше побудованою таблицею.

Перевіримо підключивши Word Generator:

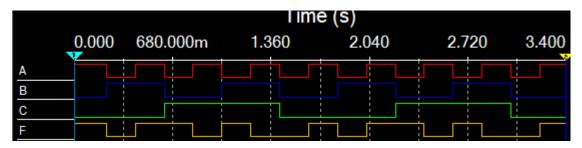
Побудуємо таблицю істинності зі схеми з підключеним Word Generator з режимом STEP :



N	Α	В	С	F
0	0	0	0	0
1	0	0	1	1
2	0	1	0	0
3	0	1	1	1
4	1	0	0	1
5	1	0	1	0
6	1	1	0	1
7	1	1	1	0

У результаті перевірки отримали еквівалентну таблицю до попередньої.

Тепер перемкнемо у режим CYCLE та складемо часову діаграму



Порівнявши часові діаграми та таблиці істинності можемо прийти до висновку, що дані еквівалентні, що свідчить про те що схема зібрана правильно та задовольняє умову завдання 4

Завдання 5

Розробіть схему, що містить мінімальне можливе число базових елементів, робота якої описується часовими діаграмами, наведеними на рис. 2.3. Тут A, B, C - входи, F - вихід схеми.

Для виконання цього завдання складемо таблицю істинності та карту Карно з неї. А з карти Карно мінімізований вигляд функції

N	С	В	А	F
0	0	0	0	0
1	0	0	1	1
2	0	1	0	1
3	0	1	1	0
4	1	0	0	1
5	1	0	1	0
6	1	1	0	0
7	1	1	1	1

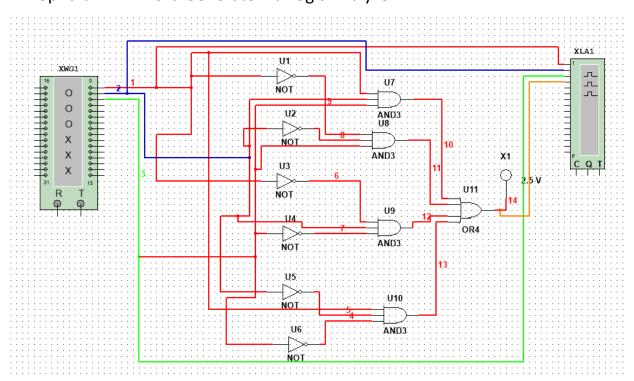
C\BA	00	01	11	10
0	0	1	0	1
1	1	0	1	0

Отримуємо аналітичний вигляд функції: F=ABC+~A~BC+~AB~C+~C~BA

Тепер можемо скласти схему з мінімальним числом базових елементів, маючи мінімізвоану функцію:

N	С	В	А	F	5.0V VCC U1
0	0	0	0	0	A1 U2 ANO3
1	0	0	1	1	VCQ Key = A NOT AND 10.
2	0	1	0	1	11 0 2.6
3	0	1	1	0	3 NOT U9 13 OPA
4	1	0	0	1	Key = B NOT AND3
5	1	0	1	0	G C1 U5
6	1	1	0	0	Key = C 5
7	1	1	1	1	U6 AND3

Змінюючи ключи можемо переконатися що результат еквівалентний складеній раніше таблиці істинності, але для більш точної перевірки перебудуємо схему з використанням Word Generator та Logic Analyzer:



Налаштовуємо Word Generator на слова 0-7 та використовуємо режим CYCLE та отримуємо з Logic Analyzer часові діаграми :



Порівнявши їх з отриманими раніше таблицями істинності можемо прийти до висновку, що ми виконали умову завдання та вірно склали схему для завдання 5.

Висновок:

У цій лабораторній роботі ми успішно синтезували та дослідили складні логічні схеми.

Синтез схем:

• Використовуючи таблиці істинності та карти Карно, ми побудували мінімізовані логічні функції та реалізували їх у вигляді схем.

Перевірка схем:

- Перевірили схеми вручну за допомогою перемикачів, а також автоматизовано за допомогою Word Generator i Logic Analyzer.
- Режими "STEP" і "CYCLE" дозволили переконатися, що результати відповідають початковим умовам завдання.

Результати:

• Отримані таблиці істинності та часові діаграми підтвердили правильність наших схем.

Отже, мета роботи досягнута: ми побудували правильні логічні схеми та успішно перевірили їхню роботу.