

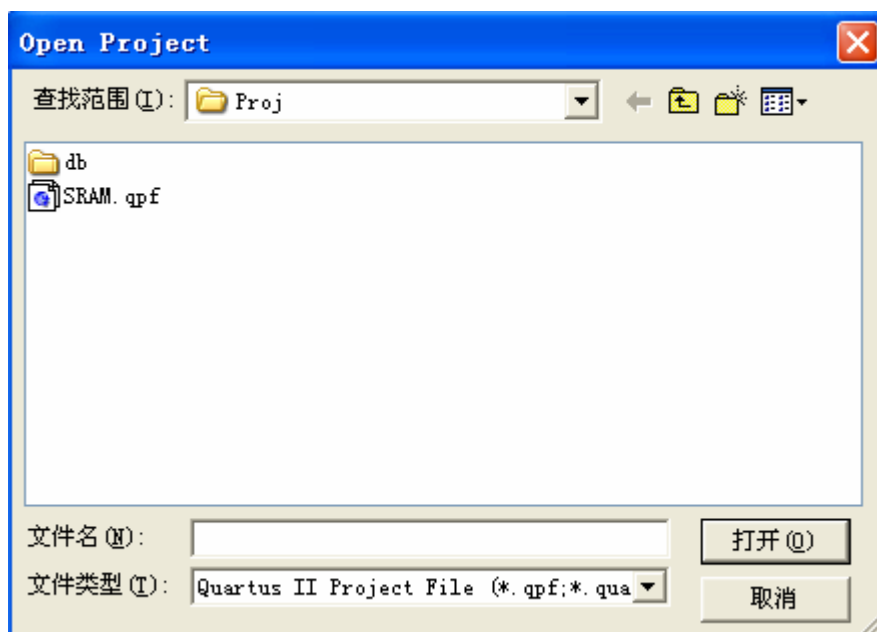
## RCA-CY1C 系列开发板 SRAM 读写示例说明

### 一. 准备文件

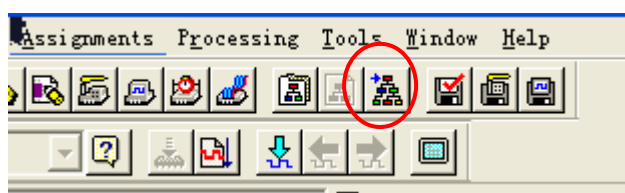
1. 将 Red Logic 文件解压缩到 D: 盘。

### 二. 打开 QuartusII 项目

进入 QuartusII4.2, 选择 File-》Open Project 或者 Cntl+J 快捷键。

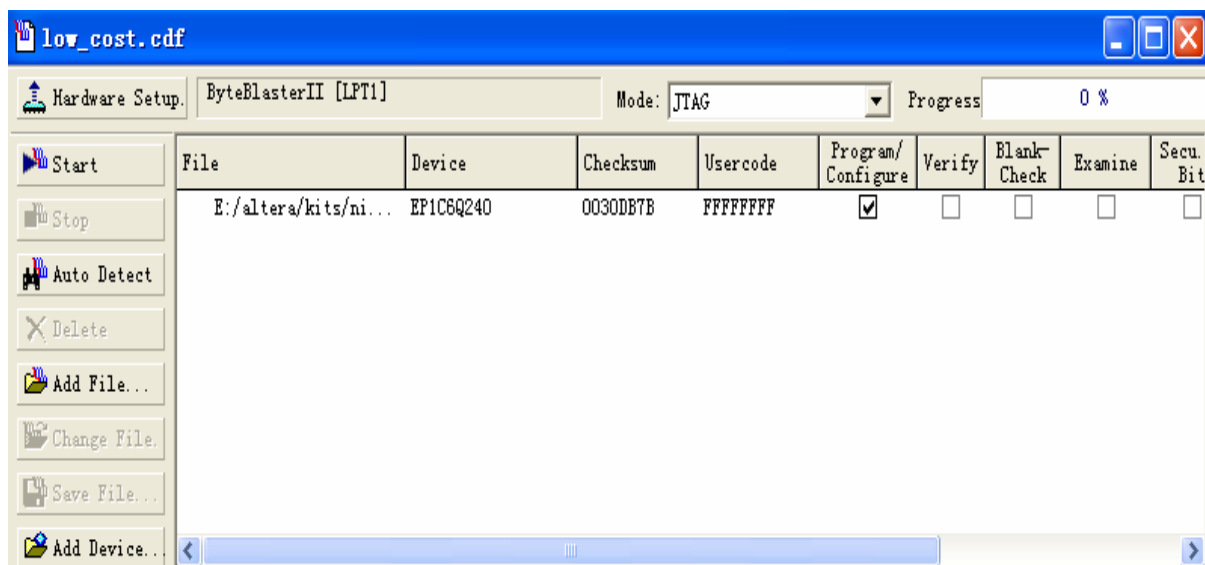


选择 D:\RedLogic\RCLL\_samples\SRAM\Proj 目录下的 SRAM.qpf 工程，点击“打开”。



点击菜单的图标，红圈所示，可以打开顶层文件 sram\_test.v。

打开了 SRAM.qpf 工程。如果是 RCA-CY1C12 开发板，可以不做任何修改，直接下载程序。如果是 RCA-CY1C6 的开发板，可以根据“NIOSEII 开发环境建立指南”文档来修改芯片型号。



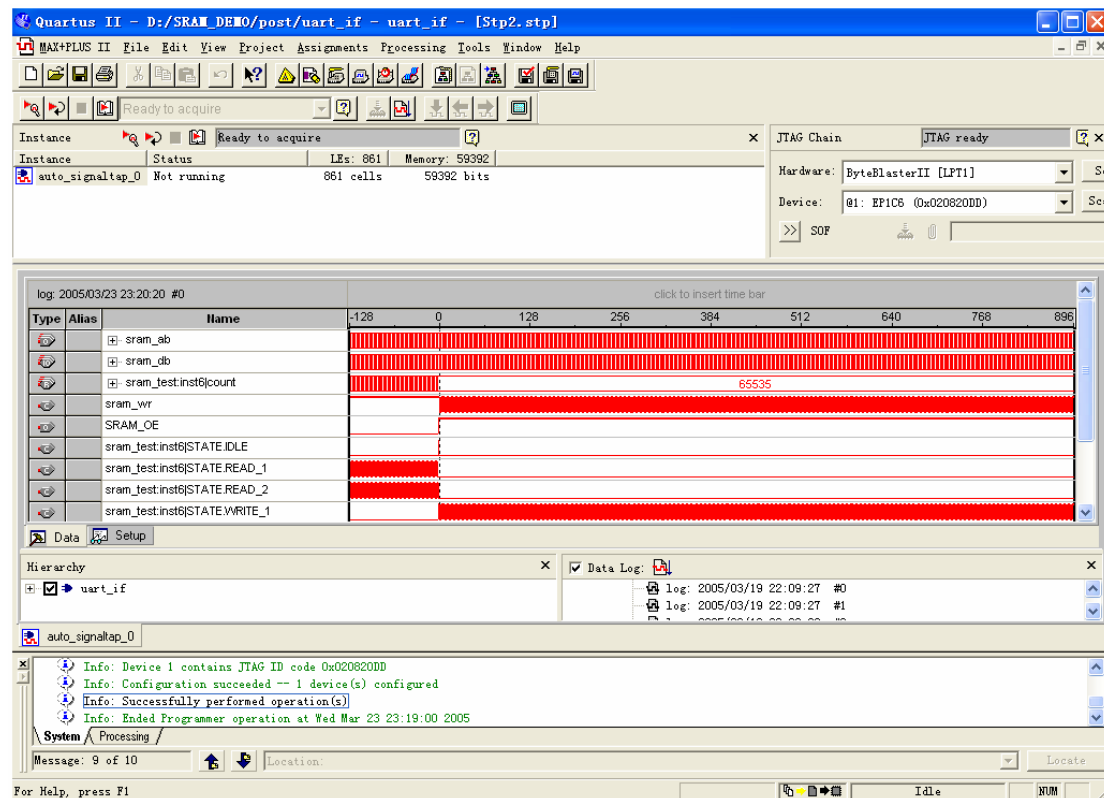
Tools—》Programmer, 工具对 FPGA 编程, 将 Sof 文件下载到 FPGA 上, 采用 JTAG 模式。

### 三、观察 LED 显示

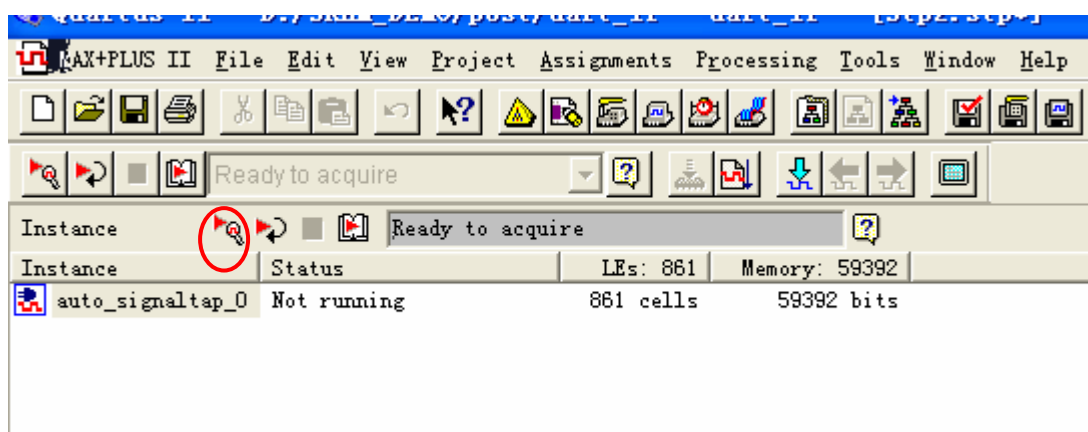
按下复位按键, 如果前两个 LED 先后 (LED2 需要一秒左右后变亮) 都亮, 证明 SRAM 读写正常。

### 四、逻辑分析仪使用

通过 JTAG 下载了 sof 文件之后, 从 Tools 菜单中选择 SignalTapII Logic Analyzer。



点击 run, 如下红圈内按钮图。



即可得到读信号 SRAM\_RD 触发的波形。

