**4 Casos de prueba:**

**4.1 Punto 2**

- Luego de avanzar el procesador xt8088 tres veces, se espera que el program counter quede en 3. Los acumuladores deben quedar en cero, con la memoria vacía y sin etiqueta de errores.



**4.2 Punto 3**

- LODV 5 tiene

* Como precondiciones: el acumulador A y B están en cero.
* Como postcondiciones: el acumulador A tiene valor 5 y el B cero.



- Dado un procesador fp20 que tiene acumulador A con 7 y acumulador B con 24, al ejecutar SWAP el acumulador A debe quedar con 24 y el B con 7.



- Luego de ejecutar el programa que suma 10 + 22, el acumulador A debe quedar en 32 y el B en 0.



**4.3 Punto 4**

- Dado el procesador at8086 que tiene los acumuladores en cero, el program counter en 0, sin mensajes de error y una memoria con los siguientes datos [1..20], le ejecutamos la instrucción STR 2 5. Entonces el procesador at8086 debe quedar con un 5 en la posición 2: [1,5,3,4,5,...].



- LOD 2 de un procesador xt8088 con la memoria vacía (1024 posiciones con valores cero) debe dejar con cero el acumulador A (cero = ausencia de información).



- Ejecutar por consola la división 2 por 0 para el procesador xt8088 según el programa escrito arriba, esperamos el mensaje de error “DIVISION BY ZERO”, y un 6 en el program counter.



- Ejecutar la división de 12 por 4 para el procesador xt8088 (cambiando los valores del programa anterior), que debe dar 3 y no tirar ningún mensaje de error.



**ENTREGA 2**

**4 Casos de prueba:**

**4.2 Pruebas de los programas**

- Al cargar y luego ejecutar el programa que suma 10 + 22 en el microprocesador xt8088,

- El acumulador A debe quedar en 32.

- El acumulador B debe quedar en 0.

- El program counter debe quedar en 4.



- Al cargar el programa que divide 2 por 0 en el microprocesador xt8088,

- El acumulador A debe quedar en 2.

- El acumulador B debe quedar en 0.

- El mensaje de error debe decir “DIVISION BY ZERO”.

- El program counter debe quedar en 6.

- Y los primeros dos elementos de la memoria de datos deben ser 2 y 0.



**4.3 Pruebas sobre IFNZ**

- Al ejecutar la instrucción IFNZ de las instrucciones LODV 3 y SWAP sobre el microprocesador fp20, que tiene inicialmente 7 en el acumulador A y 24 en el acumulador B.

- El acumulador A debe quedar en 24.

- El acumulador B debe quedar en 3.



- Al ejecutar la instrucción IFNZ de las instrucciones LODV 3 y SWAP sobre el microprocesador xt8088.

- El acumulador A debe continuar en 0.

- El acumulador B debe continuar en 0.



**4.4 Depuración de un programa**

- Al depurar este programa

SWAP

NOP

LODV 133

LODV 0

STR 1 3

STR 2 0

- Deben quedar dos instrucciones:

- La primera instrucción debe ser LODV 133

- La segunda instrucción debe ser STR 1 3

- En resumen debe haber 2 instrucciones en el nuevo programa



**4.5 “Orden” de la memoria**

- La memoria del microprocesador at8086 está ordenada.



- La memoria del microprocesador microDesorden no lo está, porque tiene los acumuladores A y B en 0, un programa vacío, el program counter en 0, no tiene mensajes de error y la memoria de datos tiene los valores 2, 5, 1, 0, 6 y 9.

