



ねずみ

論理回路シミュレーション



これまでやったこと

成果

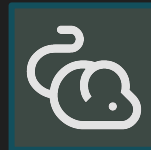
今後

デモ・体験

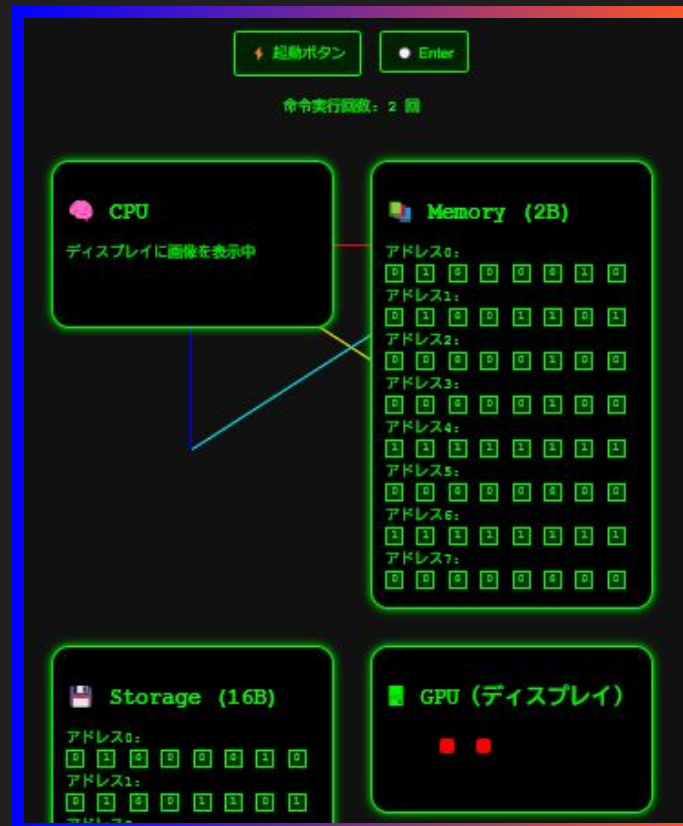
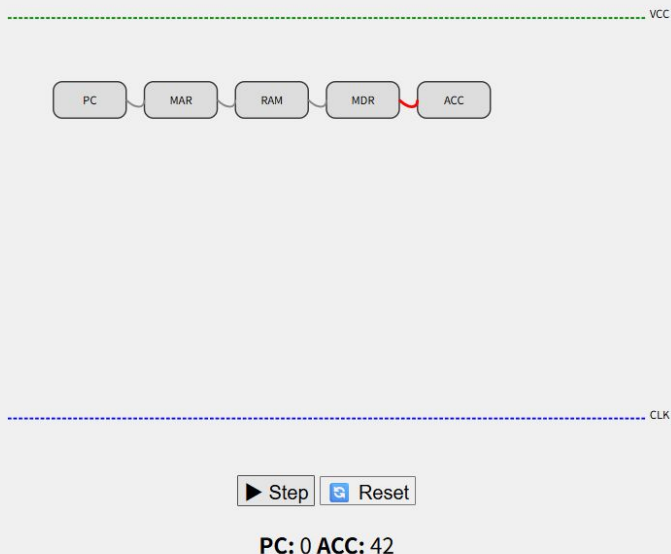


ねずみ

これまでやってきたこと



CPU メモリ回路シミュレータ (LOAD命令)





— シミュレーション作るよりシミュレータ
作ったほうが簡単そう —

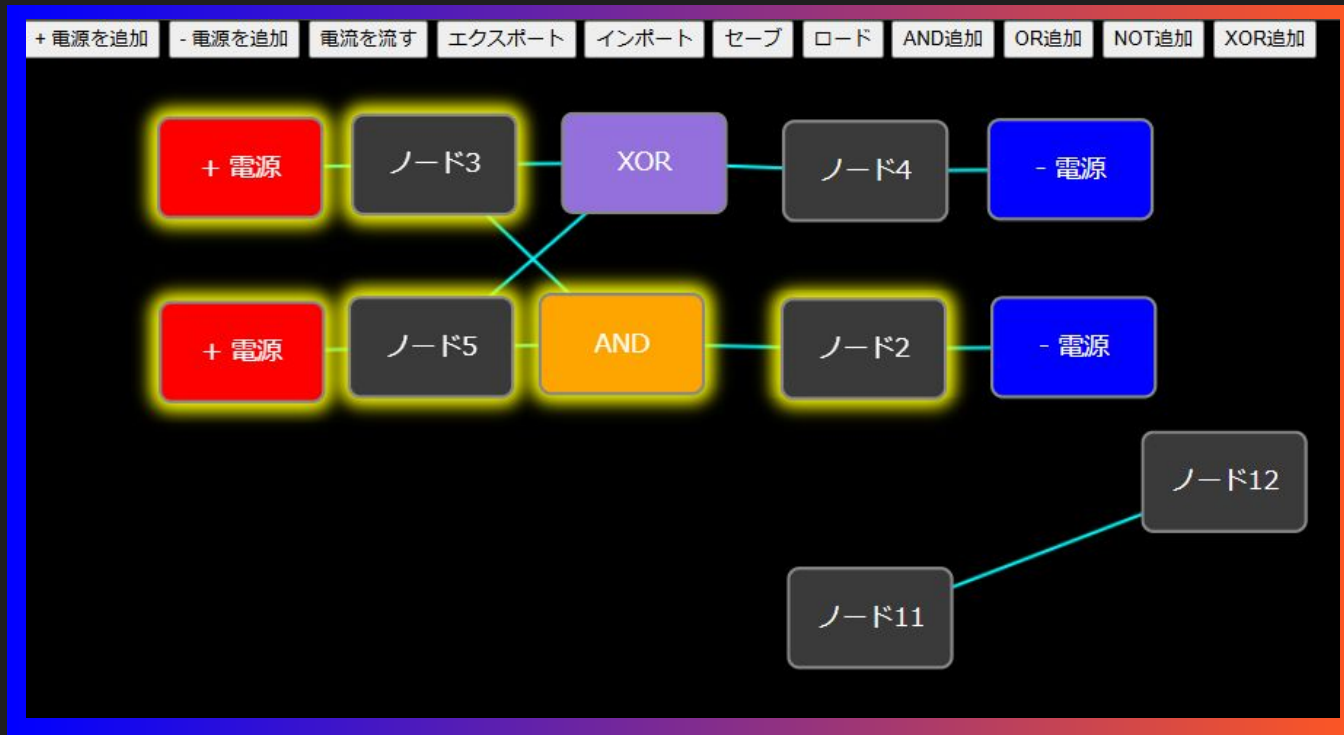
コンピュータのシミュレーション



コンピュータのシミュレーター



ねずみ



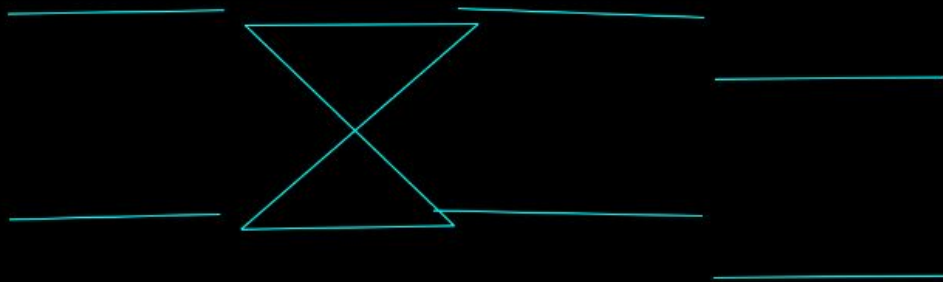
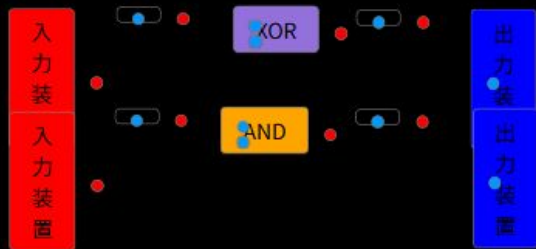
コンピュータのシミュレーション



コンピュータのシミュレーター



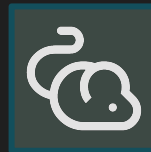
ねずみ



コンピューターのシミュレーション



コンピューターのシミュレーター



ねずみ

アセットボックス

アセットを保存

アセットをロード

エクスポート

インポート

全削除



半加算回路
ノード: 10 / 接続: 10



AND
ノード: 3 / 接続: 0

ここにアセットを追加できます。



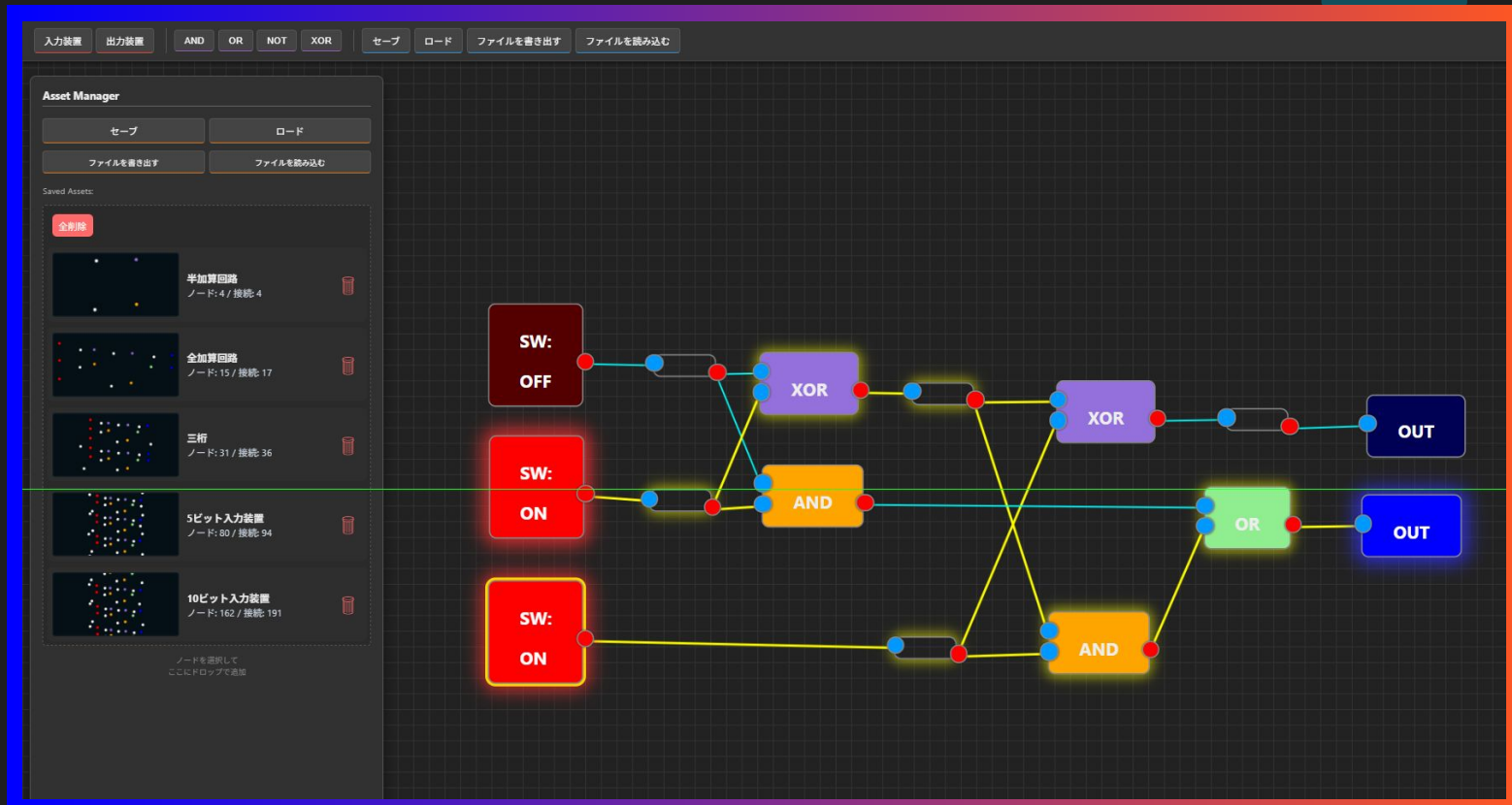


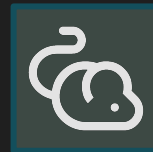
ねずみ

成果



ねずみ





ノードの追加・選択・移動・削除

コネクションの追加

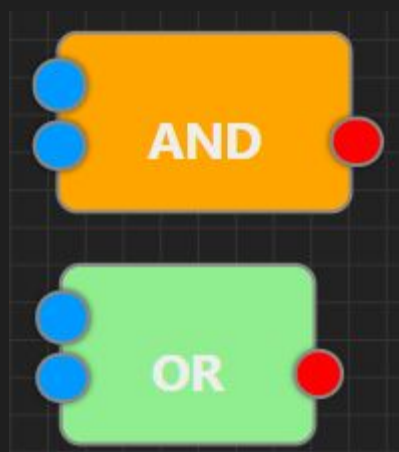
セーブ・ロード

ノードファイルの
書き出し、読み込み

アセットのセーブ・ロード

アセットの削除

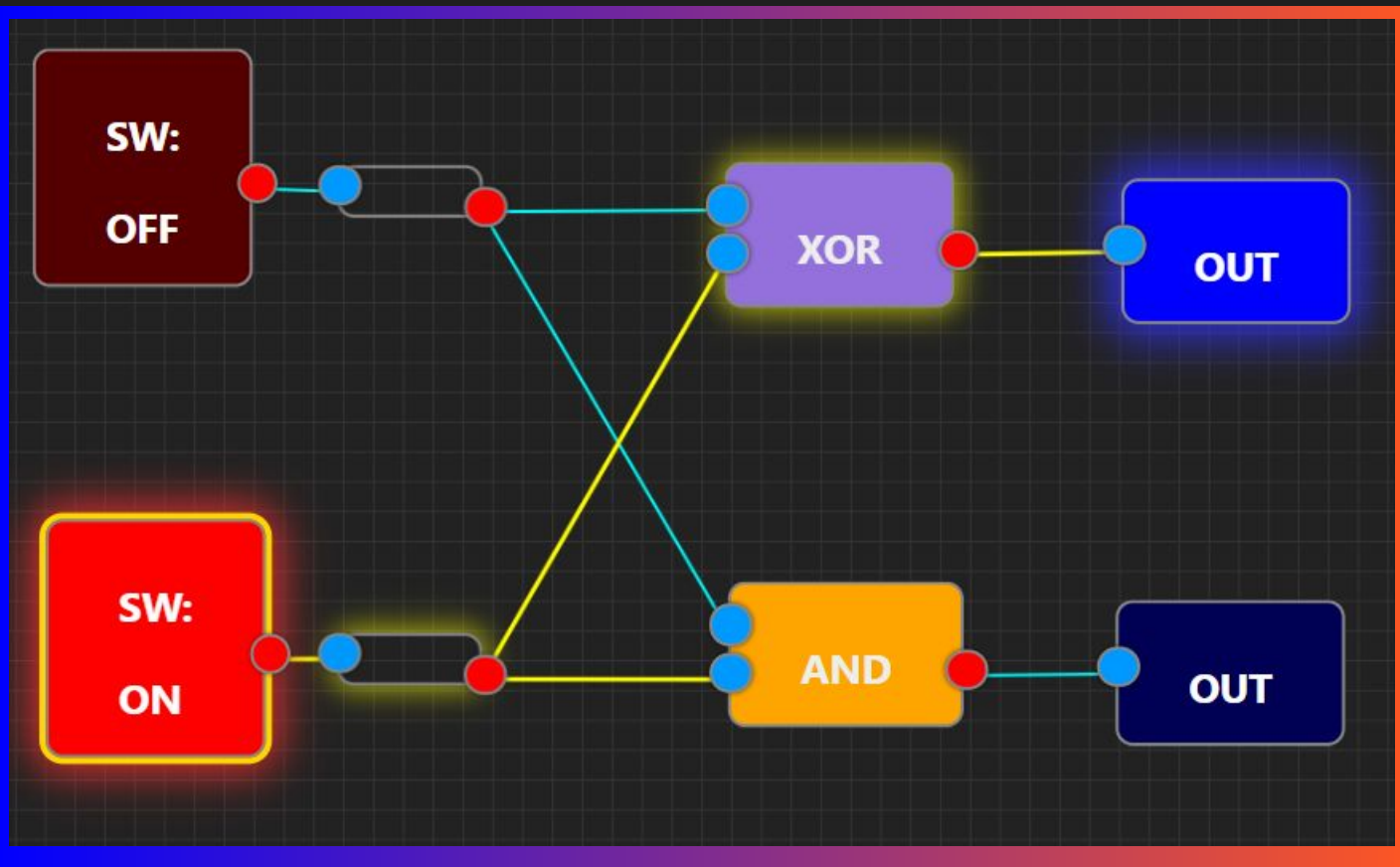
アセットファイルの
書き出し、読み込み





ねずみ

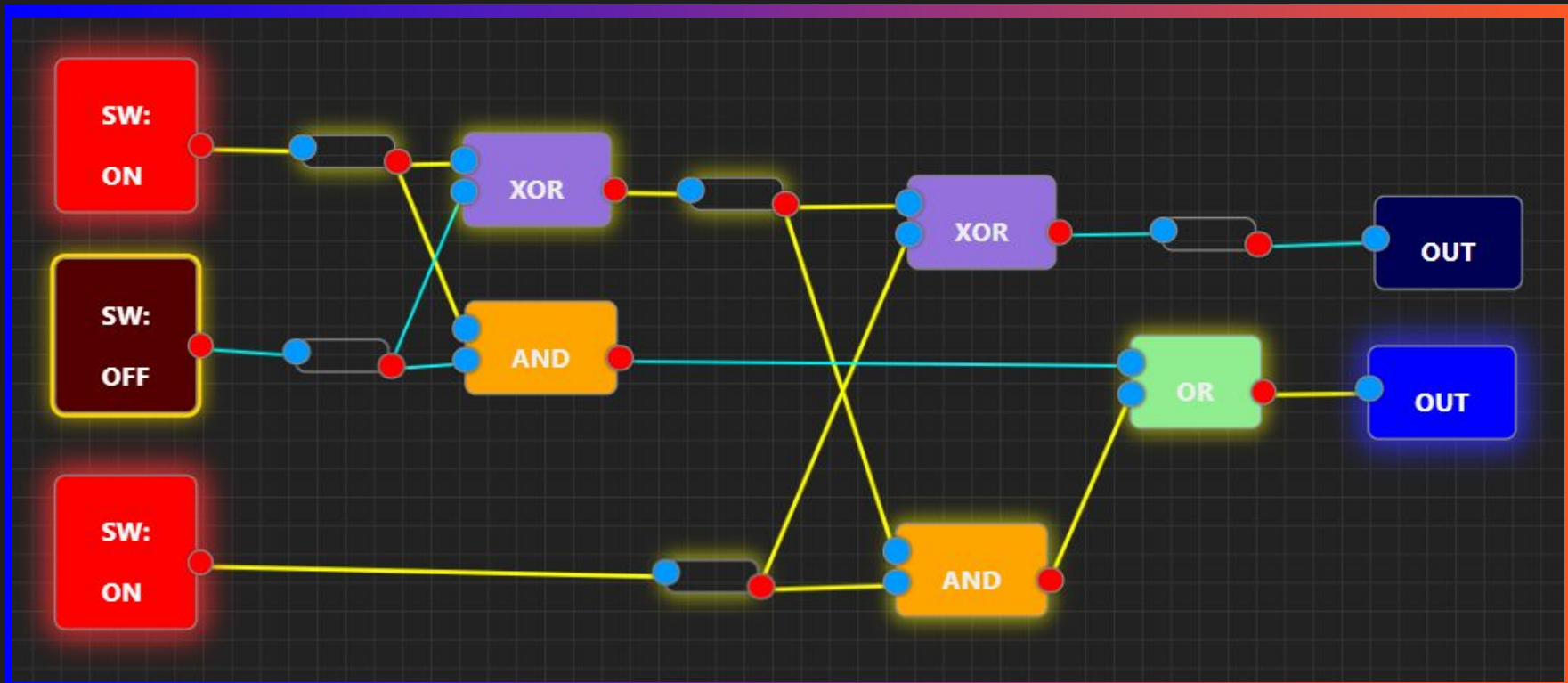
半加算回路



全加算回路



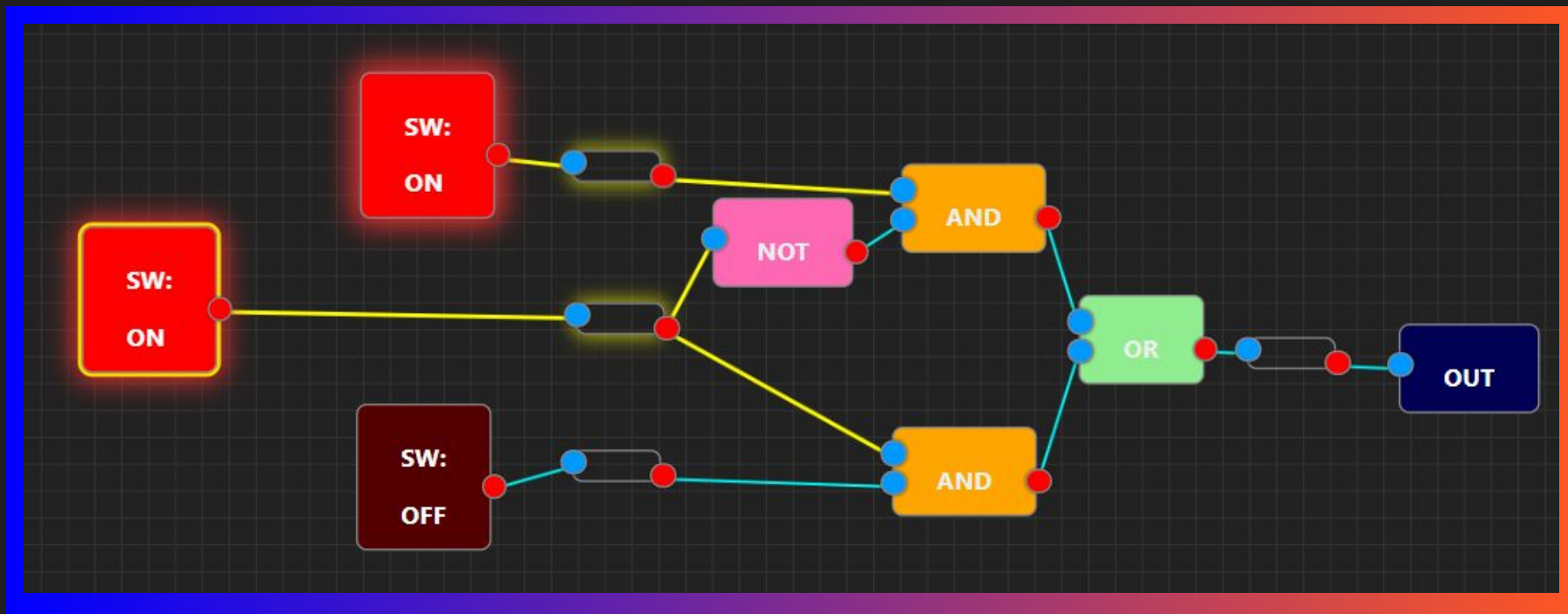
ねずみ



セレクト回路



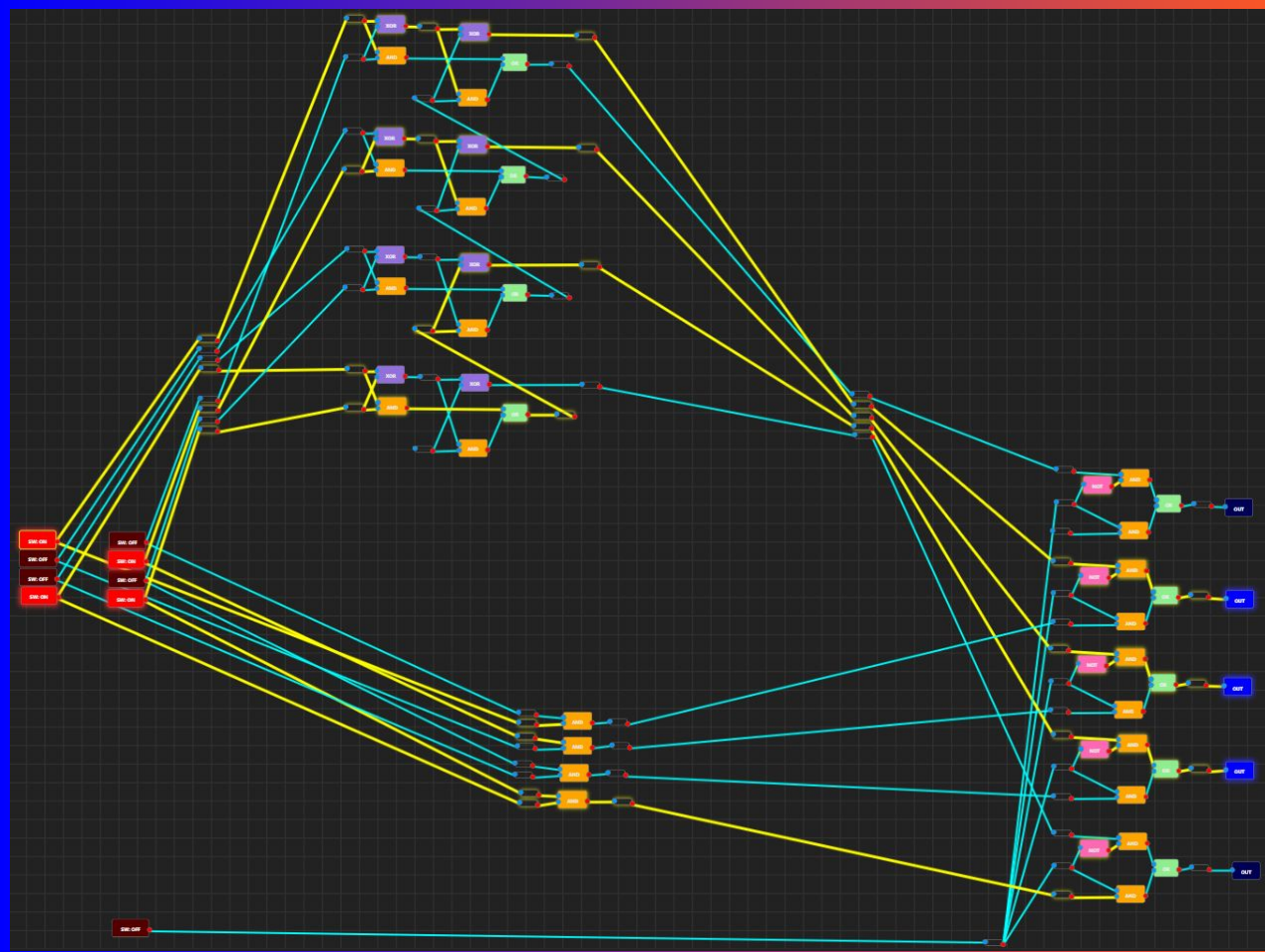
ねずみ





ねずみ

4 bit 加算・論理積 切替回路





ねずみ

今後



フリップフロップの実装



レジスタの実装

スターターアセットの自動ダウンロード

スマートフォン対応



ねずみ

デモ・体験



ねずみ



<https://nekoyama-cyuta.github.io/logic-circuit-simulation/>