

Задание к теме «обучаемые автоматы» (дорешать)

1. Автомат S имеет одnorазрядные вход и выход. Пока на вход S не поступит слово $\alpha_1=101$ или слово $\alpha_2=011$, S выдает логическое отрицание входной буквы, т.е. *инвертированную* входную букву. Затем, начиная с данного такта, S постоянно выдает инвертированную входную букву в случае α_1 , или единицу в случае α_2 . Для S составить ДМ с ветвями резервных состояний и реализовать S в виде СЛС (L_{min}).