2022 年全国硕士研究生入学统一考试

计算机学科专业基础综合试题

— 、	-、单项选择题(1~40 小题,每小题 2 分,共 80 分 合题目要求)	〉。下列每小题给出的四个选项中, 只有一项符
1.	下列程序段的时间复杂度是。	
	int sum = 0;	
	for (int i = 1;i < n;i*=2)	
	for(int j = 0; j < i; j++)	
	sum++;	
	A. $O(\log n)$ B. $O(n)$, , ,
2.	给定有限符号集 S, in 和 out 均为 S 中所有元素的	任意排列。对于初始为空的栈ST,下列叙述
	中,正确的是。	
	A. 若 in 是 ST 的入栈序列,则不能判断 out 是否为	
	B. 若 out 是 ST 的出栈序列,则不能判断 in 是否为	
	C. 若 in 是 ST 的入栈序列, out 是对应 in 的出栈序	, , , , , , , , , , , , , , , , , , , ,
	D. 若 in 是 ST 的入栈序列, out 是对应的出栈序列	** *** ****
3.	. 若结点 p 与 q 在二叉树 T 的中序遍历序列中相邻,	且p在q之前,则下列p与q的关系中,不
	可能的是。	
	I.q是p的双亲 II.q是p的右孩子 II	I. q 是 p 的右兄弟 IV. q 是 p 的双亲的双亲
	A. 仅 I B. 仅 III C	. 仅 II、III D. 仅 II、IV
4.	. 若三叉树 T 中有 244 个结点(叶结点的高度为 1),	则 T 的高度至少是。
	A. 8 B. 7 C.	. 6 D. 5
	,对任意给定的含 $n(n>2)$ 个字符的有限集 S,用	
	分别得到二叉树 T1 和 T2。下列叙述中,正确的是	
		. T1 的高度大于 T2 的高度
	C. 出现频次不同的字符在 T1 中处于不同的层 D	. 出现频次不同的字符在 T2 中处于相同的层
6.	. 对于无向图 G = (V, E), 下列选项中, 正确的	d=3 ~ (1)
	是。	a=2 i=4
	A. 当 V > E 时,G一定是连通的	c=1 $c=3$ $b=1$ $g=1$ 6
	B. 当 V < E 时, G 一定是连通的	
	C. 当 V = E -1 时, G 一定是不连通的	b=5 3 $f=4$ 5 $j=1$
	D. 当 V > E +1时,G一定是不连通的	-4677-1-H
	. 下图是一个有 10 个活动的 AOE 网,时间余量最大	
	A. c B. g C. . 在下图所示的 5 阶 B 树 T 中,删除关键字 260 之后	. h D. j 三季亜洲怎必亜的调整、須到菜的 P. 树 T1 下
	列选项中,不可能是 T1 根结点中关键字序列的是	o
	60 90 26	50 350
	30 50 70 80 85 100 1	110 280 300 400 500
	A. 60, 90, 280 B. 60, 90, 350 C.	. 60, 85, 110, 350 D. 60, 90, 110, 350
	. 下列因素中,影响散列(哈希)方法平均查找长度	
		I. 冲突解决策略
	A. 仅 I、II B. 仅 I、III C	

10.	使用二路归并排序对含 n 个元素的	数组 M 进行排序	茅时, 二	路归并操作的	的功能是_		o
	A. 将两个有序表合并为一个新的有	 「序表					
	B. 将 M 划分为两部分, 两部分的	元素个数大致相	等				
	C. 将 M 划分为 n 个部分,每个部分	分中仅含有一个	元素				
	D. 将 M 划分为两部分,一部分元	素的值均小于另	一部分元	正素的值			
11.	对数据进行排序时,若采用直接插	入排序而不采用	快速排戶	学,则可能的	原因是		0
	I. 大部分元素己有序	II	待排序	元素数量很久	<u></u>		_
	I. 大部分元素己有序 III. 要求空间复杂度为 O(1)	I	7. 要求排	序算法是稳	定的		
	A. 仅I、II B. 仅III、					Ш	ΙV
12.	某计算机主频为 1GHz,程序 p 运行						
	均需1个时钟周期,20%的指令执行						
	分别是。	13 1 × 13 mil ± 0 1 m	3 61 7.3793	· 1177/1 1 111	, ,,, ,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	,, 61 6	7/ (13 3 1 3
	A. 2.8, 28µs B. 28, 28µs	c C	2.8. 28m	ne	D 28 28	ms	
13	32 位补码所能表示的整数范围是		2.0, 20n	15	D. 20, 20	1115	
10.	A. $-2^{32} \sim 2^{31} - 1$ B. $-2^{31} \sim$	$\frac{1}{2^{31}-1}^{\circ}$ C	$-2^{32} \sim$	$2^{32} - 1$	$D = 2^{31}$	$\sim 2^{32}$ _	1
14	-0.4375 的 IEEE 754 单精度浮点数			2 - 1	D. 2	2	1
1 1.	A. BEE0 0000H B. BF60 00	· · · · · · · · · · · · · · · · · · ·	 ')00H	D COEO	0000H	-
15	某计算机主存地址为24位,采用分						
10.	4KB,按字节编址。某进程的页表			ME18/16/11 1.1	H) / (/ 1 / /) =	tOD,	747/11/1
		实页号(页标		方左位			
	<u> </u>	<u> </u>	<u> </u>	7 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	ן		
	•••	02411		U			
				1			
	129	180H		1			
	130	018H	4.14.77.71.	1			
	当 CPU 访问虚拟地址 0008 2840H				°		
	A. 得到主存地址 02 4840H	B D	. 得到王	仔地址 18 08	340H		
16.	若计算机主存地址为32位,按字节					块大小	ト为 64B,
	采用8路组相联映射方式,该Cach						
	A. 8, 20 B. 8, 23						
17.	某内存条包含 8 个 8192×8192×8						
	式,对应存储器总线宽度为64位,	• •	片内有-	一个行缓冲区	. (row but	ffer)。	下列关于
	该内存条的叙述中,不正确的是						
	A. 内存条的容量为 512MB C. 芯片的地址引脚为 26 位	В	采用多	模块交叉编址	业方式		
	C. 芯片的地址引脚为 26 位	D	. 芯片内	行缓冲有81	92×8 位		
18.	下列选项中,属于指令集体系结构	(ISA) 规定的	内容是_	0			
	I. 指令字格式和指令类型	II	CPU 的	时钟周期			
	I. 指令字格式和指令类型 III. 通用寄存器个数和位数	IV	7. 加法器	的进位方式			
	A. 仅 I、II B. 仅 I、I				D. 仅 I、	III、I	V
19.	设计某指令系统时,假设采用16位	定长指令字格	式,操作	码使用扩展组	扁码方式,	地址	码为6
	位,包含零地址、一地址和二地址	3种格式的指令	·。若二均	也址指令有1	2条,一均	也址指	令有 254
	条,则零地址指令的条数最多为	0					
	A. 0 B. 2		. 64		D. 128		
20.	将高级语言源程序转换为可执行目				-		
	A. 预处理→编译→汇编→链接				≩→链接		
	C. 预处理→编译→链接→汇编						
	===						

21.	下列关于中	Þ断 I/O 方5	式的叙	述中,不正确	的是		_0							
				机等字符型设										
				专送通过软件										
				小于中断处理!										
				付 CPU 可运行		程								
22				以述中,不正确										
<i>4</i> 4.				•										
		理器属于N				B. 向量处理器属于 SIMD 结构								
				于多核处理器				 手处理 器	界共享 单	上一物理	型地址空间			
23.	下列关于多	多道程序系:	统的叙	以述中,不正确	的是_		_ 0							
	A. 支持进	程的并发执	(行			B. 不	必支持 虚	虚拟存储	音管理					
	C. 需要实	现对共享资	源的領			D. 进	程数越 多	S CPU	利用率制	越高				
24.	下列选项口	户 ,需要在	操作系	统进行初始化	心过程 中	创建的	〕是	o						
	A. 中断向	量表				B. 文付	牛系统的	的根目录	L Ç					
	C. 硬盘分	区表				D. 文	件系统的	的索引组	占点表					
25.	进程 P0、]	P1、P2 和 I	2 3 进)	、就绪队列的时	寸刻、付	计先级	(值越小	优先权	越高)	及 CPU	执行时间如			
	下表所示。													
		进程	进	上入就绪队列的	的时刻	优点	先级	CPU :	执行时间	间				
		P 0		0ms		1	.5	1	00 ms					
		P1		10ms			20	6	60ms					
		P 2		10 ms		1	.0	2	20 ms					
		P 3		15ms			6	1	0 ms					
	若系统	充采用基于/	优先权	的抢占式进程	呈调度算	法,则	队 0ms	时刻开	始调度	,到 4	个进程都运			
	行结束为」	上,发生进	程调度	的总次数为_		_ 0								
	A. 4		В.	5		C. 6			D. 7					
26.	系统中有三	三个进程 PC	, P1,	P2 及三类资	源 A、	B、C。	若某时	刻系统	分配资	原的情况	兄如下表所			
	示,则此时	付系统中存	在的安	全序列的个数	女为	o								
		\H_1D	已分	· · · · · · · · · · · · · ·	片	需资源	類	可	用资源	数				
		进程	A	ВС	A	В	С	A	В	С				
		P 0	2	0 1	0	2	1							
		P1	0	2 0	1	2	3	1	3	2				
		P 2	1	0 1	0	1	3							
	A. 1		В.	2	-1	C. 3			D. 4		l			
27.	下列关于(CPU 模式的]叙述 [□]	中,正确的是		0								
				丸行特权指令			J处于内	核态时	1 只能执	行特权	指令			
				丸行非特权指										
28.				致进程 P 由抗							, ,,,			
	I. 进程 P i		V 142 V		1,7 0 2		程 P 的即							
	III. 进程 P						程P执行			it()操作				
			В.	仅II、III										
29.				中,导致产生										
	是		<u> 4 4</u>			1147 12	(19,10,10)	110 /	,C 111 1	, ,				
	A. 淘汰内					B. 建 ⁻	立页号与	ううを	的对应	关系				
		17 - 1375 从外存读入	内存											
30.				医缺页率的是_			·/////////////////////////////////////	J \ 0 /1.	1 \─v H 1 1	<u> </u>				
		•		工作集的大人		_	巴伯粉星	<u>.</u>	D B	「經洲 !	人列的长帝			
	A. 火且状	开仏	D.	工1:宋时八/	ı '	し. 近/	土口女人里	3.	D . y	×坂(中)	ハグリロリトング			

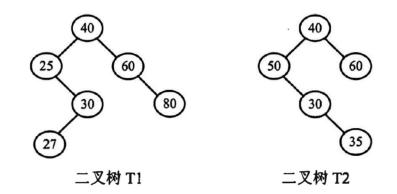
	执行系统调用的过程涉及下列操作,其中由	· · · · · · · · · · · · · · · · · · ·	
	I. 保存断点和程序状态字 III. 执行系统调用服务例程	II. 保存通用寄存	器的内容
	A. 仅 I、III B. 仅 II、III	C. 仅II、IV	D. 仅II、III、IV
32.	下列关于驱动程序的叙述中,不正确的是	0	
	A. 驱动程序与 I/O 控制方式无关	B. 初始化设备是	由驱动程序控制完成的
	C. 进程在执行驱动程序时可能进入阻塞态		
33.	在 ISO/OSI 参考模型中,实现两个相邻结点		
	A. 物理层 B. 数据链路层		
34.	在一条带宽为 200 kHz 的无噪声信道上,若		
	输速率是。)(() 4 1	411-17 74 24 H C H 3-10 7 7 7 7 1 1 1
	A. 200kbps B. 400kbps	C. 800kbps	D. 1600kbps
35.	若某主机的 IP 地址是 183.80.72.48, 子网掩	_	_
00.	是。	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	1 N T. 101/1 T. 12H H 1 12H 25T
	A. 183.80.0.0 B. 183.80.64.0	C 183 80 72 0	D 183 80 192 0
36	下图所示网络中的主机 H 的子网掩码与默认		
00.	1 12//1/21 124 H2T-D011 H2 2 1 11/24 2 2 1/2/4	(11)()1)1)(
	Internet 192.168.1.	1/30	
	Internet 192.168.1.		
		192.168.1.62	2/27
	路由器	192.106.1.02	2/2/
		140.41	DIA H
	X	接机 () — — —	192.168.1.60
		•	•
	A. 255.255.255.192, 192.168.1.1	B. 255.255.255.192	2 192 168 1 62
	C. 255.255.255.224, 192.168.1.1		
37	在 SDN 网络体系结构中, SDN 控制器向数:		
01.	是		次机农印/// [文/][[]][[文 [
	A. 东向接口 B. 南向接口	C 而向接口	D 业向接口
38	假设主机甲和主机乙已建立一个 TCP 连接,		
00.	的拥塞窗口为 16KB 时, 计时器发生了超时		
	少是。	, 八, 1 111/11/12 图 日 111/	
		C. 11RTT	D 16RTT
30	假设客户 C 和服务器 S 已建立一个 TCP 连挂		
00.	=800ms,数据传输结束后,C主动请求断开		
	和S进入CLOSED状态所需的时间至少分别		5次出111、农町刻弈起,於
	A. 850ms, 50ms B. 1650ms, 50ms		D 1650ms 75ms
40	假设主机 H 通过 HTTP/1.1 请求浏览某 Web		
40.	了同目录下的1幅图像, news408.html 文件		
	H访问S的往返时间RTT=10ms,忽略HTT		
	完成域名解析,则从 H 请求与 S 建立 TCP i	土汝吖烈起,到按似到	王即內谷里,別而即則則至少
	是。 A。	C	D 60
	A. 30ms B. 40ms	C. 50ms	D. ७∪ms

二、综合应用题 (第 41~47 小题, 共 70 分)

41. (13 分)已知非空二叉树 T 的结点值均为正整数,采用顺序存储方式保存,数据结构定义如下:

```
typedef struct{//MAX_SIZE 为已定义常量int SqBiTNode[MAX_SIZE];//保存二叉树结点值的数组int ElemNum;//实际占用的数组元素个数}SqBiTree
```

T中不存在的结点在数组 SqBiTNode 中用-1 表示。例如,对于下图所示的两棵非空二叉树 T1 和 T2,



T1 的存储结果如下:

T1.SqBiTNode	40	25	60	-1	30	-1	80	-1	-1	27			
--------------	----	----	----	----	----	----	----	----	----	----	--	--	--

T1.ElemNum = 10

T2 的存储结果如下:

T2.SqBiTNode	40	50	60	-1	30	-1	-1	-1	-1	-1	35	

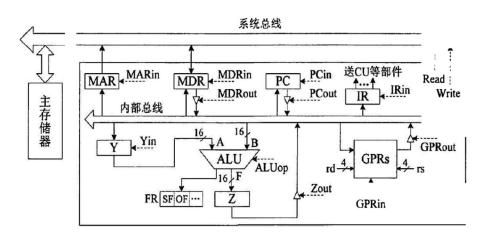
T1.ElemNum = 11

请设计一个尽可能高效的算法,判断一棵采用这种方式存储的二叉树是否为二叉搜索树,若是,则返回 true, 否则, 返回 false。要求:

- (1) 给出算法的基本设计思想。
- (2) 根据设计思想,采用 C 或 C++语言描述算法,关键之处给出注释。

- 42. (10 分) 现有 n (n>100000) 个数保存在一维数组 M 中,需要查找 M 中最小的 10 个数,请回答下列问题:
 - (1)设计一个完成上述查找任务的算法,要求平均情况下的比较次数尽可能少,简述算法思想 (不需要程序实现)
 - (2) 说明你所设计的算法平均情况下的时间复杂度和空间复杂度

43. (15 分)某 CPU 中部分数据通路如题 43 图所示,其中,GPRs 为通用寄存器组;FR 为标志寄存器,用于存放 ALU 产生的标志信息;带箭头虚线表示控制信号,如控制信号 Read、Write 分别表示主存读、主存写,MDRin 表示内部总线上数据写入 MDR,MDRout 表示 MDR 的内容送内部总线。



请回答下列问题

- (1) 设 ALU 的输入端 A、B 及输出端 F 的最高位分别为 A_{15} 、 B_{15} 及 F_{15} , FR 中的符号标志和溢出标志分别为 SF 和 OF,则 SF 的逻辑表达式是什么?A 加 B、A 减 B 时 OF 的逻辑表达式分别是什么?要求逻辑表达式的输入变量为 A_{15} 、 B_{15} 及 F_{15} 。
- (2) 为什么要设置暂存器 Y 和 Z?
- (3) 若 GPRs 的输入端 rs、rd 分别为所读、写的通用寄存器的编号,则 GPRs 中最多有多少个通用寄存器? rs 和 rd 来自图中的哪个寄存器?已知 GPRs 内部有一个地址译码器和一个多路选择器, rd 应连接地址译码器还是多路选择器?
- (4) 取指令阶段(不考虑 PC 增量操作)的控制信号序列是什么?若从发出主存读命令到主存读出数据并传送到 MDR 共需 5 个时钟周期,则取指令阶段至少需要几个时钟周期?
- (5) 图中控制信号由什么部件产生? 图中哪些寄存器的输出信号会连到该部件的输入端?

- 44. (8分) 假设某磁盘驱动器中有 4个双面盘片,每个盘面有 20000 个磁道,每个磁道有 500 个扇区,每个扇区可记录 512 字节的数据,盘片转速为 7200RPM (转/分),平均寻道时间为 5ms。请回答下列问题。
 - (1)每个扇区包含数据及其地址信息,地址信息分为3个字段。这3个字段的名称各是什么?对于该磁盘,各字段至少占多少位?
 - (2) 一个扇区的平均访问时间约为多少?
 - (3) 若采用周期挪用 DMA 方式进行磁盘与主机之间的数据传送,磁盘控制器中的数据缓冲区大小为 64 位,则在一个扇区读写过程中,DMA 控制器向 CPU 发送了多少次总线请求?若 CPU 检测到 DMA 控制器的总线请求信号时也需要访问主存,则 DMA 控制器是否可以获得总线使用权?为什么?

- 45. (7分) 某文件系统的磁盘块大小为 4KB,目录项由文件名和索引结点号构成,每个索引结点占 256 字节,其中包含直接地址项 10 个,一级、二级和三级间接地址项各 1 个,每个地址项占 4 字节。该文件系统中子目录stu 的结构如题 45 (a) 图所示,stu 包含子目录 course 和文件 doc,course 子目录包含文件 course 1 和 course 2。各文件的文件名、索引结点号、占用磁盘块的块号如题 45 (b) 图所示。请回答下列问题。
- course course doc

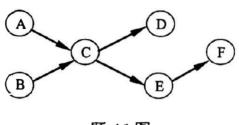
题 45(a)图

- (1) 目录文件 stu 中每个目录项的内容是什么?
- (2) 文件 doc 占用的磁盘块的块号 x 的值是多少?
- (3) 若目录文件 course 的内容己在内存,则打开文件 course 1 并将其读入内存,需要读几个磁盘块?说明理由。
- (4) 若文件 course2 的大小增长到 6MB,则为了存取 course2 需要使用该文件索引结点的哪几级间接地址项? 说明理由。

文件名	索引结点号	磁盘块号
stu	1	10
course	2	20
coursel	10	30
course2	100	40
doc	10	х

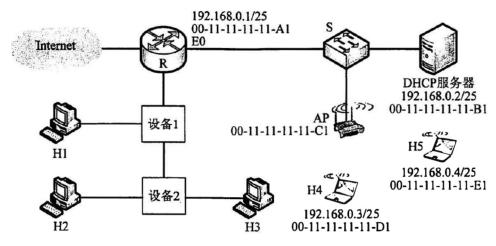
题 45(b)图

46. (8分)某进程的两个线程 T1 和 T2 并发执行 A、B、C、D、E 和 F 共 6 个操作,其中 T1 执行 A、E 和 F,T2 执行 B、C 和 D。题 46 图表示上述 6 个操作的执行顺序所必须满足的约束; C 在 A 和 B 完成后执行,D 和 E 在 C 完成后执行,F 在 E 完成后执行。请使用信号量的 wait()、signal()操作描述 T1 和 T2 之间的同步关系,并说明所用信号量的作用及其初值。



题 46 图

47. (9分) 某网络拓扑如题 47 图所示, R 为路由器, S 为以太网交换机, AP 是 802.11 接入点, 路由器的 E0 接口和 DHCP 服务器的 IP 地址配置如图中所示; H1 与 H2 属于同一个广播域, 但不属于同一个冲突域; H2 和 H3 属于同一个冲突域; H4 和 H5 已经接入网络,并通过 DHCP 动态获取了 IP 地址。现有路由器、100BaseT 以太网交换机和 100BaseT 集线器(Hub)三类设备各若干台。



题 47 题图

请回答下列问题。

- (1) 设备1和设备2应该分别选择哪类设备?
- (2) 若信号传播速度为 2×10^8 m/s,以太网最小帧长为 64B,信号通过设备 2 时会产生额外的 1.51μ s 的时间延迟,则 H2 与 H3 之间可以相距的最远距离是多少?
- (3) 在 H4 通过 DHCP 动态获取 IP 地址过程中,H4 首先发送了 DHCP 报文 M,M 是哪种 DHCP 报文? 路由器 E0 接口能否收到封装 M 的以太网帧? S 向 DHCP 服务器转发的封装 M 的以太网帧的目的 MAC 地址是什么?
- (4) 若 H4 向 H5 发送一个 IP 分组 P, 则 H5 收到的封装 P 的 802.11 帧的地址 1、地址 2 和地址 3 分别是什么?