

U Irclk U bclk ¼ sdatain_1 ↓ sdatain_2 U sdataout_1

¼ sdataout_2 ↓ Irclk_period

Use bclk_period

in_1[23:0] in_2[23:0]

in_3[23:0]

in_4[23:0]

U old_lr_clock ₹ out_1[41:0]

out_2[41:0]

out_3[41:0]

₹ out_4[41:0]