类型检查 & 中间代码生成

杨科迪 费迪 朱璟钰 杨科迪 徐文斌 张书睿 2020 年 11 月 - 2023 年 11 月

景目

1	实验	描述		3
2 实验要求				3
3	实验	流程		4
	3.1	代码框	架	4
	3.2	类型检	查	6
	3.3	中间代	码生成	7
		3.3.1	表达式的翻译	8
		3.3.2	控制流的翻译	8
		3.3.3	一个完整的例子	10
		3.3.4	实验效果	12
	3.4	中间代	码优化	13
		3.4.1	公共子表达式消除	13
		3.4.2	控制流简化	14
4	评分	标准		15
	4.1	类型检	查(满分 1 分)	15
	4.2	中间代	码生成(满分 6 分)	15
		4.2.1	基本要求	15
		4.2.2	进阶要求	15

1 实验描述

欢迎大家来到了编译器构建的全新模块,在本次实验中,我们需要在之前构造好的语法树的基础上,进行类型检查,检测出代码中的一些错误并进行错误信息的打印,之后需要进行中间代码的生成,在中间代码的基础上,大家就可以进行一系列代码的优化工作。

2 实验要求

- 1. 在语法分析实验的基础上,遍历语法树,进行简单的类型检查,对于语法错误的情况简单打印出提示信息。
- 2. 完成中间代码生成工作,输出中间代码。
- 3. 无需撰写完整研究报告, 但需要在雨课堂上提交本次实验的 gitlab 链接。
- 4. 上机课时,以小组为单位,向助教讲解程序。

3 实验流程

3.1 代码框架

本次实验框架代码的目录结构如下:

/					
include					
common.h					
Ast.h					
SymbolTable.h					
Type.h					
IRBuilder.h	中间代码构造辅助类				
Unit.h	编译单元				
Function.h	函数				
BasicBlock.h	基本块				
Instruction.h	指令				
Operand.h	指令操作数				
IRBlockMerge.h	基本块合并优化				
IRComSubExprElim.h	公共子表达式消除优化				
src					
Ast.cpp					
BasicBlock.cpp					
Function.cpp					
Instruction.cpp					
lexer.l					
main.cpp					
Operand.cpp					
parser.y					
SymbolTable.cpp					
Type.cpp					
Unit.cpp					
IRBlockMerge.cpp					
IRComSubExprElim.cpp					
sysyruntimelibrary					
test					
gitignore					
example.sy					
Makefile					

- Unit 为编译单元,是我们中间代码的顶层模块,包含我们中间代码生成时创建的函数。
- Function 是函数模块。函数由多个基本块构成,每个函数都有一个 entry 基本块,它是函数的入口结点。¹

 $^{^1}$ 框架中并未设置 exit 基本块,但为了方便的实现优化,建议设置 exit 基本块,作为函数的出口结点。

编译原理实验指导 3.1 代码框架

• BasicBlock 为基本块。基本块包含有中间代码的指令列表,因为我们可能频繁地向基本块中插入和删除指令,还有可能反向遍历指令列表,因此基本块中的指令列表适合用双向循环链表来表示。基本块中的指令是顺序执行的,也就是说,跳转指令只能跳转到基本块中的第一条指令,基本块中的最后一条指令只能是跳转指令或者函数返回指令,基本块中间不含有控制流指令。基本块之间形成了流图,对于基本块A来说,如果基本块A跳转到基本块B,我们说基本块A是基本块B的前驱,基本块B是基本块A的后继。如果基本块A的最后一条指令是条件跳转指令,那么基本块A含有两个后继结点,分别是条件为真和为假时跳转到的基本块;如果基本块A的最后一条指令是无条件跳转指令,那么基本块A含有一个后继结点;最后一条指令是函数返回指令,则基本块A不含有后继结点。我们使用邻接链表来表示流图,每个基本块都有前驱基本块列表pred和后继基本块列表succ。

• Instruction 是我们中间代码的指令基类。指令包含有操作码 opcode 和操作数 operands。指令列表由双向循环链表来表示,因此每条指令都有指向前一条及后一条指令的指针 prev 和 next。我们派生出的指令包含:

LoadInstruction 从内存地址中加载值到中间变量中。

StoreInstruction 将值存储到内存地址中。

BinaryInstruction 二元运算指令, 包含一个目的操作数和两个源操作数。

CmpInstruction 关系运算指令。

CondBrInstruction 条件跳转指令,分支为真和为假时分别跳转到基本块 true branch

和 false branch。

UncondBrInstruction 无条件跳转指令,直接跳转到基本块 branch。

RetInstruction 函数返回指令。

AllocaInstruction 在内存中分配空间。

• Operand 为指令的操作数, Operand 类中包含一条定义-引用链, def 为定义该操作数的指令, uses 为使用该操作数的指令。

• Type 为函数或操作数的类型, 我们实现的类型包含:

IntType 整数类型, 我们规定 int(i32) 类型的 size 为 32, bool(i1) 类型的 size 为 1

VoidType 仅用于函数的返回类型

FunctionType 函数类型,包含函数的返回值类型和形参类型

PointerType 指针类型, valueType 为所指向的值的类型

编译原理实验指导 3.2 类型检查

3.2 类型检查

类型检查是编译过程的重要一步,以确保操作对象与操作符相匹配。每一个表达式都有相关联的 类型,如关系运算表达式的类型为布尔型,而计算表达式的类型一般为整型或浮点型等。类型检查的 目的在于找出源代码中不符合类型表达式规定的代码,在最终的代码生成之前报错,使得程序员根据 错误信息对源代码进行修正。

在本学期的实验中,由于我们基于 SysY 语言进行了语法设计,Identifier 的基本类型仅包括 int, 这就减轻了类型检查的工作任务。我们仅需要针对以下几种情况进行处理(完成基础要求即可获得本次实验满分):

实验要求

基础要求:

- 检查未声明变量,及在同一作用域下重复声明的变量;
- 条件判断表达式: int 至 bool 隐式类型转换;
- 数值运算表达式:运算数类型是否正确 (如,返回值为 void 的函数调用结果是否参与了其他表达式的计算)
- 检查未声明函数,及函数形参是否与实参类型及数目匹配;
- 检查 return 语句操作数和函数声明的返回值类型是否匹配;
- 对 break、continue 语句进行静态检查、判断是否仅出现在 while 语句中。

进阶要求:

- 允许函数重名, 检查不符合重载要求的函数重复声明;
- 实现了数组的同学, 还可以对数组维度进行相应的类型检查;
- 实现了浮点的同学,还可以对浮点进行相应的类型匹配、隐式类型转换等检查。

类型检查最简单的实现方式是在建立语法树的过程中进行相应的识别和处理,也可以在建树完成后,自底向上遍历语法树进行类型检查。类型检查过程中,父结点需要检查孩子结点的类型,并根据孩子结点类型确定自身类型。有一些表达式可以在语法制导翻译时就确定类型,比如整数就是整型,这些表达式通常是语法树的叶结点。而有些表达式则依赖其子表达式确定类型,这些表达式则是语法树中的内部结点。以表达式结点的类型检查为例:

symbolEntry->setType(type1);

首先得到两个子表达式结点类型,判断两个类型是否相同,如果相同,设置结点类型为该类型,如果 不相同输出错误信息。我们只是输出报错信息并退出,你还可以输出信息后插入类型转换结点,继续 进行后续编译过程。

3.3 中间代码生成

9

中间代码生成是本次实验的重头戏,旨在前继词法分析、语法分析实验的基础上,将 SysY 源代码翻译为中间代码。中间代码生成主要包含对数据流和控制流两种类型语句的翻译,数据流包括表达式运算、变量声明与赋值等,控制流包括 if、while、break、continue 等语句。

中间代码是什么?

顾名思义,词法分析和语法分析是编译器的前端,那么中间代码是编译器的中端,相应地,目标代码就是编译器的后端。

中间代码有什么意义?

中间代码位于源代码和目标代码之间,它是一种抽象的、中间层次的编程语言表示,通常比源代码更接近底层的机器代码,但又比目标代码更抽象。自然的,你可能会感到困惑:为什么不能直接将源码转换为目标代码,而是要大费周章地引入中间代码呢?实际上,这主要有两点好处:

- 1. 通过将不同源语言翻译成同一中间代码,再基于中间代码生成不同架构的目标代码,有利于各模块的独立实现,并降低更换编译器的前端/后端的成本。
- 2. 在抽象出来的中间代码上进行优化更加简便。

一个具体的例子:

```
/* ARM */
                                                                             ldr r2, [fp, #-8]
                                                                             ldr r3, [fp, #-12]
// Origin Code
                                    ; ignore align here
                                                                             add r3, r2, r3
// Omit preceding
                                    \%0 = 10ad i32, i32* \%a
                                                                             str r3, [fp, #-16]

    → declarations int

                                    %1 = load i32, i32* %b
                                                                         /* Risc-V */
\hookrightarrow a,b,c;
                                    %add = add i32 %0, %1
                                                                             1w = a4, -20(s0)
c = a+b:
                                    store i32 %add, i32* %c
                                                                             1w = a5, -24(s0)
                                                                             add a5,a4,a5
                                                                             sw a5,-28(s0)
```

在上述实例中,我们将源码中的加法翻译为中间代码中的 2 条 load, 1 条 add 以及 1 条 store 指令。以 load 指令为例,在后续生成目标代码时,就可以根据目标平台的不同,选择性地对应到 ARM中的 ldr 或 Risc-V 中的 lw 指令,而在优化中间代码时则不必考虑具体的指令。

中间代码生成的总体思路是对抽象语法树作一次遍历,遍历的过程中需要根据综合属性和继承属 性来生成各结点的中间代码,在生成完根结点的中间代码后便得到了最终结果。

3.3.1 表达式的翻译

```
BasicBlock *bb = builder->getInsertBB();
   expr1->genCode();
   expr2->genCode();
   Operand *src1 = expr1->getOperand();
   Operand *src2 = expr2->getOperand();
   int opcode;
   switch (op)
   {
   case ADD:
       opcode = BinaryInstruction::ADD;
10
       break;
11
   case SUB:
12
       opcode = BinaryInstruction::SUB;
13
       break;
14
   }
15
   new BinaryInstruction(opcode, dst, src1, src2, bb);
```

builder 是 IRBuilder 类对象,用于传递继承属性,如新生成的指令要插入的基本块,辅助我们进行中间代码生成。在上面的例子中,我们首先通过 builder 得到后续生成的指令要插入的基本块 bb, 然后生成子表达式的中间代码,通过 getOperand 函数得到子表达式的目的操作数,设置指令的操作码,最后生成相应的二元运算指令并插入到基本块 bb 中。

3.3.2 控制流的翻译

控制流的翻译是本次实验的难点,我们通过回填技术²来完成控制流的翻译。我们为每个结点设置两个综合属性 true_list 和 false_list,它们是跳转目标未确定的基本块的列表, true_list 中的基本块为无条件跳转指令跳转到的目标基本块与条件跳转指令条件为真时跳转到的目标基本块, false_list 中的基本块为条件跳转指令条件为假时跳转到的目标基本块, 这些目标基本块在翻译当前结点时尚不能确定,等到翻译其祖先结点能确定这些目标基本块时进行回填。我们以布尔表达式中的逻辑与和控制流语句中的 if 语句为例进行介绍, 其他布尔表达式和控制流语句的翻译需要同学们自行实现。

1. 布尔表达式的翻译

```
BasicBlock *bb = builder->getInsertBB();
Function *func = bb->getParent();
BasicBlock *trueBB = new BasicBlock(func);
expr1->genCode();
backPatch(expr1->trueList(), trueBB);
builder->setInsertBB(trueBB);
expr2->genCode();
```

²参考龙书 p263-p268

编译原理实验指导 3.3 中间代码生成

```
8 true_list = expr2->trueList();
```

```
9 false_list = merge(expr1->falseList(), expr2->falseList());
```

此处的逻辑与具有短路的特性,当第一个子表达式的值为假时,整个布尔表达式的值为假,第二个子表达式不会执行;当第一个子表达式的值为真时,根据第二个子表达式的值得到整个布尔表达式的值。

短路求值

虽然在一般情况下,短路求值的特性并不会影响程序的正确性,但在一些特殊情况下仍然 会对程序的运行结果产生干扰。比如:

```
int a = 0;
int func() {
    a = a + 1;
    return a;
}
```

```
int main() {
    if (1 == 1 || 1 == func()) {
        return a;
    }
    return 0;
}
```

此处的1==func()是否被短路将影响全局变量 a 的数值。

在代码中,我们首先创建一个基本块 trueBB, 它是第二个子表达式生成的指令需要插入的位置,然后生成第一个子表达式的中间代码,在第一个子表达式生成中间代码的过程中,生成的跳转指令的目标基本块尚不能确定,因此会将其插入到子表达式结点的 true_list 和 false_list 中。在翻译当前布尔表达式时,我们已经能确定 true_list 中跳转指令的目的基本块为 trueBB, 因此进行回填。我们再设置第二个子表达式的插入点为 trueBB, 然后生成其中间代码。最后, 因为当前仍不能确定子表达式二的 true_list 的目的基本块,因此我们将其插入到当前结点的 true_list 中,我们也不能知道两个子表达式的 false_list 的跳转基本块,便只能将其插入到当前结点的 false_list 中,让父结点回填当前结点的 true list 和 false list。

2. 控制流语句的翻译

```
Function *func;
BasicBlock *then_bb, *end_bb;

func = builder->getInsertBB()->getParent();
then_bb = new BasicBlock(func);
end_bb = new BasicBlock(func);

cond->genCode();
backPatch(cond->trueList(), then_bb);
backPatch(cond->falseList(), end_bb);

builder->setInsertBB(then_bb);
```

编译原理实验指导 3.3 中间代码生成

```
thenStmt->genCode();
then_bb = builder->getInsertBB();
new UncondBrInstruction(end_bb, then_bb);

builder->setInsertBB(end_bb);
```

我们创建出 then_bb 和 end_bb 两个基本块, then_bb 是 thenStmt 结点生成的指令的插入位置, end_bb 为 if 语句后续的结点生成的中间代码的插入位置。第 8 行生成 cond 结点的中间代码, cond 为真时将跳转到基本块 then_bb, cond 为假时将跳转到基本块 end_bb, 我们进行回填。第 12 行设置插入点为基本块 then_bb, 然后生成 thenStmt 结点的中间代码。因为生成thenStmt 结点中间代码的过程中可能改变指令的插入点,因此第 14 行更新插入点,然后生成无条件跳转指令跳转到 end bb。最后设置后续指令的插入点为 end bb。

3.3.3 一个完整的例子

图3.1是将以下 SysY 语言翻译成中间代码的过程,同学们可以仔细体会指令回填的过程,在第❸步中,条件跳转指令的目标基本块 b1 和 b2 不能确定,我们将其放入该结点的 true_list 和 false_list 中,在第❸步中,条件为真跳转到的目标基本块 b1 已经能确定了,我们将其回填为 true_bb,在第❺步中,b3 和 b4 不能确定,我们将其放入回填列表,在第❻步中,b2、b3 和 b4 仍无法确定,我们将其放入当前结点的回填列表,等到第❼步中,我们已经能确定 b3 基本块为 then_bb, b2、b4 基本块为 end_bb,因此进行回填,在第❻步翻译完根结点后,我们已经得到了一个完整的流图,流图中基本块的前驱和后继关系已经能确定,基本块中的中间代码也已经得到了。

```
int a = 1;
int b = 10;
if (a < 5 && b > 6) {
    a = a + 1;
}
```

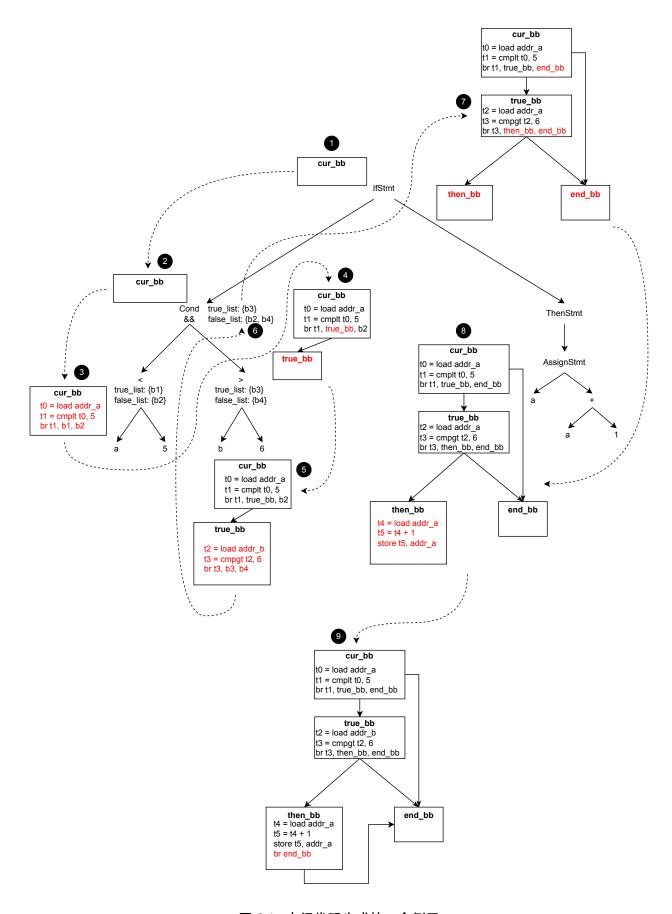


图 3.1: 中间代码生成的一个例子

3.3.4 实验效果

以如下 SysY 语言为例:

```
int main()
{
    int a;
    int b;
    int min;
    a = 1 + 2 + 3;
    b = 2 + 3 + 4;
    if (a < b)
    min = a;
    else
    min = b;
    return min;
}</pre>
```

执行 make run 命令会生成对应的中间代码:

```
define i32 @main() {
   B17:
     %t20 = alloca i32, align 4
     %t19 = alloca i32, align 4
     %t18 = alloca i32, align 4
     %t4 = add i32 1, 2
     %t5 = add i32 %t4, 3
     store i32 %t5, i32* %t18, align 4
     %t7 = add i32 2, 3
     %t8 = add i32 %t7, 4
     store i32 %t8, i32* %t19, align 4
     %t9 = load i32, i32* %t18, align 4
12
     %t10 = load i32, i32* %t19, align 4
13
     %t11 = icmp slt i32 %t9, %t10
14
     br i1 %t11, label %B21, label %B24
15
   B21:
                                            ; preds = %B17
16
     %t13 = load i32, i32* %t18, align 4
     store i32 %t13, i32* %t20, align 4
18
     br label %B23
19
   B24:
                                            ; preds = %B17
20
     br label %B22
21
   B23:
                                            ; preds = %B21, %B22
     %t16 = load i32, i32* %t20, align 4
```

编译原理实验指导 3.4 中间代码优化

我们可以使用 llvm 编译器将该中间代码编译成可执行文件,验证我们实现的正确性:

```
clang example.ll -o example.out
./example.out
clang example.ll -o example.out
6
```

你也可以通过运行make test,进行批量测试,图3.2为测试结果。

```
ykd@nbjl-PowerEdge-R730:~/2021NKUCS-Compilers-Lab$ make test
PASS: 012_func_defn
PASS: 013_var_defn_func
PASS: 028_if_test1
PASS: 029_if_test2
PASS: 030_if_test3
PASS: 031_if_test4
PASS: 032_if_test5
PASS: 035_while_test2
PASS: 036_while_test3
PASS: 039_while_if_test1
PASS: 040_while_if_test2
PASS: 041_while_if_test3
PASS: 069_greatest_common_divisor
PASS: 100_int_literal
PASS: 102_short_circuit3
PASS: 1074_itera_sqrt
PASS: 1076_int_factor_sum
PASS: 1078_decbinoct
PASS: 1080_lcm
PASS: 1083_enc_dec
                                Fail: 0
Total: 20
                Accept: 20
```

图 3.2: 测试结果

3.4 中间代码优化

中间代码优化可以使生成的目标代码更加高效、紧凑和结构良好。这有助于减少目标代码的执行时间和资源消耗,提高程序的性能。在本小节中,我们将介绍两种常见的优化手段:公共子表达式删除(Common Subexpression Elimination, CSE)与控制流简化(Control Flow Simplification)。这部分内容同样属于进阶要求。

3.4.1 公共子表达式消除

公共子表达式消除主要目标在于识别并消除多次重复计算的相同子表达式,以减少不必要的计算 开销,从而提高程序的性能和效率。

编译原理实验指导 3.4 中间代码优化

```
1 /* 优化前 */
2 a = b * c + d;
3 d = b * c + e;
4 /* 优化后 */
2 temp = b * c;
3 a = temp + d;
4 d = temp + e;
```

该优化的重点在于: 1) 如何识别出重复的子表达式; 2) 如何在不影响程序正确性的情况下删除冗余的表达式。示例代码 IRComSubExprElim.h 中对表达式操作符 == 进行了重载,同学们需要考虑判断两个表达式等价时需要的条件,如操作数、运算符等,并在重载时进行判断、返回表达式比较结果。而对于下面给出的例子来说,对冗余表达式的简单删去可能会影响变量 d 的最终结果:

```
int a = 3,b = 4;
int c = a + b;
a = 5;
int d = a + b;
```

错误的删除可能导致 d 最后的值为 7, 而非正确的 9。这表明我们在进行公共子表达式消除的时候需要注意相应的限制,比如操作数的更新,以及函数返回结果作为操作数时虽然结果不变,但函数内部会操纵全局变量等情况。

3.4.2 控制流简化

经过近三年的学习,大家现在应该对计算机体系结构有了一定的了解与认知,基本块内的指令序列为基本执行单元,从跳转到一个基本块开始,这个基本块内的所有指令都可以被处理器顺序执行,这些指令之间只可能存在数据依赖,而基本块末的分支跳转指令会在程序中产生控制依赖,尽管处理器通过分支预测技术减少分支开销,但是分支预测错误仍然会严重降低流水线性能,这就使得如果程序中存在大量的跳转,程序性能将不可避免地下降。控制流简化旨在优化程序的控制流结构,减少不必要的分支跳转指令,以提高程序的性能。

广义来说,控制流简化包含不可达代码删除、分支合并、基本块合并以及函数内联等优化。其中的许多优化都需要更多前继的优化,如,Mem2Reg、常量折叠、常量传播等来辅助简化控制流。一个更具体的例子是:

```
int c = 2 * 0;
a = c + 1;
if(a < 3){
    c = 1;
}</pre>
```

此处通过行 1 的常量折叠及行 2 的常量传播,行 3 处可以判断出此处为恒真,应该执行行 4 的分支。此处由于已知行 4 必然执行,可以简化行 3 处的条件判断与跳转,直接将行 4 与行 1,2 的基本块进行合并,避免额外的跳转开销、简化控制流。当然,一次实现这么多种优化对于同学们负担过重,感兴趣的同学可自行实现其他优化,在示例代码中我们提供了基本块合并的基本框架。类似的,该优化根据同学们后续丰富的优化不同,也会需要进一步根据不同情形下的需求进行考量,比如实现 Mem2Reg 之后对于 ϕ 指令的维护。

在理想情况下,控制流应在不得不发生分支或跳转时才发生跳转,也即,无需分支的块在一般情况下应进行合并以节省跳转开销。如3.3.4节中行 15 的跳转指令,在跳往%B24 时又立即跳往了%B22,此处实际上可以令行 15 直接跳转至%B22 以避免不必要的开销。

4 评分标准

4.1 类型检查(满分1分)

你需要对前文中提到的情况进行相应的处理,打印出对应的提示信息。其中对数组部分的类型检查为选做项,我们也为大家提供了包含类型错误的代码,来供大家测试,当然我们在作业检查过程中会随机改动错误源代码,以验证类型检查的正确性。

4.2 中间代码生成(满分6分)

4.2.1 基本要求

- 1. 实现指令双向循环链表的插入操作。
- 2. 级别一(基本要求)中所有语法特性的中间代码生成:
 - 变量、常量的声明和初始化
 - 算数表达式的翻译
 - 关系表达式的翻译
 - 布尔表达式的翻译
 - 一般语句的翻译, 块语句、赋值语句等
 - 控制流语句的翻译, if-else 语句、while 语句、return 语句、break 语句、continue 语句等
 - 输入输出函数、函数调用等
- 3. 根据基本块的前驱、后继关系进行流图的构造。
- 4. 执行 make test 命令, 通过 level1-1 和 level1-2 的所有测试用例。

只要实现了以上基本要求³本次实验即可得到满分。不过当然,考虑到最终的大作业中实现进阶要求将获得更多的加分,同学们最好尽早展开关于最终希望在编译器中实现的特性及优化的工作。

4.2.2 进阶要求

- 1. 完成你的编译器所支持的其他语法特性的中间代码生成工作, 如数组、浮点数等。
- 2. 我们目前生成的中间代码是静态单赋值形式(Static Single Assignment)的,SSA 形式中间代码的性质是每一个变量只能在一条指令中定义,可以在多条指令中使用,你可以理解为 SSA 形式的中间代码只有 data dependence,不存在 name dependence。SSA 为优化带来了方便,比如对于死代码删除来说:我们可以遍历指令列表,如果一条指令定义了一个目的操作数,使用它的指令数为 0,那么这条指令就是死代码,可以将其从指令列表中删除。

³即通过 level1 的全部样例

对于临时变量,我们通过标号不断递增的方式,确保每个临时变量只被定义一次,从而可以很容易的维护临时变量的 SSA 性质。对于局部变量,我们的处理方式是使用 alloca 指令为其在内存中分配空间,alloca 指令定义了一个临时变量 t, t 为局部变量所对应的内存地址,使用该局部变量前从 t 中加载(使用 t),定义该局部变量向内存地址中存储值(使用 t),通过该方式,我们的局部变量也是符合 SSA 形式的。你很容易想到,局部变量也是可以放在寄存器中的(把局部变量视作临时变量),但是源程序可能多次定义一个局部变量,你又灵机一动,可以通过类似寄存器重命名的方式,每定义一次局部变量,便创建一个该局部变量的不同实例,对局部变量的使用与相应的实例进行对应,但是问题又来了,如图4.3所示,局部变量 a 在基本块 B1 中被定义,我们将其重命名为 a_1 , a 在 B2 中也被定义了一次,我们将其重命名为 a_2 ,那么在基本块 B3 中对局部变量 a 的使用是 a_1 还是 a_2 呢,我们不能确定,因为我们无法知道程序执行时是从 B1 还是 B2 跳转到 B3 的。

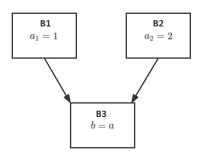


图 4.3: 重命名产生的问题

SSA 使用 ϕ 函数来解决这一问题,如图4.4所示,我们在 B3 的开头插入了 ϕ 函数 $a_3 = \phi(a_1, a_2)$,如果从 B1 跳转到了 B3,那么 $\phi(a_1, a_2) = a_1$,如果从 B2 跳转到了 B3,那么 $\phi(a_1, a_2) = a_2$

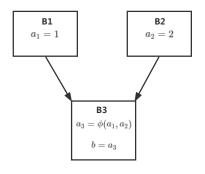


图 4.4: 静态单赋值形式

SSA 形式的转化需要进行支配边界的计算、 ϕ 函数插入、变量重命名等步骤,查阅相关资料 4 进行实现。

3. 实现中间代码优化,如上文中提到的公共子表达式消除、基本块合并,以及其他更多的优化,比如,代数化简和强度削弱优化,实现将乘法指令转化为移位指令、乘以 0 和 1 的优化等;常量折叠,当算数指令的两个操作数都为常量时,我们直接在编译时计算出运算结果等等。

⁴推荐阅读:《Engineering a compiler》Chapter 9.3; 《Static Single Assignment Book》Chapter 3