

Instituto Tecnológico de Buenos Aires

22.99 LABORATORIO DE MICROPROCESADORES

---

## Guía de Ejercicios N°2: Introducción a Kinetis

---

*Grupo 2*

MÁSPERO, Martina	57120
MESTANZA, Joaquín Matías	58288
NOWIK, Ariel Santiago	58309
REGUEIRA, Marcelo Daniel	58300

*Profesores*

JACOBY, Daniel Andrés  
MAGLIOLA, Nicolás

Presentado: 15/08/2019

# Índice

Ejercicio 1 - Documentación	2
Ejercicio 2 - toolchain Kinetis	3
Ejercicio 3 - Blink editado	4
Ejercicio 4 - Pul2Switch	5
Ejercicio 5 - Interfaz externa	7
Ejercicio 6 - Baliza	8

## Ejercicio 1 - Documentación

- ¿En cuál número de pin del MCU se encuentra el puerto PTA12?

En el datasheet del MCU, la sección 5.3 “K64 Pinouts” figura 37, se indica que el puerto PTA12 es el pin 64.

- ¿Cuáles pines pueden funcionar como entradas analógicas?

En el datasheet del MCU, la sección 5.2 “Unused analog interfaces” tabla 57, indica el nombre del módulo y los pines asociados:

Table 57. Unused analog interfaces

Module name	Pins	Recommendation if unused
ADC	ADC0_DP1, ADC0_DM1, ADC1_DP1, ADC1_DM1, ADC0_DP0/ADC1_DP3, ADC0_DM0/ADC1_DM3, ADC1_DP0/ADC0_DP3, ADC1_DM0/ADC0_DM3, ADC1_SE16/ADC0_SE22, ADC0_SE16/ADC0_SE21, ADC1_SE18	Ground
DAC <sup>1</sup>	DAC0_OUT, DAC1_OUT	Float
USB	VREGIN, USB0_GND, VOUT33 <sup>2</sup>	Connect VREGIN and VOUT33 together and tie to ground through a 10 kΩ resistor. Do not tie directly to ground, as this causes a latch-up risk.
	USB0_DM, USB0_DP	Float

Figura 1: Pines de entrada analógica

- ¿Cuántos pines del puerto PTE se encuentran efectivamente disponibles en este modelo de MCU?

En la guía de usuario del kit Freedom, sección 16 “Input/output connectors” se muestran los pines accesibles en la placa de evaluación. Los pines disponibles de uso externo del puerto PTE son el PTE24, PTE25 y el PTE26.

- ¿Cuál es el rango de valores de tensión para detectar un 0 y un 1 lógico en un pin I/O? ¿Se puede enviar 5V a un pin?

En el datasheet del MCU, la sección 2.2.1 “Voltage and current operating requirements” tabla 1 se indican los márgenes de ruido correspondientes:

$V_{IH}$	Input high voltage <ul style="list-style-type: none"><li><math>2.7\text{ V} \leq V_{DD} \leq 3.6\text{ V}</math></li><li><math>1.7\text{ V} \leq V_{DD} \leq 2.7\text{ V}</math></li></ul>	$0.7 \times V_{DD}$	—	V
		$0.75 \times V_{DD}$	—	V
$V_{IL}$	Input low voltage <ul style="list-style-type: none"><li><math>2.7\text{ V} \leq V_{DD} \leq 3.6\text{ V}</math></li><li><math>1.7\text{ V} \leq V_{DD} \leq 2.7\text{ V}</math></li></ul>	—	$0.35 \times V_{DD}$	V
		—	$0.3 \times V_{DD}$	V

Figura 2: Márgenes de ruido

Por otro lado, en el datasheet del MCU, la sección 1.4 “Voltage and current operating ratings”, en el cuadro se indica que la máxima tensión de entrada a un pin I/O es de 5.5V.

- ¿Cuál es la máxima corriente que entrega un pin I/O?

En el datasheet del MCU, la sección 1.4 “Voltage and current operating ratings”, en el cuadro se indica que la máxima corriente por un pin I/O es de 25mA.

## Ejercicio 2 - toolchain Kinetis

Con el nivel de optimización original (None - O0), el código funciona normalmente. Con la opción Disassembly se puede obtener el fragmento de código de la función App\_run:

```
1      App_Run:
2 00000410:    push    {r7, lr}
3 00000412:    add     r7, sp, #0
4 00000414:    ldr     r0, [pc, #12]    ; (0x424 <App_Run+20>)
5 00000416:    bl      0x6b0 <delayLoop>
6 0000041a:    movs    r0, #154        ; 0x9a
7 0000041c:    bl      0x658 <gpioToggle>
8 00000420:    nop
9 00000422:    pop     {r7, pc}
10 00000424:    rev     r0, r0
11 00000426:    lsls    r3, r3, #3
```

En el cual se observa que el compilador procesa la función delayloop correctamente. En cambio, utilizando la opción Optimize Most - O3, el compilador elimina esa función dado que bloquea el programa (y puede realizarse lo mismo con un timer). En consecuencia queda solamente el toggle corriendo todo el tiempo sin delay, por lo que no se llega a ver el blink.

```
1      App_Run:
2 00000418:    movs    r0, #154        ; 0x9a
3 0000041a:    b.w     0x614 <gpioToggle>
4 0000041e:    nop
```

## Ejercicio 3 - Blink editado

Para utilizar el LED verde del RGB, se modificó el define correspondiente a dicho puerto, en board.h:

```
1 #define PIN_LED_GREEN    PORTNUM2PIN(PE,26) // PTE26
```

En base a esto, se modificó también el código en App.c:

```
1 /* Funcion que se llama 1 vez, al comienzo del programa */
2 void App_Init (void)
3 {
4     gpioMode(PIN_LED_GREEN, OUTPUT);
5 }
6
7 /* Funcion que se llama constantemente en un ciclo infinito */
8 void App_Run (void)
9 {
10     delayLoop(4*3600000UL);
11     gpioToggle(PIN_LED_GREEN);
12 }
```

El valor en delayloop se modificó por prueba y error, dado que es un while que incrementa una variable, y para conocer el tiempo que demora se midió el del código de blink con el osciloscopio, que era delay-loop(4000000UL). La forma más adecuada de implementar un retardo en el cambio de estado de un pin sería utilizando un timer.

## Ejercicio 4 - Pul2Switch

Se le agregó un delay a la función para esperar el tiempo que tarda uno en retirar el dedo del botón y evitar efecto rebote, para que el led solo cambie de estado una vez al presionar. Consideramos que lo ideal es usar una interrupción para detectar cuando se presiona el pulsador que estar revisando todo el tiempo. En board.h se agregó:

```
1 #define PIN_LED_GREEN    PORTNUM2PIN(PE,26) // PTE26
2 #define PIN_SW3          PORTNUM2PIN(PA,4)  // PTA4
```

En App.c se modificaron las funciones App\_Init y App\_Run:

```
1 /* Funcion que se llama 1 vez , al comienzo del programa */
2 void App_Init (void)
3 {
4     gpioMode(PIN_LED_GREEN, OUTPUT); // Configuro LED GREEN como salida
5     gpioMode(PIN_SW3, INPUT);        // COnfiguro SW3 como entrada
6 }
7
8 /* Funcion que se llama constantemente en un ciclo infinito */
9 void App_Run (void)
10 {
11     static int estado = HIGH;
12     int estado_viejo = estado;
13     estado = gpioRead(PIN_SW3);
14     if((estado_viejo == HIGH)&&(estado == LOW)){
15         delayLoop(360000UL); // Delay antirebote basico
16         gpioToggle(PIN_LED_GREEN);
17     }
18 }
```

En el caso donde se utiliza SW2, en el esquemático de la placa la resistencia de pull-up figura como DNP (do not populate). Es decir, que no viene montada en el PCB, por lo que si en el programa no se configura como INPUT\_PULLUP no va a funcionar.

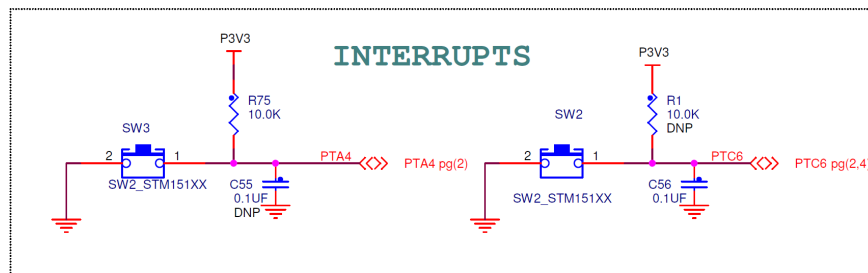


Figura 3: Esquemático del SW2 interno

El código modificado para estos fines se muestra a continuación.

En board.h:

```
1 #define PIN_LED_GREEN    PORTNUM2PIN(PE,26) // PTE26
2 #define PIN_SW2          PORTNUM2PIN(PC,6)  // PTC6
```

En App.c se modificaron las funciones App\_Init y App\_Run:

```
1 /* Funcion que se llama 1 vez , al comienzo del programa */
2 void App_Init (void)
3 {
4     gpioMode(PIN_LED_GREEN, OUTPUT); // Configuro LED GREEN como salida
5     gpioMode(PIN_SW2, INPUT_PULLUP); // COnfiguro SW2 como entrada con pull-up interno
6 }
7
8 /* Funcion que se llama constantemente en un ciclo infinito */
9 void App_Run (void)
10 {
11     static int estado = HIGH;
12     int estado_viejo = estado;
13     estado = gpioRead(PIN_SW2);
14     if((estado_viejo == HIGH)&&(estado == LOW)){
15         delayLoop(360000UL); // Delay antirebote basico
16         gpioToggle(PIN_LED_GREEN);
17     }
18 }
```

## Ejercicio 5 - Interfaz externa

Se conectaron en un protoboard un pulsador al pin PTC9 y un LED amarillo al pin PTB23. El código modificado se muestra a continuación.

En board.h:

```
1 // Extern LED
2 #define LED_YELLOW PORTNUM2PIN(PB,23) // PTB23
3
4 // Extern SW
5 #define SW_EXT PORTNUM2PIN(PC,9) // PTC9
```

Se modificó además en App.c:

```
1 /* Funcion que se llama 1 vez , al comienzo del programa */
2 void App_Init (void)
3 {
4     gpioMode(LED_YELLOW, OUTPUT);
5     gpioMode(SW_EXT, INPUT_PULLUP);
6     gpioWrite(LED_YELLOW, HIGH); // Para ver que ande
7 }
8
9 /* Funcion que se llama constantemente en un ciclo infinito */
10 void App_Run (void)
11 {
12     static int estado = HIGH;
13     int estado_viejo = estado;
14     estado = gpioRead(SW_EXT);
15     if((estado_viejo == HIGH)&&(estado == LOW)){
16         delayLoop(800000UL);
17         gpioToggle(LED_YELLOW);
18     }
19 }
```

La segunda conexión sugerida no se puede efectuar en la placa de evaluación, dado que el pin PTA0 es utilizado por una señal del circuito programador de la placa.

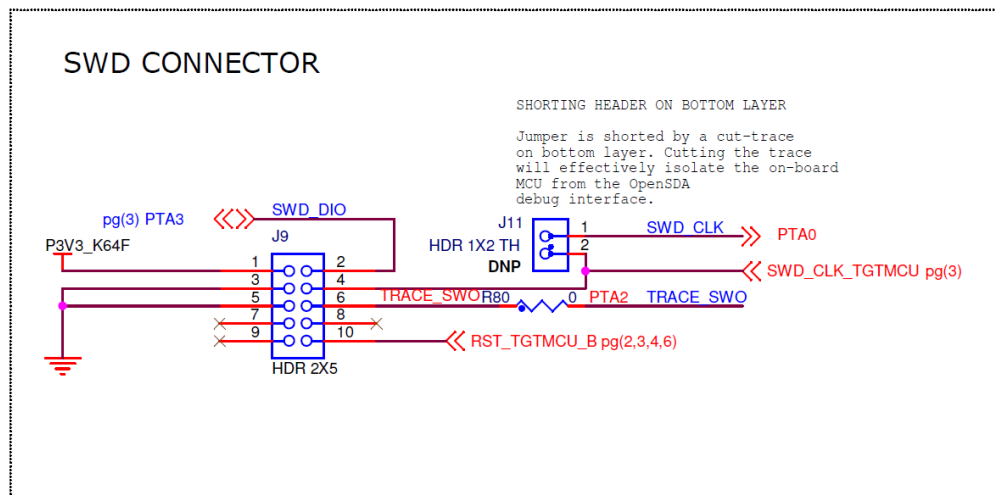


Figura 4: Conexión interna del PTA0

## Ejercicio 6 - Baliza