

XXXXX

XXXXXX

XXXXXX

BOOK FOR FPGA DEVELOPERS

Beginner and Intermediate Level

Presented: Ngày 4 tháng 8 năm 2017

Author: Nguyễn Cảnh Trung

Mục lục

1	Design flow	1
2	Appendix	0
	List of Figures	0
	List of Tables	1
	List of Listings	2
	List of Abbreviations	3
	References	3

1 Design flow

Design flow là process mà bất kỳ một FPGA developer nào cũng phải nắm rõ. Hiện nay có 3 loại design flow được sử dụng trong việc thiết kế hardware. Đó là:

1. "Traditional design flow" hay còn gọi "VHDL-based design flow"
2. "Model based design flow" - sử dụng MATLAB/SIMULINK
3. "High level synthesis design flow" hay còn gọi "C/C++ based design flow"

Phần này sẽ mô tả rõ từng design flow, những ưu nhược điểm của chúng. Phần cuối của chương này người viết sẽ đề cập tới state-of-the-art design flow, hiện tại đang được ứng dụng ở lĩnh vực thiết kế hardware: "Agile design flow"

SHARED DOCUMENT

BOOK FOR FPGA DEVELOPER PORTFOLIO

Presented: Ngày 4 tháng 8 năm 2017

2 Appendix

Danh sách hình vẽ

Danh sách bảng

List of Listings

Tài liệu