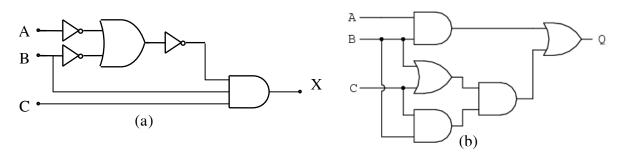
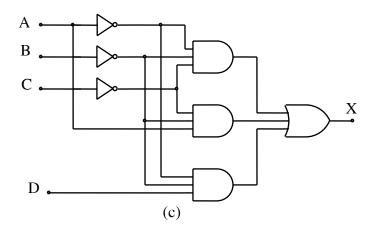
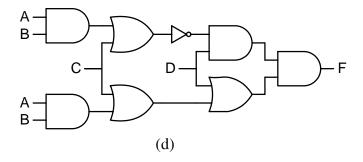
1.	Biến đổi các số nhị ph	ân sau sang thập phân:	
	a) 10110 <sub>2</sub>	b) 10001101 <sub>2</sub>	c) 100100001001 <sub>2</sub>
	d) 1111010111 <sub>2</sub>	e) 10111111 <sub>2</sub>	f) 110001101 <sub>2</sub>
2.	Biến đổi các số thập p	hân sau số nhị phân:	
	a) 37	b) 14	c) 189
	d) 205	e) 2313	f) 511
3.	Biến đổi các số bát ph	ân sau sang nhị phân:	
	a) 47 <sub>8</sub>	b) 23 <sub>8</sub>	c) 170 <sub>8</sub>
	d) 206 <sub>8</sub>	e) 2313 <sub>8</sub>	f) 616 <sub>8</sub>
4.	Biến đổi các số thập lư	ục phân sau sang nhị phân:	
	a) AF <sub>16</sub>	b) 1A2 <sub>16</sub>	c) 234 <sub>16</sub>
	d) 12A4 <sub>16</sub>	e) BC12 <sub>16</sub>	f) 517 <sub>16</sub>
5.	Biến đổi các số thập p	hân sau sang bát phân:	
	a) 111	b) 97	c) 234
	d) 45	e) 3214	f) 517
6.	Biến đổi các số thập p	hân sau sang thập lục phân:	
	a) 22	b) 321	c) 2007
	d) 123	e) 4234	f) 517
7.	Biến đổi các số nhị ph	ân sau sang bát phân:	
	a) 1011100101 <sub>2</sub>	b) 100111000011 <sub>2</sub>	c) 111000111 <sub>2</sub>
	d) 1000010011 <sub>2</sub>	e) 110010100101 <sub>2</sub>	f) 100011100 <sub>2</sub>
8.	Biến đổi các số nhị ph	ân trong bài 7 sang thập lục p	hân:
9.	Biến đổi các số bát ph	ân sau sang thập lục phân:	
	a) 743 <sub>8</sub>	b) 36 <sub>8</sub>	c) 3777 <sub>8</sub>
	d) 257 <sub>8</sub>	e) 1204 <sub>8</sub>	f) 1432 <sub>8</sub>
10	. Biến đổi các số thập lư	ục phân trong bài 4 sang bát p	ohân:
11	. Biến đổi các số nhị ph	ân sau sang thập phân:	
	a) 101110.0101 <sub>2</sub>	b) 100111000.011 <sub>2</sub>	c) 111000.111 <sub>2</sub>
	d) 100001.0011 <sub>2</sub>	e) 110010100.101 <sub>2</sub>	f) 100011.100 <sub>2</sub>
12	. Mã hóa các số thập ph	iân sau sang BCD:	
	a) 47	b) 962	c) 187
	d) 1204	e) 187	f) 822

1. Xác định biểu thức Boolean và bảng chân trị cho các mạch sau đây.







2. Vẽ sơ đồ mạch cho các biểu thức sau đây, chỉ sử dụng cổng AND, OR và NOT.

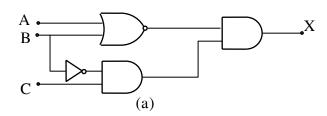
a. 
$$x = (\overline{A + B + \overline{C}D\overline{E}}) + \overline{B}C\overline{D}$$

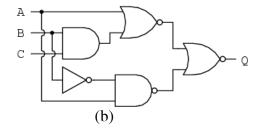
b. 
$$y = (\overline{M + N}) + \overline{PQ}$$

c. 
$$z = \overline{W + P\overline{Q}}$$

d. 
$$t = MN(P + \overline{N})$$

3. Xác định biểu thức Boolean và bảng chân trị cho các mạch sau đây.





4. Chứng minh bằng đại số các biểu thức sau:

a. 
$$\overline{A.B + \overline{A.B}} = \overline{A.B} + A.\overline{B}$$

b. 
$$A.B + \overline{A}.C = (A + C)(\overline{A} + B)$$

c. 
$$\overline{A.C + B.\overline{C}} = \overline{A.C} + \overline{B.C}$$

d. 
$$(A+B)(\overline{A}+C)(B+C) = (A+B)(\overline{A}+\overline{C})$$

e. 
$$\overline{(A+C)(B+\overline{C})} = (\overline{A}+C)(\overline{B}+\overline{C})$$

5. Đơn giản các biểu thức Boolean sau:

a. 
$$x = (M + N)(\overline{M} + P)(\overline{N} + \overline{P})$$

b. 
$$y = \overline{A(\overline{B} + \overline{C})}D$$

c. 
$$z = \overline{ABC} + AB\overline{C} + B\overline{C}D$$

d. 
$$t = (M + \overline{N})(\overline{M} + N)$$

6. Đơn giản các biểu thức Boolean sau:

a. 
$$x = ABC + \overline{AB} + AB\overline{C}$$

b. 
$$y = \overline{X}YZ + XZ$$

c. 
$$z = (\overline{X + Y})(\overline{X} + \overline{Y})$$

d. 
$$t = XY + X(WZ + W\overline{Z})$$

e. 
$$m = (B\overline{C} + \overline{A}D)(A\overline{B} + C\overline{D})$$

7. Đơn giản các biểu thức Boolean sau:

a. 
$$x = \overline{AC} + ABC + A\overline{C}$$

b. 
$$y = (\overline{X}\overline{Y} + \overline{Z}) + Z + XY + WZ$$

c. 
$$z = \overline{A}B(\overline{D} + \overline{C}D) + B(A + \overline{A}CD)$$

d. 
$$t = (\overline{A} + C)(\overline{A} + \overline{C})(A + B + \overline{C}D)$$

- 8. Hãy sử dụng cổng NAND 2 ngõ vào để làm một mạch logic tương đương với cổng NOR 2 ngõ vào. (Cách đơn giản nhất)
- 9. Hãy sử dụng cổng NOR 2 ngõ vào để làm một mạch logic tương đương với cổng NAND 2 ngõ vào. (Cách đơn giản nhất).
- 10. Tìm bù của các biểu thức sau đây:

a. 
$$x = X\overline{Y} + \overline{X}Y$$

b. 
$$y = (A\overline{B} + C)\overline{D} + E$$

c. 
$$z = AB(\overline{C}D + C\overline{D}) + \overline{AB}(\overline{C} + D)(C + \overline{D})$$

d. 
$$t = (X + \overline{Y} + Z)(\overline{X} + \overline{Z})(X + Y)$$

- 1. Thể hiện các biểu thức sau đây dưới dang chuẩn tắc tuyển và chuẩn tắc hội.
  - a) f(A,B,C)=1 nếu số nhi phân (ABC)<sub>2</sub> là số chấn.
  - b) f(A,B,C)=1 nếu có ít nhất hai biến số bằng 1.
  - c) f(A,B,C) = 1 nếu số nhi phân  $(ABC)_2 > 5$ .
- 2. Đơn giản các biểu chức sau bằng phương pháp sử dụng đại số Boolean:

a) 
$$q = \overline{RST}(\overline{R+S+T})$$

b) 
$$x = ABC + \overline{A}C$$

c) 
$$z = (B + \overline{C})(\overline{B} + C) + \overline{\overline{A} + B + \overline{C}}$$

d) 
$$y = (Q + R)(\overline{Q} + \overline{R})$$

3. Đơn giản các biểu chức sau bằng phương pháp sử dụng đại số Boolean:

a) 
$$x = \overline{A} \overline{B} \overline{C} + \overline{ABC} + ABC + A\overline{B} \overline{C} + A\overline{BC}$$

b) 
$$w = ABC + A\overline{B}C + \overline{A}$$

c) 
$$y = (\overline{C} + \overline{D}) + \overline{ACD} + A\overline{BCC} + \overline{ABCD} + AC\overline{D}$$

d) 
$$z = ABC + A\overline{B}\left(\overline{\overline{AC}}\right)$$

4. Đơn giản các biểu chức sau bằng phương pháp sử dụng đại số Boolean:

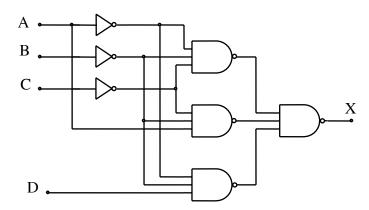
a) 
$$z = ABC + AB\overline{C} + A\overline{B}C$$

b) 
$$z = \overline{AC}(\overline{\overline{A}BD}) + \overline{AB}\overline{CD} + A\overline{B}C$$
  
c)  $x = (\overline{A} + B)(A + B + D)\overline{D}$ 

c) 
$$x = (\overline{A} + B)(A + B + D)\overline{D}$$

d) 
$$s = \overline{PQR} + \overline{PQR} + \overline{PQR} + \overline{PQR} + \overline{PQR} + \overline{PQR}$$

5. Sử dụng đại số Boolean để đơn giản mạch logic sau:



- 6. Hãy thiết kế một hệ thống có 3 ngõ vào và 1 ngõ ra, ngõ ra ở trạng thái "1" chỉ khi có số lẽ ngõ vào ở trạng thái "1".
- 7. Thiết kế một mạch tổ hợp có 3 ngõ vào và một ngõ ra. Ngõ ra bằng logic 1 khi giá trị thập phân của ngõ vào nhỏ hơn 3, trong trường hợp ngược lại ngõ ra bằng logic 0

8. Thiết kế mạch logic cho bảng chân trị sau:

ang onan ai saa.						
A	В	C	X			
0	0	0	1			
0	0	1	0			
0	1	0	1			
0	1	1	1			
1	0	0	1			
1	0	1	0			
1	1	0	0			
1	1	1	1			

- 9. Hãy thiết kế một hệ thống có 4 ngõ vào A, B, C, D và 1 ngõ ra, ngõ ra ở trạng thái "1" chỉ khi A=B=1 hoặc khi C=D=1.
- 10. Thiết kế mạch logic có bốn ngõ vào mà ngõ ra của nó ở mức cao chỉ khi có ít nhất 2 ngõ vào ở trạng thái thấp.
- 11. Thiết kế một mạch tổ hợp có 3 ngõ vào X, Y, Z và 3 ngõ ra a, b, c. Khi giá trị thập phân của ngõ vào bằng 0, 1, 2, 3 thì giá trị thập phân ngõ ra lớn hơn giá trị ngõ vào một đơn vị. Khi giá trị thập phân của ngõ vào là 4, 5, 6, 7 thì giá trị thập phân ngõ ra nhỏ hơn giá trị ngõ vào 1 đơn vị.

$$DS: a = XY + XZ + YZ; b = X \oplus Y \oplus Z; c = \overline{Z}$$

12. Đơn giản các bìa Karnaugh sau:

CDAL	9 00	01	11	10			
00	1		1				
01			1				
11	1	1	1	1			
10							
a)							

yz W	x 00	01	11	10				
y z 00	1	1	1	1				
01		1						
11		1	1	1				
10								
·	b)							

c d a t	00	01	11	10
00	1	1	1	1
01				1
11		1		1
10	1	1	1	
·		(	:)	

yz W	00	01	11	10			
00							
01		1	1	1			
11		1	1	1			
10	1	1		1			
d)							

c d	00	01	11	10
00	1	1		1
01		1	1	1
11		1	1	
10	1	1		1
·			e)	

\ AI	R			
c D	00	01	11	10
00	1	1		1
01			1	1
11	1	1		1
10	1		1	1
		1	 f)	

13. Đơn giản các bìa Karnaugh sau:

CDAL	00	01	11	10	y z W	00	01	11	10	CDAL	00 B	01	11	10
00	1	х		1	00	Х	1	1		00				х
01		х			01	Х		1	1	01	1	х	1	
11	Х	х	х	х	11	Х	1		1	11		1	х	1
10		х	1	1	10	Х				10				1
			a)				ŀ	)				(	c)	

- 14. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $g(X,Y,Z) = \sum_{i} (1, 2, 3, 4, 6, 7)$
  - b.  $f(W, X, Y, Z) = \sum (2, 5, 7, 8, 10, 12, 13, 15)$
  - c.  $g(A, B, C, D) = \sum (0, 6, 8, 9, 10, 11, 13, 14, 15)$  (2 lời giải)
  - d.  $f(A, B, C, D) = \sum (0, 4, 5, 6, 7, 8, 9, 10, 11, 13, 14, 15)$  (2 lời giải)
  - e.  $f(A, B, C, D) = \sum (0, 1, 2, 4, 6, 7, 8, 9, 10, 11, 12, 15)$
- 15. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):

a. 
$$g(A, B, C, D) = \sum (0, 2, 3, 5, 7, 8, 10, 11, 12, 13, 14, 15)$$
 (4 lời giải)

b. 
$$m(A, B, C, D) = \sum (0, 1, 4, 5, 7, 8, 10, 13, 14, 15)$$
 (3 lời giải)

c. 
$$f(W, X, Y, Z) = \sum (2, 3, 4, 5, 6, 7, 9, 10, 11, 13)$$

d. 
$$h(A, B, C, D) = \sum_{i=1}^{n} (1, 2, 3, 4, 8, 9, 10, 12, 13, 14, 15)$$
 (2 lời giải)

16. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):

a. 
$$f(A, B, C, D) = \sum (0, 2, 3, 7, 8, 9, 13, 15)$$
 với N = 1, 12

b. 
$$f(W, X, Y, Z) = \sum (1, 3, 5, 6, 7, 13, 14)$$
 với  $N = 8, 10, 12$  (2 lời giải)

c. 
$$f(A, B, C, D) = \sum_{i=0}^{\infty} (3, 8, 10, 13, 15) \text{ với } N = 0, 2, 5, 7, 11, 12, 14 (8 lời giải)}$$

d. 
$$g(A, B, C, D) = \sum (4, 6, 9, 10, 11, 12, 13, 14) \text{ với } N = 2, 5, 7, 8$$
 (3 lời giải)

e. 
$$g(W, X, Y, Z) = \sum (0, 1, 4, 6, 10, 14)$$
 với N=5, 7, 8, 9, 11, 12, 15(13 lời giải)

17. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):

a. 
$$f(W, X, Y, Z) = \sum (2, 5, 7, 8, 10, 12, 13, 15)$$

b. 
$$f(A,B,C,D) = \sum (0, 4, 5, 6, 7, 8, 9, 10, 11, 13, 14, 15)$$

c. 
$$f(W, X, Y, Z) = \sum (1, 3, 5, 6, 7, 13, 14) \text{ với } N = 8, 10, 12$$

d. 
$$f(A,B,C,D) = \sum (0, 3, 5, 6, 7, 9, 10, 11, 12, 13, 14)$$

- 18. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $f(A,B,C,D) = \sum (1, 2, 3, 5, 6, 7, 8, 11, 13, 14, 15)$

b. 
$$g(W, X, Y, Z) = \sum (0, 2, 5, 7, 8, 10, 12, 13)$$

c. 
$$h(A,B,C,D) = \sum (2, 4, 5, 6, 7, 8, 10, 12, 13, 15)$$

d. 
$$f(A,B,C,D) = \sum (1, 3, 4, 5, 6,11, 12, 13, 14, 15)$$

- 19. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $g(W, X, Y, Z) = \sum (2, 3, 6, 7, 8, 10, 11, 12, 13, 15)$
  - b.  $h(P,Q,R,S) = \sum (0, 2, 3, 4, 5, 8, 11, 12, 13, 14, 15)$
  - c.  $f(W, X, Y, Z) = \sum (0, 2, 3, 4, 5, 8, 10, 11, 12, 13, 14, 15)$
  - d.  $f(W, X, Y, Z) = \sum (0, 1, 2, 4, 5, 6, 9, 10, 11, 13, 14, 15)$
- 20. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $g(A, B, C, D) = \sum (0, 1, 2, 3, 4, 5, 6, 7, 8, 9, 10, 12, 15)$
  - b.  $h(W, X, Y, Z) = \sum (0, 2, 3, 5, 6, 7, 8, 10, 12, 13)$
  - c.  $f(A, B, C, D) = \sum_{i=0}^{\infty} (0, 1, 2, 4, 5, 6, 7, 8, 9, 10, 11, 13, 14, 15)$
  - d.  $f(A, B, C, D) = \sum (0, 3, 5, 6, 7, 9, 10, 11, 12, 13, 14)$
- 21. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $f(W, X, Y, Z) = \sum (1, 3, 6, 8, 11, 14) \text{ với } N = 2, 4, 5, 13, 15$
  - b.  $f(A, B, C, D) = \sum_{i=0}^{\infty} (0, 3, 6, 9, 11, 13, 14) \text{ với } N = 5, 7, 10, 12$
  - c.  $f(A, B, C, D) = \sum (0, 2, 3, 5, 7, 8, 9, 10, 11)$  với N = 4, 15
  - d.  $f(W, X, Y, Z) = \sum (0, 2, 4, 5, 10, 12, 15)$  với N = 8, 14
- 22. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $f(A, B, C, D) = \sum (5, 7, 9, 11, 13, 14) \text{ với } N = 2, 6, 10, 12, 15$
  - b.  $f(A, B, C, D) = \sum (0, 2, 4, 5, 6, 7, 8, 9, 10, 14) \text{ với N} = 3, 13$
  - c.  $f(W, X, Y, Z) = \sum (1, 2, 5, 10, 12) \text{ với } N = 0, 3, 4, 8, 13, 14, 15$
  - d.  $f(W, X, Y, Z) = \sum (0, 4, 6, 9, 10, 11, 14) \text{ với } N = 1, 3, 5, 7$
- 23. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $f(A, B, C, D) = \sum (0, 1, 2, 5, 7, 9) \text{ với N} = 6, 8, 11, 13, 14, 15$
  - b.  $f(W, X, Y, Z) = \sum (4, 6, 9, 10, 11, 13) \text{ với } N = 2, 12, 15$
  - c.  $f(A, B, C, D) = \sum (0, 1, 4, 6, 10, 14)$  với N = 5, 7, 8, 9, 11, 12, 15
  - d.  $f(W, X, Y, Z) = \sum (1, 3, 7, 11, 13, 14)$  với N = 0, 2, 5, 8, 10, 12, 15
- 24. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):
  - a.  $f(A, B, C, D, E) = \sum (0, 5, 7, 9, 11, 13, 15, 18, 19, 22, 23, 25, 27, 28, 29, 31)$
  - b.  $g(A, B, C, D, E) = \sum (0, 2, 4, 7, 8, 10, 15, 17, 20, 21, 23, 25, 26, 27, 29, 31)$
  - c.  $g(V, W, X, Y, Z) = \sum (0, 1, 4, 5, 6, 7, 10, 11, 14, 15, 21, 24, 25, 26, 27)$

(3 lời giải)

d.  $f(V,W,X,Y,Z) = \sum (0, 1, 5, 6, 7, 8, 9, 14, 17, 20, 21, 22, 23, 25, 28, 29, 30)$ 

(3 lời giải)

e.  $h(A, B, C, D, E) = \sum (1, 3, 10, 14, 21, 26, 28, 30)$  với N = 5, 12, 17, 29

25. Tối thiểu các biểu thức sau (làm tất cả các trường hợp có thể):

a. 
$$f(A,B,C,D,E) = \sum_{i=0}^{\infty} {0, 1, 5, 7, 8, 9, 11, 13, 15, 18, 20, \atop 21, 23, 26, 28, 29, 31}$$

a. 
$$f(A,B,C,D,E) = \sum_{i=0}^{\infty} {0,1,5,7,8,9,11,13,15,18,20, \atop 21,23,26,28,29,31}$$
  
b.  $g(A,B,C,D,E) = \sum_{i=0}^{\infty} {0,1,2,4,5,6,10,13,14,18,21,22, \atop 24,26,29,30}$ 

c. 
$$h(A,B,C,D,E) = \sum (5, 8, 12, 13, 15, 17, 19, 21, 23, 24, 28, 31)$$

c. 
$$h(A,B,C,D,E) = \sum (5, 8, 12, 13, 15, 17, 19, 21, 23, 24, 28, 31)$$
  
d.  $f(V,W,X,Y,Z) = \sum \begin{pmatrix} 2, 4, 5, 6, 10, 11, 12, 13, 14, 15, 16, 17, \\ 18, 21, 24, 25, 29, 30, 31 \end{pmatrix}$ 

26. Đơn giản các bìa Karnaugh sau

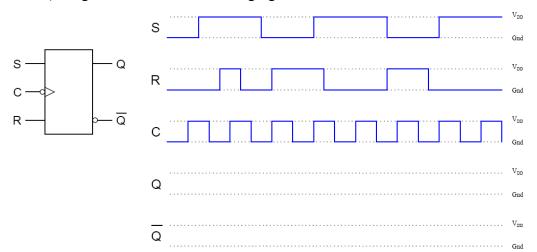
	`						
	DE 00 01 11 10	\ E		)	(	С	\ B (
		DE	10	11	01	00	DE
00 1 1	00 1 1	00			1		00
01 1 1 1 01	01	01	1	1	1		01
11 1 1 1 1 1	11 1 1	11	1	1	1		11
10 1 10 1	10 1	10			1		10

a) c) b)

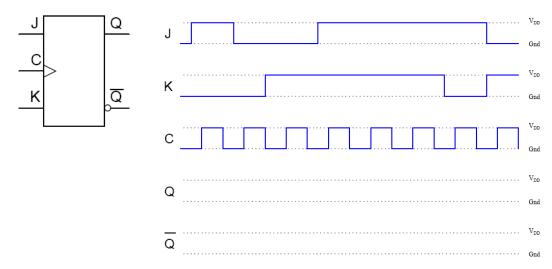
1

# Bài tập chương 5

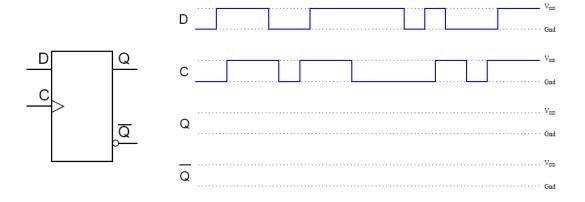
1. Xác định ngõ ra của RS-FF có những ngõ vào như sau



2. Xác định ngõ ra của JK-FF có những ngõ vào như sau

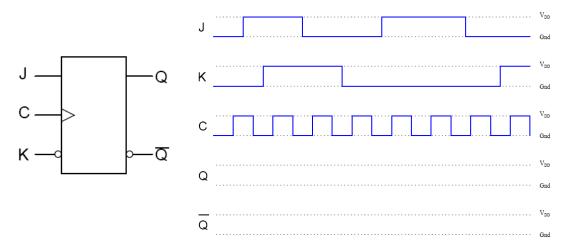


3. Xác định ngỗ ra của D-FF có những ngỗ vào như sau

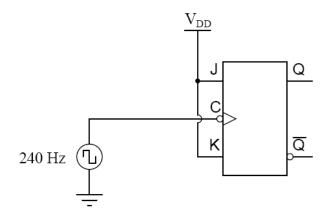


Kỹ Thuật Số

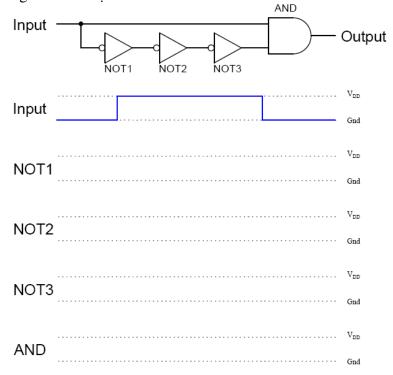
4. Xác định ngõ ra của mạch logic có những ngõ vào như sau



5. Cho mạch logic như hình vẽ, xác định tần số ngõ ra của mạch

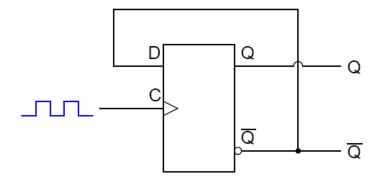


6. Xác định ngõ ra của mạch sau



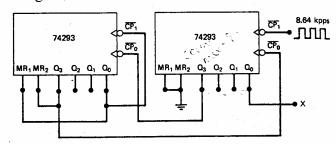
Kỹ Thuật Số

7. Vẽ dạng sóng ngõ ra Q theo tín hiệu xung clock



Kỹ Thuật Số

- 1. Sử dụng JK-FF để thiết kế bộ đếm không đồng bộ MOD-24.
- 2. Sử dụng IC 74LS293 để thiết lập bộ chia tần số từ 18Kpps xuống còn 1,2Kpps.
- 3. Sử dụng IC 74LS293 để thiết lập mạch chia 60.
- 4. Xác định tần số ngõ ra X

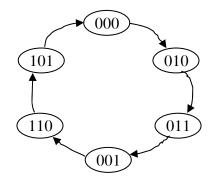


- 5. (a) Vẽ sơ đồ mạch đếm xuống không đồng bộ MOD-16.
  - (b) Xác định sơ đồ trạng thái của bộ đếm
  - (c) Nếu bộ đếm đang ở trạng thái 0110, xác định trạng thái của bộ đếm sau 37 chu kỳ xung clock.
- 6. Thiết kế bộ đếm đồng bộ cho chuỗi đếm sau: 000, 010, 101, 110 và lặp lại. Các trạng thái không xuất hiện (001, 011, 100 và 111) phải chuyển đến trạng thái 000 ở xung clock tiếp theo.
- 7. Thiết lập sơ đồ mạch bộ đếm đồng bộ MOD-64.
- 8. Thiết kế bộ đếm đồng bộ MOD-12 sử dụng cổng NAND và
  - a. RS-FF
  - b. JK-FF
  - c. D-FF
- 9. Thiết kế một dãy tín hiệu tuần hoàn dùng JK-FF và mạch NAND như bảng sau

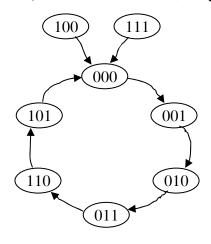
Xung lock	С	В	Α
1	0	0	1
2	1	0	0
3	0	1	0
4	1	0	1
5	1	1	0
6	0	1	1

Vẽ dạng tín hiệu của A, B, C.

- 10. Xây dựng bộ đếm vòng với MOD-6 dùng Flip Flop loại D.
- 11. Xây dựng bô đếm vòng với MOD-8 dùng Flip Flop loại RS.
- 12. Thiết kế mạch dãy tín hiệu tuần hoàn như sau, dùng RS-FF.



13. Thiết kế mạch dãy tín hiệu tuần hoàn như sau, dùng JK-FF.



14. Thiết kế mạch đếm đồng bộ modulo-12 dùng FF JK.

Dùng ngã ra mạch đếm để điều khiển hệ thống đèn giao thông:

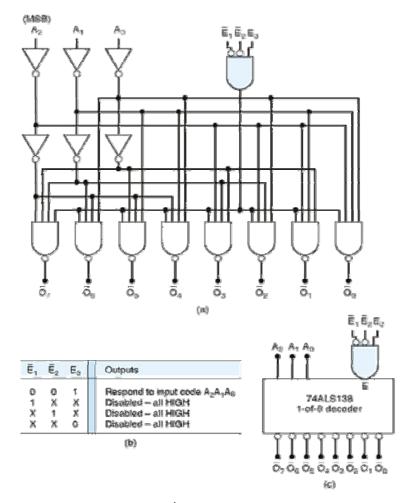
- Đèn xanh cháy trong 40 s
- Đèn vàng cháy trong 20s
- Đèn đỏ cháy trong 40s
- Đèn vàng và đỏ cùng cháy trong 20s. Chu kỳ lặp lại

Cho chu kỳ xung đồng hồ là 10s.

- 15. Thiết kế mạch đếm đồng bộ dùng FF JK có ngã vào điều khiển X:
  - Khi X=0 mạch đếm theo thứ tự 0, 2, 4, 6 rồi trở về 0
  - Khi X=1 mạch đếm 0, 6, 4, 2 rồi trở về 0.

Các trạng thái không sử dụng trong hai lần đếm đều trở về 0 khi có xung đồng hồ

1. Xác định giá trị các ngõ ra với các giá trị ngõ vào như sau:



- a. Tất cả các ngõ vào ở mức thấp.
- b. Tất cả các ngõ vào ở mức thấp ngoại trừ  $E_3 = 1$ .
- c. Tất cả các ngõ vào ở mức cao ngoại trừ  $\overline{E_1} = \overline{E_2} = 0$
- d. Tất cả các ngõ vào ở mức cao.
- 2. Xác định các điều kiện để  $\overline{O_6}$  của IC 74LS138 ở mức thấp.
- 3. Sử dụng IC 74LS138 để thiết kế bộ giải mã 4 sang 16 (bộ giải mã 1-16).
- 4. Sử dụng IC 74LS138 để thiết kế bộ giải mã 5 sang 32 (bộ giải mã 1-32).
- 5. Dùng một mạch giải mã từ 3 sang 8 đường và các cổng logic cần thiết để thực hiện các hàm sau

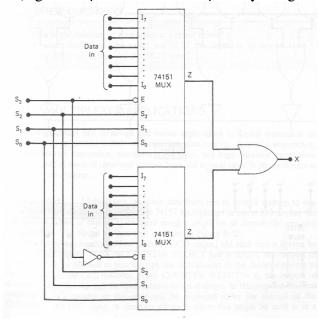
a. 
$$F_1 = \sum (1, 2, 3)$$

b. 
$$F_1 = \sum (4, 5, 7)$$

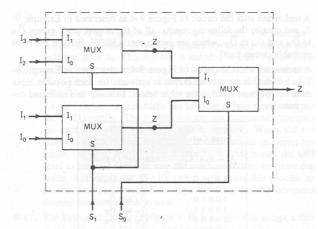
c. 
$$F_1 = \sum_{1}^{1} (1, 2, 3, 4, 5, 7)$$

6. Xác định ngõ ra của IC 74LS174 khi  $\overline{A_8} = \overline{A_4} = 0$  và tất cả các ngõ vào còn lại đều ở mức cao.

7. Giải thích hoạt động của mạch ở hình sau. Mạch này dùng để làm gì?



- 8. Sử dụng IC 74LS85 để thiết kế bộ so sánh 6 bit.
- 9. Sử dụng IC 74LS85 để thiết kế bộ so sánh 10 bit.
- 10. Sử dụng IC 74LS155 để thiết kế bộ giải mã từ 3 sang 8.
- 11. Sử dụng IC 74LS155 để thiết kế bộ tách kênh 1 sang 8.
- 12. Xác định chức năng hoạt động của mạch logic sau.



- 13. Sử dụng IC 74LS42 để thiết kế bộ tách kênh 1 sang 8.
- 14. Sử dụng IC 74151 để tạo ra một mạch logic Z = AB + BC + AC