# Enum

# Struct

# Define

### モータPWM Duty更新タイプ SWロジックのみ

|  |  |
| --- | --- |
| 名称 | DUTY\_UPDATE\_TYPE\_ALLSW |
| LSB | - |
| 値 | 0 |
| スコープ | グローバル |
| 備考 | - |

### モータPWM Duty更新タイプ SW & DMA

|  |  |
| --- | --- |
| 名称 | DUTY\_UPDATE\_TYPE\_SW\_AND\_DMA |
| LSB | - |
| 値 | 1 |
| スコープ | グローバル |
| 備考 | - |

### None

|  |  |
| --- | --- |
| 名称 | DUTY\_UPDATE\_TYPE |
| LSB | - |
| 値 | \_SW\_AND\_DMA |
| スコープ | グローバル |
| 備考 | - |

### None

|  |  |
| --- | --- |
| 名称 | DUTY\_UPDATE\_TYPE |
| LSB | - |
| 値 | \_SW\_AND\_DMA |
| スコープ | グローバル |
| 備考 | - |

### None

|  |  |
| --- | --- |
| 名称 | Z\_TIM\_CNTS\_SET\_DECRIMENT |
| LSB | - |
| 値 | 1 |
| スコープ | グローバル |
| 備考 | - |

# Global Variable

### Meaning\_variable-None

|  |  |
| --- | --- |
| 名称 | atgPWMPARAM[] |
| 型 | TAG\_Pwm\_Output |
| 範囲 | atgPWMPARAM\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [None(※1)]  (※1)SW詳細設計書[knl\_tsg3]を参照 |

### Meaning\_variable-None

|  |  |
| --- | --- |
| 名称 | vfgF\_GTM\_INIT[] |
| 型 | UCHAR |
| 範囲 | vfgF\_GTM\_INIT\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [TSG3 ユニット最大数(※1)]  (※1)SW詳細設計書[knl\_cfg]を参照 |

### TSG3 I/O 制御レジスタ0 故障チェック用

|  |  |
| --- | --- |
| 名称 | vucTSG3IOC0[] |
| 型 | UCHAR |
| 範囲 | vucTSG3IOC0\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [TSG3 ユニット最大数(※1)]  (※1)SW詳細設計書[knl\_cfg]を参照 |

### TSG3 コンペアレジスタ0 故障チェック用

|  |  |
| --- | --- |
| 名称 | vulTSG3CMP0[] |
| 型 | ULONG |
| 範囲 | vulTSG3CMP0\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [TSG3 ユニット最大数(※1)]  (※1)SW詳細設計書[knl\_cfg]を参照 |

### TSG3 デッドタイム設定レジスタ0 故障チェック用

|  |  |
| --- | --- |
| 名称 | vulTSG3DTC0W[] |
| 型 | ULONG |
| 範囲 | vulTSG3DTC0W\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [TSG3 ユニット最大数(※1)]  (※1)SW詳細設計書[knl\_cfg]を参照 |

### TSG3 デッドタイム設定レジスタ1 故障チェック用

|  |  |
| --- | --- |
| 名称 | vulTSG3DTC1W[] |
| 型 | ULONG |
| 範囲 | vulTSG3DTC1W\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [TSG3 ユニット最大数(※1)]  (※1)SW詳細設計書[knl\_cfg]を参照 |

### TSG3 PWM出力ポート状態 ビットフラグ

|  |  |
| --- | --- |
| 名称 | vulPWMPORT\_STATUS[] |
| 型 | ULONG |
| 範囲 | vulPWMPORT\_STATUS\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | 配列サイズ = [None(※1)]  (※1)SW詳細設計書[knl\_tsg3]を参照 |

### Meaning\_variable-None

|  |  |
| --- | --- |
| 名称 | flag |
| 型 | UCHAR |
| 範囲 | flag\_Range\_QA |
| LSB | - |
| 初期値 | - |
| スコープ | ファイルローカル |
| 備考 | - |

### Meaning\_variable-None

|  |  |
| --- | --- |
| 名称 | ulDcdc\_Dma\_Offset |
| 型 | ULONG |
| 範囲 | ulDcdc\_Dma\_Offset\_Range\_QA |
| LSB | - |
| 初期値 | ZPWM\_DCDC\_OFFSET |
| スコープ | グローバル |
| 備考 | - |