

ĐỀ THI KẾT THÚC HỌC PHẦN

Học kỳ 2 năm học 2014-2015

Thời gian thi: 17g30 – Ngày 24/06/2015

- Tên học phần: Kiến trúc máy tính
 - Mã học phần: TIN2013 - Số tín chỉ: 3
 - Thời gian làm bài: 120 phút (*không kể thời gian chép/phát đề*)
 - Loại đề: Không được sử dụng tài liệu
-

Câu 1 (4 điểm): a) Phân tích hoạt động của đơn vị quản lý bộ nhớ MMU trong tổ chức bộ nhớ chính của các VXL Intel tiên tiến.

b) Trong các hệ VXL Intel từ 80386 trở lên, để quản lý các không gian địa chỉ (KGĐC) 4GB trong không gian bộ nhớ ảo 64TB, cơ chế quản lý bộ nhớ nào được sử dụng? Phân tích hoạt động của cơ chế đó.

Câu 2 (2 điểm): a) So sánh 2 chế độ địa chỉ: chế độ địa chỉ bộ nhớ trực tiếp và chế độ địa chỉ bộ nhớ gián tiếp qua thanh ghi. Phân biệt các **lệnh Hợp ngữ** sau:

(1) Mov AX,DS:100h

(2) Mov BX,100h

Mov AX,[BX]

b) Sơ đồ biểu diễn quá trình giao tiếp giữa CPU và các đơn vị bộ nhớ chính, đơn vị I/O thông qua hệ thống Bus. Giải thích.

Câu 3 (4 điểm): a) Những đặc điểm chính của đơn vị xử lý RISC được cải tiến so với đơn vị xử lý CISC?

b) Viết đoạn lệnh đọc nội dung một vùng nhớ (kiểu byte) có địa chỉ được khởi tạo trước.

(Ghi chú: Cán bộ coi thi không được giải thích gì thêm)