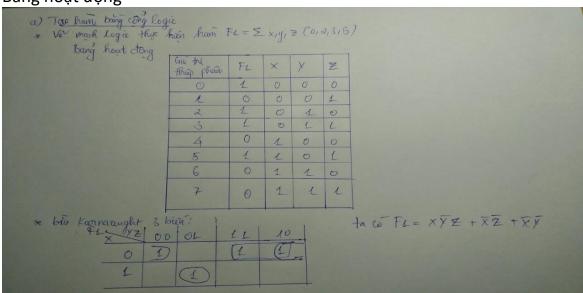
# THỰC HÀNH MẠCH ĐIỆN TỬ & KỸ THUẬT SỐ BÀI THỰC HÀNH SỐ 7

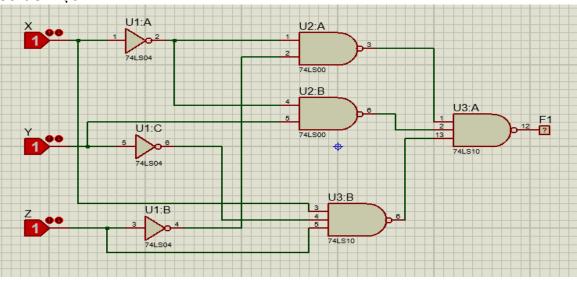
## BÀI 7: HỆ TỔ HỢP HÀM DÙNG VI MẠCH MSI

#### 1. Dùng Decoder tạo hàm Boole

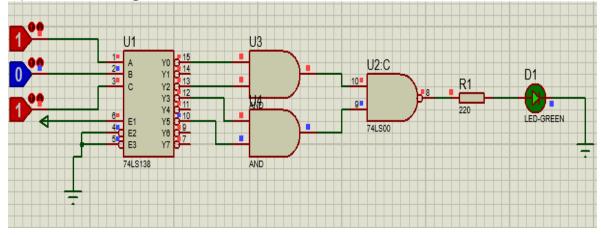
A. Tạo hàm bằng cổng Logic Vẽ mạch logic thực hiện hàm  $F1 = \sum x$ , y, z (0, 2, 3, 5). Bảng hoạt động



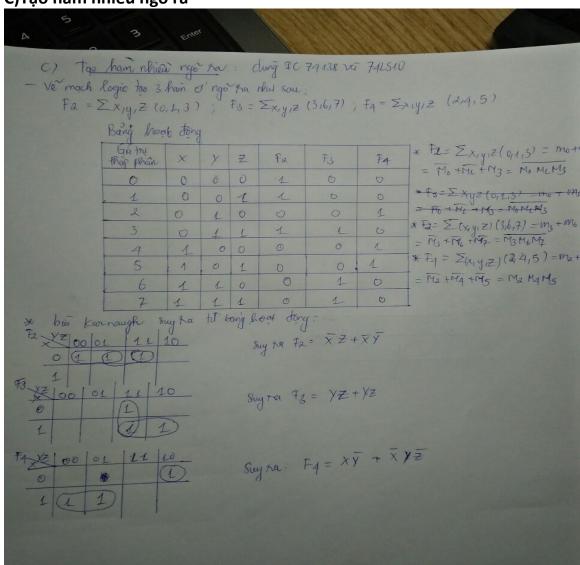
#### Sơ đồ mạch



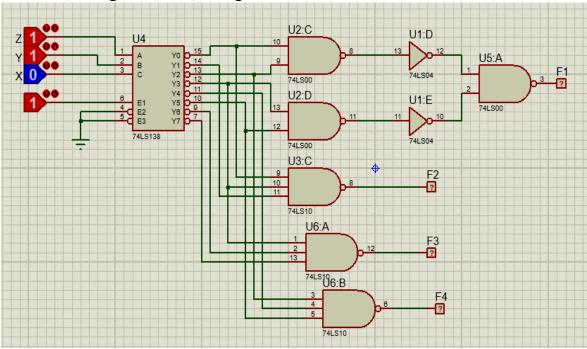
B. Tạo hàm F1 dùng IC 74138



C) Tạo hàm nhiều ngõ ra



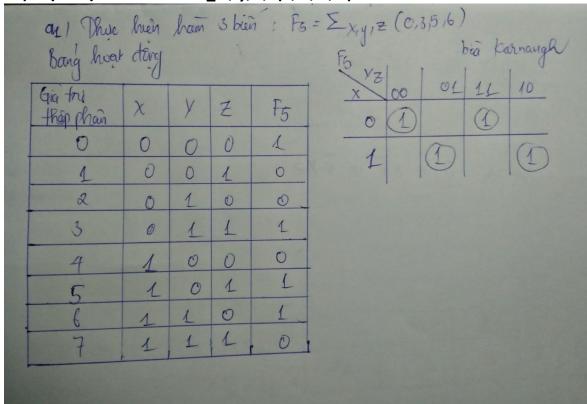
Sơ đồ mạch logic thực hiện 3 ngõ ra



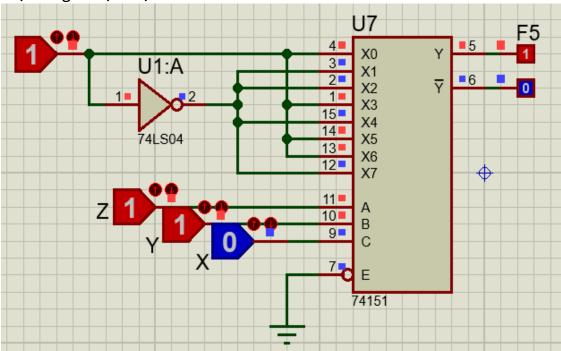
#### 2. Dùng Multiplexer tạo hàm Boole:

#### A. Dùng IC74151

a1)Thực hiện hàm 3 biến: ∑ x, y, z, (0, 3, 5, 6)



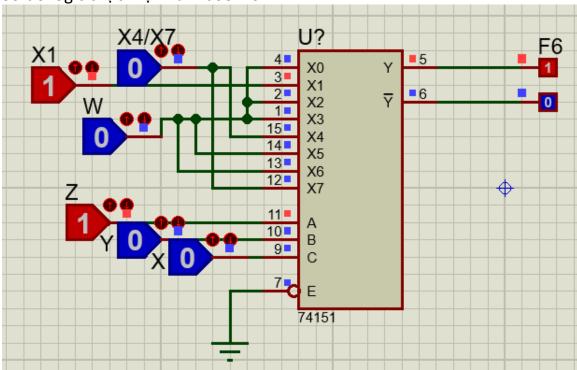
Mạch logic thực hiện hàm bool F5



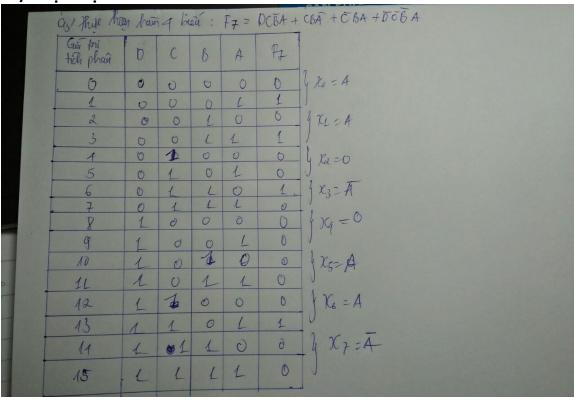
a2/ Thực hiện hàm 4 biến:  $F6 = \sum x, y, z, w (1, 2, 3, 5, 7, 11, 13)$ 

a) This hiện hair 4 biến: Fo = Exy, Z, W (1,2,3,5,7,11,13)							
	Giá tha thap phai	X	Y	Z	W	F6	The world toward.
	0	0	0	0	0	0	XX 00 01 11 10
	1	0	0	0	1	1_	00 1 1 1
	2	0	0	1	0	1.	- had of 1 1
	3	0	0	1	1	1 0	May LL L
	4	0	1_	O	0		10 1
	5	0	1	0	1	1	
	6	0	1	1_	0	0	1/20=W
	7	0	1	L	1	-	1.
	8	1	0	0	0	0	1/4 = 0
	3	1	0	U	1	0	1
L	10	1	0	1	0	0	1/25=W
	11	1	0	1	1	1	1.
	12	1	1	0	0	0	1 / X6 = W
	13	1	1	0	1	1	N
	14	1	1	1	0	0	1 7C7 = 0
	15	1	1	1	1	0	

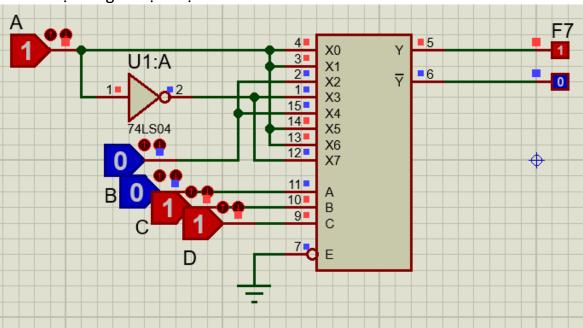
Sơ đồ logic thực hiện hàm bool F6



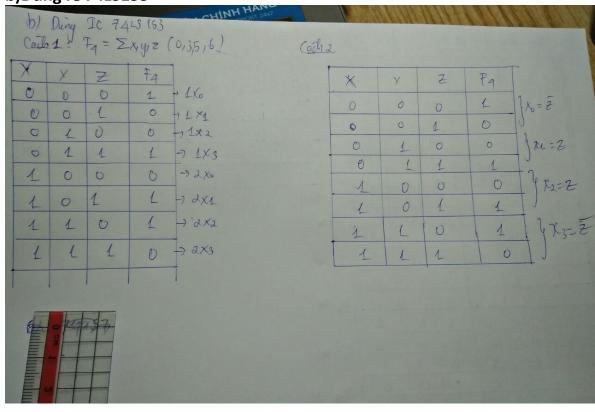
a3/ Thực hiện hàm 4 biến:

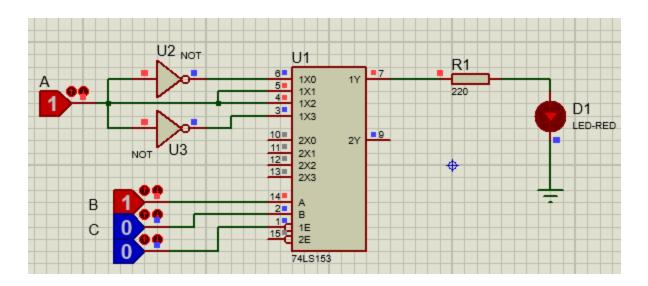


sơ đồ mạch logic thực hiện hàm bool F7

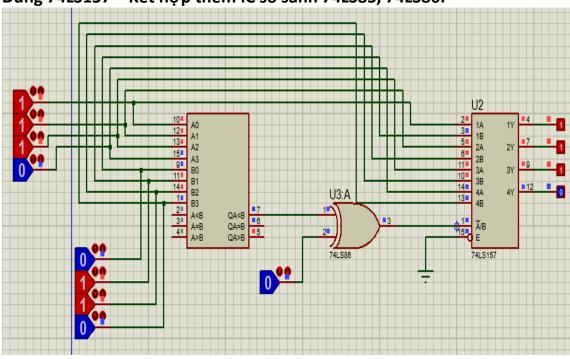


b)Dùng IC 74LS153





### C. Dùng 74LS157 – Kết hợp thêm IC so sánh 74LS85, 74LS86:



Khi chân Z (Select) =  $0 \rightarrow \tilde{d}$ ầu ra xuất kết quả MAX của 2 giá trị vào. Khi chân Z (Select) =  $1 \rightarrow \tilde{d}$ ầu ra xuất kết quả MIN của 2 giá trị vào.