

Министерство образования Республики Беларусь

Учреждение образования «Белорусский государственный университет
информатики и радиоэлектроники»

Факультет компьютерных систем и сетей

Кафедра электронных вычислительных машин

Дисциплина: Схемотехника

ПОЯСНИТЕЛЬНАЯ ЗАПИСКА
к курсовому проекту
на тему

МИКРОПРОЦЕССОРНОЕ УСТРОЙСТВО ОБРАБОТКИ СИГНАЛОВ
УПРАВЛЕНИЯ

БГУИР КП 1-40 02 01 123 ПЗ

Студент: гр. 150501 Черноок А.Ю.

Руководитель: доцент каф. ЭВМ
Селезнёв И.Л.

Минск 2023