第七讲 简易 SDRAM 控制器的完善

最近更新日期: 2017/02/16

第六讲已介绍完 SDRAM 的写模块,而在这一讲中,我们会接着介绍 SDRAM 控制器的读模块。

在搞定读模块之后,就相当于 SDRAM 控制器部分已经搭建好了,想一想还是很期待的哦,哈哈,大家先别急。在这一讲中,我们就来完成读模块,然后对这个 SDRAM 控制器稍加完善就可以应用到项目中了。

对于读模块的设计:

与写模块一致,只需要将写模块复制一份稍加修改就可以了。

在此不做赘述!!!

如有疑问,请观看配套视频教程进行学习或加入开源骚客 QQ 交流群与诸大神进行讨论。

(是不是觉得 Kevin 有点水哦,哈哈,其实我也觉得自己太水了。。。本来想在这一讲的电子书中写点什么的,但是读模块真的就和写模块一样,那还是就这样吧,嘿嘿!!!! 欢迎各位加入开源骚客 QQ 交流群进行吐槽血喷。)

偷下懒。。。。。。。。。。。。。。。。。。。。。。。。。。。

特别提醒 #1

- a. 本套视频(已完结)发烧友课堂在线观看地址:
 - http://t.elecfans.com/1418.html
- b. 本套视频百度网盘下载地址: http://pan.baidu.com/s/1088h0Ps 密码: t9qg
- c. 开源骚客 FPGA 交流群: 312109973
- d. 欢迎访问开源骚客官网获取更多超值干货: http://www.opensoc.cn

特别提醒 #2

本套视频已全部更新完毕、并且该项目代码也已经公布。

如何获取 SDRAM 代码,请关注【开源骚客】公众号,回复关键词"代码"即可轻松掌握获取代码的方式哦!!!

【开源骚客(微信号: OpenSoc)】公众号致力免费分享 FPGA 相关项目知识,既包括文章分享,也会包括视频教学。



扫一扫,关注开源骚客公众号

特别提醒 #3

若发现该项目代码有任何 BUG,请联系下方微信;

当然, 若对该项目代码有任何不理解的地方, 也可以加下方微信进行讨论。



【开源骚客公众号】创始人微信号