

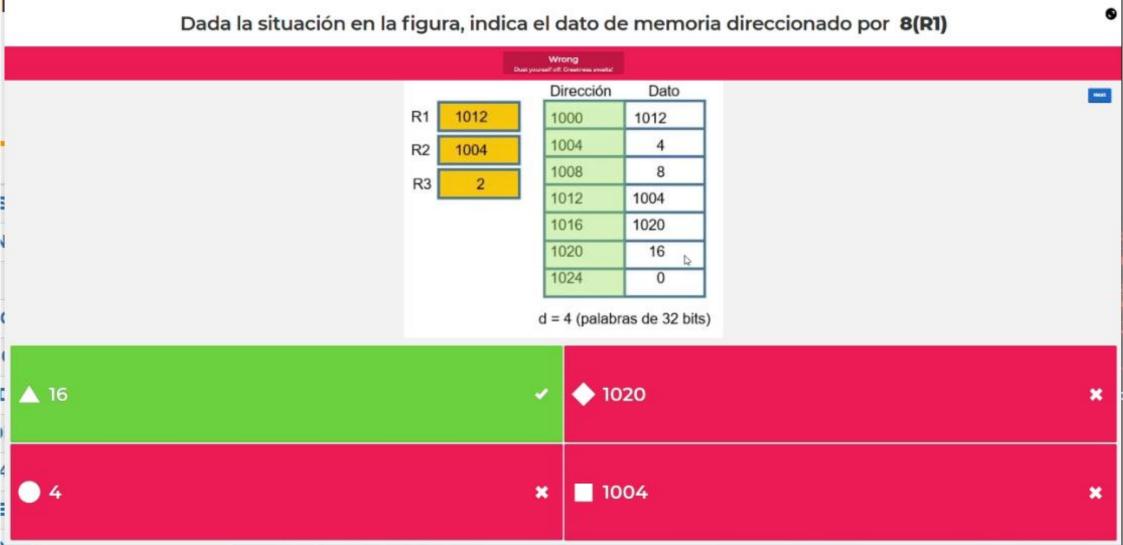
¿Qué ventaja tienen las arquitecturas Memoria-Memoria?



Dada la situación en la figura, indica el dato de memoria direccionado por @(R1) Wrong No one said it would be easy 3 Dirección Dato R1 R2 R3 d = 4 (palabras de 32 bits)

¿Qué desventaja tienen las arquitecturas GPR Registro-Registro?





Dada la situación en la figura, indica el dato de memoria direccionado por 4(R2)[R3] Correct Dirección Dato R1 1012 1000 1012 1004 R2 1004 1008 8 R3 1012 1004 1020 1016 1020 16 1024 0 d = 4 (palabras de 32 bits) 1020 ₺ × 1004 ×

Qué ventaja tiene la utilización efectiva de registros por el compilador Answer streak 4 D ▲ Disminuye la cantidad de código generado Disminuye el número de instrucciones dinámicas El compilador compila más rápido Reduce la utilización de la memoria





inmediato, indirecto a memoria y escalado

desplazamiento, inmediato e indirecto a registro

El siguiente fragmento de código pertenece a una arquitectura tipo... Load R3, A Sub R3, B Store C, R3 ▲ Pila **GPR Registro-Registro** GPR Registro-Memoria Acumulador

El siguiente fragmento de código pertenece a una arquitectura tipo... Load X Add Y Store Z A Pila GPR Registro-Registro **GPR Registro-Memoria** Acumulador

Al diseñar un repertorio de instrucciones para un dispositivo embebido, qué tendrías en cuenta? Correct + 1000 ▲ Un potente repertorio de punto flotante Instrucciones para el manejo de cadenas de caracteres Capacidad para manejar grandes memorias