

Ejercicios.pdf



martagrimaldos



Ingenieria de los computadores



3º Grado en Ingeniería Informática



Escuela Politécnica Superior Universidad de Alicante



Consigue Empleo o Prácticas

Matricúlate en IMF y accede sin coste a nuestro servicio de Desarrollo Profesional con más de 7.000 ofertas de empleo y prácticas al mes.





1. En un programa, una instrucción de salto condicional a una dirección anterior tiene el siguiente comportamiento tras 18 ejecuciones ('S': salta, 'N': no salta)

S, S, N, N, N, S, S, N, S, N, S, N, S, S, S, S, N

Indicar la penalización efectiva (porcentaje de casos en que falla la predicción) que se produce si se utiliza:

- a) Predicción fija (siempre Not Taken)
- b) Predicción estática (si salto atrás Taken, si hacia adelante Not Taken)
- c) Predicción dinámica con 2 bits (inicialmente en 11)
- d) Predicción dinámica con 3 bits (inicialmente en 111)

1234567891011231415161718 inicio bits pred predicción N S N S S, S, N, N, N, S, S, N, S, N, S, N, S, S, S, S, S, N resultado ¿fallo? 0 0 0 1 1 1 1 1 1 0 0 1 1 penalización

d) 12345678910112131415161718 inicio bits pred 000 100 tho the the the tor 010 tor 010 tor 110 ore 201 predicción 10/18= N S S N S resultado S, N, N, N, S, S, N, S, N, S, N, ¿fallo? 0 1 1 0 1 penalización





2. Se desea ejecutar el siguiente programa en un procesador superescalar: (1) $lw\ rl$, N	
(2) add r2, r0, r0 (3) bucle; lw r3, X(r2) (4) sgt r4, r3, r0 (5) bnz r4, mayor	
(6) sub r3, r0, r3 -(7) mayor: sw X(r2), r3 -(8) add r2, r2, #4	
(9) sub r1, r1, #1 (10) bnz r1, bucle	
Si el procesador usa <u>predictores dinámicos de dos bits</u> que se <u>inicializan</u> con un <u>predictor estático</u> que predice como <u>tomados</u> los saltos <u>hacia atrás</u> y como <u>no tomado</u> s los saltos <u>hacia delante</u> , y que la <u>penalización</u> en caso de errar la predicción es de <u>5 ciclos</u> , ¿qué penalización se obtendrá si <i>X</i> (0) = 1 y <i>X</i> (i+1)	
= 1 - X (i)?	

Predictor saltos dinamicos BTB 4 entradas