

KICAD

CVPCB



LINUX & WINDOWS

ПРОГРАММА CVPCB: ПЕРЕХОД ОТ СХЕМЫ К ПЛАТЕ

**Программное обеспечение
со свободной лицензией**

© Жан-Пьер Шарра (Франция)
и KiCAD-сообщество
программистов и
пользователей

2009

Содержание

1. Назначение программы CVPVB.....	3
2. Основные характеристики CVPCB.....	3
2.1 Характеристика программы.....	3
2.2 Входной формат netlist.....	3
2.3 Выходной Netlist.....	3
3. Вызов CVPCB.....	3
4. Команды CVPCB.....	4
4.1 Основное диалоговое окно программы.....	4
4.2 Инструментальная панель основного окна.....	4
4.3 Конфигурация программы CVPCB	5
4.3.1 Основное окно конфигурации.....	5
4.3.2 Выбор библиотеки посадочных мест (footprint).....	6
4.3.3 Выбор файлов эквивалентности.....	6
4.4 Выбор пути к библиотеке и задание расширений входных файлов	6
4.5 Просмотр текущего посадочного места.....	6
4.5.1 Отображение посадочного места.....	7
4.5.2 Команды клавиатуры.....	7
4.5.3 Всплывающее меню.....	7
4.5.4 Инструментальная панель.....	8
4.5.5 3D отображение.....	8
5. Ассоциирование компонент с посадочными местами платы.....	8
5.1 Принцип.....	8
5.2 Назначение.....	9
5.3 Изменение существующего назначения.....	9
5.4 Фильтры списка посадочных мест.....	9
6. Файлы эквивалентности.....	11
6.1 Назначение.....	11
6.2 Формат.....	11
6.3 Автоматическое построение ассоциации.....	12
7. Файл обратной аннотации схемы.....	12

1. Назначение программы CVPCB

Программа CVPCB системы автоматизированного проектирования печатных плат KiCAD позволяет сопоставить каждому компоненту схемы из списка цепей (netlist), созданного графическим редактором схем EESchema, файл модуля с посадочным местом (footprint) корпуса компонента, который будет представлять компонент на плате, и добавляет эту информацию в netlist-файл. Посадочное место (ПМ) – это плоское графическое изображение корпуса компонента схемы в проекте печатной платы.

Первоначальный netlist от EESchema не содержит данных о посадочных местах физических корпусов компонентов, с которыми будет оперировать программа PCBNEW при проектировании печатной платы.

Компоненты могут ассоциироваться с соответствующими модулями ПМ вручную, через меню программы. Но Вы можете создать файлы эквивалентности (Equivalence files), которые представляют таблицы сопоставления схемных компонентов их модулям на плате. Если файлы эквивалентности созданы и доступны, то возможно автоматическое назначение модулей.

Списки файлов модулей для программы PCBNEW представлены в библиотеках модулей. Интерактивное назначение модулей проще, чем прямое размещение назначений на схеме. Программа CVPCB позволяет вам увидеть список доступных модулей на экране и выбрать их.

2. Основные характеристики CVPCB

2.1 Характеристика программы

Интерактивное назначение компонентов на посадочные места на плате или автоматическое назначение через файлы эквивалентности. Генерация, при необходимости, файлов обратной аннотации назначений для схемы.

2.2 Входной формат netlist

- Net-формат с выхода редактора схем EESchema
- Viewlogic WIRELIST (.wir)
- Viewlogic NETLIST (.net+.pkg)

2.3 Выходной Netlist

Два файла генерируются для Pcbnew:

- Расширенный файл **Netlist** (со ссылками на ПМ модулей - footprint)
- Дополнительный файл назначений компонент (**.CMP**).

3. Вызов CVPCB

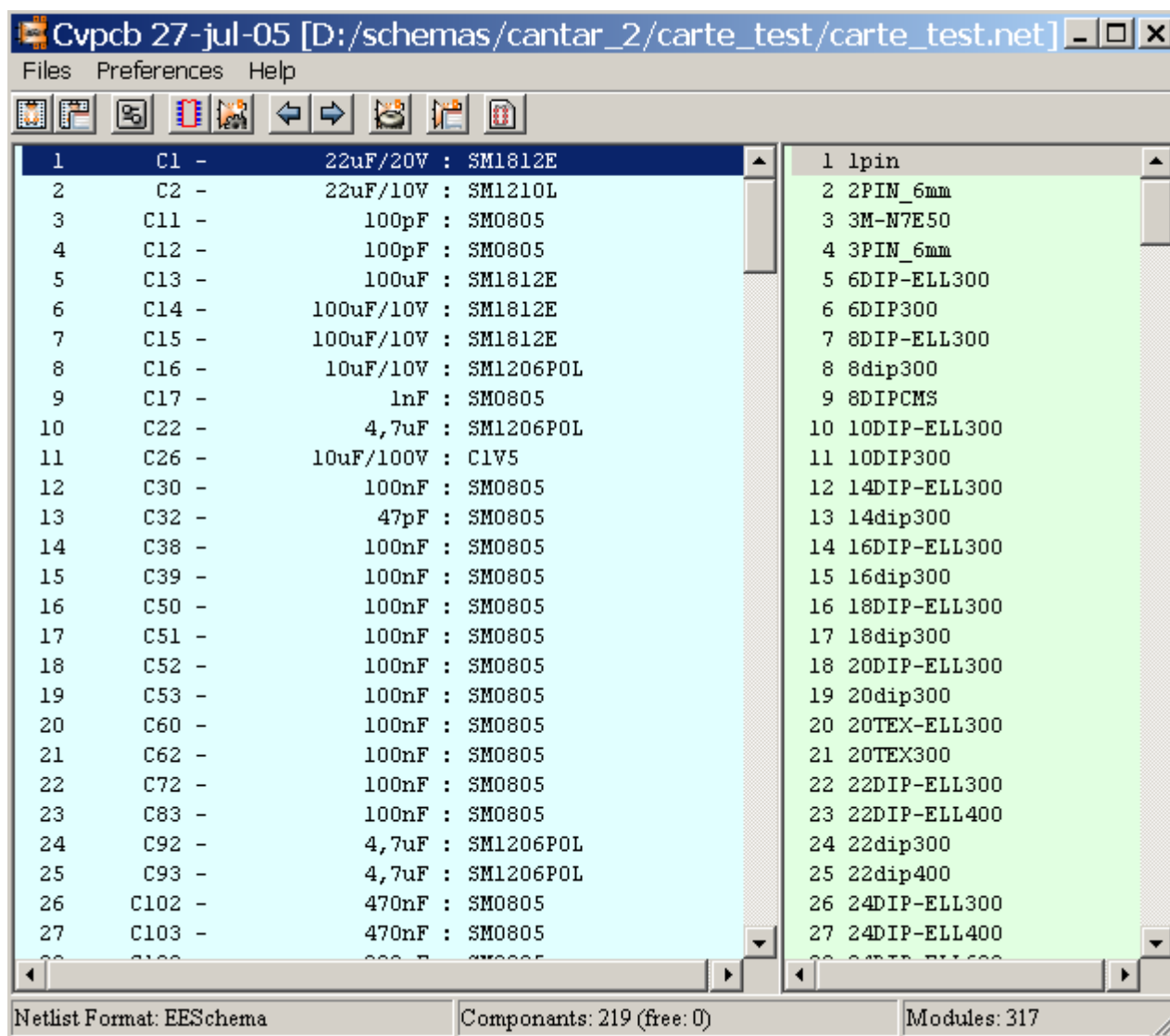
Для вызова программы наберите **cvpcb** (файлы затем выбираются через меню) или **cvpcb <имя_файла>** (где *имя_файла* - это имя файла списка цепей netlist, полученного программой создания схемы Eeschema).

Имя файла списка цепей может не иметь расширения. Стандартное расширение файла - **.net**. Два сгенерированных в CVPCB файла будут иметь те же имена (с разными расширениями).

Новый файл списка цепей заместит старый с расширением **.net**. Стандартное расширение файла назначения компонент – **.cmp**. Эти стандартные расширения могут быть модифицированы изменением конфигурации CVPCB.

4. Команды CVPCB

4.1 Основное диалоговое окно программы













Главное окно содержит два дополнительных окна. Окно **Component** (слева) отображает список компонент, сформированный при чтении файла Netlist.

Окно **Footprint** (справа) отображает список посадочных мест модулей, содержащихся в прочитанных библиотеках.

4.2 Инструментальная панель основного окна



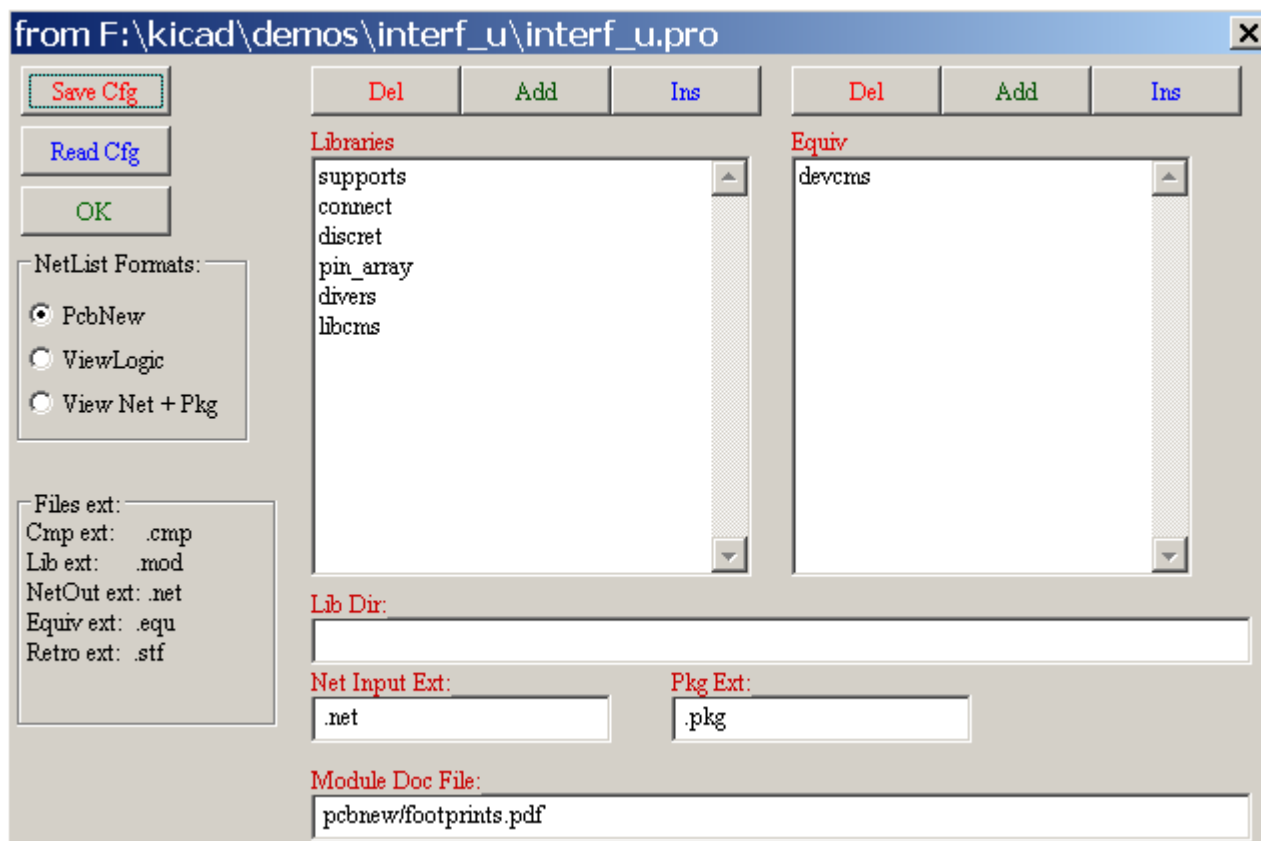
Различные функции:

	Выбор файла Netlist для обработки.
	Создание выходных файлов .CMP и .NET - модифицированного, расширенного Netlist.
	Вызов меню конфигурации CVPCB .
	Отображение текущего посадочного места (чье имя подсвечено в правом окне).
	Автоматическое назначение компонентам посадочных мест сначала из файлов эквивалентности. Предполагается, что они доступны.
	Автоматически проходит через компоненты от начала списка, пока первый компонент не будет соответствовать посадочному месту.
	Автоматически проходит через компоненты от конца списка, пока первый компонент не будет соответствовать посадочному месту.
	Удаляет все назначения.
	Генерирует файл назначений посадочных мест для обратной аннотации схемы
	Переход к документации на посадочные места корпусов компонентов.

4.3 Конфигурация программы CVPCB

4.3.1 Основное окно конфигурации

Вызов меню конфигурации отображает следующее окно:



4.3.2 Выбор библиотеки посадочных мест (footprint)

Для выбора файла мышкой используются функции:

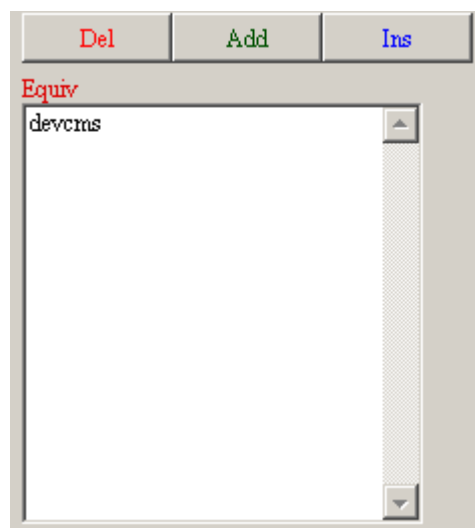
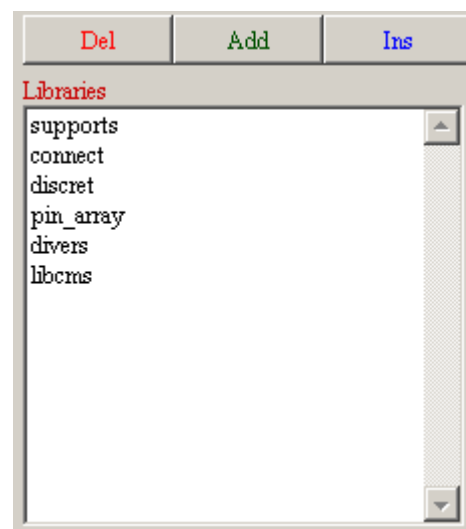
- **Del** - удаляет это имя из списка.
- **Add** - добавляет новое имя в список после выбранного имени
- **Ins** - добавляет новое имя в список перед выбранным именем

Примечание: Любые модификации этого списка влияют на pcbnew.

4.3.3 Выбор файлов эквивалентности

Для выбора имени файла мышкой используются функции:

- **Del** - удалить это имя из списка.
- **Add** - добавить новое имя в список, после выбранного имени
- **Ins** - добавить новое имя в список, перед выбранным именем



4.4 Выбор пути к библиотеке и задание расширений входных файлов

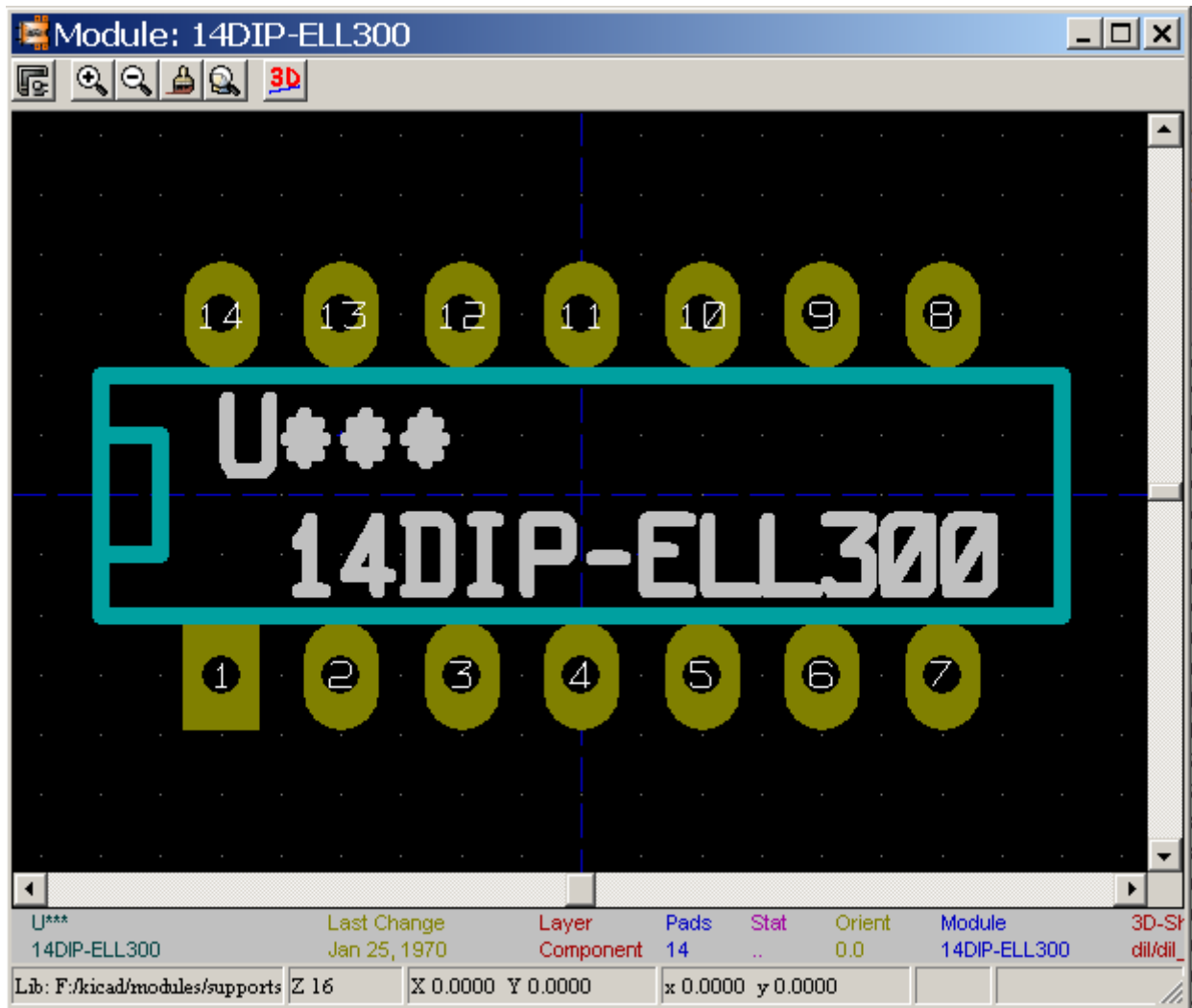
Lib Dir задает путь по умолчанию к файлам посадочных мест модулей (**.mod**) и файлам эквивалентности (**.equ**). Если это поле остается пустым, то будет использован путь **kicad/modules**.



4.5 Просмотр текущего посадочного места

Команда **Visu** позволяет отобразить графику текущего посадочного места (ПМ), которое выбрано в строке правого окна. Разные ПМ можно отобразить путем выбора щелчком мышки.

Можно получить трехмерный вид соответствующего корпуса, если он был создан и назначен для посадочного места компонента.



4.5.1 Отображение посадочного места

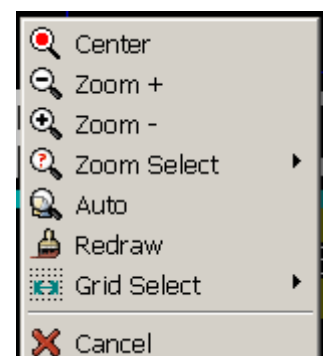
Координаты курсора отображаются в нижней части экрана. Абсолютные координаты (X nnnn Y nnnn) и относительные координаты (dx nnnn dy nnnn). Относительные координаты обнуляются пробелом.

4.5.2 Команды клавиатуры

F1	Zoom In (увеличение)
F2	Zoom Out (уменьшение)
F3	Обновить отображение
<space bar>	Обнуление относительных координат.

4.5.3 Всплывающее меню

Отображается правым щелчком мышки:



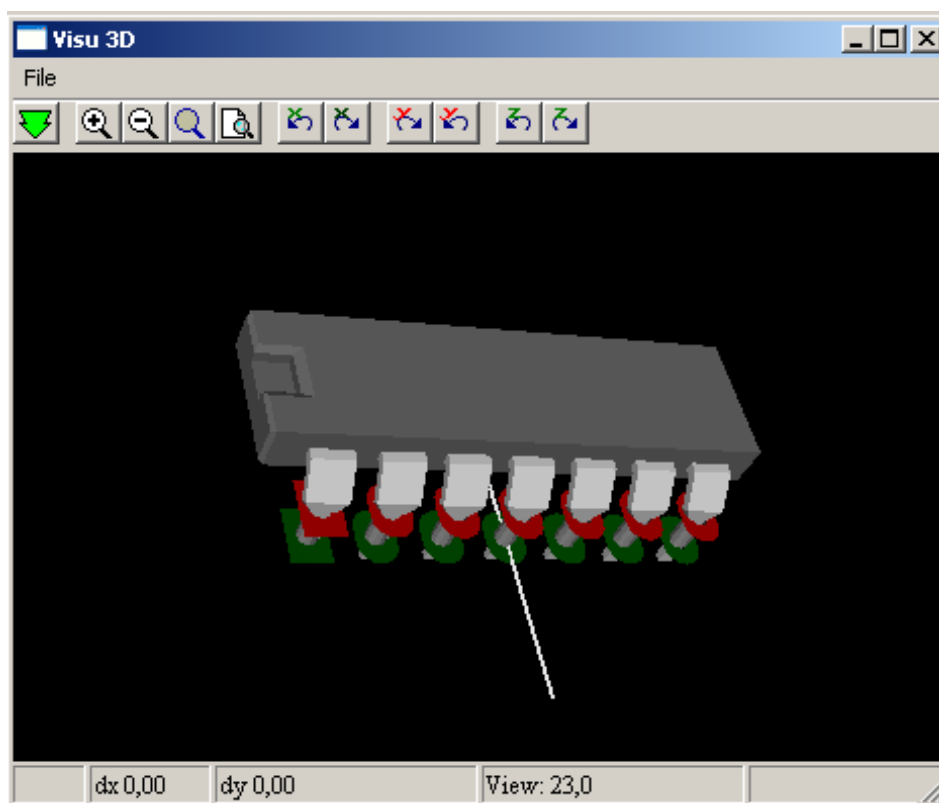
Zoom Selection (Select Zoom)	Непосредственный выбор масштаба отображения (zoom).
Grid Selection (Grid Select)	Непосредственный выбор сетки.

4.5.4 Инструментальная панель



	Отображает опции
	Уровень Zoom
	3D отображение

4.5.5 3D отображение



5. Ассоциирование компонент с посадочными местами платы

5.1 Принцип

В окне посадочных мест двойной щелчок по имени выбранного ПМ (это имя подсвечивается) для назначения его компоненту, выбранному в окне компонент .

Следующий компонент в списке выбирается:

- Автоматически после назначения.
- Вручную, используя мышку или клавишу курсора.

5.2 Назначение

Двойной щелчок левой клавиши мышки по желаемому ПМ.

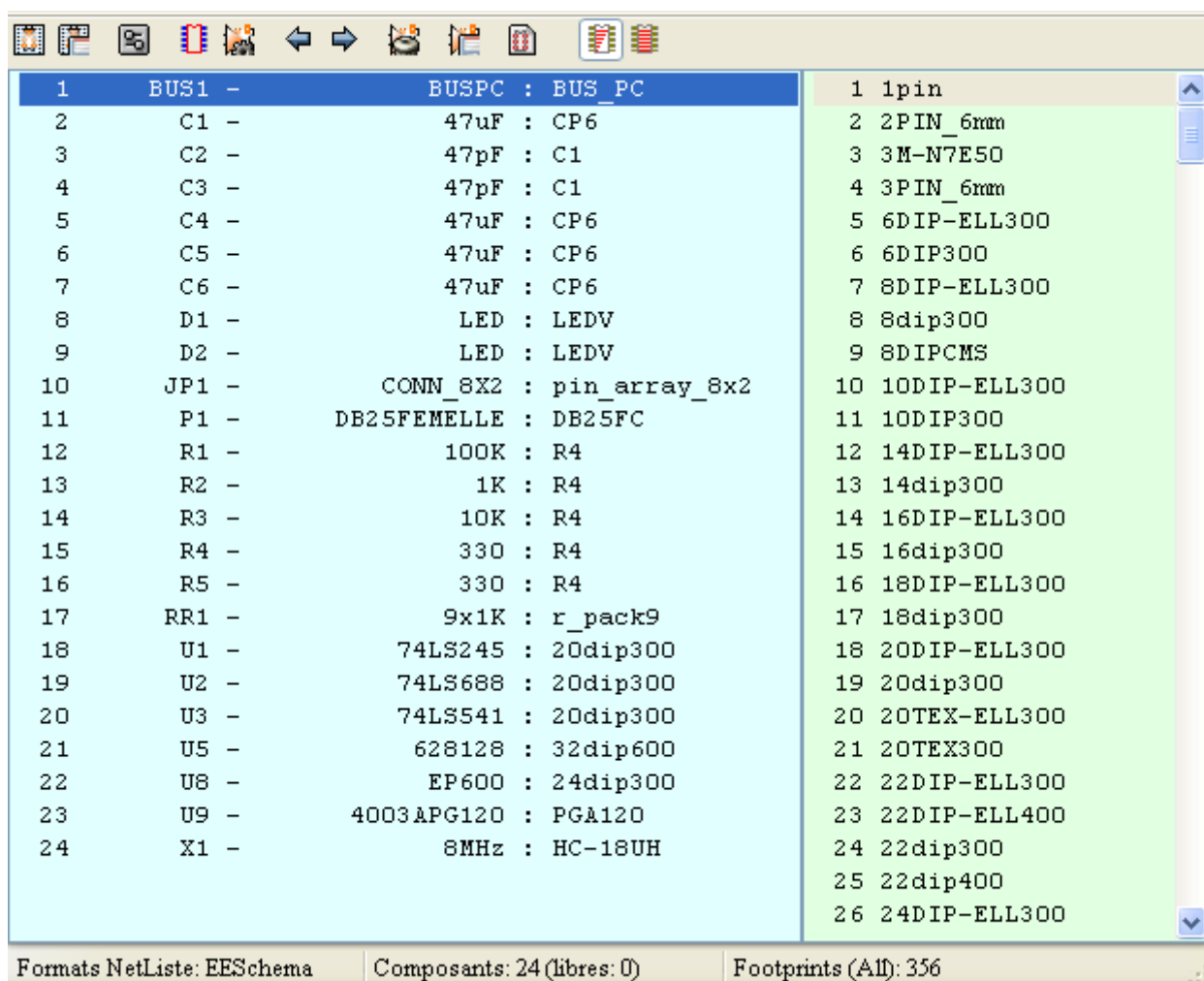
5.3 Изменение существующего назначения

Двойной щелчок левой клавиши мышки на новом желаемом ПМ.

5.4 Фильтры списка посадочных мест

Если выбранный компонент имеет назначенный в EESchema список допустимых посадочных мест, то выводимый в CVPCB список мест фильтруется согласно этому списку.

Вид без фильтрации:

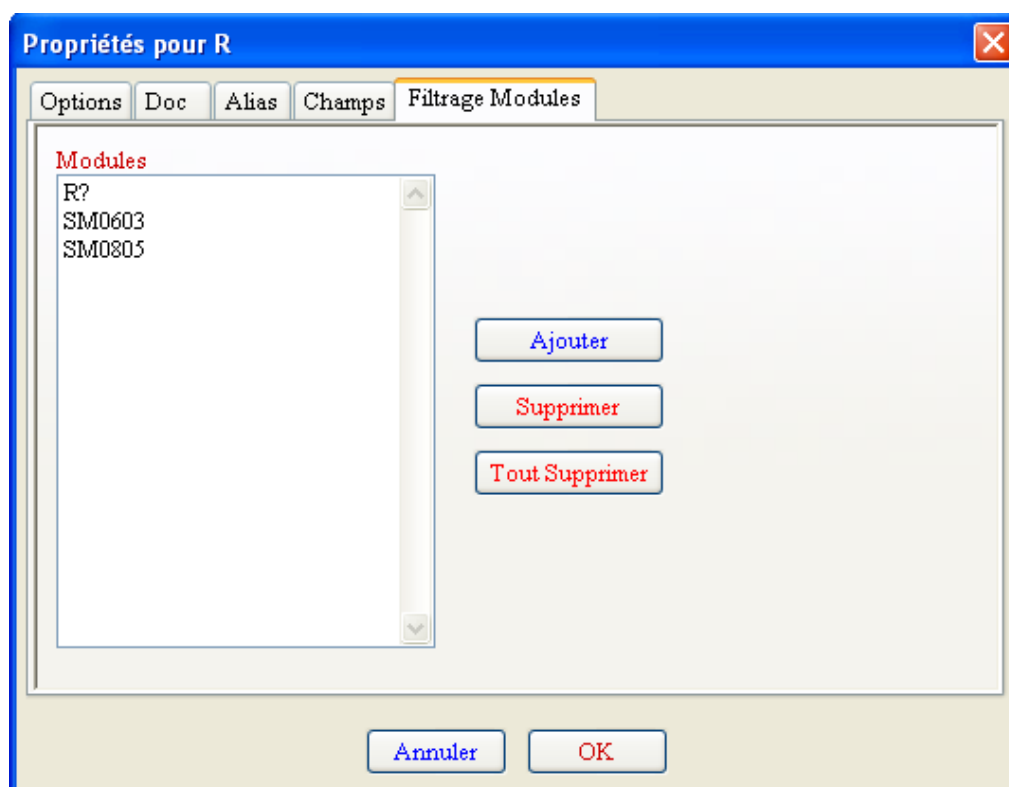


Вид с фильтрованием:

1	BUS1 -	BUSPC : BUS_PC	1 R1
2	C1 -	47uF : CP6	2 R3
3	C2 -	47pF : C1	3 R4
4	C3 -	47pF : C1	4 R5
5	C4 -	47uF : CP6	5 R6
6	C5 -	47uF : CP6	6 R7
7	C6 -	47uF : CP6	7 SM0603
8	D1 -	LED : LEDV	8 SM0805
9	D2 -	LED : LEDV	
10	JP1 -	CONN_8X2 : pin_array_8x2	
11	P1 -	DB25FEMELLE : DB25FC	
12	R1 -	100K : R4	
13	R2 -	1K : R4	
14	R3 -	10K : R4	
15	R4 -	330 : R4	
16	R5 -	330 : R4	
17	RR1 -	9x1K : r_pack9	
18	U1 -	74LS245 : 20dip300	
19	U2 -	74LS688 : 20dip300	
20	U3 -	74LS541 : 20dip300	
21	U5 -	628128 : 32dip600	
22	U8 -	EP600 : 24dip300	
23	U9 -	4003APG120 : PGA120	
24	X1 -	8MHz : HC-18UH	

Formats NetList: EESchema Composants: 24 (libres: 0) Footprints (filtered): 8

При этом в редакторе EESchema список допустимых посадочных мест выглядел так:



Инструменты с иконками   разрешают или запрещают фильтрацию списка. В последнем случае в окно выводится полный список посадочных мест.

6. Файлы эквивалентности

6.1 Назначение

Эти файлы позволяют осуществить автоматическое назначение посадочных мест на плате компонентам схемы. Они дают имя соответствующему посадочному месту, согласно имени (значению) компонента.

6.2 Формат

Он состоит из текстовых строк назначения для каждого компонента. Каждая строка имеет следующую структуру:

'имя компонента' 'имя footprint'

Каждое имя структурируется значком ', два имени отделяются одним или больше пробелами.

Пример:

Если компонент схемы U3 упаковывается в микросхему 14011 и его посадочное место (footprint) 14DIP300, то результирующая строка такая:


'14011' '14DIP300'

Строка, начинающаяся с символа # является комментарием. Ниже приведен пример equ-файла:

```
#integrated circuits (smd):
'74LV14' 'SO14E'
'74HCT541M' 'SO20L'
'EL7242C' 'SO8E'
'DS1302N' 'SO8E'
'XRC3064' 'VQFP44'
'LM324N' 'SO14E'
'LT3430' 'SSOP17'
'LM358' 'SO8E'
'LTC1878' 'MSOP8'
'24LC512I/SM' 'SO8E'
'LM2903M' 'SO8E'
'LT1129_SO8' 'SO8E'
'LT1129CS8-3.3' 'SO8E'
'LT1129CS8' 'SO8E'
'LM358M' 'SO8E'
'TL7702BID' 'SO8E'
'TL7702BCD' 'SO8E'
'U2270B' 'SO16E'
#Xilinx
'XC3S400PQ208' 'PQFP208'
'XCR3128-VQ100' 'VQFP100'
'XCF08P' 'BGA48'
#upro
'MCF5213-LQFP100' 'VQFP100'
#regulators
```

'LP2985LV' 'SOT23-5'

6.3 Автоматическое построение ассоциации

Автоматическая ассоциация строится при нажатии на кнопку: . Все компоненты, найденные (по их значению) в файле *.EQU, получают автоматически выбранные посадочные места.

7. Файл обратной аннотации схемы

Этот файл применяется для обратной корректировки (аннотации) исходной схемы, но не используется в PCBNEW. Он содержит информацию о посадочном месте физического корпуса для каждого компонента, задействованного в схеме.

Пример:

Если компонент **U3** был назначен посадочному месту **14DIP300**, то генерируется строка:

comp “U3” = footprint “14DIP300”

Созданный файл аннотации будет иметь имя входного файла CVPCB с расширением **.stf**, и размещается в той же папке, где и сгенерированный netlist-файл.