

Les Amplificateurs Opérationnels

Principes et montages

Club de Robotique et d'Electronique Programmable de Ploemeur

- ▶ Document réalisé en LATEX par Nicolas Le Guerroué pour le Club de Robotique et d'Electronique Programmable de Ploemeur (CREPP)
- ▶ Permission vous est donnée de copier, distribuer et/ou modifier ce document sous quelque forme et de quelque manière que ce soit.
- ▶ Version du 28 février 2021
- **6** 06.20.88.75.12
- ☑ nicolasleguerroue@gmail.com

Table des matières

1	Intr	oducti	ion	4
	1.1	Généra	alités	. 4
	1.2	Conver	entions	. 4
2	Mo	délisati	ion de l'AOP	6
	2.1	Modèle	le théorique	. 6
	2.2	Modèle	le réel	. 6
	2.3	Mode	es de fonctionnement	. 7
		2.3.1	Montages linéaires	. 7
		2.3.2	Montages comparateurs	. 7
	2.4	Résista	ance de charge	
3	Étu	de en 1	mode linéaire	9
	3.1		t de l'étude	_
	3.2		ode de résolution	
	0.2	WICOHO	de de resolution	. 0
Ι	\mathbf{M}	ontage	ges	10
4	Mo	ntage s	suiveur	11
	4.1	_	ntation	. 11
	4.2		age	
	4.3		nstration	
5	Mo	ntage n	non-inverseur	14
•	5.1	_	ntation	
	5.2		lphaee	
	5.3		nstration	
	0.0		Exemple	
6			inverseur	16
	6.1	Présen	ntation	
	6.2	Monta	age	. 16
	6.3	Démor	nstration	. 16
	6.4	Applic	cation	. 17
7	Mo	ntages	comparateurs	18
	7.1	Présen	ntation	. 18
		7.1.1	Comparateur non inverseur simple seuil	
			Présentation	
			Montage	
		7.1.2	Comparateur inverseur simple seuil	
		7.1.3	Comparateur non inverseur double seuil	
				. 10

			Présenta	tion .	 			 							. 19
			Montage	٠	 			 							. 20
			Applicat	ion .	 			 							. 20
		7.1.4	Compara												
			Montage	٠	 		 	 							. 23
			Démonst												
8	Mor	ntage in	ntégrate	ur											25
	8.1	_	tation		 		 	 							. 25
	8.2		ge												
	8.3		stration												
	8.4		ation												
9	Mor	ntage s	oustract	eur											27
	Mor 9.1	_	oustract		 		 	 							
	9.1	Présen	tation												. 27
,	9.1 9.2	Présent Montag	tation ge		 			 							. 27 . 27
,	9.1	Présent Montag Démon	tation		 	• • •	 	 							. 27 . 27 . 27
	9.1 9.2 9.3 9.4	Présent Montag Démon Applica	tation ge stration ation		 	• • •	 	 							. 27 . 27 . 27
10	9.1 9.2 9.3 9.4 Mo r	Présent Montag Démon Applica	tation ge stration ation ommate	 	 		 •	 	 	 			 		. 27 . 27 . 27 . 28
10	9.1 9.2 9.3 9.4 Mor 10.1	Présent Montage Démon Applica ntage se Présent	tation ge stration ation ommate tation	 ur	 		 	 	 	 	 	 	 	 	 . 27 . 27 . 27 . 28 . 31
10	9.1 9.2 9.3 9.4 Mor 10.1 10.2	Présent Montag Démon Applica ntage se Présent Montag	tation ge stration ation ommate		 		 	 	 	 	 	 		 	 . 27 . 27 . 27 . 28 . 31 . 31

Généralités

Un AOP (Amplificateur Opérationnel) est un composant actif qui permet de réaliser des opérations mathématiques (addition, soustraction, intégration, dérivation, etc) et du fait de sa miniaturisation et de sa fiabilité, on le rencontre aujourd'hui dans de nombreuses applications comme l'audio, la radio, l'asservissement...

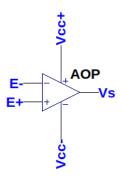


FIGURE 1.1 – Les entrées et sorties de l'AOP

Un AOP possède deux entrées notées appelées entrée non inverseuse et entrée inverseuse, une sortie et deux broches d'alimentation. L'AOP dispose souvent d'une alimentation symétrique (Vcc+ et Vcc-) avec comme référence de tension le point milieu (GND) des alimentations.

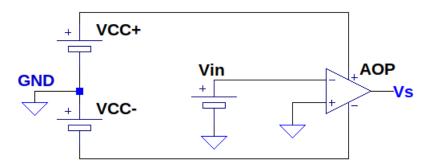


FIGURE 1.2 – L'alimentation d'un AOP

Conventions

Afin de simplifier les calculs sur les AOP, quelques conventions ont été adoptées :

• La tension de sortie de l'AOP est notée Vs

- La tension sur l'entrée inverseuse est appelée ${\cal E}_-$
- La tension sur l'entrée non inverseuse est appelée E_{+}
- La tension différentielle (E + -E -) est appelée ε
- Le gain d'amplification différentiel de l'AOP est appelé Ad Ce gain est variable entre différentes familles d'AOP mais reste constant dans le temps
- Le gain d'amplification du montage est appelé A_0 et varie en fonction des différents montages possibles

Remarque

L'alimentation des montages suivants ne sera pas représenté par souci de clarté.

Modélisation de l'AOP

Modèle théorique

Dans un souci de simplification des calculs, un AOP peut être vu physiquement comme un composant ayant des caractéristiques parfaites. Ces caractéristiques sont les suivantes :

- impédance d'entrée : $Z \to +\infty\Omega$
- Impédance de sortie : $Z=0\Omega$
- $Ad \to +\infty$
- $Vsmax = Vcc_{+}$
- $Vsmin = Vcc_{-}$
- Bande passante : $Fmax \to +\infty$

Cela se traduit par un modèle dont les deux entrées sont ouvertes (courant nul) et avec une tension de sortie qui ne serait pas affectée par le courant de sortie

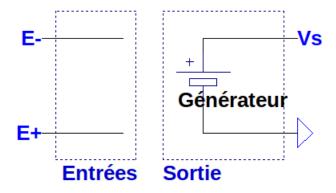


FIGURE 2.1 – Le modèle théorique de l'AOP

Modèle réel

Cependant, il convient de noter que ce modèle n'est que théorique.

Du fait de la nature des composants constituant les AOP (transistors, condensateurs), la tension de sortie ne peut pas être égale à la tension d'alimentation.

Cette tension de sortie max est appelée $Vsat_+$ et $Vsat_-$

D'où le modèle suivant :

- impédance d'entrée : $Z > 10^5 \Omega$
- Impédance de sortie : $Z > 0\Omega$ (courant de sortie max 20mA)
- $Ad \gg 1000$
- $Vs_{max} = Vcc_{sat_{+}}$
- $Vs_{min} = Vcc_{sat} -$
- Bande passante : imposée par le constructeur (Ex : le LM324 tolère 1MHz)

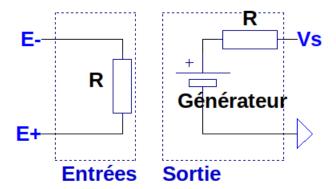


FIGURE 2.2 – Le modèle réel de l'AOP

Cependant, pour les calculs, l'hypothèse du courant d'entrée nul sera retenue, tout comme celle du gain Ad

Modes de fonctionnement

Montages linéaires

Le signal V_s est une fonction mathématique du signal d'entrée V_e .

Dans certains cas, le signal de sortie conserve la forme du signal d'entrée sous couvert que que l'AOP ne rentre pas en saturation.

Un montage linéaire impose un ε nul, sauf si l'AOP est saturé, c'est à dire si $V_s = V_{sat}$

Montages comparateurs

Le signal de sortie ne peut prendre que deux valeurs, $Vsat_+$ ou $Vsat_-$ En l'absence de contre-réaction, $Vs=\varepsilon Ad$

Une réaction est un retour du signal sur une des deux entrées. Celle ci peut être positive ou négative en fonction de l'entrée choisie (entrée -, réaction négative et entrée +, réaction positive).

Type de réaction	Positive	Négative	Aucune
Mode de fonctionnement	Comparateur	Linéaire	Comparateur

FIGURE 2.3 – Les modes de fonctionnement de l'AOP

Résistance de charge

Il est possible de mettre une résistance de charge entre V_s et la masse.

Cette résistance symbolise un circuit relié directement à l'AOP.

Cependant, le courant de l'AOP étant limité à quelques dizaines de mA, il convient de prendre une résistance de charge R_c suffisamment grande $(Rc > 1000\omega)$.

Si R_c est suffisamment élevée, cette dernière n'influence pas la tension de sortie V_s

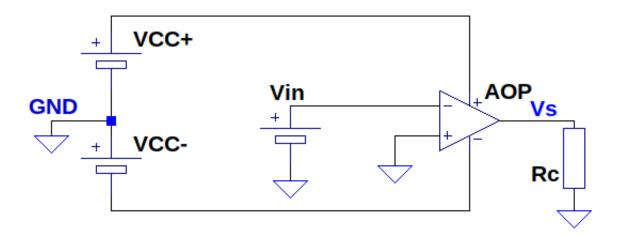


FIGURE 2.4 – La résistance de charge

Étude en mode linéaire

Intérêt de l'étude

Les AOP en fonctionnement linéaire permettent de réaliser les opérations mathématiques :

- amplification : $Vs = A_0 \cdot Ve A_0$ est le coefficient d'amplification du montage (A ne pas confondre avec A_d le coefficient d'amplification différentiel imposé par le constructeur) A_0 peut être positif ou négatif
- addition algébrique : $V_s = \sum_{k=0}^n V_k$
- intégration et dérivation (avec des condensateurs) à une constante près
- logarithme et exponentielle

Méthode de résolution

La réaction négative (liaison entre la sortie et l'entrée inverseuse) impose un fonctionnement stable et linéaire, d'où $\varepsilon=0, E_+=E_-$

L'hypothèse de la résistance d'entrée de l'AOP implique que $I_+ = I_- = 0$

Afin de déterminer Vs, il faut exprimer E_+ et E_- en fonction des éléments du montage.

En égalisant les deux équations obtenues $(E_+ = k \text{ et } E_- = k')$, on obtient une relation de type $V_s = f(V_e)$

Remarque

 I_s est issu d'une source de tension, il n'y a donc pas de loi simple permettant de déterminer sa valeur algébrique. Il ne faut pas avoir d'à priori sur son sens

Première partie Montages

Montage suiveur

Présentation

Ce montage permet de reproduire à l'identique une tension d'entrée. L'intérêt de ce montage réside dans le fait que l'impédance d'entrée de l'AOP est considérée comme infinie et que son impédance de sortie est considérée comme nulle.

Ainsi, le comportement de la charge en entrée ne sera pas affecté par l'AOP, le signal d'entrée ne sera donc pas modifié.

Ce montage sert donc à faire une adaptation d'impédance.

Montage

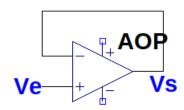


FIGURE 4.1 – Le montage suiveur

Démonstration

La réaction négative implique que $\varepsilon = 0$ (fonctionnement linéaire)

$$E_{+} = Ve$$

$$E_{-} = Vs$$

$$\Rightarrow Ve = Vs$$

 $car E_+ = E_-$

Exemple 1. On souhaite mesurer une tension au borne d'un capteur avec un appareil de mesure.

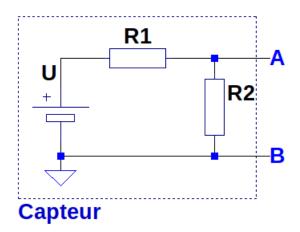


FIGURE 4.2 – Le capteur

On place ensuite une charge R_c au bornes de A et b. Cette résistance R_c représente l'appareil d'acquisition.

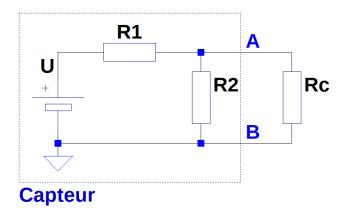


FIGURE 4.3 – Le modèle d'acquisition

Question 1. Quelle est l'influence de Rc sur U_{AB} dans le montage suivant?

>>> **1.** Sans la charge Rc:

$$U_{AB} = \frac{U \cdot R_2}{R_1 + R_2}$$

Avec la charge Rc:

$$U_{AB} = \frac{U \cdot R_{equ}}{R_1 + R_{equ}}$$

Avec R_{equ} la résistance équivalente entre R_2 et R_c

$$Si R_c \to +\infty \ alors R_{equ} \to \frac{U_{AB} \cdot R_2}{R_1 + R_2}$$

Si
$$R_c \to +0$$
 alors $R_{equ} \to 0 \Rightarrow U_{AB} \to 0$

D'où le montage suivant, avec $R_c \to +\infty,$ le signal n'est pas déformé.

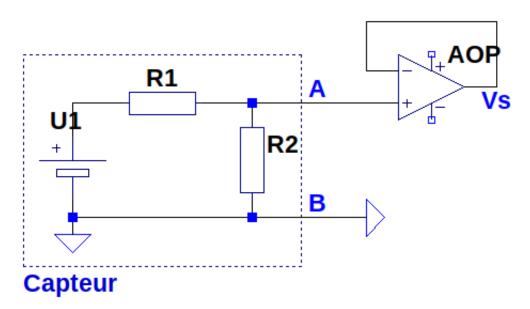


Figure 4.4 – L'adaptation d'impédance

Montage non-inverseur

Présentation

Ce montage amplifie la tension V_e par un **gain** A_0 **positif**. L'amplificateur reste en mode linéaire si $Ve < Vcc_{sat} \cdot A_0$

Montage

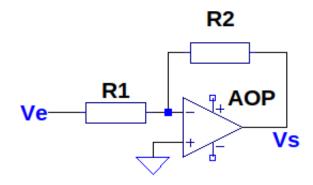


Figure 5.1 – Le montage amplificateur non inverseur

Démonstration

Un AOP en mode linéaire impose $\varepsilon=0$ D'où $E_+=E_-$

$$E_+ = V_e$$

$$E_- = V_s \cdot \frac{R_2}{R_1 + R_2}$$

$$E_{+} = E_{-} \Rightarrow V_{e} = V_{s} \cdot \frac{R_{2}}{R_{1} + R_{2}}$$
 (5.1)

$$\Rightarrow \frac{V_e}{V_s} = \frac{R_2}{R_1 + R_2} \tag{5.2}$$

$$\Rightarrow V_s = V_e \cdot \frac{R_1 + R_2}{R_2} \tag{5.3}$$

(5.4)

Exemple

Exemple 2. On souhaite amplifier un signal sinusoïdal par un coefficient k=5. On peut donc utiliser le montage précédent. On prendra $R_1=1k\Omega$ et $R_2=4k\Omega$ pour avoir $A_0=5$

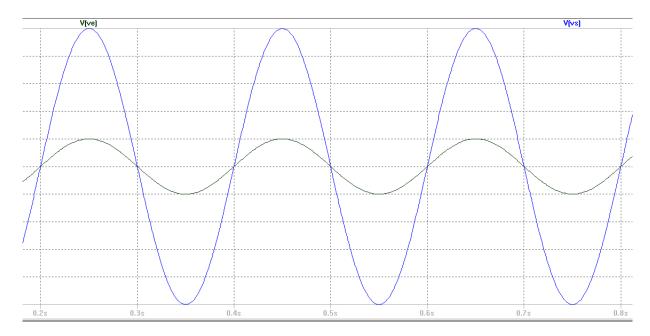


Figure 5.2 – Amplification du signal noir par 5

Montage inverseur

Présentation

Ce montage amplifie la tension V_e par un **gain** A_0 **négatif**.

Montage

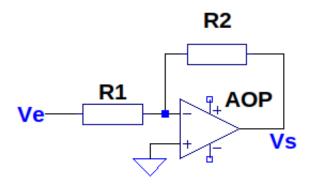


FIGURE 6.1 – Le montage amplificateur non inverseur

Démonstration

Mode linéaire : $\varepsilon = 0$

$$E_+ = 0 (6.1)$$

$$E_{-} = \frac{\frac{V_{e}}{R_{1}} + \frac{V_{s}}{R_{2}}}{\frac{1}{R_{1}} + \frac{1}{R_{2}}}$$

$$E_{-} = \frac{V_{e} \cdot R_{2} + V_{s} \cdot R_{1}}{R_{1} + R_{2}}$$

$$\Rightarrow \frac{V_{e}}{V_{s}} = -\frac{R_{1}}{R_{2}}$$

$$\Rightarrow V_{s} = -V_{e} \cdot \frac{R_{2}}{R_{1}}$$

$$(6.2)$$

$$(6.3)$$

$$(6.4)$$

$$E_{-} = \frac{V_e \cdot R_2 + V_s \cdot R_1}{R_1 + R_2} \tag{6.3}$$

$$\Rightarrow \frac{V_e}{V_s} = -\frac{R_1}{R_2} \tag{6.4}$$

$$\Rightarrow V_s = -V_e \cdot \frac{R_2}{R_1} \tag{6.5}$$

Avec
$$A0 = -\frac{R_2}{R_1}$$

Application

Exemple 3. On souhaite amplifier un signal sinusoïdal par un coefficient k=-5. On peut donc utiliser le montage précédent.

On prendra $R_1=1k\Omega$ et $R_2=5k\Omega$ pour avoir $A_0=-5$

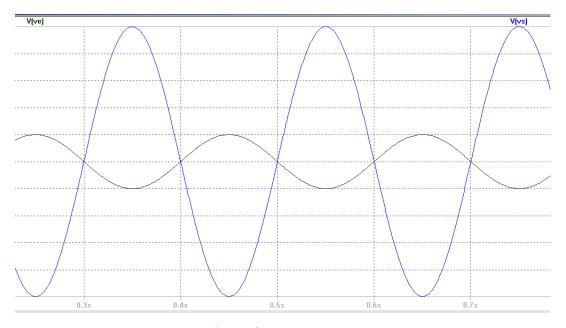


FIGURE 6.2 – Amplification du signal noir par -5

Montages comparateurs

Présentation

Un montage comparateur se reconnaît par son branchement :

- Aucune contre réaction n'est présente
- Une contre réaction a lieu sur l'entrée non inverseuse via un dipôle passif

Le montage comparateur permet de comparer deux tensions entre elles. Cependant, cette comparaison peut s'effectuer de plusieurs manières, avec un ou deux seuils, de manière inversée ou non...

Comparateur non inverseur simple seuil

Présentation

Ce montage permet de comparer simplement deux tensions entre elle.

Montage

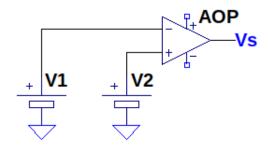


FIGURE 7.1 – Comparateur simple seuil

Ce mode est le plus simple et est régi de la manière suivante :

On sait que $\varepsilon = E_+ - E_-$ et que $V_s = \varepsilon \cdot A_d$ avec $Ad = +\infty$ (Circuit en boucle ouverte)

Si
$$E_{+} > E_{-}$$
:

$$Vs = Vsat_{\perp}$$

si
$$E_{+} < E_{-}$$
:

$$Vs = Vsat_{-}$$

Si $V_2 = 0V$, on obtient la caractéristique de transfert suivante

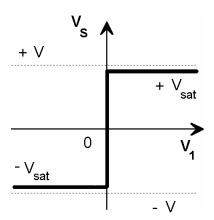


FIGURE 7.2 – Caractéristique de transfert, V_1 est la tension d'entrée de l'AOP

Comparateur inverseur simple seuil

Le raisonnement est le même sauf que les entrées sont inversées. De ce fait, le seuil de basculement se fait dans l'autre sens.

Si
$$E_{+} > E_{-}$$
:

$$Vs = Vsat -$$

Si
$$E_+ < E_-$$
:

$$V_s = Vsat_+$$

Comparateur non inverseur double seuil

Présentation

Ce type de montage permet d'éliminer les tensions "parasites", c'est à dire les tensions bruités et non indésirables.

Montage

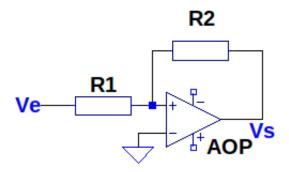


Figure 7.3 – Montage comparateur non inverseur double seuil

Application

Par exemple, un capteur de lumière résistif (photo-résistance) sera sensible aux variations de lumière (nuages...).

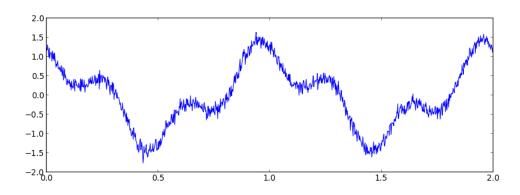


FIGURE 7.4 – Un signal bruité

Or, si on compare ce signal par rapport à une référence, on ne veut pas que le capteur déclenche plusieurs fois l'action.

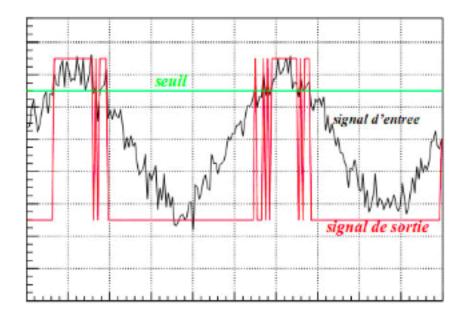


FIGURE 7.5 – Le cycle de déclenchement

Pour éviter ce problème, on utilise un comparateur à double seuil : toute les tensions parasites ayant une amplitude inférieure à la tension de différence entre les deux seuils seront ignorées.

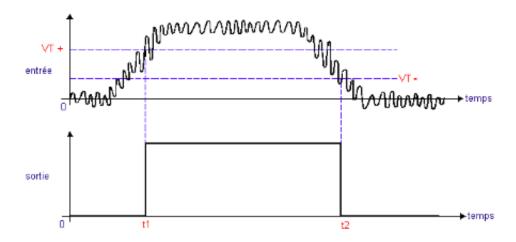


Figure 7.6 – Le principe

On va chercher les deux valeurs de basculement :

$$E_{+} = \frac{V_{e}R_{2} + V_{s}R_{1}}{R_{1} + R_{2}}$$
$$E_{-} = U_{0} = 0$$

Étudions le cas où $\varepsilon > 0$

$$\varepsilon > 0 \Leftrightarrow E_{+} > E_{-} \tag{7.1}$$

$$\Leftrightarrow \frac{V_e R_2 + V_s R_1}{R_1 + R_2} > U_0 \tag{7.2}$$

$$\Leftrightarrow \frac{V_e R_2}{R_1 + R_2} > U_0 - \frac{V_s R_1}{R_1 + R_2} \tag{7.3}$$

$$\Leftrightarrow V_e R_2 > R_1 + R_2 \cdot U_0 - V_s R_1 \tag{7.4}$$

$$\Leftrightarrow V_e > \frac{R_1 + R_2 \cdot U_0 - V_s R_1}{R_2} \tag{7.5}$$

Ici,
$$U_0=0$$
 et $V_s=V_{sat_+}$ car $\varepsilon>0$ D'où $V_e>\frac{-V_{sat}+R_1}{R_2}$

Remarque

 U_0 peut être différent de 0V en mettant une source de tension sur E_-

Étudions le cas où $\varepsilon > 0$:

$$\varepsilon > 0 \Leftrightarrow E_{+} < E_{-} \tag{7.6}$$

$$\Leftrightarrow \frac{V_e R_2 + V_s R_1}{R_1 + R_2} < U_0 \tag{7.7}$$

$$\Leftrightarrow \frac{V_e R_2}{R_1 + R_2} < U_0 - \frac{V_s R_1}{R_1 + R_2} \tag{7.8}$$

$$\Leftrightarrow V_e R_2 < R_1 + R_2 \cdot U_0 - V_s R_1 \tag{7.9}$$

$$\Leftrightarrow V_e < \frac{R_1 + R_2 \cdot U_0 - V_s R_1}{R_2} \tag{7.10}$$

Ici, $U_0 = 0$ et $V_s = V_{sat_-}$ car $\varepsilon < 0$

D'où $V_e < \frac{-V_{sat} + R_1}{R_2}$

On obtient deux seuils S1 et S2 de valeurs respectives :

$$\frac{-V_{sat}+R1}{R2}$$
 et $\frac{V_{sat}-R_1}{R_2}$

Afin de basculer, la tension d'entrée doit dépasser S1V et afin de basculer dans l'autre sens, la tension d'entrée doit être inférieure à S2V

On obtient le cycle d'hystérésis suivant :

$$(VB = S2etVH = S1)$$

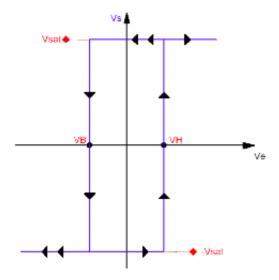


FIGURE 7.7 – Cycle d'hystérésis non inverseur

$$U_{milieu_de_cycle} = (V_{seuil1} + V_{seuil2}) \cdot 0.5$$

$$Largeur_{cycle} = V_{seuil1} - V_{seuil2}$$

Comparateur inverseur double seuil

Montage

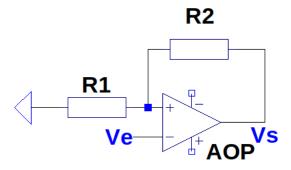
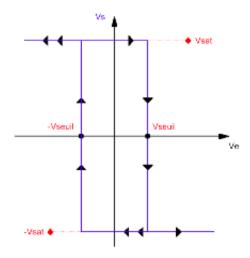


FIGURE 7.8 – Montage comparateur inverseur double seuil

Démonstration

La démarche est rigoureusement identique avec $\varepsilon>0,$ on a $V_s=Vsat_+$ et pour $\varepsilon<0$ on a $V_s=Vsat_-$

On obtient le cycle d'hystérésis suivant :



 ${\bf Figure}~7.9-{\bf Cycle}~{\bf d'hyst\acute{e}r\acute{e}sis}~{\bf inverseur}$

Montage intégrateur

Présentation

Ce montage intègre une tension d'entrée. En sortie, on obtient une tension V_s valant $V_s = k \cdot \int V_e$

Montage

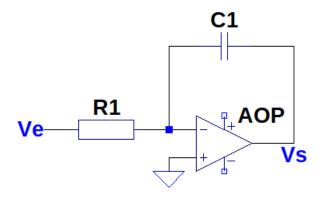


Figure 8.1 – Montage intégrateur

Démonstration

Montage en mode linéaire car contre-réaction négative.

$$I_{R1} + I_{C1} = 0$$
 $\Leftrightarrow I_{R1} = -I_{C1}$ (8.1)

$$\Leftrightarrow \frac{E}{R} = -C \cdot \frac{dV_s}{dt} \tag{8.2}$$

$$\Leftrightarrow -\frac{1}{RC} \cdot E = \frac{dV_s}{dt} \tag{8.3}$$

$$\Leftrightarrow V_s = -\frac{1}{RC} \int V_e \tag{8.4}$$

$$k = -\frac{1}{RC} \tag{8.5}$$

Ce montage est notamment présent dans certains Convertisseurs Analogiques Numériques dit "simple" ou "double" rampe.

Application

Exemple 4. On souhaite générer un signal triangulaire.

En intégrant un signal rectangulaire, on obtient un signal triangulaire.

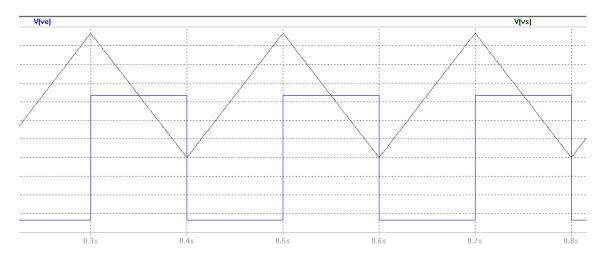


FIGURE 8.2 – Un signal triangulaire généré depuis un signal carré

Soit
$$V_e = 2V$$
 ou $V_e = -2V$
Si $V_e = 2V$

$$k \int V_e = kV_e \cdot t + x$$

$$= -\frac{2}{RC}t + c$$
(8.6)

$$= -\frac{2}{RC}t + c \tag{8.7}$$

avec $k = -\frac{1}{RC}$

 \Rightarrow droite d'équation $y=-\frac{2}{RC}+c$

Si $V_e = -2V$

$$k \int V_e = kV_e \cdot t + x$$

$$= \frac{2}{RC}t + c$$
(8.8)

$$=\frac{2}{RC}t+c\tag{8.9}$$

avec $k = -\frac{1}{RC}$

 \Rightarrow droite d'équation $y = \frac{2}{RC} + c$

Montage soustracteur

Présentation

Ce montage permet de soustraire deux tensions d'entrée afin d'obtenir la différence en sortie.

Montage

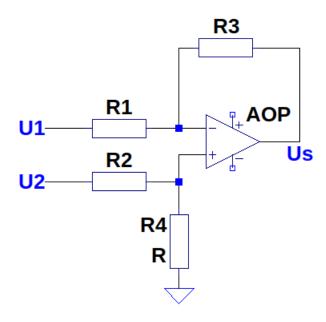


FIGURE 9.1 – Montage soustracteur

Démonstration

Contre-réaction négative donc mode linéaire.

$$E_{+} = U_2 \frac{R_4}{R_2 + R_4}$$

$$E_{-} = \frac{\frac{U_{1}}{R_{1}} + \frac{U_{5}}{R_{3}}}{\frac{1}{R_{1}} + \frac{1}{R_{3}}}$$

$$= \frac{U_{1}R_{3} + U_{5}R_{1}}{R_{1} + R_{3}}$$
(9.1)

$$=\frac{U_1R_3 + U_5R_1}{R_1 + R_3} \tag{9.2}$$

Or $E_{+} = E_{-}$

$$\Leftrightarrow U_2 \cdot \frac{R_4}{R_2 + R_4} = \frac{U_1 R_3 + U_5 R_1}{R_1 + R_3} \tag{9.3}$$

$$\Leftrightarrow U_2 \cdot \frac{R_4}{R_2 + R_4} = \frac{U_1 R_3 + U_5 R_1}{R_1 + R_3}$$

$$\Leftrightarrow \frac{U_5 R_1}{R_1 + R_3} = \frac{U_2 R_4}{R_2 + R_4} - \frac{U_1 R_3}{R_1 + R_3}$$

$$\Leftrightarrow U_5 R_1 = \frac{R_4 (R_1 + R_3)}{R_2 + R_4} - \frac{U_1 R_3}{R_1}$$

$$(9.3)$$

$$\Leftrightarrow U_5 R_1 = \frac{R_4 (R_1 + R_3)}{R_2 + R_4} - \frac{U_1 R_3}{R_1} \tag{9.5}$$

Si $R_1 = R_2 = R_3 = R_4$, on obtient :

$$U_s = U_2 - U_1$$

Application

Exemple 5. On souhaite mesurer une tension entre deux points A et B d'un circuit (tension différentielle)

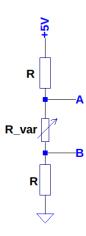


Figure 9.2 – Tension différentielle AB

Pour étudier la différence de potentiel entre les deux points du circuit, on peut utiliser un montage soustracteur afin qu'en sortie du montage avec l'AOP, on ait :

$$V_s = V_a - V_b$$

On peut réaliser le montage suivant.

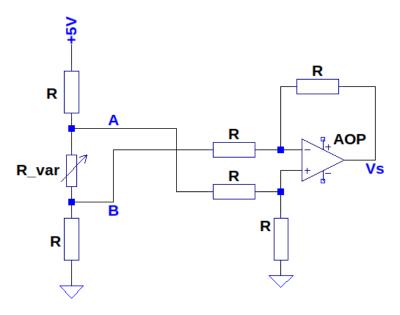


FIGURE 9.3 – Un montage pour lire une tension entre deux points

Montage sommateur

Présentation

Ce montage permet d'additionner en sortie plusieurs tensions d'entrée. Avec ce montage, la tension de sortie est multipliée par un coefficient -1

Montage

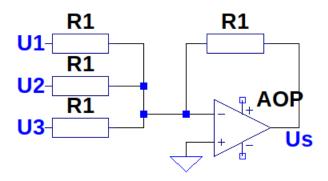


Figure 10.1 – Montage sommateur inverseur

Démonstration

Contre-réaction négative donc montage linéaire. On applique le théorème de Millman ¹

$$E_{+} = 0$$

$$E_{-} = \frac{\frac{U_{1}}{R_{1}} + \frac{U_{2}}{R_{1}} + \frac{U_{s}}{R_{1}}}{\frac{1}{R_{1}} + \frac{1}{R_{1}} + \frac{1}{R_{1}}} = 0$$

$$\Leftrightarrow \frac{U_1 + U_2 + U_s}{R_1} = 0 \tag{10.1}$$

$$\Leftrightarrow \frac{U_s}{R_1} = \frac{-(U_1 + U_2)}{R_1}$$

$$\Leftrightarrow U_s = -(U_1 + U_2)$$
(10.2)
$$\Leftrightarrow U_s = -(U_1 + U_2)$$

$$\Leftrightarrow U_s = -(U_1 + U_2) \tag{10.3}$$

^{1.} on fera abstraction de U3

Table des figures

1.1 1.2	L'alimentation d'un AOP
2.1 2.2 2.3 2.4	Le modèle théorique de l'AOP
4.1 4.2 4.3 4.4	Le montage suiveur11Le capteur12Le modèle d'acquisition12L'adaptation d'impédance13
5.1 5.2	Le montage amplificateur non inverseur
6.1 6.2	Le montage amplificateur non inverseur
7.1 7.2 7.3 7.4 7.5 7.6 7.7 7.8 7.9	Comparateur simple seuil18Caractéristique de transfert, V_1 est la tension d'entrée de l'AOP19Montage comparateur non inverseur double seuil20Un signal bruité20Le cycle de déclenchement21Le principe21Cycle d'hystérésis non inverseur23Montage comparateur inverseur double seuil23Cycle d'hystérésis inverseur24
8.1 8.2	Montage intégrateur
9.1 9.2 9.3	Montage soustracteur 27 Tension différentielle AB 28 Un montage pour lire une tension entre deux points 29
10.1	Montage sommateur inverseur